

РОССИЙСКАЯ ФЕДЕРАЦИЯ



СВИДЕТЕЛЬСТВО

о государственной регистрации
топологии интегральной микросхемы

№ 2010630014

Топология компаратора напряжения АСМВR4 с входным каскадом типа rail-to-rail со встроенным гистерезисом 40 мВ в базисе серии 5503

Правообладатель(ли): **Федеральное государственное учреждение «Научно-производственный комплекс «Технологический центр» Московского государственного института электронной техники» (RU)**

Автор(ы): **Федоров Роман Александрович, Басаева Татьяна Сергеевна, Коняхин Валерий Вячеславович (RU)**

Заявка № **2009630052**

Дата поступления **8 декабря 2009 г.**

Зарегистрировано в Реестре топологий интегральных микросхем **1 февраля 2010 г.**

Дата начала срока действия исключительного права **1 февраля 2010 г.**

Руководитель Федеральной службы по интеллектуальной собственности, патентам и товарным знакам



Б.П. Симонов