

УТВЕРЖДЕНЫ

СОВМЕСТНО С ЗАКАЗЧИКОМ

АЕНВ.431420.411ТУ-ЛУ

«09» 02 2021 г.

МИКРОСХЕМА ИНТЕГРАЛЬНАЯ

5315ЕУ015

ТЕХНИЧЕСКИЕ УСЛОВИЯ

АЕНВ.431420.411ТУ

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
2210	<i>Рост. В. С. А. Г.</i>			

Содержание

Инв. № подл.	Подл. и дата	Извм.	Взам.	Инв. №	Инв. № дубл.	Подл. и дата
						ГАВЛ.431421.001
						Справ. №
						Перв. примен.
						Файл №

1	Общие положения	4
1.1	Область применения.....	4
1.2	Нормативные ссылки	5
1.3	Определения, обозначения и сокращения.....	5
1.4	Приоритетность НД.....	5
1.5	Классификация, основные параметры и размеры	5
2	Технические требования	7
2.1	Требования к конструкторской и технологической документации	7
2.2	Требования к конструктивно-технологическому исполнению.....	7
2.3	Требования к электрическим параметрам и режимам эксплуатации.....	8
2.4	Требования по стойкости к воздействию механических факторов.....	12
2.5	Требования по стойкости к воздействию климатических факторов.....	12
2.6	Требования по стойкости к воздействию специальных факторов	12
2.7	Требования по надежности.....	13
2.8	Требования по стойкости к технологическим воздействиям при изготавлении радиоэлектронной аппаратуры	14
2.9	Требования к совместимости микросхем.....	14
2.10	Дополнительные требования к микросхемам	14
2.11	Требования к маркировке микросхем	14
2.12	Требования к упаковке	14
3	Требования к обеспечению и контролю качества	15
3.1	Общие положения.....	15
3.2	Требования к обеспечению и контролю качества в процессе разработки	15
3.3	Требования к обеспечению и контролю качества в процессе производства	15

АЕНВ.431420.411ТУ

Извм.	Лист	№ докум.	Подп.	Дата
2	-	ГАВЛ.31-Д10	Р	12.11.10
1	-	ГАВЛ.16-Д100	Р	11.07.10
Извм	Лист	№ докум.	Подп.	Дата
Разраб.	Астахова	Р	21.10.17	
Пров.	Федоров	Р	27.10.18	
Т. контр.	Терпигорева	Р	27.10.17	
Н. контр.	Казаков	Р	07.07.21	
Утв.	Денисов	Р	17.10.17	

Микросхема интегральная
5315ЕУ015
Технические условия

Лит.	Лист	Листов
9/1	2	85

3.4 Гарантии выполнения требований к изготовлению микросхем	17
3.5 Правила приемки	17
3.6 Методы контроля.....	18
3.7 Гарантии выполнения требований к микросхемам.....	20
4 Транспортирование и хранение	53
5 Указания по применению и эксплуатации	53
5.1 Общие указания	53
5.2 Указания к этапу разработки аппаратуры	53
5.3 Указания по входному контролю микросхем	54
5.4 Указания к производству аппаратуры	54
6 Справочные данные	55
7 Гарантии предприятия-изготовителя.....	
Взаимоотношения изготовитель – потребитель	59
Приложение А (обязательное). Уточнение ТУ при поставке микросхем в бескорпусном исполнении на общей пластине в соответствии с требованиями РД 11 0723	71
Приложение Б (обязательное). Ссылочные нормативные документы	73
Приложение В (обязательное). Термины, определения, сокращения и буквенные обозначения параметров, не установленные действующими стандартами	74
Приложение Г (обязательное). Средства измерений, испытательное и вспомогательное оборудование	75
Приложение Д (обязательное). Перечень прилагаемых документов	77
Приложение Е (обязательное). Нумерация, обозначение и наименование выводов корпусной микросхемы 5315ЕУ015	78
Приложение Ж (обязательное). Нумерация, обозначение и наименование контактных площадок бескорпусной микросхемы 5315ЕУ01Н4.....	80
Приложение И (справочное). Структурная схема микросхемы.....	82
Приложение К (справочное). Рекомендуемая схема включения микросхемы.....	83
Приложение Л (справочное). Зависимость частоты генератора от внешних элементов	84

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1410	Софийский 13.04.07			
Изм.	Лист	№ докум.	Подп.	Дата

1 Общие положения

Общие положения – по ОСТ В 11 0998 с дополнениями и уточнениями, приведенными в настоящем разделе.

1.1 Область применения

Настоящие технические условия (ТУ) распространяются на микросхему интегральную 5315ЕУ015 (далее – микросхема).

Микросхема, поставляемая по настоящим ТУ, должна удовлетворять требованиям ОСТ В 11 0998 и требованиям, установленным в соответствующих разделах настоящих ТУ.

Нумерация разделов, подразделов и пунктов, принятая в настоящих ТУ, соответствует нумерации аналогичных разделов, подразделов и пунктов ОСТ В 11 0998.

Если в ТУ требуется дополнение или уточнение какого-либо подраздела ОСТ В 11 0998, то в соответствующем подразделе ТУ приведены только положения, дополняющие или уточняющие данный подраздел ОСТ В 11 0998. Остальные положения этого подраздела – по ОСТ В 11 0998.

В ТУ не приведены пункты ОСТ В 11 0998, не требующие уточнений, при этом нумерация остальных пунктов сохранена в соответствии с ОСТ В 11 0998.

Микросхемы, включенные в настоящие ТУ, поставляется также в бескорпусном исполнении на общей пластине, неразделенные – модификация 4 в соответствии с требованиями РД 11 0723. Положения, уточняющие ТУ в части поставки микросхем по РД 11 0723, изложены в приложении А.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
БХ10	Лист 1304.А1			

Изм	Лист	№ докум.	Подп.	Дата	AЕНВ.431420.411ТУ	Лист
						4

1.2 Нормативные ссылки

В настоящих ТУ использованы ссылки на стандарты и нормативные документы, приведенные в приложении Б.

1.3 Определения, обозначения и сокращения

Термины, определения, сокращения и буквенные обозначения параметров – по ОСТ В 11 0998, ГОСТ Р 57435, ГОСТ Р 57441.

Термины, определения, сокращения и буквенные обозначения параметров, не установленные действующими стандартами, приведены в приложении В.

1.4 Приоритетность НД

Приоритетность НД – по ОСТ В 11 0998.

1.5 Классификация, основные параметры и размеры

1.5.1 Классификация и система условных обозначений микросхем должны соответствовать ГОСТ Р В 5901–005.

Типы поставляемых микросхем приведены в таблице 1.

1.5.1 Категория качества микросхемы – «ВП».

1.5.5 Пример обозначения микросхем при заказе (в договоре на поставку):

– микросхема 5315ЕУ015 – АЕНВ.431420.411ТУ, корпус МК 5123.28-1.01;

Пример обозначения микросхем, предназначенных для автоматической сборки (монтажа) аппаратуры, при заказе (в договоре на поставку):

– микросхема 5315ЕУ015 – АЕНВ.431420.411ТУ, А, корпус МК 5123.28-1.01;

Пример обозначения бескорпусных микросхем, поставляемых на общей пластине, при заказе (в договоре на поставку):

– микросхема 5315ЕУ01Н4 – АЕНВ.431420.411ТУ, РД 11 0723;

1.5.6 Габаритные и присоединительные размеры микросхем должны соответствовать ГОСТ Р В 20.39.412 и ГОСТ Р 54844.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. №	Подп. и дата
2210	22.10.2017			

Изм	Лист	№ докум.	Подп.	Дата	AЕНВ.431420.411ТУ	Лист
						5

Т а б л и ц а 1 – Типы (типономиналы) поставляемых микросхем

Условное обозначение микросхем	Основное функциональное назначение	Классификационные параметры в нормальных климатических условиях (буквенное обозначение, единица измерения, режим измерения)		Обозначение комплекта конструкторской документации	Обозначение схемы электрической	Обозначение габаритного (сборочного) чертежа	Условное обозначение корпуса	Обозначение описания образцов внешнего вида	Количество элементов в схеме электрической, не менее	Группа типов (испытательная группа)	Код ОКП (ОКПД2)
		Выходное напряжение высокого уровня U_{OH} , В, не менее	Выходное напряжение низкого уровня U_{OL} , В, не более								
5315ЕУ015	ШИМ-контроллер	(U_{CC} -0,4) ¹⁾	0,4 ²⁾	ГАВЛ.431421.001	ГАВЛ.431421.001Э2	УКВД.430109.535ГЧ	МК 5123.28-1.01	ГАВЛ.431260.460Д2	15 378	1 (1)	6331397625 (26.11.30.000.00037.5)

¹⁾ При $I_{OH} \leq 12$ мА.

²⁾ При $I_{OL} \leq 12$ мА.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
4410	Софья АНДРЕЕВА			

Изм	Лист	№ докум.	Подп.	Дата

АЕНВ.431420.411ТУ

Лист
6

2 Технические требования

Технические требования – по ОСТ В 11 0998 с дополнениями и уточнениями, приведенными в настоящем разделе.

Микросхемы изготавливают по комплектам конструкторской документации (КД), приведенным в таблице 1.

Перечень прилагаемых документов приведен в приложении Д.

2.1 Требования к конструкторской и технологической документации

2.1.8 Электрическая схема 5315ЕУ015 должна соответствовать приведенной на чертеже, указанном в таблице 1 и прилагаемом к ТУ.

2.2 Требования к конструктивно-технологическому исполнению

2.2.8 Прочность крепления кристалла к монтажной площадке должна быть не менее 12,26 Н (1,25 кгс).

2.2.13 Испытание на воздействие растягивающей силы не проводят.

2.2.14 Прочность внутренних сварных соединений после герметизации должна быть:

- не менее 0,015 Н для проволоки диаметром 27 мкм;
- не менее 0,02 Н для проволоки диаметром 30 мкм.

2.2.22 Показатель герметичности микросхем со свободным внутренним объемом по эквивалентному нормализованному потоку должен быть не более $6,65 \cdot 10^{-3}$ Па•см³/с.

2.2.24 Масса микросхем должна быть:

- не более 0,5 г для микросхем 5315ЕУ015 в корпусе МК 5123.28–1.01.

2.2.27 Общий вид, габаритный, установочный и присоединительный размер микросхемы должны соответствовать габаритному чертежу, указанному в таблице 1 и прилагаемому к ТУ.

2.2.28 Микросхема предназначена для ручной и автоматической сборки (монтажа) аппаратуры и соответствуют требованиям ГОСТ Р В 20.39.412:

– для микросхем 5315ЕУ015 в корпусе МК 5123.28–1.01 установочная группа 7, вид исполнения 2.

2.2.29 Внешний вид микросхемы должен соответствовать описанию образцов внешнего вида, указанному в таблице 1 и прилагаемому к ТУ.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. №	Подп. и дата
2210	Зел 1304.21			

Изм	Лист	№ докум.	Подп.	Дата	AЕНВ.431420.411ТУ	Лист
						7

2.2.30 Первый вывод микросхемы 5315ЕУ015 находится на стороне корпуса, противоположной крышке (вид снизу), и является самым длинным выводом из всех выводов. Нумерация выводов на виде снизу – по часовой стрелке.

2.2.32 Термическое сопротивление кристалл-корпус не более 15°C/Вт:

2.3 Требования к электрическим параметрам и режимам эксплуатации

2.3.1 Электрические параметры микросхемы при приемке и поставке должны соответствовать нормам, установленным в таблице 2.

Микросхема при всех допустимых значениях электрических режимов и внешних воздействующих факторов, указанных в настоящих ТУ, должна выполнять свои функции в соответствии с таблицей истинности при измерении электрических параметров и с алгоритмами контроля при функциональном контроле (ФК), приведенными в таблице норм ГАВЛ.431421.001ТБ.

Таблица 2 – Электрические параметры микросхем при приёмке и поставке

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение параметра	Норма параметра		Температура среды ¹⁾ , °C
		не менее	не более	
1 Выходное напряжение низкого уровня силового выхода, В при $U_{CC}=4,5$ В, $I_{OL}=30,0$ мА	U_{OL1}	-	0,4	+25±10 -60 +85
2 Выходное напряжение высокого уровня силового выхода, В при $U_{CC}=4,5$ В, $I_{OH}=30,0$ мА	U_{OH1}	4,0	-	+25±10 -60 +85
3 Выходное напряжение низкого уровня, В при $U_{CC}=4,5$ В, $I_{OL} = 3,0$ мА	U_{OL2}	-	0,4	+25±10 -60 +85
4 Выходное напряжение высокого уровня, В при $U_{CC}=4,5$ В, $I_{OH}=3,0$ мА	U_{OH2}	4,0	-	+25±10 -60 +85
5 Выходное напряжение низкого уровня выхода плавного пуска, В при $U_{CC}=4,5$ В, $I_{OL}=0,1$ мА	U_{OL3}	-	0,4	+25±10 -60 +85
6 Выходное напряжение высокого уровня выхода плавного пуска, В при $U_{CC}=4,5$ В, $I_{OH} = 0,1$ мА	U_{OH3}	4,0	-	+25±10 -60 +85
7 Выходное напряжение низкого уровня при функциональном контроле, В при $U_{CC}=4,5$ В при $U_{CC}=5,5$ В	U_{OL}^{FK}	-	0,8	+25±10 -60 +85

Инв. № подл.	Подл. и дата	Инв. №	Взам. инв. №	Подл. и дата
2210	22.10			

АЕНВ.431420.411ТУ

Лист

8

Продолжение таблицы 2

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение параметра	Норма параметра		Температура среды ¹⁾ , °C
		не менее	не более	
8 Выходное напряжение высокого уровня при функциональном контроле, В при $U_{CC}=4,5$ В при $U_{CC}=5,5$ В	U_{OH}^{FK}	3,5 4,9	-	+25±10 -60 +85
9 Ток потребления статический, мА при $U_{CC}=5,5$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{CC}	-	1,0	+25±10
			3,0	-60 +125
10 Токи утечки низкого и высокого уровней на входе, мкА при $U_{CC}=5,5$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{ILL}, I_{ILH}	-0,3	0,3	+25±10
		-3,0	3,0	-60 +85
11 Выходной ток низкого и высокого уровней в состоянии «Выключено» на выводах выход (вход/выход), мкА при $U_{CC}=5,5$ В, $U_{OZH}(U_{IOZH})=5,5$ В, $U_{OZL}(U_{IOZL})=0$ В	I_{OZL}, I_{OZH}	-0,3	0,3	+25±10
		-3,0	3,0	-60 +85
12 Ток доопределения внешнего вывода до низкого уровня, мкА при $U_{CC}=4,5$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{RL1}	26	64	+25±10 -60 +85
13 Ток доопределения внешнего вывода до высокого уровня, мкА при $U_{CC}=4,5$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{RH1}	-26	-64	+25±10 -60 +85
14 Ток доопределения внешнего вывода тактового сигнала до высокого уровня, мкА при $U_{CC}=4,5$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{RH2}	-72	-152	+25±10 -60 +85
15 Ток доопределения внешнего вывода блокировки срабатывания триггера КЗ до высокого уровня, мкА при $U_{CC}=4,5$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{RH3}	-36	-84	+25±10 -60 +85
16 Ток доопределения внешнего вывода задачи времени блокировки КЗ до высокого уровня, мкА при $U_{CC}=4,5$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{RL2}	3	15	+25±10 -60 +85
17 Входная емкость, пФ	C_I	-	10,0	+25±10 -60 +85
18 Выходная емкость, пФ	C_O	-	10,0	+25±10 -60 +85

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
2210	2024.07			

АЕНВ.431420.411ТУ

Изм	Лист	№ докум.	Подп.	Дата	Лист	9
-----	------	----------	-------	------	------	---

Продолжение таблицы 2

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение параметра	Норма параметра		Температура среды ¹⁾ , °C
		не менее	не более	
19 Емкость входа/выхода, пФ	C _{I/O}	-	10,0	+25±10 -60 +85
20 Емкость выхода силового ключа, пФ	C _Q	-	250,0	+25±10 -60 +85

¹⁾ Погрешность задания температуры составляет ±3 °C.

П р и м е ч а н и е – Режимы измерения электрических параметров приведены в таблице 7.

2.3.2 Электрические параметры микросхемы в течение наработки до отказа при их эксплуатации в режимах и условиях, допускаемых настоящими ТУ, в пределах времени, равного сроку службы T_{SL}, должны соответствовать нормам при приемке и поставке, установленным в таблице 2.

2.3.3 Электрические параметры микросхемы в процессе и после воздействия специальных факторов должны соответствовать нормам, установленным в таблице 2 для крайних значений рабочей температуры среды.

2.3.3.1 Во время и непосредственно после воздействия специального фактора 7.И со значениями характеристик, установленными в п. 2.6, допускаются сбои и временная потеря работоспособности микросхем (временное отклонение значений параметров за пределы норм, приведенных в таблице 2). Значения характеристики 7.И₈ и время потери работоспособности (ВПР) должны соответствовать установленным в п. 2.6.

2.3.3.2 Во время воздействия специального фактора 7.К с характеристиками 7.K₉ (7.K₁₀), 7.K₁₁ (7.K₁₂) допускаются сбои. Критичные виды сбоев, критичные для сбоестойчивости режимы установлены в п. 2.6».

2.3.4 Электрические параметры микросхемы в течение гамма-процентного срока сохраняемости при их хранении в условиях, допускаемых настоящими ТУ, должны соответствовать нормам при приемке и поставке, приведённым в таблице 2.

2.3.5 Диапазон напряжения питания U_{CC} микросхем должен быть от 4,5 до 5,5 В.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
4410	29.12.04.2007			

Изм	Лист	№ докум.	Подп.	Дата	АЕНВ.431420.411ТУ	Лист
						10

2.3.6 Значения предельно-допустимых электрических режимов эксплуатации и предельных электрических режимов в диапазоне рабочих температур должны соответствовать нормам, установленным в таблице 3.

Таблица 3 – Значения предельно-допустимых электрических режимов эксплуатации и предельных электрических режимов в диапазоне рабочих температур

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение параметра	Предельно-допустимый режим		Предельный режим	
		не менее	не более	не менее	не более
1 Напряжение питания, В	U_{CC}	4,5	5,5	минус 0,4	7,0
2 Напряжение, прикладываемое к выводу закрытой микросхемы, В	U_{OZ}	0,0	U_{CC}	минус 0,4	$U_{CC}+0,4$
3 Входное напряжение низкого уровня, В	U_{IL}	0,0	0,8 ¹⁾	минус 0,4	-
4 Входное напряжение высокого уровня, В	U_{IH}	$(U_{CC}-0,4)^{1)}$	U_{CC}	-	$U_{CC}+0,4$
5 Выходной ток низкого уровня, мА	I_{OL}	-	3,0	-	8,0
6 Выходной ток высокого уровня, мА	I_{OH}	-	3,0	-	8,0
7 Емкость нагрузки для цифровых выводов, пФ	C_L	-	150,0	-	250,0
8 Выходной ток низкого уровня силового выхода, мА	I_{OL1}	-	150	-	200
9 Выходной ток высокого уровня силового выхода, мА	I_{OH2}	-	150	-	200

¹⁾ С учетом всех видов помех.

П р и м е ч а н и е - В предельном режиме допускается импульсное превышение напряжения входного сигнала над напряжением питания U_{CC} (положительное) и относительно вывода «Общий» GND (отрицательное) амплитудой 0,7 В (с учетом постоянной составляющей) длительностью не более 200,0 нс и скважностью не менее 5.

2.3.7 Порядок подачи и снятия напряжений питания U_{CC} и входных напряжений на микросхемы должен быть следующим:

- при включении на микросхемы сначала подается напряжение питания U_{CC} , а затем входные сигналы, или одновременно;
- при выключении напряжение питания U_{CC} снимается последним или одновременно с входными сигналами.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
Изм 1210	Лист 1304.47			

Изм	Лист	№ докум.	Подп.	Дата	АЕНВ.431420.411ТУ	Лист
						11

2.3.8 Микросхемы должны быть устойчивы к воздействию статического электричества (СЭ) с потенциалом не менее 1 500 В.

2.4 Требования по стойкости к воздействию механических факторов

Механические воздействия – по ОСТ В 11 0998.

2.5 Требования по стойкости к воздействию климатических факторов

Климатические факторы – по ОСТ В 11 0998, в том числе:

- повышенная рабочая температура среды плюс 85 °С.
- повышенная предельная температура среды плюс 125 °С.
- пониженная рабочая температура среды минус 60 °С.
- пониженная предельная температура среды минус 60 °С.

Смена температур от пониженной предельной температуры среды минус 60 °С до повышенной предельной температуры среды плюс 125 °С.

Погрешность установки температуры при проведении испытаний – по ОСТ 11 073.013.

Требования по устойчивости к воздействию статической пыли не предъявляются.

2.6 Требования по стойкости к воздействию специальных факторов

2.6.1 Микросхемы должны быть стойкими к воздействию специальных факторов с характеристиками 7.И, 7.С, и 7.К в соответствии с ГОСТ РВ 20.39.414.2 с характеристиками по группам исполнения, приведенным в таблице 4.

Т а б л и ц а 4 – Характеристики специальных факторов по группам исполнения

Группа исполнения для специальных факторов										
7.И						7.С		7.К		
7.И ₁	7.И ₆	7.И ₇	7.И ₈	7.И ₁₂	7.И ₁₃	7.С ₁	7.С ₄	7.К ₁	7.К ₄	7.К ₁₁ (7.К ₁₂)
4У _С ¹⁾	4У _С ²⁾	4У _С	0,01•1У _С	2•2Р	1Р	50•1У _С	1У _С	1К ³⁾ 2К ⁴⁾	1К ³⁾ 1К ⁴⁾	60 МэВ• •см ² /МГ ² ⁵⁾

¹⁾ По структурным повреждениям.

²⁾ По катастрофическим отказам и тиристорному эффекту.

³⁾ При совместном воздействии специального фактора с характеристикой 7.К₁ и 7.К₄.

⁴⁾ При независимом воздействии специального фактора с характеристикой 7.К₁ и 7.К₄.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
ДО	ДО 13.04.04			

Изм	Лист	№ докум.	Подп.	Дата	AЕНВ.431420.411ТУ	Лист
						12

Допускается в процессе и непосредственно после воздействия специальных факторов характеристики 7.И6 временная потеря работоспособности микросхем. По истечении 2 мс от начала воздействия работоспособность восстанавливается. Отсчет времени потери работоспособности начинается с момента спада импульса воздействия до уровня 0,5 его амплитудного значения.

Параметрами-критериями годности микросхем к воздействию специальных факторов являются электрические параметры: выходное напряжение низкого и высокого уровня; статический ток потребления, токи утечки низкого и высокого уровней на входе; выходные токи низкого и высокого уровней в состоянии «Выключено», указанные в таблице 2 для крайних значений рабочей температуры, а также отсутствие отказов при функционировании в соответствии с таблицей работоспособности.

2.6.2 Оценка соответствия микросхем требованиям стойкости к воздействию специальных факторов проводится по результатам определительных испытаний микросхем по ГОСТ Р В 20.57.415, ОСТ В 11 0998, ГОСТ 5962-004.10, РД В 319.03.22, РД В 319.03.24, РД В 319.03.30, РД В 319.03.31, РД В 319.03.37, РД В 319.03.58.

2.6.4 Показатели электрической прочности микросхем к воздействию одиночных импульсов напряжения (ОИН) приведены в разделе 6.

2.6.5 Значения параметров чувствительности по критичным видам сбоев и режимам функционирования при воздействия специального фактора 7.К с характеристиками 7.К₉ (7.К₁₀), 7.К₁₁ (7.К₁₂) приведены в разделе 6.

2.7 Требования по надежности

2.7.1 Наработка до отказа в режимах и условиях эксплуатации, допускаемых настоящими ТУ, должна быть не менее 132 000 ч при температуре окружающей среды не более (65 + 5) °C и не менее 150 000 ч в облегченном режиме при U_{CC} = 5,0 В ± 5 %, выходные токи I_{OL}, I_{OH} не более 50 % от предельно-допустимый значений, установленных в таблице 3.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
2210	22.12.2024			

Изм	Лист	№ докум.	Подп.	Дата	АЕНВ.431420.411ТУ	Лист
						13

2.8 Требования по стойкости к технологическим воздействиям при изготовлении радиоэлектронной аппаратуры

Требования по стойкости к технологическим воздействиям при изготовлении радиоэлектронной аппаратуры – по ОСТ В 11 0998.

2.9 Требования к совместимости микросхем

Требования к совместимости микросхем – по ОСТ В 11 0998.

2.10 Дополнительные требования к микросхемам

2.10.1 Микросхемы пожаробезопасны.

2.10.3 Содержание драгоценных металлов приводится в этикетке.

2.11 Требования к маркировке микросхем

Требования к маркировке микросхем – по ОСТ В 11 0998.

2.11.1 На крышке микросхемы вместо товарного знака указывается обозначение предприятия-изготовителя в виде квадрата с кодом «19».

2.11.2 Чувствительность микросхем к статическому электричеству (СЭ) обозначается равносторонним треугольником.

2.12 Требования к упаковке

2.12.1 Микросхемы могут быть упакованы в спутники-носители для автоматической сборки (монтажа) аппаратуры по ГОСТ РВ 20.39.412 или в упаковочную тару для ручной сборки (монтажа) аппаратуры в соответствии с комплектом конструкторской документации, приведенным в таблице 1.

Конкретный вид упаковки указывается в договоре на поставку.

2.12.2 Маркировка упаковки должна содержать обозначение микросхемы 5315ЕУ015.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
2210	2.1.13.04.07			

Изм	Лист	№ докум.	Подп.	Дата	AЕНВ.431420.411ТУ	Лист
						14

3 Требования к обеспечению и контролю качества

Требования к обеспечению и контролю качества – по ОСТ В 11 0998 с дополнениями и уточнениями, изложенными в настоящем разделе.

3.1 Общие положения

Общие положения – по ОСТ В 11 0998.

3.2 Требования к обеспечению и контролю качества в процессе разработки

Требования к обеспечению и контролю качества в процессе разработки – по ОСТ В 11 0998.

3.3 Требования к обеспечению и контролю качества в процессе производства

3.3.9.4 При проведении отбраковочных испытаний устанавливаются следующие требования:

а) термообработку микросхем после герметизации проводят при температуре среды плюс 125 °C;

б) испытание на воздействие изменения температуры среды проводят:

10 циклов от минус 60 до плюс 150 °C;

в) испытания на воздействие линейных ускорений проводят при значении ускорения 294 200 м/с² (30 000 g).

г) электрические испытания перед электротермотренировкой (ЭТТ) проводят при нормальных климатических условиях с проверкой параметров в соответствии с таблицей норм ГАВЛ.431420.001ТБ;

д) ЭТТ проводят при повышенной рабочей температуре среды плюс 85 °C в течение 168 часов с использованием динамического режима по схеме включения микросхем и электрическом режиме выдержки, установленными в таблице норм ГАВЛ.431421.001ТБ. Допускается по согласованию с ВП МО РФ проводить ЭТТ в форсированном режиме по РД 11 0755 при повышенной температуре среды плюс 110 °C в течении не менее 48 часов. После окончания проведения ЭТТ проводят электрические испытания те же, что и в пункте 3.3.9.4 г);

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
	22.11.2014			

Изм	Лист	№ докум.	Подп.	Дата	Лист	15
					AEHB.431420.411ТУ	

е) электрические испытания и функциональный контроль:

1) проверку статических параметров при нормальных климатических условиях, при пониженной и повышенной рабочей температуре среды проводят в соответствии с таблицей норм ГАВЛ.431421.001ТБ;

2) функциональный контроль при пониженной и повышенной рабочей температуре среды проводят в соответствии с таблицей норм ГАВЛ.431421.001ТБ. Функциональный контроль проводят по методике, приведенной в пункте 3.6.7 настоящих ТУ;

ж) контроль внешнего вида проводят по образцам внешнего вида или по описаниям образцов внешнего вида.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2210	<i>Дант 13.07.17.</i>			

Изм	Лист	№ докум.	Подп.	Дата		Лист	16
					AЕНВ.431420.411ТУ		

3.4 Гарантии выполнения требований к изготовлению микросхем

Гарантии выполнения требований к изготовлению микросхем – по ОСТ В 11 0998.

3.5 Правила приемки

3.5.1 Общие требования

3.5.1.1 Для подгрупп испытаний В2, В4 и D3 допускается проведение испытаний на отдельной выборке из дефектных микросхем по электрическим параметрам из той же партии.

3.5.1.2 При испытаниях по подгруппам К7, К9, К11 (последовательность 3 таблицы 5 и последовательности 5, 6 таблицы 6), К12, К14 (последовательность 3), К16, К18, К22, К23, К24, К25, К26, С2, С4, D4 (последовательности 2 таблицы 6) рекомендуется установку и крепление микросхем на платы проводить в соответствии с рисунком 1 и 2 для микросхем 5315ЕУ015 в корпусе МК 5123.28–1.01.

При испытаниях по подгруппам, К9 (последовательности 1, 2 и 3), С4 (последовательности 1, 2 и 3) направления воздействия ускорений в соответствии с рисунком 1 для микросхем 5315ЕУ015 в корпусе МК 5123.28–1.01.

При испытаниях по подгруппам К7 (последовательность 1, 2 таблицы 5), К11 (последовательность 5, 6 таблицы 6) рекомендуется производить установку и крепление микросхемы на плату в соответствии с рисунком 2 для микросхем 5315ЕУ015 в корпусе МК 5123.28–1.01.

Если при испытаниях микросхемы необходимо разместить в камере, то делают это таким образом, чтобы микросхемы не касались друг друга.

Допускается по подгруппам К7, К11 (последовательность 3 таблицы 5, последовательности 5 и 6 таблицы 6), К14 (последовательность 3), К18, К22, К23, К24, К25, К26, С2, D4 проводить испытания микросхем без их распайки на печатные платы с использованием контактирующих устройств.

Степень интеграции для микросхем 5315ЕУ015 – ИС5.

Инв. № подл.	Подл. и дата	Взам. №	Инв. №	Подл. и дата
3210	Дек 13.04.07			

Изм	Лист	№ докум.	Подл.	Дата	Лист
					17

3.5.2 Квалификационные испытания (группа К)

3.5.2.1 Состав испытаний, деление состава испытаний на подгруппы, последовательность их проведения в пределах каждой подгруппы, методы и условия испытаний приведены в таблице 5, 6 настоящих ТУ.

Планы контроля и приемочное число устанавливают в соответствии с графой 4 таблицы 9 ОСТ В 11 0998.

3.5.3 Приемо-сдаточные испытания (группы А и В)

3.5.3.1 Состав испытаний, деление состава испытаний на подгруппы, последовательность их проведения в пределах каждой подгруппы, методы и условия испытаний приведены в таблице 5 настоящих ТУ.

Планы контроля и приемочное число устанавливают в соответствии с графой 4 таблицы 10 ОСТ В 11 0998.

3.5.4 Периодические испытания (группы С и D)

3.5.4.1 Состав испытаний, деление состава испытаний на подгруппы, последовательность их проведения в пределах каждой подгруппы, методы и условия испытаний приведены в таблицах 5, 6 настоящих ТУ.

Периодичность проведения испытаний и планы контроля, и приемочное число – по ОСТ В 11 0998.

3.6 Методы контроля

3.6.1 Схемы включения микросхем под электрической нагрузкой при испытаниях, электрические режимы выдержки в процессе испытаний, способы контроля и параметры-критерии контроля нахождения микросхем под этими режимами приведены на рисунках 3, 4, 5.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
Лист 10	22.10	Лист 13	04.07	

Изм	Лист	№ докум.	Подп.	Дата	AЕНВ.431420.411ТУ	Лист
						18

3.6.2 Методы измерения электрических параметров

3.6.2.1 Измерение выходного напряжения низкого U_{OL} и высокого U_{OH} уровня проводят согласно ГОСТ 18683.1 в режимах и условиях, указанных в таблице 7, по обобщенной схеме измерения, приведенной на рисунке 6.

3.6.2.2 Измерение тока потребления в статическом режиме I_{CC} проводят согласно ГОСТ 18683.1 в режимах и условиях, указанных в таблице 7, по обобщенной схеме измерения, приведенной на рисунке 7.

3.6.2.3 Измерение тока утечки низкого I_{ILL} и высокого I_{ILH} уровня на входе проводят согласно ГОСТ 18683.1 в режимах и условиях, указанных в таблице 7, по обобщенной схеме измерения, приведенной на рисунке 8.

3.6.2.4 Измерение выходного тока низкого I_{OZL} (I_{IOZL}) и высокого I_{OZH} (I_{IOZH}) уровня в состоянии «Выключено» на выводах выход (вход/выход) проводят согласно ГОСТ 18683.1 в режимах и условиях, указанных в таблице 7, по обобщенной схеме измерения, приведенной на рисунке 8.

3.6.2.5 Измерение ёмкостей

Измерение входной ёмкости C_I , выходной ёмкости C_O и ёмкости входа/выхода $C_{I/O}$ проводят в режимах и условиях, указанных в таблице 7, по обобщенной схеме измерения, приведенной на рисунке 9.

При измерении входной ёмкости C_I , выходной ёмкости C_O и ёмкости входа/выхода $C_{I/O}$ переключатель S последовательно подключают к контролируемому выводу микросхемы.

Перед измерением входной ёмкости C_I , выходной ёмкости C_O и ёмкости входа/выхода $C_{I/O}$ необходимо измерить паразитную ёмкость C_{Pi} измерительного устройства без микросхемы.

Входную ёмкость C_I , пФ, выходную ёмкость C_O , пФ, или ёмкость входа/выхода $C_{I/O}$, пФ, вычисляют по формуле:

$$C_I (C_O \text{ или } C_{I/O}) = C'_I (C'_O \text{ или } C'_{I/O}) - C_{Pi}, \quad (1)$$

где C'_I (C'_O или $C'_{I/O}$) – входная ёмкость (выходная ёмкость или ёмкость входа/выхода), измеренная на измерительном устройстве с подключением микросхемы, пФ;

C_{Pi} – паразитная ёмкость средства измерений (измерительного устройства), измеренная без подключения микросхемы, пФ.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2210	Документ			

Изм	Лист	№ докум.	Подп.	Дата	Лист	19
AEHB.431420.411ТУ						

3.6.3 Параметры микросхем для всех видов испытаний, их нормы, условия, режимы и погрешности измерения этих параметров приведены в таблице 7.

3.6.4 Перечень стандартного испытательного оборудования и средств измерений, обеспечивающих испытания микросхем под электрической нагрузкой и измерение их параметров, приведен в приложении Г.

3.6.6 При испытаниях по подгруппам К22, К23, К24, К25 контроль параметров и работоспособности в процессе испытаний осуществляют по схеме измерения, приведенной на рисунке 5.

При испытаниях по подгруппе К23 с характеристикой 7.И₆ осуществляется контроль выходного напряжения высокого и низкого уровня U_{OL1}, U_{OL2}, U_{OL3}, U_{OH1}, U_{OH2}, U_{OH3}.

Контроль работоспособности осуществляют:

- осциллографом, подключаемым к гнездам блока индикации при контроле напряжений низкого U_{OL} и высокого U_{OH} уровня;
- измерителем постоянного тока в цепи питания U_{CC} при контроле тока потребления в статическом режиме I_{CC}.

Значения напряжения питания U_{CC} при испытании микросхем – в соответствии с п. 2.3.5.

3.6.7 Функциональный контроль (ФК) микросхем, в том числе на максимальной рабочей частоте 40 кГц, проводят согласно ОСТ 11 073.944 в режимах и условиях, указанных в таблице 7, по схеме включения, приведенной на рисунке 6.

3.7 Гарантия выполнения требований к микросхемам

Гарантия выполнения требований к микросхемам – по ОСТ В 11 0998.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
Лицо	Лицо	Лицо	Лицо	Лицо

Изм	Лист	№ докум.	Подп.	Дата	AЕНВ.431420.411ТУ	Лист
						20

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2440	Зак. 13.04.21.			

Изм

Лист

№ докум.

Подп.

Дата

Таблица 5 – Квалификационные (К), приемо-сдаточные (А и В) и периодические испытания (С и D)

Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
		перед испытанием	в процессе испытания		
K1 (A) C1	1() Проверка внешнего вида	-	-	405-1.3	
K1 C1	2 Проверка статических параметров, отнесенных в ТУ к приемо-сдаточным и периодическим, при: – нормальных климатических условиях – пониженной рабочей температуре среды – повышенной рабочей температуре среды			500-1 1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1 1.2, 2.2, 3.2, 4.2, 5.2, 6.2, 9.2, 10.2, 11.2, 12.2, 13.2, 14.2, 15.2, 16.2 1.3, 2.3, 3.3, 4.3, 5.3, 6.3, 9.3, 10.3, 11.3, 12.3, 13.3, 14.3, 15.3, 16.3	203-1 201-2.1 1

АЕНВ.431420.411ТУ

Копировал

Формат А4

Лист

21

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
Изм	Лист	№ докум.	Подп.	Дата

Продолжение таблицы 5

Под- груп- пы испы- таний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
		перед испытанием	в процессе испытания		
K1 (A2) C1	3 Проверка динамических параметров, отнесенных в ГУ к приемо-сдаточным и периодическим, при: – нормальных климатических условиях – пониженной рабочей температуре среды – повышенной рабочей температуре среды	-	-	500-1	44
	4(3) Функциональный контроль, отнесенный в ГУ к приемо-сдаточным и периодическим, при: – нормальных климатических условиях – пониженной рабочей температуре среды – повышенной рабочей температуре среды	-	-	203-1	44
		-	-	201-2.1	1, 44

АЕНВ.431420.411ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2270	Зар. 13.04.2010			

Продолжение таблицы 5

Изм.	Лист	Под- груп- пы испы- таний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
				перед испытанием	в процессе испытания		
		A2	1 Проверка статических параметров, отнесенных в ТУ к группе А, при: – нормальных климатических условиях	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1	500-1	
			– пониженной рабочей температуре среды	-	1.2, 2.2, 3.2, 4.2, 5.2, 6.2, 9.2, 10.2, 11.2, 12.2, 13.2, 14.2, 15.2, 16.2	203-1	
			– повышенной рабочей температуре среды	-	1.3, 2.3, 3.3, 4.3, 5.3, 6.3, 9.3, 10.3, 11.3, 12.3, 13.3, 14.3, 15.3, 16.3	201-2.1	1
			2 Проверка динамических параметров, отнесенных в ТУ к группе А, при: – нормальных климатических условиях	-	-	500-1	44
			– пониженной рабочей температуре среды	-	-	203-1	44
			– повышенной рабочей температуре среды	-	-	201-2.1	1, 44

АЕНВ.431420.411ТУ

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
2210	Док 1304.21			

Продолжение таблицы 5

Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
		перед испытанием	после испытания		
K1 (C1)	5(5) Проверка электрических параметров, отнесенных в ТУ к периодическим испытаниям, только при нормальных климатических условиях	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	500-1	3
	6 Проверка электрических параметров, отнесенных в ТУ к квалификационным только при нормальных климатических условиях	-	17.1, 18.1, 19.1, 20.1	500-1	3
	7 Переключающие испытания, отнесенные в ТУ к приемо-сдаточным при:				
	– нормальных климатических условиях	-	-	500-1	2
	– пониженной рабочей температуре среды	-	-	203-1	2
	– повышенной рабочей температуре среды	-	-	201-2.1	2

АЕНВ.431420.411ТУ

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
2470	22.12.2017			

Продолжение таблицы 5

Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
		перед испытанием	в процессе испытания		
A2	4 Переключающие испытания при: – нормальных климатических условиях – пониженной рабочей температуре среды – повышенной рабочей температуре среды	-	-	-	504-1
K2 (C6)	1 Испытание на чувствительность к разряду статического электричества (1) Испытание на подтверждение допустимых уровней статического электричества (2) Проверка статических параметров при нормальных климатических условиях	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1 1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1 - -	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1 1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1 -	500-1 203-1 201-1.1	2 2 2
				502-1	4
				500-1	5

АЕНВ.431420.411ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
202-10	Акт № 04.07			

Продолжение таблицы 5

Изм.	Лист	Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
				перед испытанием	в процессе испытания		
		K3 B1(D3)	1 Проверка габаритных, установочных и присоединительных размеров 2() Контроль содержания паров воды внутри корпуса	-	по габаритным чертежам	404-1 222-1	6 2 для В1, 38
		K4 (B2)	1(1) Испытание на способность к пайке	внешний вид выводов по образцам	-	402-1	7
				внешнего вида и по описаниям образцов	-		
			2 Испытание на теплостойкость при пайке	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	-	403-1 403-1	8 внешний вид выводов по образцам
			(2) Проверка внешнего вида	-	-		внешнего вида и по описаниям образцов
							внешнего вида в соответствии с 403-1, 403-2

АЕНВ.431420.411ТУ

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
Изм	Лист	№ докум.	Подп.	Дата

Продолжение таблицы 5

Под- груп- пы испы- таний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
		перед испытанием	в процессе испытания		
K5 B3 (C5)	1(1) Испытание выводов на воздействие растягивающей силы	-	-	внешний вид выводов по описаниям образцов внешнего вида	109-1 2
	2(2) Испытание гибких проволочных и ленточных выводов на изгиб	-	-	внешний вид выводов по описаниям образцов внешнего вида	110-3 2
	3(3) Испытание гибких лепестковых выводов на изгиб	-	-	-	111-1 2
	4(4) Испытание на теплостойкость при пайке	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	403-1 8
	4(5) Испытание на герметичность	-	показатель герметичности	оценка герметичности	401-8 2
	5 Проверка качества маркировки	-	-	-	407-1

АЕНВ.431420.411ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2210	Док № 02.21			

Продолжение таблицы 5

Изм	Лист	№ докум.	Подп.	Дата	Под- группы испы- таний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
							перед испытанием	в процессе испытания		
					K5	6 Испытание на воздействие очищающих растворителей	-	-	оценка маркировки по образцам внешнего вида и по описаниям образцов внешнего вида	411-3 411-4
					K6 (B4)	(1) Проверка качества маркировки	-	-	оценка маркировки по образцам внешнего вида и по описаниям образцов внешнего вида	407-1
						1(2) Внутренний визуальный контроль	-	-	-	405-1.1
						2(3) Контроль прочности сварного соединения	-	-	-	109-4
						3(4) Испытание прочности крепления кристалла на сдвиг	-	-	-	115-1
										10, 2 для В4

АЕНВ.431420.411ТУ

Копировал

Формат А4

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2670	Дир РЗ об. 21			

Продолжение таблицы 5

Изм	Лист	№ докум.	Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
					перед испытанием	в процессе испытания		
К7 (С2)	1(1) Кратковременные испытания на безотказность длительностью 1000 ч	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	контроль работоспособности по рисунку 3	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	700-1 1000 ч	700-1 1000 ч	11
				2 Кратковременные испытания на безотказность длительностью 4000 ч	-	контроль работоспособности по рисунку 3	-	702-2.1 4000 ч
					-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	201-2.1 203-1 500-1 500-7	1
3 Проверка электрических параметров по подгруппе К1 (последовательности 2, 3, 4, 5, 6)				-	1.1, 2.1, 3.1, 4.1, 5.1, 6.2, 9.2, 10.2, 11.2, 12.2, 13.2, 14.2, 15.2, 16.2, 7.2, 8.2 1.3, 2.3, 3.3, 4.3, 5.3, 6.3, 9.3, 10.3, 11.3, 12.3, 13.3, 14.3, 15.3, 16.3, 7.3, 8.3	AЕНВ.431420.411ТУ	Лист 29	

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2210	Дир. 13.07.07			

Продолжение таблицы 5

Изм	Лист	№ докум.	Подп.	Дата	Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7			Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания	
							перед испытанием	в процессе испытания	после испытания			
					B5	Кратковременные испытания на безотказность длительностью 240 ч	-	-	-	700-1	2	
					K8 (С3)	1(1) Испытание на воздействие изменения температуры среды	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	-	-	-	205-3 205-1	12
						2(2) Испытание на воздействие линейного ускорения	-	-	-	107-1	13	
						3(3) Испытание на влагостойкость в циклическом режиме	-	-	-	207-4	14	
						4(4) Испытание на герметичность	-	-	оценка	401-2.1 и 401-4.2	39	
						5(5) Проверка внешнего вида	-	-	по образцам внешнего вида и по описаниям образцов внешнего вида	405-1.3		
						6 Проверка электрических параметров по подгруппе К1 (последовательности 2, 3, 4, 5, 6) при нормальных климатических условиях	-	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	500-1 500-7		

АЕНВ.431420.411ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
3210	Окт 2012			

Продолжение таблицы 5

Изм	Лист	Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
				перед испытанием	в процессе испытания		
		K8 (С3)	(6) Проверка электрических параметров по подгруппе С1 (последовательности 2, 3, 4, 5) при нормальных климатических условиях	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	500-1 500-7	
		B6	1 Испытание на воздействие изменения температуры среды 2 Испытания на воздействие линейного ускорения 3 Испытания на герметичность 4 Проверка электрических параметров по подгруппе испытаний А2 (последовательности 1, 2)	- - - -	- - - -	205-1 107-1 401-8 500-1	2 2 2 2
		K9 (С4)	1(1) Испытания на воздействие одиночных ударов 2(2) Испытание на вибропрочность	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	- -	106-1 103-1.6	15 36

АЕНВ.431420.411ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2210	Дж. 13.07.21			

Продолжение таблицы 5

Изм.	Лист	№ докум.	Подп.	Дата	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
					Под-группы испытаний	Вид и последовательность испытаний		
					K9 (C4)	3(3) Испытание на виброустойчивость	-	102-1
						4(4) Испытание на воздействие повышенной влажности воздуха (кратковременное)	-	208-2
						6 Проверка электрических параметров по подгруппе К1 (последовательности 2, 3, 4, 5, 6) при нормальных климатических условиях	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	15
						(6) Проверка электрических параметров по подгруппе С1 (последовательности 2, 3, 4, и 5) при нормальных климатических условиях	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	15
					K10 (D1)	Испытание упаковки:	по комплекту КД, указанному в таблице 1	404-2
						1(1) Проверка габаритных размеров индивидуальной, групповой, дополнительной и транспортной тары	-	ГОСТ Р В 20.57.416
						2 Испытание на воздействие пониженного атмосферного давления	-	209-4
							-	ГОСТ Р В 20.57.416

АЕНВ.431420.411ТУ

Копировал

Формат А4

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
221-0	Документ 13.04.2017			

Продолжение таблицы 5

Изм	Лист	Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
				перед испытанием	в процессе испытания		
		K10 (D1)	3(2) Испытание на прочность при свободном падении	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	408-1 18
		K11 (D4)	1 Определение теплового сопротивления (1) Подтверждение теплового сопротивления	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	-	-	414-13 414-13
			2 Испытание по определению резонансной частоты	-	-	-	100-1
			3 Испытание по определению точки росы	-	Icc по рисунку 4	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	221-1 16

AEHB.431420.411ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
3310	Зар. 13.09.21			

Продолжение таблицы 5

Изм	Лист	№ докум.	Подп.	Дата	Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7			Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
							перед испытанием	в процессе испытания	после испытания		
					K11 (D4)	4. Определение запасов устойчивости к воздействию механических, тепловых и электрических нагрузок [граничные испытания]				422-1 таблица 1	
					(K12) [D2]	(2) Подтверждение запасов устойчивости к воздействию механических, тепловых и электрических нагрузок [граничные испытания]				422-1 таблица 3	
					K13	()[1] Испытание на воздействие повышенной влажности воздуха (длительное)	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	схема включения по рисунку 4	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	207-2 с покрытием лаком	19, 23
					K14	Испытание на хранение при повышенной температуре	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	201-1.1 1000 ч	20
						1 Проверка массы микросхемы	-	масса	-	406-1	
						2 Испытание на воздействие атмосферного повышенного давления	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	-	-	210-1	21

АЕНВ.431420.411ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2210	Ред 13.04.21			

Продолжение таблицы 5

Изм	Лист	Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
				перед испытанием	в процессе испытания		
		K14	3 Испытание на воздействие атмосферного пониженного давления	-	Icc по рисунку 10	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	209-1
		K15	Испытание на воздействие плесневых грибов	-	-	рост грибов не превышает 2 балла	214-1
		K16	Испытание на воздействие инея и росы	Icc по рисунку 4	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	206-1 с покрытием лаком	23, 24
		K17	Испытание на воздействие соляного тумана	-	-	внешний вид по образцам внешнего вида и по описаниям образцов внешнего вида	215-1 с покрытием лаком
		K18	Испытание на воздействие акустического шума	Icc по рисунку 10	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	108-2	23, 35

АЕНВ.431420.411ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
Изм	Лист	№ докум.		
4.2.10	Од/13 ср.ср			

Продолжение таблицы 5

Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
		перед испытанием	в процессе испытания		
K19	Испытание на пожарную безопасность	-	-	410-1	2
K20	Испытание на воздействие статической пыли	-	-	213-1	2
(K21) [D6]	()[1] Проверка способности к пайке облученных выводов без дополнительного облучивания после хранения в течение 12 месяцев	-	-	402-1	2
K22	Испытание на стойкость к воздействию одиночных импульсов напряжения (на импульсную электрическую прочность)	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	контроль работоспособности по рисунку 5	1000-13	
K23	1 Испытание на стойкость к воздействию специальных факторов 7.И с характеристиками 7.И ₆ , 7.И ₈ , 7.И ₁₀ , 7.И ₁₁ , 7.И ₁₃ (по эффектам мощности дозы) 2 Испытания на стойкость к воздействию специальных факторов 7.И с характеристиками 7.И ₇ , 7.И ₁₀ (по дозовым ионизационным эффектам)	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	контроль работоспособности по рисунку 5	1000-1 1000-3	25, 26, 40 25, 27, 41

АЕНВ.431420.411ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2210	Дж ТЗ.07.07			

Продолжение таблицы 5

Изм	Лист	№ докум.	Подп.	Дата	Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7			Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
							перед испытанием	в процессе испытания	после испытания		
K23					3	Испытания на стойкость к воздействию специальных факторов 7.И с характеристиками 7.И ₁ , 7.И ₄ (по эффектам структурных повреждений)	-	-	контроль работоспособности по рисунку 5	1000-6	25, 27, 28, 42
K24					4	Проверка электрических параметров и ФК в диапазоне рабочих температур среды	-	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1 1.2, 2.2, 3.2, 4.2, 5.2, 6.2, 9.2, 10.2, 11.2, 12.2, 13.2, 14.2, 15.2, 16.2, 7.2, 8.2 1.3, 2.3, 3.3, 4.3, 5.3, 6.3, 9.3, 10.3, 11.3, 12.3, 13.3, 14.3, 15.3, 16.3, 7.3, 8.3	201-2.1	1, 27, 32
					1	Испытание на стойкость к воздействию специальных факторов 7.С с характеристикой 7.С ₄ (по дозовым ионизационным эффектам)	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	контроль работоспособности по рисунку 5	1000-3	25, 33, 41	

АЕНВ.431420.411ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2210	Дат 13.04.21			
Изм	Лист	№ докум.	Подп.	Дата

Продолжение таблицы 5

Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7			Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания	
		перед испытанием	в процессе испытания	после испытания			
K24	2 Испытания на стойкость к воздействию специальных факторов 7.С с характеристиками 7.С ₁ (по эффектам структурных повреждений)	-	-	-	1000-6	25, 34, 42	
	3 Проверка электрических параметров и ФК в диапазоне рабочих температур среды	-	-	-	201-2.1	1, 29, 32	
K25	1 Испытание на стойкость к воздействию специальных факторов 7.К с характеристиками 7.К ₁ , 7.К ₃ , 7.К ₄ , 7.К ₆ (под действием ионизационным эффектам)	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1, 1.2, 2.2, 3.2, 4.2, 5.2, 6.2, 9.2, 10.2, 11.2, 12.2, 13.2, 14.2, 15.2, 16.2, 7.2, 8.2, 1.3, 2.3, 3.3, 4.3, 5.3, 6.3, 9.3, 10.3, 11.3, 12.3, 13.3, 14.3, 15.3, 16.3, 7.3, 8.3	контроль работоспособности по рисунку 5	-	-	1000-3	25, 30, 41

АЕНВ.431420.411ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
22.10	Дат 13.09.27			

Продолжение таблицы 5

Изм	Лист	Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
				перед испытанием	в процессе испытания		
		K25	2 Испытания на стойкость к воздействию специальных факторов 7.К с характеристиками 7.К ₄ , 7.К ₆ (по эффектам структурных повреждений)	-	контроль работоспособности по рисунку 5	1000-6	25, 31, 42, 43
			3 Испытания на стойкость к воздействию специальных факторов 7.К с характеристиками 7.К ₉ , 7.К ₁₀ , 7.К ₁₁ , 7.К ₁₂ (по одиночным эффектам)	-	контроль работоспособности по рисунку 11	1000-9	45
			4 Проверка электрических параметров и ФК в диапазоне рабочих температур среды	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1 1.2, 2.2, 3.2, 4.2, 5.2, 6.2, 9.2, 10.2, 11.2, 12.2, 13.2, 14.2, 15.2, 16.2, 7.2, 8.2 1.3, 2.3, 3.3, 4.3, 5.3, 6.3, 9.3, 10.3, 11.3, 12.3, 13.3, 14.3, 15.3, 16.3, 7.3, 8.3	201-2.1	1, 29,32

АЕНВ.431420.411ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
Изм	Лист	№ докум.	Подп.	Дата

Продолжение таблицы 5

Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
		перед испытанием	в процессе испытания		
K26	Длительные испытания на безотказность (на наработку)	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	контроль работоспособности по рисунку 3	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	п.3.5.6. ОСТ В 11 0998
D5	1 Обобщенная оценка λ ис с периодичностью 2 или 3 года	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	по методам в соответствии с ГОСТ Р В 20.39.413, ГОСТ Р В 20.57.414, РД 22.12.191
C _x	Испытания на гамма-протентный срок сохраняемости	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	п.3.5.7. ОСТ В 11 0998

АЕНВ.431420.411ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
40110	22.13.04.08			

Продолжение таблицы 5

Причания

1 Допускается проводить испытания методом 201-1.1 при температуре среды на 15 °C выше повышенной рабочей температуры среды с временем выдержки микросхем в камере тепла не менее 10 мин.

2 Испытания не проводят.

3 Параметры контролируют по подгруппе К1 (последовательность 6).

4 Испытания проводят между выводами микросхем по методике главного конструктора изделия. Допускается проводить испытания по методу 502-1, 502-1.1, 502-1.1а, или 502-1.2, 502-1.2а ОСТ 11 073.013.

5 Испытания проводят между выводом GND (0 В) («Общий вывод») и любым выводом «Вход». Допускается проводить испытания по методу 502-1, 502-1.6, 502-1.1, 502-1.16, или 502-1.2, 502-1.26 ОСТ 11 073.013.

6 Погрешность измерения $\pm 0,05$ мм.

7 Перед испытанием проводят ускоренное старение по методу 3 метода 402-1 ОСТ 11 073.013. Допускается проводить испытания методом 402-2 или 402-4.

8 Испытанию подвергают все выводы одной любой стороны корпуса микросхемы. Допускается проводить испытания методом 403-2.

9 Способ установки и крепления микросхем при испытаниях, время выдержки микросхем после их извлечения из растворителя приведены в программе испытаний (ПИ).

10 Испытания по подгруппе К6 допускается проводить на микросхемах, прошедших испытания по подгруппе К8.

11 Испытания проводят при повышенной рабочей температуре среды плюс 85 °C.

12 100 циклов от минус 60 до плюс 150 °C – для метода 205-1.

13 Испытания проводят при значении ускорения в соответствии с п.3.3.9.4 в).

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2410	24.12.2014			

Продолжение таблицы 5

- 14 Испытания проводят без электрической нагрузки. Если не проводят испытания по последовательности 3 подгрупп К8 и С3, то проводят испытание по подгруппам К12 и D2.
- 15 Испытания по подгруппе С4 допускается проводить на микросхемах, прошедших испытания по подгруппе С3.
- 16 Испытания проводят под электрической нагрузкой.
- 17 Испытания проводят без электрической нагрузки. По окончании испытания не позднее 40 мин с момента извлечения микросхем из камеры, проводят измерение тока потребления в статическом режиме I_{CC} по рисунку 10 в нормальных климатических условиях.
- 18 При испытании микросхемы, предназначенные для контроля параметров, укладывают у боковых стенок и на дно транспортной тары, на которые производят сбрасывание.
- 19 Испытания по подгруппам К12 и D2 проводят, если не проводят испытания по последовательности 3 подгрупп К8 и С3. Испытание по подгруппам К12 и D2 проводят по методу 207-2 в течение 56 суток под электрической нагрузкой по схеме включения, приведённой на рисунке 4. Допускается проводить испытания в ускоренном режиме в течение 21 суток при $T = +55^{\circ}\text{C}$. I_{CC} окончании испытания проводят измерение тока потребления в статическом режиме I_{CC} не позднее 40 мин с момента извлечения микросхем из камеры в нормальных климатических условиях.
- 20 При повышенной предельной температуре среды плюс 125 $^{\circ}\text{C}$.
- 21 Величина повышенного атмосферного давления равна 294 кПа, 15 мин.
- 22 Величина пониженного атмосферного давления равна $1,3 \cdot 10^{-4}$ Па, 15 мин. Допускается проводить испытания методом 209.3 или 209.2.
- 23 При испытании микросхемы покрывают лаком марки УР-231 по ГУ 6-21-14 или ЭП-730 по ГОСТ 20824 в три слоя.
- 24 После изъятия микросхем из камеры холода испытание проводят в нормальных климатических условиях под электрической нагрузкой по схеме включения, приведённой на рисунке 4, в течение времени, указанном в методе испытания. В течение этого времени через установленные в методе испытания промежутки времени проводят измерения тока потребления в статическом режиме I_{CC} .

АЕНВ.431420.411ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2210	Од 13.04.01			

Продолжение таблицы 5

25 Программа и методика проведения испытаний согласованы с ФГУП «МНИИРИП».

26 Испытания с характеристиками 7.И₁₀, 7.И₁₁ не проводят.

27 Испытания с характеристикой 7.И₁₀ не проводят.

28 Испытания с характеристикой 7.И₄ не проводят.

29 Только при повышенной рабочей температуре среды.

30 Испытания с характеристиками 7.К₃, 7.К₆ не проводят.

31 Испытания с характеристикой 7.К₆ не проводят.

32 Требования к проведению функционального контроля в процессе испытаний в соответствии с требованиями п. 3.6.7.

33 Испытания с характеристикой 7.С₆ не проводят.

34 Испытания с характеристикой 7.С₃ не проводят.

35 Микросхему считают отказавшей при наличии следов коррозии на участке, превышающем 5 % площади поверхности покрытия или основного металла любой части корпуса или при наличии следов коррозии на всей поверхности корпуса.

36 Допускается проводить испытания методом 103-1.1 или 103-1-3.

37 Для подтверждения наработки до отказа в течение не менее 132 000 часов кратковременные испытания на безотказность проводятся длительностью 4 000 часов.

38 Допускается проводить испытания методом 222-2 или 222-3.

39 Допускается проводить испытания методом 401-8 или 401-12.

40 Допускается проводить испытания методом 1000-2.

41 Допускается проводить испытания методом 1000-4 или 1000-5.

42 Допускается проводить испытания методом 1000-7.

43 Допускается проводить испытания методом 1000-8.

44 Испытания не проводят. Требование в ТЗ не предъявляется.

45 Допускается проводить испытания методом 1000-10 или 1000-11, или 1000-12.

46 Испытания по подгруппам К22, К23, К24, К25 проводят по отдельным программам испытаний, согласованным в установленном порядке.

АЕНВ.431420.411ТУ

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
4440	20.12.2014			

Изм

Лист

Таблица 6 – Границные испытания

Под-группа испытаний	Вид и последовательность испытаний	Порядковые номера параметров в соответствии с таблицей 7		Метод испытания по ОСТ 11 073.013	Номер пункта примечания
		перед испытанием	в процессе испытания		
K11	1 Испытание на воздействие теплового удара	-	-	205-3	5.1
	2 Испытание на воздействие изменений температуры среды	-	-	205-1	5.2
	3 Испытание на воздействие одиночных ударов	-	-	106-1	5.3
	4 Определение предельной повышенной температуры среды (без воздействия электрической нагрузки)	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	201-1.1, или 201-1.2
	5 Определение (подтверждение) значений предельных электрических режимов	контроль работоспособности по рисунку 3		5.4	5
	6 Определение (подтверждение) значений предельных режимов при комбинированном воздействии электрической нагрузки и температуры	контроль работоспособности по рисунку 3		5.5	6
		5.6		7	7

АЕНВ.431420.411ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2210	22.02.2017			

Окончание таблицы 6

Под-группа испытаний	Вид и последовательность испытаний	Порядковые номера параметров в соответствии с таблицей 7		Метод испытания по ОСТ 11 073.013	Номер пункта примечания
		перед испытанием	в процессе испытания		
D4	1 Испытание на воздействие одиночных ударов	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 9.1, 10.1, 11.1, 12.1, 13.1, 14.1, 15.1, 16.1, 7.1, 8.1	106-1
	2 Подтверждение значений предельных режимов при комбинированном воздействии электрической нагрузки и температуры	контроль работоспособности по рисунку 3			5.6.7

Причина

- 1 Испытания проводятся в объеме 2 ступени (минус 60 °C / плюс 150 °C, 20 циклов).
- 2 Испытания проводятся в объеме 1 ступени (минус 60 °C / плюс 150 °C, 20 циклов).
- 3 Предельный режим при комбинированном воздействии электрической нагрузки при U_{CC} = 7 В и температуры плюс 150 °C.
- 4 В направлении Y1 29 420 м/c² (3 000 g).
- 5 Конечная температура испытаний плюс 150 °C.
- 6 Испытания проводить до предельного значения напряжения питания U_{CC} = 7,0 В. Погрешность установки напряжений питания U_{CC} составляет ± 1 %. Напряжение входных сигналов микросхемы увеличивается пропорционально увеличению напряжения питания микросхемы на каждой ступени электрической нагрузки.
- 7 Температура испытаний до плюс 150 °C.

ЛЕНВ.431420.411ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
Изм	Лист	№ докум.	Подп.	Дата

Таблица 7 – Нормы и режимы измерений параметров и ФК микросхем при испытаниях

Наименование параметра, единица измерения	Буквенное обозначение параметра	Норма параметра	Погрешность при измерении	Режим измерения		Номер пункта примечания
				Выходной ток низкого уровня I_{OL}	Выходное напряжение	
1 Выходное напряжение низкого уровня силового выхода, В	U _{OL1}	0,4	+25±10	±3,0 мВ	4,5	0,52
			-60			
			+85			
	U _{OH1}	4,0	+25±10	±3,0 мВ	4,5	0,52
			-60			
			+85			
	U _{OL2}	0,4	+25±10	±3,0 мВ	4,5	0,52
			-60			
			+85			
2 Выходное напряжение высокого уровня силового выхода, В	U _{OH2}	4,0	+25±10	±3,0 мВ	4,5	0,52
			-60			
			+85			
3 Выходное напряжение низкого уровня, В	U _{OL3}	0,4	+25±10	±3,0 мВ	4,5	0,52
			-60			
			+85			

АЕНВ.431420.411ТУ

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2210	Окт 2007г			

Продолжение таблицы 7

Назначение параметра, единица измерения	Буквенное обозначение параметра	Норма параметра	Погрешность при измерении	Режим измерения		Номер пункга примечания
				Входное напряжение	Выходной ток	
				Напряжение низкого питания U_{CC} , В	Высокого уровня U_{IH} , В	
				напряжение низкого уровня U_{IL} , В	(высокого уровня U_{IH} , В)	
4 Выходное напряжение высокого уровня, В						
4.1		U_{OH2}	$4,0 \pm 0,1$	$\pm 25 \pm 10$	$4,5 \pm 0,5$	
4.2			-	-60	$3,0 \pm 0,5$	
4.3				+85		
5 Выходное напряжение низкого уровня выхода плавного пуска, В						
5.1		U_{OL3}	$-0,4 \pm 0,1$	$\pm 25 \pm 10$	$4,5 \pm 0,5$	
5.2			-	-60	$3,0 \pm 0,5$	
5.3				+85		
6 Выходное напряжение высокого уровня выхода плавного пуска, В						
6.1		U_{OH3}	$4,0 \pm 0,1$	$\pm 25 \pm 10$	$4,5 \pm 0,5$	
6.2			-	-60	$3,0 \pm 0,5$	
6.3				+85		
7 Выходное напряжение						

АЕНВ.431420.411ТУ

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2240	24.04.21			

Продолжение таблицы 7

Наименование параметра, единица измерения	Буквенное обозначение параметра	Норма параметра	Погрешность при измерении	Режим измерения			Номер пункта примечания
				Напряжение питания (контроле)	Выходное напряжение	Выходной ток низкого уровня	
7.1	$U_{OL}^{\Phi K}$	-	0,8	+25±10 -60 +85	±3,0 мВ	4,5 5,5 0,4	4,0 5,0 -
7.2							-
7.3							1,2,3
8.1	$U_{OH}^{\Phi K}$	3,5 4,9	-	+25±10 -60 +85	±3,0 мВ	4,5 5,5 0,4	4,0 5,0 -
8.2							-
8.3							1,2,3
9.1	I_{CC}	-	1,0	+25±10 -60 +125	±1,3 %	5,5 0	5,5 -
9.2							-
9.3							-
10	Токи утечки низкого и						

АЕНВ.431420.411ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2210	Документ 13.04.21			

Продолжение таблицы 7

Наименование параметра, единица измерения	Буквенное обозначение параметра	Норма параметра	Погрешность при измерении	Режим измерения		Номер пункта примечания
				Выходное напряжение	Выходной ток низкого уровня	
Температура среды ¹⁾ , °C	не менее	не более	Напряжение питания Ucc, В	напряжение низкого уровня Ull, В	напряжение высокого уровня Ulh, В	Емкость нагрузки CL, пФ
			(контроле)	Ull, В	Ulh, В	IOL (высокого уровня)
10.1 Высокого уровня на входе, мкА	-0,3 ILL, -3,0 ILLH	0,3 3,0 +85	+25±10	-60	±1,3 %	5,5 0
10.2						5,5 -
10.3						-
11 Выходной ток низкого и высокого уровней в состоянии «Выключено» на выводах выход (вход/выход), мкА	-0,3 IOLZL, -3,0 IOLZH	0,3 3,0 +85	+25±10	-60	±1,3 %	5,5 0
11.1						5,5 -
11.2						-
11.3						-
12 Ток доопределения внешнего вывода до низкого уровня, мкА	-	-	+25±10	-60	±1,3 %	4,5 0
12.1						4,5 -
12.2						-
12.3						-
13 Ток доопределения						

АЕНВ.431420.411ТУ

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2270	22.04.21			

Продолжение таблицы 7

Наименование параметра, единица измерения	Буквенное обозначение параметра	Норма параметра	Погрешность при измерении	Режим измерения		Номер пункта примечания
				Входное напряжение	Выходной ток низкого I _{OL}	
13. Внешнего вывода до высокого уровня, мкА						
13.1	I _{RH1}	-26	-64	+25±10 -60 +85	±1,3 % 4,5 0	4,5 -
13.2						
13.3						
14. Ток доопределения внешнего вывода тактового сигнала до высокого уровня, мкА						
14.1	I _{RH2}	-72	-152	+25±10 -60 +85	±1,3 % 4,5 0	4,5 -
14.2						
14.3						
15. Ток доопределения внешнего вывода блокировки срабатывания триггера К3 до высокого уровня, мкА						
15.1	I _{RH3}	-36	-84	+25±10 -60 +85	±1,3 % 4,5 0	4,5 -
15.2						
15.3						
16. Ток доопределения						

АЕНВ.431420.411ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2970	Жук И.С. 27.07.2017			

Продолжение таблицы 7

Наименование параметра, единица измерения	Буквенное обозначение параметра	Норма параметра	Погрешность при измерении	Режим измерения		Номер пункта примечания
				Входное напряжение	Выходной ток низкого уровня	
16.1 Внешнего вывода задачи времени блокировки КЗ до высокого уровня, мА			+25±10	-60	4,5	
16.2	I _{R12}	3	15	+85	0	
16.3					4,5	
17.1 Входная ёмкость, пФ	C ₁ ³⁾	-	10,0	+25±10	-	
18.1 Выходная ёмкость, пФ	C _O ³⁾	-	10,0	+25±10	-	
19.1 Емкость входа/выхода, пФ	C _{1/O} ³⁾	-	10,0	+25±10	-	
20.1 Емкость выхода силового ключа, пФ	C _Q ³⁾	-	250,0	+25±10	-	

1) Погрешность задания температуры составляет ±3 °C.

2) С учетом паразитных ёмкостей.

3) Параметры гарантируются конструкцией.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
43-60	Д.А. Борисов			
Изм	Лист	№ докум.	Подп.	Дата

Продолжение таблицы 7

П р и м е ч а н и я

- 1 Погрешность установки напряжений питания U_{CC} составляет $\pm 1\%$. Допускаются выбросы входных напряжений низкого U_L и высокого U_H уровня $\Delta U \leq 100,0 \text{ мВ}$ и длительностью $t_w \leq 20,0 \text{ нс}$.
- 2 Проверку электрических параметров и проведение ФК проводят в соответствии с пунктами 3.6.2 и 3.6.7.
- 3 Напряжение на выводах выход (вход/выход) в состоянии «Выключено»: $U_{OZL} (U_{IOZL})=0 \text{ В}$ при измерении тока I_{OZH} ; $U_{OZH} (U_{IOZH})=U_{CC}$ при измерении тока I_{OZH} .

АЕНВ.431420.411ТУ

Лист

52

4 Транспортирование и хранение

Транспортирование и хранение микросхем – по ОСТ В 11 0998.

5 Указания по применению и эксплуатации

5.1 Общие указания

Указания по применению и эксплуатации микросхем – по ОСТ В 11 0998 с дополнениями и уточнениями, приведенными в настоящем разделе.

5.2 Указания к этапу разработки аппаратуры

5.2.5 Порядок подачи и снятия напряжений питания и входных сигналов на микросхемы должен быть следующим:

- при включении на микросхемы сначала подается напряжение питания U_{CC} , а затем входные напряжения U_I , или одновременно;
- при выключении напряжение питания U_{CC} снимается последним или одновременно с входными напряжениями U_I .

5.2.6 Допускается включенное состояние объединенных выходов и выходов/выходов с тремя состояниями двух микросхем на время не более 100 нс.

5.2.7 Амплитудное значение напряжения пульсации, включая высокочастотные и импульсные наводки, на выводе питания U_{CC} микросхем должно быть не более 0,2 В и не превышать пределов допустимой погрешности напряжения питания U_{CC} .

5.2.8 Допускается работа микросхем при ёмкости нагрузки C_L до 250 пФ. При этом динамические параметры не гарантируются.

5.2.9 Нумерацию, обозначение и наименование выводов микросхем приведено в приложении Е.

5.2.10 Неиспользуемые выводы микросхем допускается подключать к шине общего вывода GND (0 В) или к шине напряжения питания U_{CC} .

5.2.11 Дополнительные указания к этапу разработки аппаратуры приводят в картах заказа.

Инв. № подл.	Подл. и дата	Инв. №	Взам. инв. №	Подл. и дата
2210	Лист 13.04.21			

Изм	Лист	№ докум.	Подп.	Дата

АЕНВ.431420.411ТУ

Лист

53

5.3 Указания по входному контролю микросхем

Указания по входному контролю микросхем – по ОСТ В 11 0998.

5.4 Указания к производству аппаратуры

5.4.9 Допустимое значение потенциала статического электричества (СЭ) – не более 1 500 В.

Для влагозащиты плат с микросхемами рекомендуется лак УР-231 по ТУ 6-21-14 или ЭП-730 по ГОСТ 20824 в 3 слоя.

5.4.10 Режим и условия монтажа микросхем в аппаратуре – по ОСТ 11 073.063. Рекомендуется установку и крепление микросхем на платы проводить в соответствии с рисунком 1 для микросхемы 5315ЕУ015 в корпусе МК 5123.28-1.01.

При монтаже микросхемы 5315ЕУ015 на плату для обеспечения теплоотвода использовать теплопроводную пасту КПТ-8 по ГОСТ 19783 в соответствии с рисунком 2.

Способ установки микросхем на платы и их демонтажа должен обеспечивать отсутствие передачи усилий, деформирующих корпус.

Рекомендуется начинать пайку с выводов V_{CC} и GND (0 В). Пайку остальных выводов разрешается проводить в любой последовательности.

5.4.11 Устанавливать и извлекать микросхемы из контактных приспособлений, а также производить замену микросхем необходимо только при снятии напряжений со всех выводов микросхемы.

5.4.12 В непосредственной близости между выводами V_{CC} и выводами GND (0 В), должны быть подключены керамические конденсаторы емкостью не менее 0,3 мкФ и рабочим напряжением не менее 10 В. Необходимое количество, и номиналы конденсаторов определяются разработчиком аппаратуры.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
Л210	Лист 13 СЧ. 2/			

Изм	Лист	№ докум.	Подл.	Дата	AЕНВ.431420.411ТУ	Лист
						54

6 Справочные данные

Справочные данные — по ОСТ В 11 0998 с дополнениями и уточнениями, приведенными в настоящем разделе.

Микросхема содержит основные узлы, необходимые для управления импульсным стабилизированным ВИП. Из внешних компонентов для построения ВИП нужны мощные МОП ключи, трансформатор, выпрямитель, схемы фильтрации, схема стабилизации выходного напряжения с гальванической развязкой и времязадающие RC цепей для самого контроллера.

Микросхема генерирует парафазные сигналы управления мощными ключами, частота которых определяется внешним или встроенным тактовым генератором. Сигналы управления могут быть разнесены по времени на требуемый промежуток, что позволяет одному ключу закрыться до того, как откроется другой, уменьшая, таким образом, потери. Коэффициент заполнения сигналов управления регулируется сообразно с напряжением обратной связи, снимаемым с выхода ВИП. Контроллер имеет возможность плавного запуска, что предотвращает появление чрезмерных выбросов тока и повышает надежность ВИП.

Микросхема имеет цифровые входы для оповещения о нештатных ситуациях. Например, сигналы с детектора перегрузки (короткого замыкания) и детекторов уровня напряжения первичного источника. При обнаружении нештатной ситуации ВИП отключается и выставляется признак "остановки" на контрольном выходе. Время реакции на перегрузку и время отключения по перегрузке задаются внешними RC цепями.

Структурная схема микросхемы 5315ЕУ015 приведена на рисунке в приложении И. В состав микросхемы входят следующие основные узлы.

U1 (триггер Шmittта) — предназначен для построения внутреннего генератора тактового сигнала путем подключения частотозадающей RC цепи к выводам 06 и 07.

U2 (триггер Шmittта) и R1 (40 кОм) — входной буфер для внешнего тактового сигнала. Если используется внутренний генератор тактовой частоты, вывод 05 должен быть замкнут на землю.

U3 (триггер Шmittта) и U16 (формирователь) — схема получения задержанной последовательности тактовых импульсов. Задержка задается RC цепью подключенной к выводам 08 и 09. Определяет время разнесения сигналов управления мощными ключами.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
22210	Зав. 13.04.01			

Изм	Лист	№ докум.	Подл.	Дата	AЕНВ.431420.411ТУ	Лист
						55

U4 (триггер Шмитта) и R2 (100 кОм) — вход признака обнаружения перегрузки (КЗ) высоким уровнем.

U5 (триггер Шмитта) и R3 (100 кОм) — вход признака обнаружения перегрузки (КЗ) низким уровнем.

R4 (100 кОм) — предназначен для доопределения к питающему напряжению входа разрешения. Вход допускается не подключать. Активный уровень - низкий.

Микросхема снабжена внешним входом блокировки, позволяющим отключать ВИП, например, для экономии энергии и одновременно выполняет роль внешнего перезапуска микросхемы. Рекомендуемая схема включения в приложении К. Расчетное значение зависимости частоты генератора от внешних регулировочных элементов приведено в приложении Л.

Рекомендуемая схема включения не является единственной возможной. Номиналы и наличие некоторых компонентов определяются параметрами конкретного ВИП.

6.2.1 Тактовая частота выходных импульсов от 40 до 500 кГц определяется внешними регулировочными элементами.

6.2.2 Средняя потребляемая мощность микросхемы 2,5 мВт

6.2.3 Значение собственной резонансной частоты:

– резонансные частоты микросхемы 5315ЕУ015 в корпусе МК 5123.28–1.01 в диапазоне частот от 100 Гц до 20 000 Гц отсутствуют;

6.4.1 Одиночные радиационные эффекты (ОРЭ), контролируемые при испытательном воздействии, приведены в таблице 8.

Таблица 8 – Регистрируемые ОРЭ в микросхеме при испытательном воздействии

Вид ОРЭ	Режим при регистрации ОРЭ	Критерий ОРЭ
Тиристорный эффект (ТЭ)	$U_{CC}=4,5 \text{ В}$ и $U_{CC}=5,5 \text{ В}$ $T=+25 \text{ }^{\circ}\text{C} \pm 10 \text{ }^{\circ}\text{C}$	Резкое увеличение тока потребления и/или функциональный сбой, которые устраняются после выключения и включения питания
Катастрофический отказ (КО)	$U_{CC}=5,5 \text{ В}$ $T=+85 \text{ }^{\circ}\text{C} \pm 5 \text{ }^{\circ}\text{C}$	Необратимое изменение значений токов потребления и/или необратимое нарушение функционирования
Одиночный эффект переходной ионизационной реакции (ИО)	$U_{CC}=4,5 \text{ В}$ и $U_{CC}=5,5 \text{ В}$ $T=+25 \text{ }^{\circ}\text{C} \pm 10 \text{ }^{\circ}\text{C}$	Кратковременное самовосстанавливающееся изменение логического состояния на силовом выходе схемы

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
3210	Документ 13.04.21			

Изм	Лист	№ докум.	Подп.	Дата	AЕНВ.431420.411ТУ	Лист
						56

а) Параметры чувствительности микросхемы к воздействию фактора с характеристиками 7.K₁₁ (7.K₁₂) по ГОСТ Р В 20.39.414.2 по ОРЭ отказов (ТЭ, КО):

- пороговые ЛПЭ не менее 60 МэВ•см²/мг;
- сечение насыщения не более 4,5•10⁻² см².

б) Микросхема является стойкой к воздействию фактора с характеристиками 7.K₉ (7.K₁₀) по ГОСТ Р В 20.39.414.2 по ОРЭ отказов (ТЭ и КО);

в) Параметры чувствительности микросхемы к воздействию фактора с характеристиками 7.K₁₁ (7.K₁₂) по ГОСТ Р В 20.39.414.2 по ОРЭ сбоев (ИО):

- пороговые ЛПЭ 10 МэВ•см²/мг;
- сечение насыщения 3•10⁻⁵ см²;

г) Параметры чувствительности микросхемы к воздействию фактора с характеристиками 7.K₉ (7.K₁₀) по ГОСТ Р В 20.39.414.2 по ОРЭ сбоев (ИО):

- пороговая энергия 35 МэВ;
- сечение насыщения 8•10⁻¹² см²

6.4.2. Испытания микросхем на импульсную электрическую прочность.

В ходе испытаний контролировались амплитуда и длительность ОИН при выходном импедансе генератора 50 Ом и двухэкспоненциальной форме сигнала стандартизированного генератора в соответствии с РД В 319.03.30.

В результате испытаний установлено, что при воздействии на микросхему одиночных импульсов напряжения (ОИН) длительностью $\tau_1 = 0,1$ мкс, $\tau_2 = 1,0$ мкс и в диапазоне амплитуд от 6 В до отказа изделия наблюдается следующее:

– а) для входов микросхемы критичной является отрицательная полярность, при этом катастрофический отказ при воздействии на вход микросхемы ОИН длительностью:

– $\tau_1 = 0,1$ мкс наступает при амплитуде 1500,0 В (уровень стойкости 1500,0 В);

– $\tau_2 = 1,0$ мкс наступает при амплитуде 600,0 В (уровень стойкости 600,0 В);

– $\tau_3 = 10$ мкс наступает при амплитуде более 400,0 В (уровень стойкости 400,0 В);

– б) для выходов микросхемы критичной является положительная полярность, при этом катастрофический отказ при воздействии на выход микросхемы ОИН длительностью:

– $\tau_1 = 0,1$ мкс наступает при амплитуде 4000,0 В (уровень стойкости 4000,0 В);

– $\tau_2 = 1,0$ мкс наступает при амплитуде 2750,0 В (уровень стойкости 2750,0 В);

– $\tau_3 = 10$ мкс наступает при амплитуде 2000,0 В (уровень стойкости 2000,0 В);

Инв. № подл.	Подл. и дата	Инв. №	Взам. инв. №	Подл. и дата
2210	Документ			

Изм	Лист	№ докум.	Подп.	Дата	Лист
					57

– в) для цепи питания микросхемы критичной является положительная полярность, при этом катастрофический отказ при воздействии на цепь питания микросхемы ОИН длительностью:

- $\tau_1 = 0,1$ мкс наступает при амплитуде 1750,0 В (уровень стойкости 1750,0 В);
- $\tau_2 = 1,0$ мкс наступает при амплитуде 850,0 В (уровень стойкости 850,0 В);
- $\tau_3 = 10$ мкс наступает при амплитуде более 300,0 В (уровень стойкости 300,0 В).

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2210	Жук 13.04.2019			

Изм	Лист	№ докум.	Подп.	Дата	AЕНВ.431420.411ТУ	Лист
						58

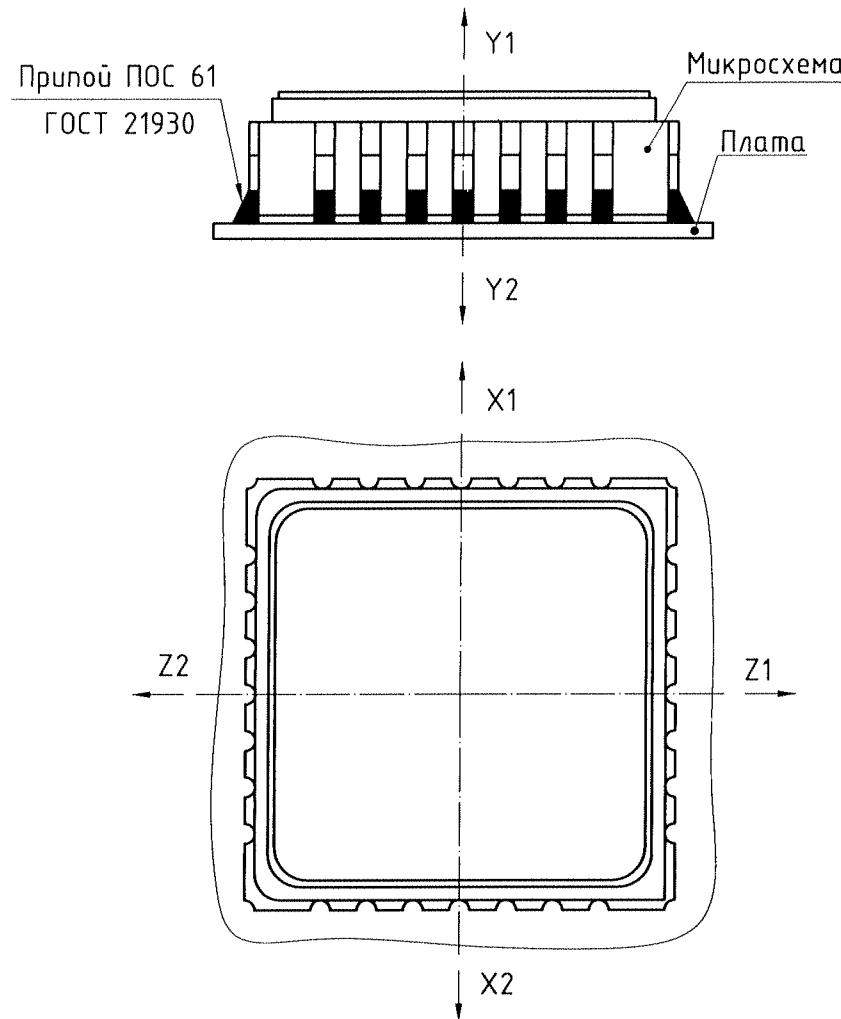
7 Гарантии предприятия-изготовителя.

Взаимоотношения изготовитель – потребитель

Гарантии предприятия-изготовителя и взаимоотношения изготовитель (поставщик) – потребитель (заказчик) – по ОСТ В 11 0998.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
Изм 10	Сергей Тимофеев			

Изм	Лист	№ докум.	Подп.	Дата	AЕНВ.431420.411ТУ	Лист
						59



Направления воздействий ускорений:

- линейные ускорения – Y_1 (для К8 (последовательность 2) и С3 (последовательность 2));
- одиночные удары – X_1, Y_1, Z_1 (для К9 (последовательность 1) и С4 (последовательность 1)); Y_1 (для К11 (последовательность 3 таблицы 6) и D4 (последовательность 1 таблицы 6));
- вибропрочность и виброустойчивость – $X_1 (X_2), Y_1 (Y_2), Z_1 (Z_2)$ (для К9 (последовательность 2, 3) и С4 (последовательность 2, 3)).

Рисунок 1 – Пример установки микросхемы 5315ЕУ015 на плате и направления ускорений при испытании на механические воздействия

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2210	2013 год			

АЕНВ.431420.411ТУ

Изм Лист № докум. Подп. Дата

Лист

60

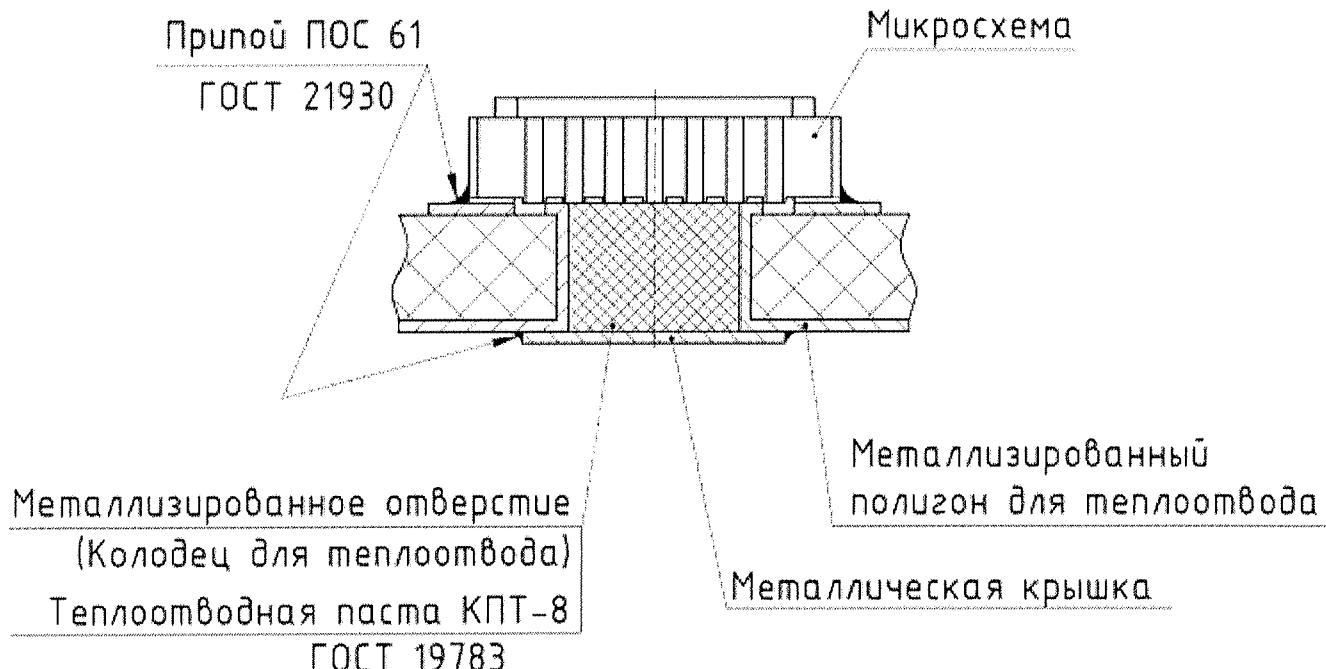
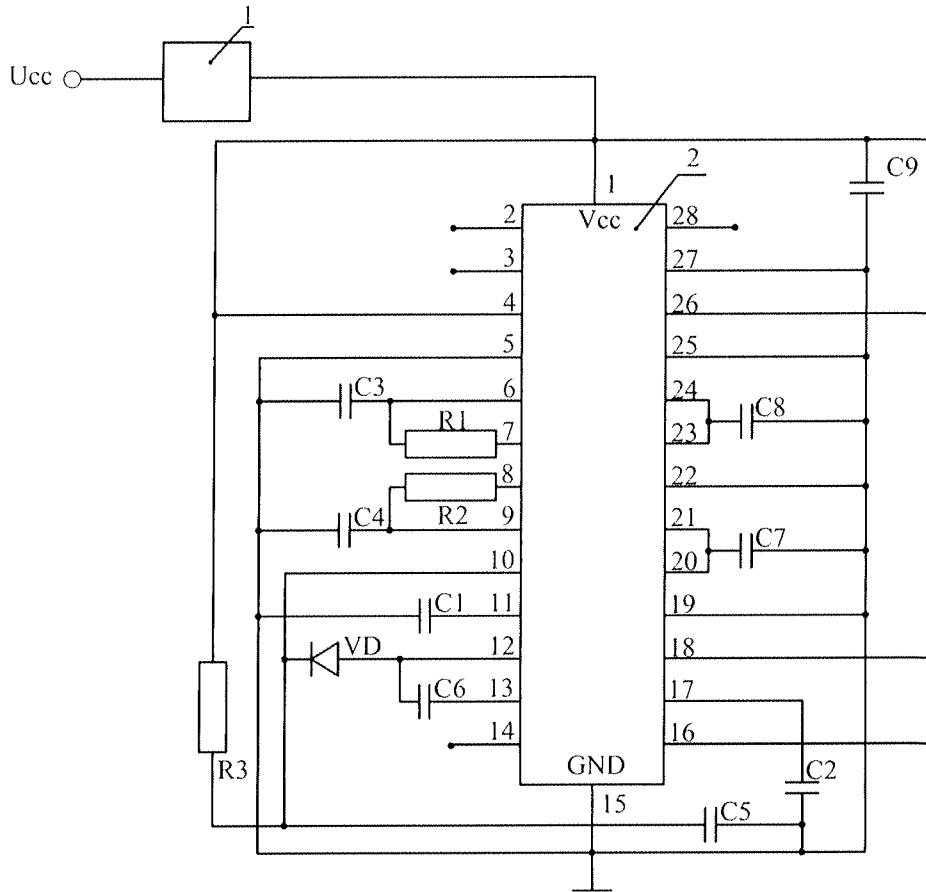


Рисунок 2 – Пример установки микросхемы 5315ЕУ015 на плате при испытании на воздействие повышенной рабочей температуры среды, при испытаниях на кратковременную безотказность длительностью 1 000 ч и 4 000ч (испытания на наработку до отказа), на граничные испытания

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
Зад 10	Зад 13.04.2011			

Изм	Лист	№ докум.	Подп.	Дата	АЕНВ.431420.411ТУ	Лист
						61



1 – устройство коммутации в составе стенда ЭТТ с частотой коммутации напряжения питания от $0,05 \pm 0,1$ до 60 ± 5 Гц со скважностью от 1,1 до 3;

2 – проверяемая микросхема.

Источник питания – $U_{CC} = 5,4$ В $\pm 0,1$.

Номиналы резисторов $R_1 = 51,0$ кОм; $R_2 = 5,1$ кОм; $R_3 = 56,0$ кОм

Номиналы конденсаторов $C_1 = 1,0$ мкФ; $C_2 = 0,1$ мкФ; $C_3, C_4, C_5 = 100,0$ пФ;

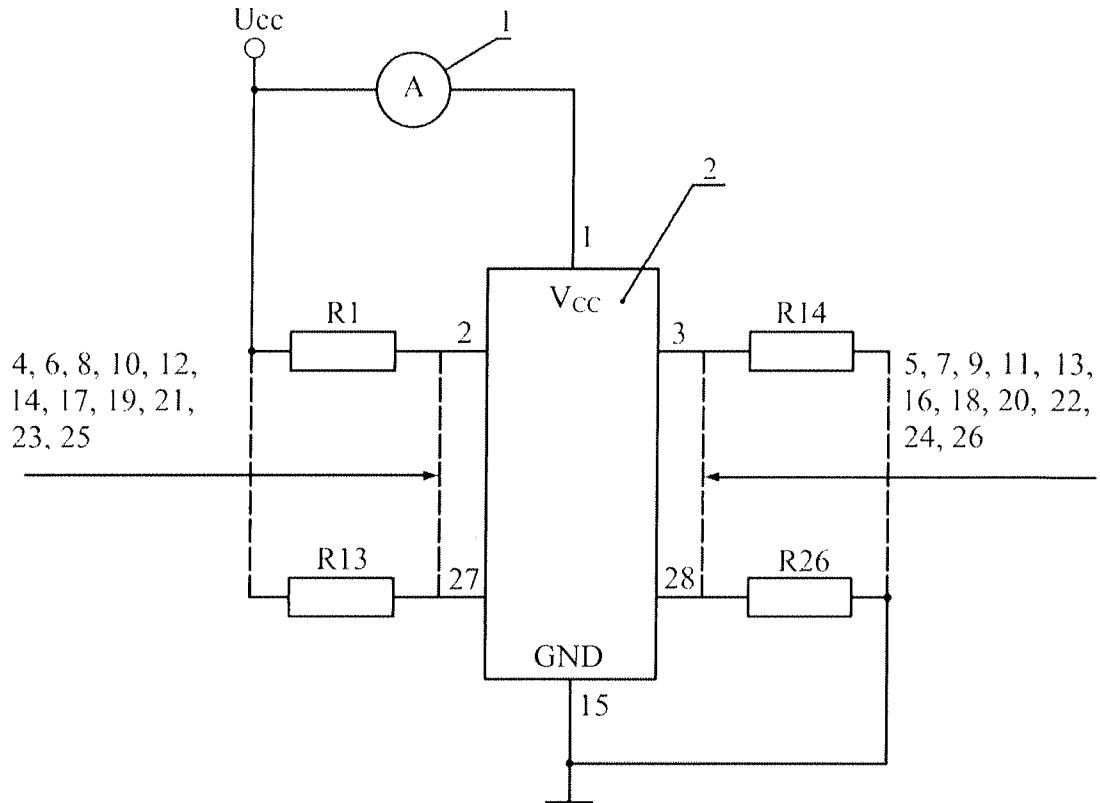
$C_6 = 20$ нФ; $C_7, C_8 = 3,3$ нФ; $C_9 = 2,2$ мкФ. Диод VD – SM 4004

Критерием работоспособности является наличие импульсного напряжения на выводах 21 и 23 микросхемы, определенного с помощью светового индикатора без снятия испытательного оборудования.

Рисунок 3 – Схема включения микросхемы 5315EU015 при испытании на воздействие повышенной рабочей температуры среды, при испытаниях на кратковременную безотказность длительностью 1 000 ч и 4 000 ч, на длительные испытания на безотказность 132 000 ч (испытания на наработку до отказа), на граничные испытания

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
4240	2004-27			

АЕНВ.431420.411ТУ



1 – измеритель постоянного тока;

2 – проверяемая микросхема.

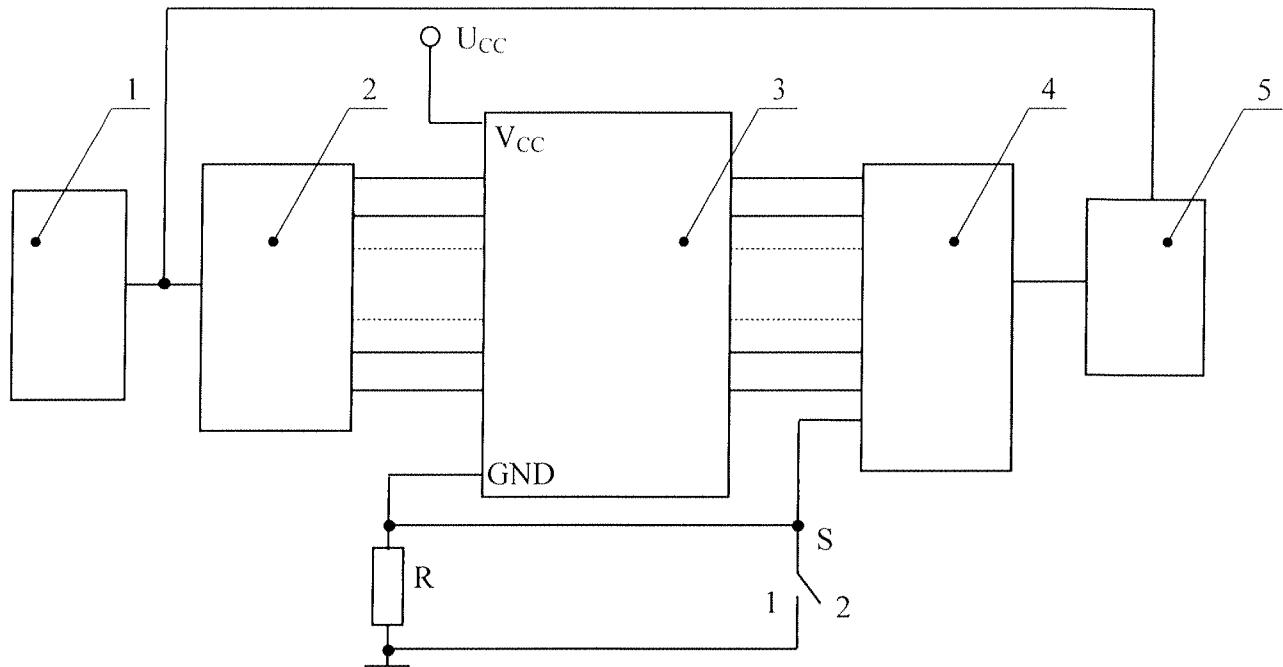
Источник питания – $U_{CC} = 5,4 \text{ В} \pm 0,1 \text{ В}$;

Значение тока потребления I_{CC} должно быть не более 100 мА.

Номиналы резисторов R1–R26 должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Рисунок 4 – Схема включения микросхемы 5315ЕУ015 при испытаниях на воздействие инея и росы, на воздействие повышенной влажности воздуха и на определение точки росы (граничные испытания)

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
4210	Дек 13.2021			



- 1 – генератор импульсов;
 2 – коммутатор входов;
 3 – проверяемая микросхема;
 4 – коммутатор выходов;
 5 – осциллограф.

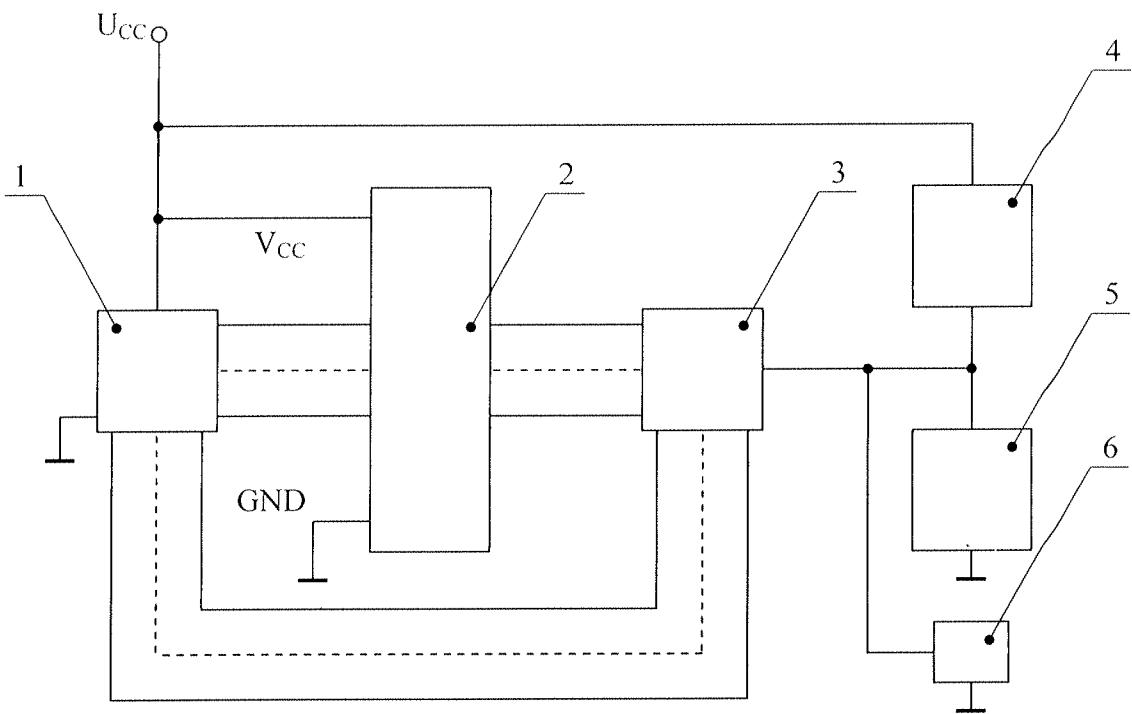
R – резистор МЛТ–2–(1–2) Ом $\pm 10\%$.

Ключ S находится в положении 2 только при испытании по группе К23 (7.И₁, 7.И₆, 7.И₇).

Рисунок 5 – Схема включения для микросхемы 5315ЕУ015 при испытаниях на воздействие спецфакторов

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2210	Дат 13.04.21			

Изм	Лист	№ докум.	Подп.	Дата	Лист
					64



- 1 – формирователь входных кодов;
 2 – проверяемая микросхема;
 3 – коммутатор выходов и входов/выходов;
 4 – генератор выходного тока низкого уровня I_{OL} ;
 5 – генератор выходного тока высокого уровня I_{OH} ;
 6 – измеритель напряжения.

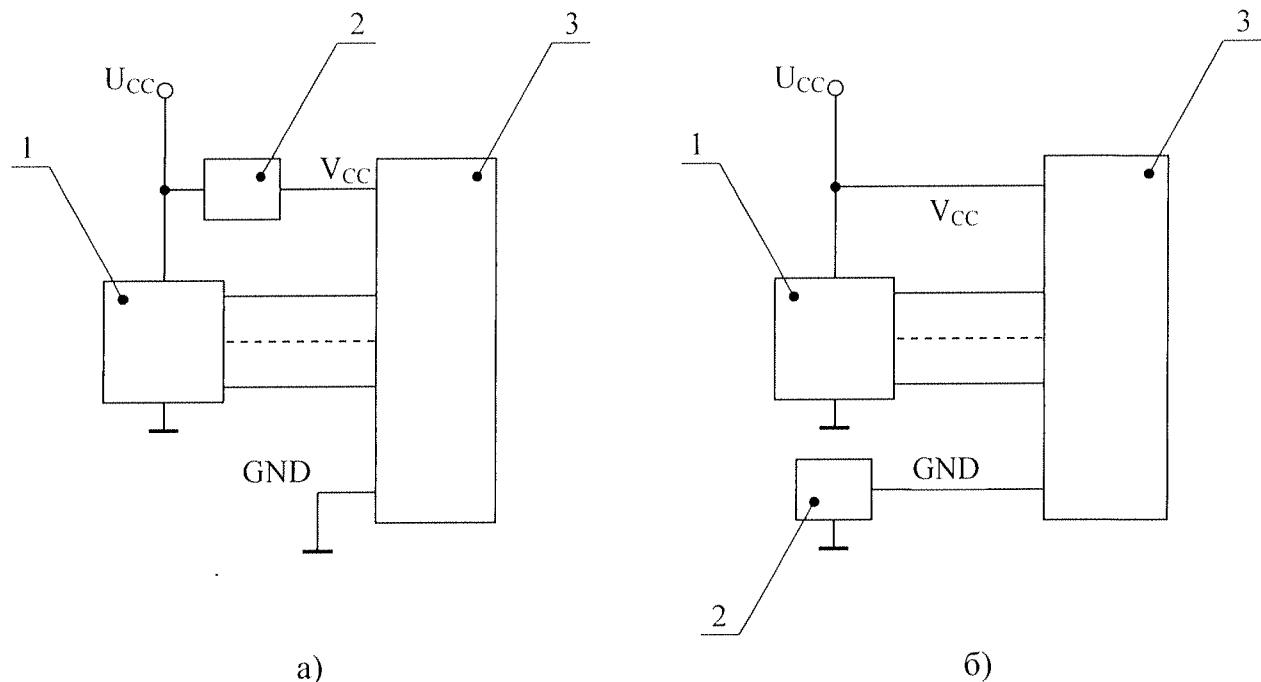
Блоки 1, 3, 4, 5, 6 входят в состав измерительной системы НР 82000 или комплекса измерительного ГАВЛ.410174.001.

Нумерация выводов GND (0B) и выводов V_{CC} («Питание») приведена в приложении Е.

Рисунок 6 – Схема включения микросхемы 5315EU015 при измерении выходного напряжения низкого U_{OL} и высокого U_{OH} уровня по выводам выход и выход/вход и при измерении выходного напряжения низкого $U_{OL}^{ФК}$ и высокого $U_{OH}^{ФК}$ уровня по выводам выход и выход/вход при проведении ФК (без генераторов тока I_{OL} (позиция 4) и I_{OH} (позиция 5))

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. №	Подп. и дата
2210	Дж / 3.04.2017			

Изм	Лист	№ докум.	Подп.	Дата	Лист	65
					AЕНВ.431420.411ТУ	



Измерение тока потребления статического I_{CC} , измеренного между положительным выводом источника питания и выводами микросхемы, предназначенными для подключения положительного источника питания

Измерение тока потребления статического I_{CC} , измеренного между отрицательным выводом источника питания и выводами микросхемы, предназначенными для подключения отрицательного источника питания

- 1 – формирователь входных кодов;
- 2 – измеритель постоянного тока;
- 3 – проверяемая микросхема.

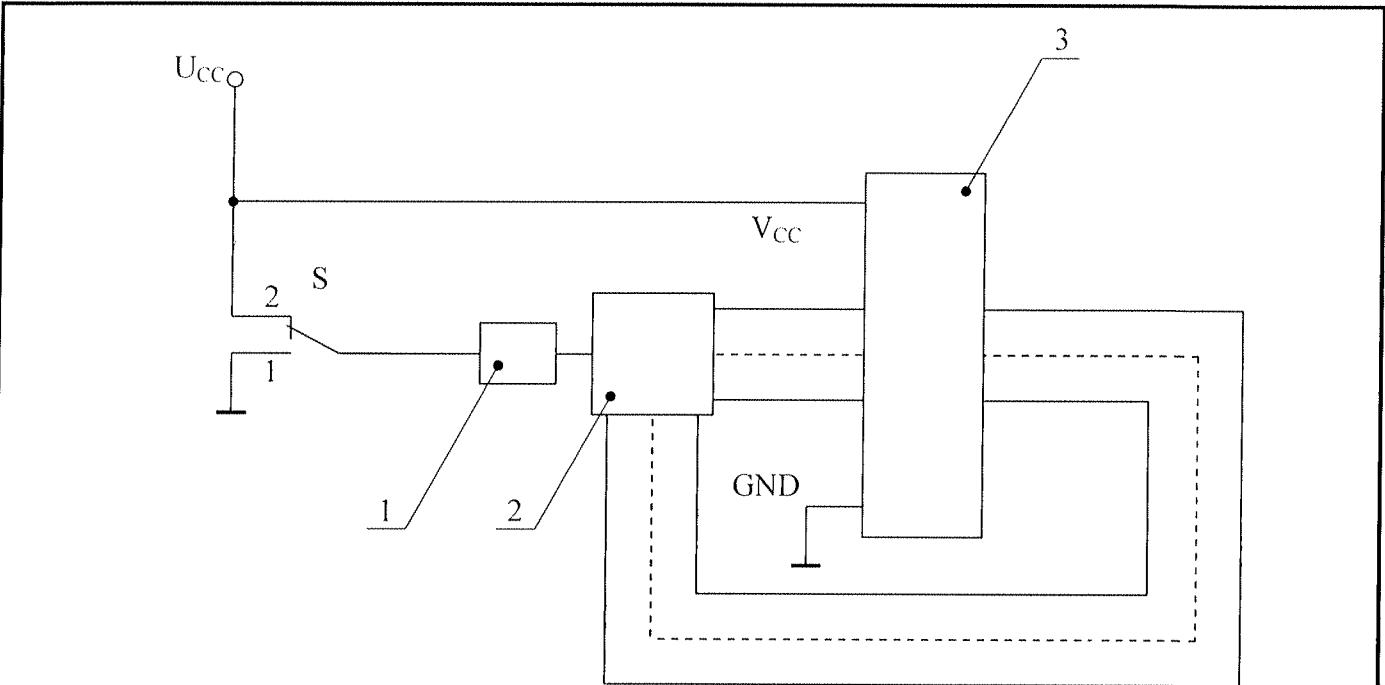
Блоки 1, 2, входят в состав измерительной системы НР 82000 или комплекса измерительного ГАВЛ.410174.001.

Нумерация выводов GND (0 В) и выводов V_{CC} («Питание») приведена в приложении Е.

Рисунок 7 – Схема включения микросхемы 5315ЕУ015 при измерении тока потребления статического I_{CC}

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
5315ЕУ015	Документ			

Изм	Лист	№ докум.	Подп.	Дата	Лист
					66



- 1 – измеритель постоянного тока;
 2 – коммутатор входов, входов/выходов и выходов;
 3 – проверяемая микросхема;
 S – переключатель.

Блоки 1, 2, переключатель S входят в состав измерительной системы НР 82000 или комплекса измерительного ГАВЛ.410174.001.

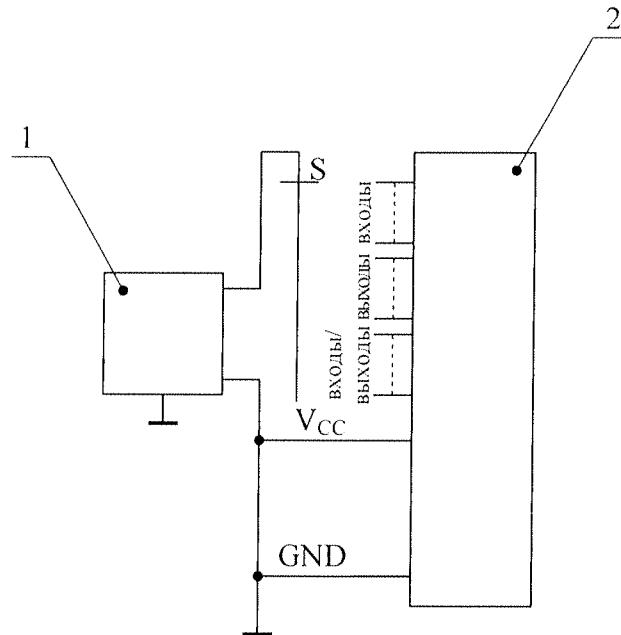
Нумерация выводов GND (0 В) и выводов V_{CC} («Питание») приведена в приложении Е.

Примечание – В положении 1 переключателя S проводят измерение I_{HLL}, I_{OZL} и I_{RL}, а в положении 2 – I_{ILH}, I_{RH} и I_{OZH}.

Рисунок 8 – Схема включения микросхемы 5315EY015 при измерении тока утечки низкого I_{HLL} и высокого I_{ILH} уровня на входе, выходного тока низкого I_{OZL} (I_{IOZL}) и высокого I_{OZH} (I_{IOZH}) уровней в состоянии «Выключено» на выводах выход (вход/выход), а так же тока доопределения внешнего вывода до высокого уровня I_{RH} и тока доопределения внешнего вывода до низкого уровня I_{RL} в состоянии «Выключено» на выводах, выполняющих функцию «вход - выход»

Инв. № подл.	Подл. и дата	Инв. № дубл.	Подл. и дата
5315	Документ		

Изм	Лист	№ докум.	Подп.	Дата	Лист	AEHB.431420.411ТУ



1 – измеритель ёмкости;

2 – проверяемая микросхема;

S – переключатель.

Нумерация выводов GND (0 В) и выводов V_{CC} («Питание») приведена в приложении Е.

Рисунок 9 – Схема включения микросхемы 5315ЕУ015 при измерении входной ёмкости C_1 , выходной ёмкости C_0 и ёмкости входа/выхода $C_{I/O}$

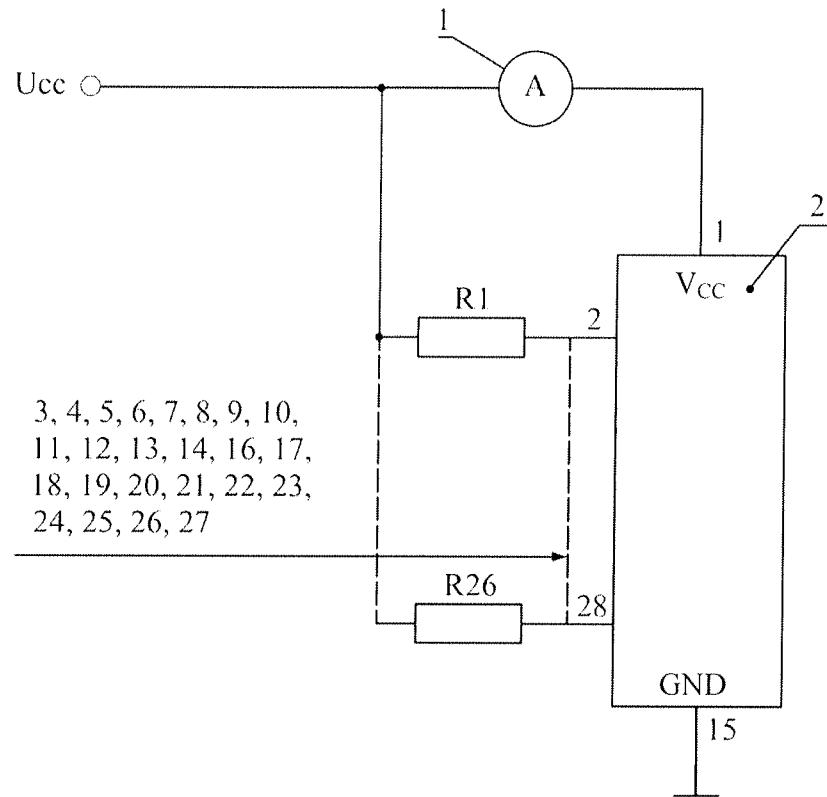
Инв. № подп.	Подп. и дата	Инв. №	Взам. инв. №	Инв. № дубл.	Подп. и дата
2020	2020.27				

АЕНВ.431420.411ТУ

Лист

68

Изм	Лист	№ докум.	Подп.	Дата



1 – измеритель постоянного тока;

2 – проверяемая микросхема.

Источник питания – $U_{CC} = 5,4 \text{ В} \pm 0,1 \text{ В}$;

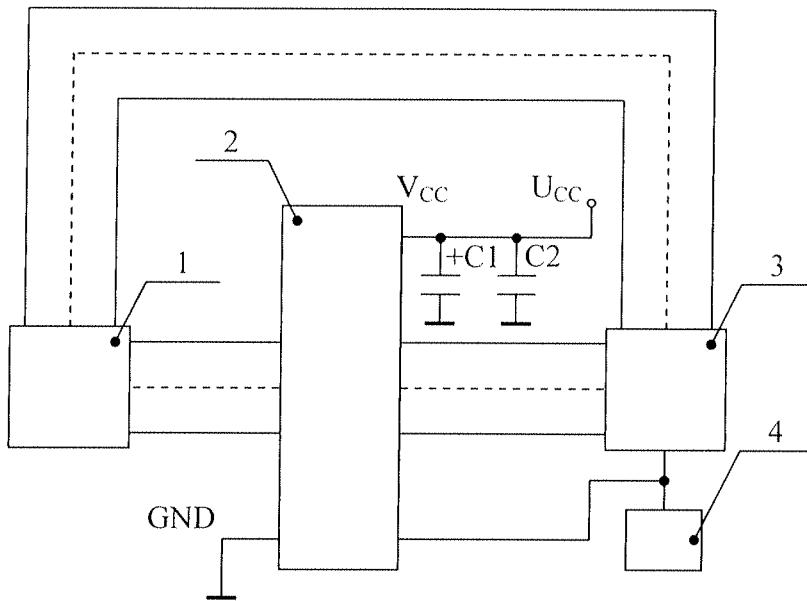
Значение тока потребления I_{CC} должно быть не более 10 мА.

Номиналы резисторов $R1$ – $R26$ должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Рисунок 10 – Схема включения микросхемы 5315ЕУ015 при испытаниях на воздействие пониженного атмосферного давления,виброустойчивость,акустический шум и при измерении I_{CC} после воздействия повышенной влажности воздуха (кратковременного)

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
2240	Документ			

АЕНВ.431420.411ТУ



- 1 – формирователь входных кодов;
 2 – проверяемая микросхема;
 3 – коммутатор выходов и входов/выходов;
 4 – осциллограф.

$$C1 = 100,0 \text{ мкФ} \pm 10 \%, \quad C2 = 0,47 \text{ мкФ} \pm 10 \text{ \%}.$$

Блоки 1, 3, 4 входят в состав комплекса измерительного ГАВЛ.410174.001.

Рисунок 11 – Схема включения микросхемы 5315EU015 при контроле работоспособности при испытаниях на воздействие спецфакторов с характеристиками 7.K₉, 7.K₁₂

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
ГД-10	2012-13.04.12			

АЕНВ.431420.411ТУ

Приложение А
(обязательное)

Уточнение ТУ при поставке микросхем в бескорпусном исполнении на общей пластине в соответствии с требованиями РД 11 0723

Настоящее приложение к АЕНВ.431420.411ТУ содержит уточнение ТУ при поставке специализированной микросхемы в бескорпусном исполнении 5315ЕУ01Н4 на общей пластине, неразделенных, модификации 4 (далее – микросхем) в соответствии с требованиями РД 11 0723.

А.1 Типы микросхем в бескорпусном исполнении указаны в таблице А.1.

Т а б л и ц а А.1 – Типы микросхем в бескорпусном исполнении

Условное обозначение микросхемы	Обозначение чертежа кристалла	Код ОКП
5315ЕУ01Н4	ГАВЛ.431432.076	

А.2 Пример обозначения микросхем при заказе (в договоре на поставку) приведен в подпункте 1.5.5 ТУ.

А.3 Общий вид, контактные площадки, габаритные и присоединительные размеры кристаллов микросхем, к которым допускается производить сварку, указаны на чертеже кристалла (таблица А.1). Чертёж высыпают по запросу потребителей.

Первая контактная площадка микросхем обозначена цифрой «1». Нумерация контактных площадок против часовой стрелки.

А.4 Описание внешнего вида приведено в ГАВЛ.431432.006Д2.

А.5 Электрические параметры микросхем при приемке и поставке соответствуют нормам при нормальных климатических условиях, указанным в таблице 2 настоящих ТУ.

А.6 Допустимое значение потенциала статического электричества (СЭ) – не более 1 500 В.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
2210	Заг 13.04.21			

Изм	Лист	№ докум.	Подп.	Дата	AЕНВ.431420.411ТУ	Лист
						71

A.7 На упаковочной этикетке (ярлыке) необходимо указывать обозначение микросхемы 5315ЕУ01Н4, децимальный номер чертежа кристалла, количество пластин и количество годных кристаллов микросхем и наносить знак чувствительности к СЭ в виде равностороннего треугольника.

A.8 Не допускается транспортирование микросхем в негерметизированных отсеках самолетов.

A.9 Нумерацию, обозначение и наименование контактных площадок микросхем приведены в Приложении Ж.

A.10 Масса кристалла микросхемы должна быть не более 0,1 г.

A.11 Указания по применению и эксплуатации в соответствии с разделом 4 РД 11 0723.

A.12 При разработке технологического процесса монтажа микросхем необходимо руководствоваться указаниями по условиям и режимам монтажа, используемыми на предприятии-изготовителе микросхем и согласованными с ВП МО РФ предприятия-изготовителя.

A.13 Для приклейки кристаллов рекомендуется использовать клей ТОК 2 ШКФЛО.028.002ТУ.

A.14 Допускается не более двух контактирований («отпечатков») на контактных площадках кристаллов микросхем при условии сохранения соответствия их внешнего вида требованиям метода 405-1.1 ОСТ 11 073.013 и описанию внешнего вида кристаллов ГАВЛ.431432.006Д2.

Инв. № подл.	Подл. и дата	Инв. № дубл.	Подл. и дата
2210	2013.07.07		

Изм	Лист	№ докум.	Подп.	Дата	Лист	72
					AEHB.431420.411TУ	

Приложение Б
(обязательное)
Сылочные нормативные документы

Обозначение документа, на который дана ссылка	Номер раздела, подраздела, пункта, подпункта, приложения ТУ, в котором дана ссылка
ГОСТ Р 57435	1.3
ГОСТ Р 57441	1.3
ГОСТ Р 54844	1.5.6
ГОСТ 18683.1	3.6.2.1, 3.6.2.2, 3.6.2.3, 3.6.2.4
ГОСТ 18683.2	3.6.2.5
ГОСТ 20824	таблица 5, 5.4.9
ГОСТ 21930	рисунки 1, 2
ГОСТ 19783	5.4.10, рисунок 2
ГОСТ 5962-004.10	2.6.2
ГОСТ РВ 20.39.412	1.5.6, 2.2.28, 2.12.1
ГОСТ РВ 20.39.413	таблица 5
ГОСТ РВ 20.39.414.2	2.6.1
ГОСТ РВ 20.57.414	таблица 5
ГОСТ РВ 20.57.415	2.6.2
ГОСТ РВ 20.57.416	таблица 5
ОСТ В 11 0998	1, 1.1, 1.3, 1.4, 2, 2.4, 2.5, 2.6.2, 2.8, 2.9, 2.11, 3, 3.1, 3.2, 3.4, 3.5.2.1, 3.5.3.1, 3.5.4.1, 3.7, таблица 5, 4, 5.1, 5.3, 6, 7
ОСТ 11 073.013	2.5, таблица 5, таблица 6, А.14 приложения А
ОСТ 11 073.063	5.4.10
ОСТ 11 073.944	3.6.7
РД 11 0723	1.1, 1.5.5, приложение А, А.11 приложения А
РД 22.12.191	таблица 5
РД В 319.03.22	2.6.2
РД В 319.03.24	2.6.2
РД В 319.03.30	2.6.2
РД В 319.03.31	2.6.2
РД В 319.03.37	2.6.2
РД В 319.03.58	2.6.2
ТУ 6-21-14	5.4.9, таблица 5
ШКФЛО.028.002ТУ	А.13 приложения А

Инв. № подп.	Подп. и дата	Инв. № дубл.	Подп. и дата

22.10
2017

Изм	Лист	№ докум.	Подп.	Дата	Лист AEHB.431420.411TУ

Приложение В

(обязательное)

Термины, определения, сокращения и буквенные обозначения параметров, не установленные действующими стандартами

Термины	Буквенное обозначение параметра	Определение
Ток доопределения внешнего вывода до низкого уровня	I_{IRL}	Значение тока, протекающего через внутренний резистор, подключенный между общей шиной GND и внешним выводом микросхемы, и обеспечивающего формирование потенциала низкого уровня на внешнем выводе
Ток доопределения внешнего вывода до высокого уровня	I_{IRH}	Значение тока, протекающего через внутренний резистор, подключенный между шиной напряжения питания Ucc и внешним выводом микросхемы, и обеспечивающего формирование потенциала высокого уровня на внешнем выводе
Напряжение низкого уровня, подаваемое на выход микросхемы в состоянии «Выключено»	U_{OZL}	Значение напряжения низкого уровня, подаваемое на выход микросхемы при измерении выходного тока I_{OZL} в состоянии «Выключено»
Напряжение высокого уровня, подаваемое на выход микросхемы в состоянии «Выключено»	U_{OZH}	Значение напряжения высокого уровня, подаваемое на выход микросхемы при измерении выходного тока I_{OZH} в состоянии «Выключено»
Импульсный ток потребления	I_{CCP}	Значение тока, потребляемого интегральной микросхемой от источника питания, в течение времени, равного воздействию внешнего воздействующего фактора (ВВФ) с характеристиками 7.И ₁ , 7.И ₆ , 7.И ₇

Инв. № подл.	Подл. и дата	Инв. №	Взам. инв. №	Подл. и дата
2.210	2.2.13.04.21			

Изм	Лист	№ докум.	Подп.	Дата	АЕНВ.431420.411ТУ	Лист
						74

Приложение Г
(обязательное)

Средства измерений, испытательное и вспомогательное оборудование

Наименование средства измерений	Тип средства измерений
Измерительная система	HP 82000
Измерительная система	HP 83000
Комплекс измерительный	ГАВЛ.410174.001
Вольтметр универсальный цифровой	GDM-8135
Измеритель емкостей	E7-12
Осциллограф	C1-68
Дозиметр термолюминесцентный универсальный	ДТУ-01
Весы лабораторные равноплечевые	ВЛР-200
Генератор одиночных импульсов напряжения	ЭМИ-0501
Лабораторный блок питания	SPS-3610

Примечание – Допускается применять аналогичные средства измерений, обеспечивающие определение метрологических характеристик с требуемой точностью.

Наименование вспомогательного оборудования	Тип оборудования
Испытательное рабочее место	№ 426ИРМ2

Примечание – Допускается применять аналогичное вспомогательное оборудование, обеспечивающее определение метрологических характеристик с требуемой точностью.

Наименование прибора (оборудования)	Тип прибора (оборудования)
Акустическая установка	АУ-1
Стенд ЭТТ	СЭТТ.ИМЭ-2400-040-М
Устройство коммутации	ГАВЛ.660.661
Камера тепла и холода	МС-811Р
Камера пониженного атмосферного давления	Turborack
Импульсный ускоритель электронов	АРСА
Лазерный источник	РАДОН-8 или РАДОН-5М

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
1416	20.12.04.27			

АЕНВ.431420.411ТУ

Лист

75

Наименование прибора (оборудования)	Тип прибора (оборудования)
Ускоритель электронов	У-31/33 или РЭЛУС
Рентгеновский источник	РИК-0401
Изотопная установка	Гамма Панорама МИФИ
Стенд для испытания в диапазоне температур	СЗТМ-0201
Генератор одиночных импульсов напряжения	ЭМИ-0501
Испытательное рабочее место	№ 426ИРМ2
Лабораторный блок питания	SPS-3610
Камера тепла и холода	ESPEC MC-811 P
Камера тепла и холода	Tabay MC-71
Испытательный стенд на воздействие статэлектричества	СИСЭ-5,0
Установка вибрационная электродинамическая	V650 НРАК-СЕ
Детектор лазерного излучения	БКЛИ-2М

П р и м е ч а н и е – Допускается применение приборов, отличных от указанных в перечне, но обеспечивающих проверку требуемых параметров и заданную точность измерения. Перечень дополнительных контрольно-измерительных приборов, при необходимости, приводят в картах заказа.

Инв. № подл.	Подп. и дата	Инв. №	Взам. инв. №	Инв. № дубл.	Подп. и дата
29710	29.04.27				

Изм	Лист	№ докум.	Подп.	Дата	Лист
					76

АЕНВ.431420.411ТУ

Приложение Д
(обязательное)
Перечень прилагаемых документов

1 Габаритный чертеж	УКВД.430109.535ГЧ
2 Чертеж кристалла ¹⁾	ГАВЛ.431432.076
3 Схема электрическая функциональная	ГАВЛ.431421.001Э2
4 Описание образцов внешнего вида микросхем	ГАВЛ.431260.460Д2
5 Описание внешнего вида микросхем интегральных в бескорпусном исполнении на общей пластине ¹⁾	ГАВЛ.431432.006Д2
6 Таблица норм ¹⁾	ГАВЛ.431421.001ТБ

Инв. № подл.	Подл. и дата	Инв. № дубл.	Подл. и дата
2210	22.02.17		

¹⁾ Документы высыпают предприятиям, стоящим на абонентском учёте, по специальному запросу.

АЕНВ.431420.411ТУ

Лист

77

Изм	Лист	№ докум.	Подп.	Дата

Приложение Е
(обязательное)

**Нумерация, обозначение и наименование выводов корпусной микросхемы
5315ЕУ015**

Номер вывода микросхемы	Буквенное обозначение вывода микросхемы	Наименование вывода микросхемы
01	VCC	Питание («плюс» источника питания).
02	NOUNDR	Вход признака «напряжение питания ниже нормы», активный — низкий. Генератор тактовой частоты продолжает работать.
03	NORM	Выход признака нормальной работы. Низкий уровень — нештатная ситуация: выход питания за пределы допустимого или КЗ.
04	ENABLE	Вход разрешения высоким уровнем. Низким уровнем ШИМ блокируется, но генератор тактовой частоты продолжает работать.
05	EXTCLK	Вход внешнего тактового сигнала. Если не используется — соединить с общим проводом.
06	OSCIN	Вход внутреннего тактового генератора для подключения частото-задающей RC цепи. При внешнем тактировании нет необходимости в подключении.
07	OSCOUP	Выход тактового сигнала (при работе с внутренним генератором служит для подключения резистора частотозадающей RC цепи).
08	CLKOUT	Выход инверсного тактового сигнала (для подключения RC цепи, обеспечивающей задержку тактового сигнала).
09	CLKDLY	Вход формирователя задержанного тактового сигнала (для подключения RC цепи, обеспечивающей задержку)
10	SLOPE	Выход управления скважностью ШИМ.
11	SHTDUR	Вход подключения конденсатора на землю, определяющего время блокировки при обнаружении КЗ.
12	SFTIN	Вход подключения конденсатора, обеспечивающего плавный запуск ШИМ.
13	SFTOUT	Выход подключения конденсатора, обеспечивающего плавный запуск ШИМ.
14	SHT	Вход признака срабатывания защиты от КЗ, независимый от задержки на выводе 17. Активный — высокий.
15	GND	Общий провод («минус» источника питания, «земля»)
16	NOSHT	Вход признака срабатывания защиты от КЗ. Активный — низкий.
17	SHTOFF	Выход подключения конденсатора на землю, определяющего время блокировки срабатывания триггера КЗ
18	VCCQ	Питание силового буфера
19	GNDQ	«Земля» силового буфера
20	Q	Прямой выход силового буфера
21	Q	Прямой выход силового буфера
22	GNDQ	«Земля» силового буфера

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
Л2210	2023.04.27			

Изм	Лист	№ докум.	Подп.	Дата	АЕНВ.431420.411ТУ	Лист
						78

Номер вывода микросхемы	Буквенное обозначение вывода микросхемы	Наименование вывода микросхемы
23	QB	Инверсный выход силового буфера
24	QB	Инверсный выход силового буфера
25	GNDQ	«Земля» силового буфера
26	VCCQ	Питание силового буфера
27	TEST	Тестовый вход блокировки. Активный — высокий. Используется только на этапе проверки микросхемы. Все остальное время должен быть подключён к земле.
28	OVER	Вход признака «напряжение питания выше нормы», активный — высокий. Генератор тактовой частоты продолжает работать.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2210	<i>Жан 13 сб. 27</i>			

Изм	Лист	№ докум.	Подп.	Дата	АЕНВ.431420.411ТУ	Лист
						79

Приложение Ж
(обязательное)

Нумерация, обозначение и наименование контактных площадок бескорпусной микросхемы 5315ЕУ01Н4

Номер площадки кристалла	Буквенное обозначение площадки кристалла	Наименование вывода микросхемы
01	VCC	Питание («плюс» источника питания).
02	NOUNDR	Вход признака «напряжение питания ниже нормы», активный — низкий. Генератор тактовой частоты продолжает работать.
03	NORM	Выход признака нормальной работы. Низкий уровень — нештатная ситуация: выход питания за пределы допустимого или КЗ.
04	ENABLE	Вход разрешения высоким уровнем. Низким уровнем ШИМ блокируется, но генератор тактовой частоты продолжает работать.
05	EXTCLK	Вход внешнего тактового сигнала. Если не используется — соединить с общим проводом.
06	OSCIN	Вход внутреннего тактового генератора для подключения частотогенерирующей RC цепи. При внешнем тактировании нет необходимости в подключении.
07	OSCOUT	Выход тактового сигнала (при работе с внутренним генератором служит для подключения резистора частотогенерирующей RC цепи).
08	CLKOUT	Выход инверсного тактового сигнала (для подключения RC цепи, обеспечивающей задержку тактового сигнала).
09	CLKDLY	Вход формирователя задержанного тактового сигнала (для подключения RC цепи, обеспечивающей задержку)
10	SLOPE	Выход управления скважностью ШИМ.
11	SHTDUR	Вход подключения конденсатора на землю, определяющего время блокировки при обнаружении КЗ.
12	SFTIN	Вход подключения конденсатора, обеспечивающего плавный запуск ШИМ.
13	SFTOUT	Выход подключения конденсатора, обеспечивающего плавный запуск ШИМ.
14	SHT	Вход признака срабатывания защиты от КЗ, независимый от задержки на выводе 17. Активный — высокий.
15	GND	Общий провод («минус» источника питания, «земля»)
16	NOSHT	Вход признака срабатывания защиты от КЗ. Активный — низкий.
17	SHTOFF	Выход подключения конденсатора на землю, определяющего время блокировки срабатывания триггера КЗ
18	VCCQ	Питание силового буфера
19	GNDQ	«Земля» силового буфера
20	Q	Прямой выход силового буфера
21	Q	Прямой выход силового буфера
22	GNDQ	«Земля» силового буфера

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
2240	Лист 130ч.4			

Изм	Лист	№ докум.	Подп.	Дата	АЕНВ.431420.411ТУ	Лист

Номер площадки кристалла	Буквенное обозначение площадки кристалла	Наименование вывода микросхемы
23	QB	Инверсный выход силового буфера
24	QB	«Земля» силового буфера
25	GNDQ	Питание силового буфера
26	VCCQ	
27	TEST	Тестовый вход блокировки. Активный — высокий. Используется только на этапе проверки микросхемы. Все остальное время должен быть подключён к земле.
28	OVER	Вход признака «напряжение питания выше нормы», активный — высокий. Генератор тактовой частоты продолжает работать.

Инв. № подл.	Подп. и дата	Инв. №	Инв. № дубл.	Подп. и дата
2210	Островчук			

Изм	Лист	№ докум.	Подп.	Дата	AЕНВ.431420.411ТУ	Лист
						81

Приложение И
(справочное)

Структурная схема микросхемы

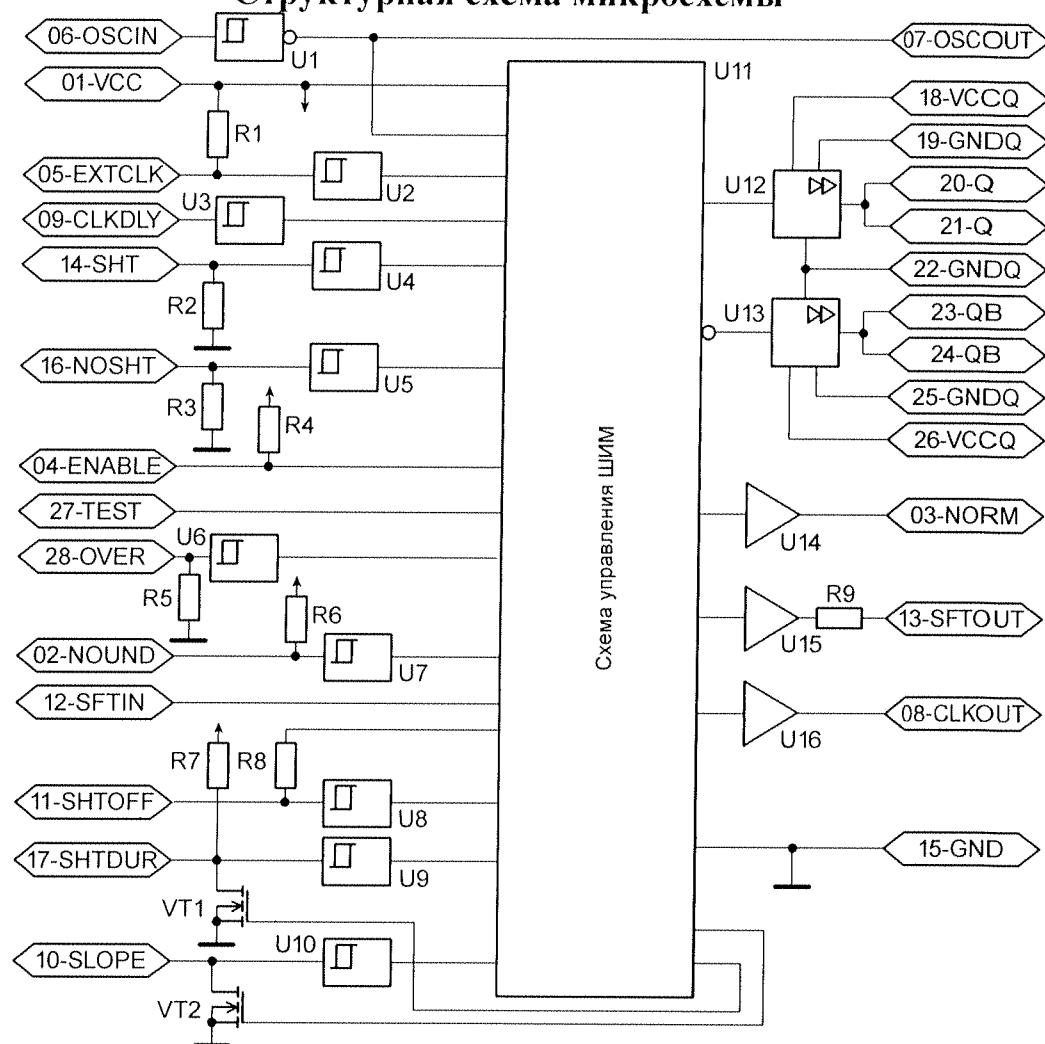


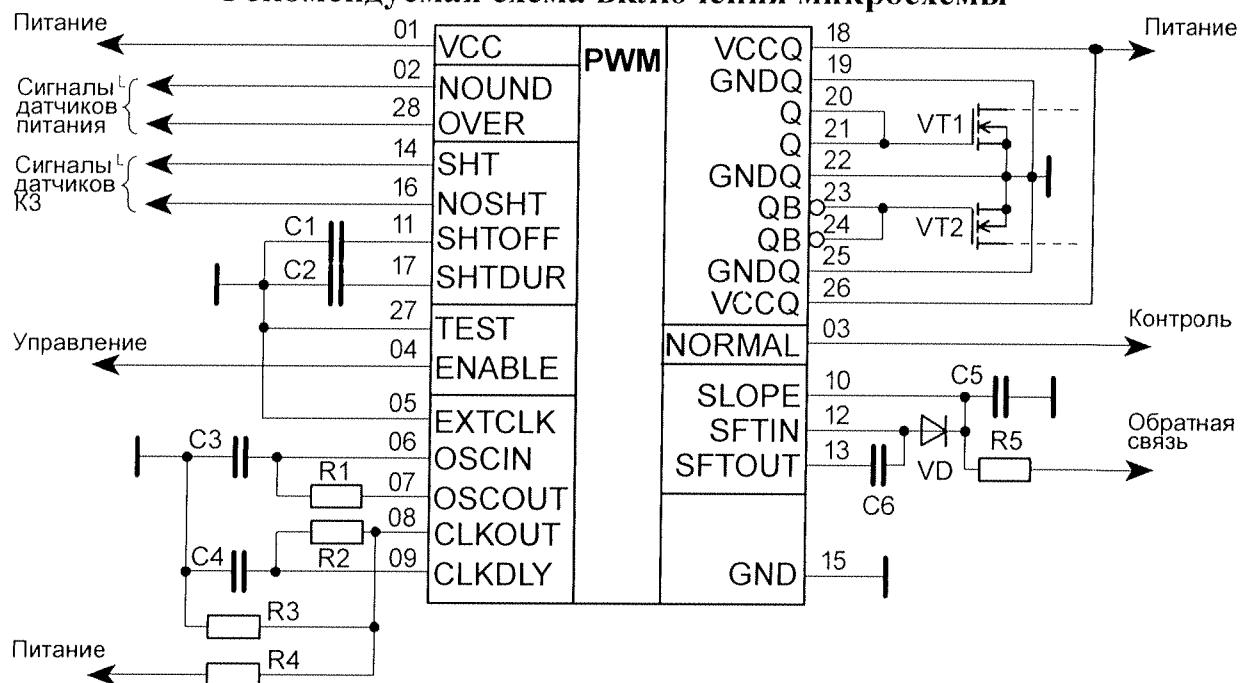
Рисунок И.1 – Структурная схема микросхемы

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
Лист 10	Лист 130621			

АЕНВ.431420.411ТУ

Приложение К
 (справочное)

Рекомендуемая схема включения микросхемы



Назначение компонентов схемы:

PWM — микросхема интегральная 5315ЕУ015.

C1 (1 мкФ) — конденсатор, задающий время отключения ШИМ при перегрузке.

C2 (0,1 мкФ) — конденсатор, задающий время задержки отключения ШИМ при перегрузке.

C3 (36 пФ), R1 (51 кОм) — цепочка, задающая частоту внутреннего тактового генератора.

C4 (20 пФ), R2...R4 (5,1 кОм) — компоненты, задающие время задержки тактовых импульсов.

VT1, VT2 — внешние силовые ключи импульсного ВИП. Входная емкость может достигать 3 нФ.

C5 (33 пФ), R5 (300 кОм) — компоненты, задающие скважность импульсов, управляющих внешними силовыми ключами.

C6 (20 нФ) и VD — компоненты, обеспечивающие плавный запуск ВИП.

Рисунок И.1 — Рекомендуемая схема включения микросхемы

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
2.2.10	Документ			

Приложение Л (справочное)

Зависимость частоты генератора от внешних элементов

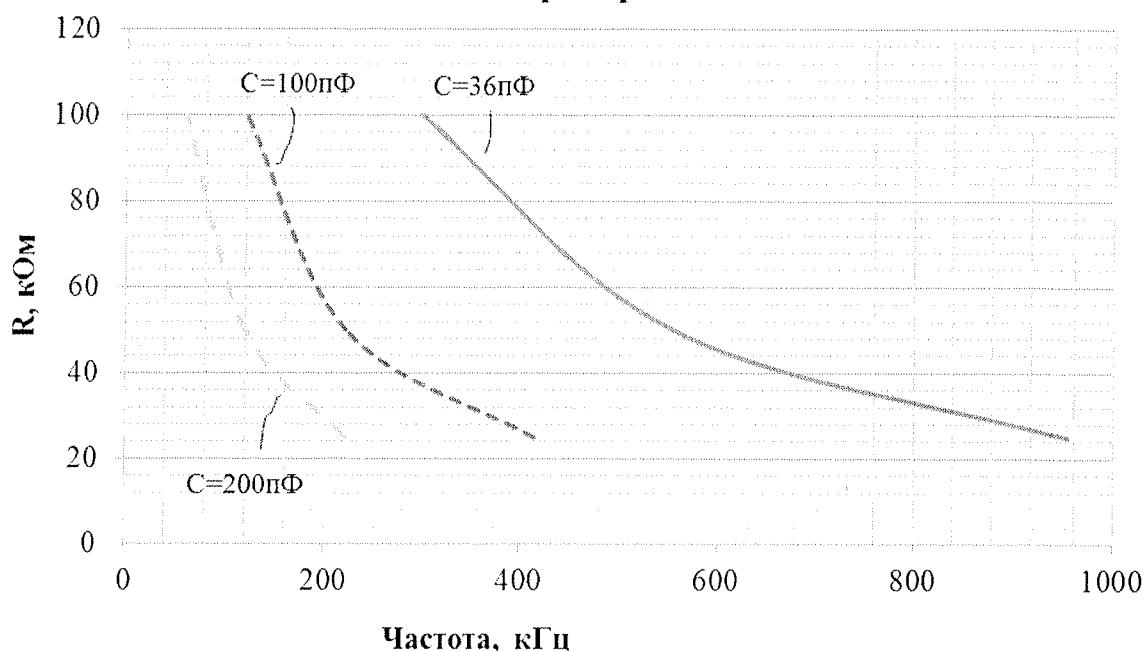


Рисунок Л.1 – Зависимость частоты генератора от внешних элементов при $V_{CC} = 5,0$ В (расчетное значение)

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2210	Олег Тючков			

Изм	Лист	№ докум.	Подп.	Дата	AЕНВ.431420.411ТУ	Лист
						84

ЛИСТ РЕГИСТРАЦИИ ИЗМЕНЕНИЙ

Изм.	Номера листов (страниц)				Всего листов (страниц)	№ документа	Входящий № сопроводительного документа и дата	Подпись	Дата
	Измененных	Замененных	Новых	Аннулированных					
1	1.2	—	—	—	85	ГАЗД 16-2020	—	Руф	13.04.2021
2	1.2	1	—	—	85	ГАЗД 31-2020	—	Руф	13.04.2021

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
Л.Л.Ильин	13.04.21			

Изм	Лист	№ докум.	Подп.	Дата	АЕНВ.431420.411ТУ		Лист
							85