

УТВЕРЖДЕНЫ
СОВМЕСТНО С ЗАКАЗЧИКОМ
АЕНВ.431260.290ТУ-ЛУ
«25» 12 2018 г.

МИКРОСХЕМЫ ИНТЕГРАЛЬНЫЕ
НА БАЗОВЫХ КРИСТАЛЛАХ

СЕРИИ 5529ТР

ТЕХНИЧЕСКИЕ УСЛОВИЯ

АЕНВ.431260.290ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1574	Гарифов Р.Р. 12.12.18			

2018

Содержание

Перв. примен.			ГАВЛ.431268.022
Справ. №			
Инв. № подп. 15574 Подп. и дата 02.09.19			
Изв. № подп. Взам. инв. № ИНВ. № Подп. и дата			
Подп. и дата 02.09.19			
Изм. Лист № докум. Подп. Дата			
Разраб. Белов 10.12.18			
Пров. Тикашкин 10.12.18			
Т. контр. Терпигорева 10.12.18			
Н. контр. Казаков 10.12.18			
Утв. Денисов 10.12.18			
8			
АЕНВ.431260.290ТУ			
Микросхемы интегральные на базовых кристаллах серии 5529ТР Технические условия			
Лит. Лист Листов			
А 2 137			

3.4 Гарантии выполнения требований к изготовлению микросхем	23
3.5 Правила приемки.....	23
3.6 Методы контроля	25
3.7 Гарантии выполнения требований к микросхемам	27
4 Транспортирование и хранение	59
5 Указания по применению и эксплуатации.....	59
6 Справочные данные.....	61
7 Гарантии предприятия-изготовителя.	
Взаимоотношения изготовитель – потребитель	65
Приложение А (обязательное). Уточнение ТУ при поставке микросхем в бескорпусном исполнении на общей пластине в соответствии с требованиями РД 11 0723.....	126
Приложение Б (обязательное). Ссылочные нормативные документы.....	130
Приложение В (обязательное). Термины, определения, сокращения и буквенные обозначения параметров, не установленные действующими стандартами.....	131
Приложение Г (обязательное). Контрольно-измерительные приборы и оборудование	132
Приложение Д (обязательное). Перечень прилагаемых документов.....	134
Приложение Е. Нумерация выводов GND (0 В, «Общий вывод») и выводов V _{CC} («Питание»). для корпусов микросхем серии 5529ТР.....	136

Инв. № подп.	Подп. и дата	Инв. №	Взам. инв. №	Подп. и дата
15734	<i>Лист 04.16</i>			

Изм	Лист	№ докум.	Подп.	Дата	Лист	3
					AЕНВ.431260.290ТУ	

1 Общие положения

Общие положения – по ОСТ В 11 0998 с дополнениями и уточнениями, приведенными в настоящем разделе.

1.1 Область применения

Настоящие технические условия (ТУ) распространяются на микросхемы интегральные на основе базовых кристаллов (БК) серии 5529ТР и полузаузанные интегральные микросхемы (далее – микросхемы), выпускаемые на основе этих БК.

Микросхемы, поставляемые по настоящим ТУ, должны удовлетворять требованиям ОСТ В 11 0998 и требованиям, установленным в соответствующих разделах настоящих ТУ.

Нумерация разделов, подразделов и пунктов, принятая в настоящих ТУ, соответствует нумерации аналогичных разделов, подразделов и пунктов ОСТ В 11 0998.

Если в ТУ требуется дополнение или уточнение какого-либо подраздела ОСТ В 11 0998, то в соответствующем подразделе ТУ приведены только положения, дополняющие или уточняющие данный подраздел ОСТ В 11 0998. Остальные положения этого подраздела – по ОСТ В 11 0998.

В ТУ не приведены пункты ОСТ В 11 0998, не требующие уточнений, при этом нумерация остальных пунктов сохранена в соответствии с ОСТ В 11 0998.

Микросхемы, включенные в настоящие ТУ, поставляются также в бескорпусном исполнении на общей пластине, неразделенные – модификация 4 в соответствии с требованиями РД 11 0723. Положения, уточняющие ТУ в части поставки микросхем по РД 11 0723, изложены в приложении А.

Микросхемы, поставляемые по настоящим ТУ, являются конструктивно-подобными и конструктивно-подобны микросхемам серий 5529TH034, 5529TH054A, 5529TH054B, 5529TH064, 5529TH084, 529TH114, 5529TH114A.

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
15717	Лиф. В.А. 24.11.19			

Изм	Лист	№ докум.	Подп.	Дата	Лист	4
					АЕНВ.431260.290ТУ	

1.2 Нормативные ссылки

В настоящих ТУ использованы ссылки на стандарты и нормативные документы, приведенные в приложении Б.

1.3 Определения, обозначения и сокращения

Термины, определения, сокращения и буквенные обозначения параметров – по ОСТ В 11 0998, ГОСТ Р 57435 и ГОСТ Р В 20.57.412.

Термины, определения, сокращения и буквенные обозначения параметров, не установленные действующими стандартами, приведены в приложении В.

1.4 Приоритетность НД

Приоритетность НД – по ОСТ В 11 0998.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1512	Дуб. 07.10			

Изм	Лист	№ докум.	Подп.	Дата	Лист
					5

1.5 Классификация, основные параметры и размеры

1.5.1 Типы БК приведены в таблице 1.

Типы (типономиналы) поставляемых полузаизанных микросхем на основе БК приведены в таблице 1.1.

1.5.2 Категория качества микросхем – «ВП».

1.5.5 Пример обозначения микросхем при заказе (в договоре на поставку):

Микросхема 5529TP015-X¹⁾ – АЕНВ.431260.290ТУ, корпус МК 5123.28–1.01, карта заказа²⁾.

Пример обозначения микросхем, предназначенных для автоматизированной сборки (монтажа) аппаратуры, при заказе (в договоре на поставку):

Микросхема 5529TP015-X¹⁾ – АЕНВ.431260.290ТУА, корпус МК 5123.28–1.01, карта заказа²⁾.

Пример обозначения бескорпусных микросхем, поставляемых на общей пластине, при заказе (в договоре на поставку):

Микросхема 5529TP01H4-X³⁾ – АЕНВ.431260.290ТУ, карта заказа⁴⁾, РД 11 0723.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1514	Лист 04/19			

¹⁾ X – Регистрационные номера карт заказа (цифровые или буквенно-цифровые коды), указанные в обозначении полузаизанных микросхем на основе БК в соответствии с таблицей 1.1.

²⁾ Децимальные номера карт заказа в соответствии с таблицей 1.1.

³⁾ Регистрационные номера карт заказа (цифровые или буквенно-цифровые коды), указанные в обозначении полузаизанных микросхем на основе БК в соответствии с таблицей А.1.1 приложения А.

⁴⁾ Децимальные номера карт заказа в соответствии с таблицей А.1.1 приложения А.

Изм	Лист	№ докум.	Подп.	Дата	Лист	6
					АЕНВ.431260.290ТУ	

Таблица 1 – Типы БК

Условное обозначение БК	Основное функциональное назначение	Классификационные параметры в нормальных климатических условиях (буквенное обозначение, единица измерения)				Обозначение комплекта конструкторской документации	Обозначение схемы электрической	Обозначение габаритного (сборочного) чертежа	Условное обозначение корпуса	Обозначение описания образцов внешнего вида	Количество элементов в схеме электрической (количество эквивалентных вентилей), не менее	Группа типов (испытательная группа)	Код ОКП	
		Выходное напряжение высокого уровня U_{OH} , В, не менее	Выходное напряжение низкого уровня U_{OL} , В, не более	Ток потребления I_{CC} , мА, не более	Напряжение питания U_{CC} , В, не более									
5529TP015	Базовый кристалл (БК)	$(U_{CC}-0,3)^{1)}$	0,3 ¹⁾	10,0	3,63	ГАВЛ.431268.022	ГАВЛ.431268.022Э1	УКВД.430109.535ГЧ	МК 5123.28–1.01	ГАВЛ.431260.460Д2	156 000(39 000)	1 (1)		
5529TP024						ГАВЛ.431268.013	ГАВЛ.431268.013Э1	УКВД.430109.564ГЧ	МК 4217.44–1	ГАВЛ.431269.045Д2	292 000(73 000)	1 (2)		
5529TP034						ГАВЛ.431268.014	ГАВЛ.431268.014Э1	УКВД.430109.571ГЧ	МК 4239.68–2		800 000(200 000)	1 (3)		
5529TP034A								УКВД.430109.564ГЧ	МК 4217.44–1		1 (2)			
5529TP044						ГАВЛ.431268.015	ГАВЛ.431268.015Э1	УКВД.430109.575ГЧ	МК 4247.100–3		1 600 000(400 000)	1 (4)		
5529TP044A								УКВД.430109.571ГЧ	МК 4239.68–2		1 (3)			
5529TP054						ГАВЛ.431268.016	ГАВЛ.431268.016Э1	УКВД.430109.581ГЧ	МК 4248.144–3		3 200 000(800 000)	1 (5)		
5529TP054A								УКВД.430109.575ГЧ	МК 4247.100–3		1 (4)			
5529TP064						ГАВЛ.431268.017	ГАВЛ.431268.017Э1	УКВД.430109.595ГЧ	МК 4249.176–2		3 940 000(985 000)	1 (6)		
5529TP074						ГАВЛ.431268.018	ГАВЛ.431268.018Э1	УКВД.430109.596ГЧ	МК 4250.208–2		5 260 000(1 315 000)	1 (7)		
5529TP074A								УКВД.430109.595ГЧ	МК 4249.176–2		1 (6)			
5529TP084						ГАВЛ.431268.019	ГАВЛ.431268.019Э1	УКВД.430109.558ГЧ	МК 4245.240–7		7 240 000(1 810 000)	1 (8)		
5529TP084A								УКВД.430109.596ГЧ	МК 4250.208–2		1 (7)			
5529TP094						ГАВЛ.431268.020	ГАВЛ.431268.020Э1	УКВД.430109.560ГЧ	МК 4251.304–2		11 060 000(2 765 000)	1 (9)		
5529TP094A								УКВД.430109.559ГЧ	МК 4244.256–4		1 (10)			
5529TP104						ГАВЛ.431268.021	ГАВЛ.431268.021Э1	УКВД.430109.537ГЧ	МК 4254.352–2		16 960 000(4 240 000)	1 (11)		
5529TP104A								УКВД.430109.560ГЧ	МК 4251.304–2		1 (9)			

¹⁾ При I_{OH} от 1 до 12,0 мА, I_{OL} от 1 до 12,0 мА.

Инв. № подл. Подп. и дата

Взам. инв. №

Подп. и дата

Инв. № подл.

Подп. и дата

Инв. № подл.

Подп. и дата

Инв. № подл.

Подп. и дата

Таблица 1.1 – Типы (типономиналы) поставляемых полузаизданных микросхем серии 5529TP

Условное обозначение микросхемы	Основное функциональное назначение	Обозначение комплекта конструкторской документации	Обозначение схемы электрической	Обозначение карты заказа	Номер магнитного носителя	Количество элементов в схеме электрической (количество эквивалентных вентилей)	Группа типов (испытательная группа)	Код ОКП	Условное обозначение корпуса
5529TP015-674	Микросхема, реализующая набор из 124 комбинационных функций	ГАВЛ.431268.674	ГАВЛ.431268.674Э2	ГАВЛ.431268.674Д16	ГАВЛ.431268.674MH	50 784(12 996)	1(1)		МК 5123.28-1.01
5529TP015-675	Микросхема, реализующая набор из 511 типовых блоков	ГАВЛ.431268.675	ГАВЛ.431268.675Э2	ГАВЛ.431268.675Д16	ГАВЛ.431268.675MH	124 576(31 144)	1(1)		МК 5123.28-1.01
5529TP024-742	Микросхема мультиплексирования данных, включая аналоговые	ГАВЛ.431268.742	ГАВЛ.431268.742Э2	ГАВЛ.431268.742Д16	ГАВЛ.431268.742MH	144 000(36 000)	1(2)	6331413345	МК 4217.44-1
5529TP015-696	Микросхема многорежимного приёмопередатчика интерфейса LVDS	ГАВЛ.431268.696	ГАВЛ.431268.696Э2	ГАВЛ.431268.696Д16	ГАВЛ.431268.696MH	28 757	1(1)	6331413355	МК 5123.28-1.01
5529TP015-695	Микросхема многорежимного приёмопередатчика интерфейса M-LVDS	ГАВЛ.431268.695	ГАВЛ.431268.695Э2	ГАВЛ.431268.695Д16	ГАВЛ.431268.695MH	44 134	1(1)	6331413365	МК 5123.28-1.01
5529TP064-682	Микросхема многорежимного приёмопередатчика/коммутатора интерфейса SpaceWire	ГАВЛ.431268.682	ГАВЛ.431268.682Э2	ГАВЛ.431268.682Д16	ГАВЛ.431268.682MH	1 850 664(462 666)	1(6)	6331413375	МК 4249.176-2
5529TP054A-677	Микросхема двухпортового ОЗУ с кодом Хемминга объёмом 4K*8	ГАВЛ.431268.677	ГАВЛ.431268.677Э2	ГАВЛ.431268.677Д16	ГАВЛ.431268.677MH	1 397 964(349 491)	1(4)		МК 4247.100-3
5529TP104-739	Микросхема многорежимной свёртки двухмерного сигнала	ГАВЛ.431268.739	ГАВЛ.431268.739Э2	ГАВЛ.431268.739Д16	ГАВЛ.431268.739MH		1(11)	6331413385	МК 4254.352-2
5529TP094-740	Микросхема контроллера сбоестойчивого ОЗУ	ГАВЛ.431268.740	ГАВЛ.431268.740Э2	ГАВЛ.431268.740Д16	ГАВЛ.431268.740MH	264 864(66 216)	1(9)	6331413395	МК 4251.304-2
5529TP034-741	Микросхема кодера/декодера обратимого сжатия данных	ГАВЛ.431268.741	ГАВЛ.431268.741Э2	ГАВЛ.431268.741Д16	ГАВЛ.431268.741MH	17 312(4 328)	1(3)	6331413405	МК 4239.68-2
5529TP054-728	Тестовая микросхема для проведения испытаний на стойкость к СВВФ	ГАВЛ.431268.728	ГАВЛ.431268.728Э2	ГАВЛ.431268.728Д16	ГАВЛ.431268.728MH	3 152 000(788 000)	1(5)	6331413415	МК 4248.144-3
5529TP015-678	Микросхема, реализующая набор из 32 функций мультиплексирования данных, счетчиков и регистров	ГАВЛ.431268.678	ГАВЛ.431268.678Э2	ГАВЛ.431268.678Д16	ГАВЛ.431268.678MH	32 120(8 030)	1(1)	6331413425	МК 5123.28-1.01
5529TP015-680	Микросхема, реализующая набор из 48 типовых блоков счётчиков, регистров и комбинационных схем	ГАВЛ.431268.680	ГАВЛ.431268.680Э2	ГАВЛ.431268.680Д16	ГАВЛ.431268.680MH	22 760(5690)	1(1)	6331413435	МК 5123.28-1.01
5529TP024-681	Микросхема, реализующая набор из 4 типовых блоков приемопередатчиков	ГАВЛ.431268.681	ГАВЛ.431268.681Э2	ГАВЛ.431268.681Д16	ГАВЛ.431268.681MH	2 708(677)	1(1)	6331413445	МК 42117.44-1
5529TP015-688	Микросхема, реализующая два 4-разрядных передатчика интерфейса LVDS	ГАВЛ.431268.688	ГАВЛ.431268.688Э2	ГАВЛ.431268.688Д16	ГАВЛ.431268.688MH	26 640	1(1)	6331413455	МК 5123.28-1.01
5529TP015-689	Микросхема, реализующая 4-разрядный передатчик и 4-разрядный приёмник интерфейса LVDS	ГАВЛ.431268.689	ГАВЛ.431268.689Э2	ГАВЛ.431268.689Д16	ГАВЛ.431268.689MH	23 890	1(1)	6331413465	МК 5123.28-1.01
5529TP015-697	Микросхема, реализующая два 4-разрядных приёмника интерфейса LVDS	ГАВЛ.431268.697	ГАВЛ.431268.697Э2	ГАВЛ.431268.697Д16	ГАВЛ.431268.697MH	29 525	1(1)	6331413475	МК 5123.28-1.01
5529TP015-698	Микросхема, реализующая два 4-разрядных передатчика интерфейса LVDM	ГАВЛ.431268.698	ГАВЛ.431268.698Э2	ГАВЛ.431268.698Д16	ГАВЛ.431268.698MH	41 808	1(1)	6331413485	МК 5123.28-1.01
5529TP015-699	Микросхема, реализующая 4-разрядный передатчик и 4-разрядный приёмник интерфейса LVDM	ГАВЛ.431268.699	ГАВЛ.431268.699Э2	ГАВЛ.431268.699Д16	ГАВЛ.431268.699MH	42 386	1(1)	6331413495	МК 5123.28-1.01

Инв. № подп. Подп. и дата
15712 24.11.19

2 Технические требования

Технические требования – по ОСТ В 11 0998 с дополнениями и уточнениями, приведенными в настоящем разделе.

Микросхемы изготавливают по комплектам конструкторской документации (КД), приведенным в таблице 1.

Перечень прилагаемых документов приведен в приложении Д.

2.1 Требования к конструкторской и технологической документации

2.1.8 Электрические схемы БК должны соответствовать приведенным на чертежах, указанных в таблице 1 и прилагаемых к ТУ.

Электрические схемы микросхем на основе БК серии 5529TP должны соответствовать приведенным на чертежах, указанных в таблице 1.1 и прилагаемых к картам заказа.

2.2 Требования к конструктивно-технологическому исполнению

2.2.8 Прочность крепления кристалла к монтажной площадке должна быть не менее 12,26 Н (1,25 кгс).

2.2.13 Выводы микросхем должны выдерживать без механических повреждений и нарушения герметичности микросхем воздействие растягивающей силы, направленной вдоль оси вывода:

– не менее 1,0 Н (0,1 кгс) для микросхем 5529TP024 и для микросхем 5529TP034A в корпусе МК 4217.44–1, для микросхем 5529TP034 и для микросхем 5529TP044A в корпусе МК 4239.68–2, для микросхем 5529TP044 и для микросхем 5529TP054A в корпусе МК 4247.100–3, для микросхем 5529TP054 в корпусе МК 4248.144–3, для микросхем 5529TP064 и для микросхем 5529TP074A в корпусе МК 4249.176–2, для микросхем 5529TP074 и для микросхем 5529TP084A в корпусе МК 4250.208–2, для микросхем 5529TP084 в корпусе МК 4245.240–7, для микросхем 5529TP094 и для микросхем 5529TP104A в корпусе МК 4251.304–2, для микросхем 5529TP094A в корпусе МК 4244.256–4, для микросхем 5529TP104 в корпусе МК 4254.352–2;

– для микросхем 5529TP015 в корпусе МК 5123.28–1.01 испытание на воздействие растягивающей силы не проводят.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1614	Лист 04 из 12			

Изм	Лист	№ докум.	Подп.	Дата	Лист	9
					AЕНВ.431260.290ТУ	

2.2.14 Прочность внутренних сварных соединений после герметизации должна быть:

- не менее 0,015 Н для проволоки диаметром 27,0 мкм;
- не менее 0,020 Н для проволоки диаметром 30,0 мкм.

2.2.22 Показатель герметичности микросхем со свободным внутренним объемом по эквивалентному нормализованному потоку должен быть не более $6,65 \cdot 10^{-3}$ Па•см³/с.

2.2.24 Масса микросхем должна быть:

- не более 0,5 г для микросхем 5529TP015 в корпусе МК 5123.28–1.01;
- не более 3,5 г для микросхем 5529TP024 и для микросхем 5529TP034A в корпусе МК 4217.44–1;
- не более 4,0 г для микросхем 5529TP034 и для микросхем 5529TP044A в корпусе МК 4239.68–2;
- не более 5,5 г для микросхем 5529TP044 и для микросхем 5529TP054A в корпусе МК 4247.100–3;
- не более 7,5 г для микросхем 5529TP054 в корпусе МК 4248.144–3;
- не более 8 г для микросхем 5529TP064 и для микросхем 5529TP074A в корпусе МК 4249.176–2;
- не более 16 г для микросхем 5529TP074 и для микросхем 5529TP084A в корпусе МК 4250.208–2;
- не более 18,0 г для микросхем 5529TP084 в корпусе МК 4245.240–7;
- не более 23 г для микросхем 5529TP094 и для микросхем 5529TP104A в корпусе МК 4251.304–2;
- не более 20,0 г для микросхем 5529TP094A в корпусе МК 4244.256–4;
- не более 29,0 г для микросхем 5529TP104 в корпусе МК 4254.352–2.

Масса микросхем без обводной рамки указана в справочных данных.

2.2.27 Общий вид, габаритные, установочные и присоединительные размеры микросхем должны соответствовать габаритным чертежам, указанным в таблице 1 и прилагаемым к ТУ.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. №	Подп. и дата
Изм. 15	Лист 02 из 10			

Изм	Лист	№ докум.	Подп.	Дата	Лист	10
					AEHB.431260.290TУ	

2.2.28 Микросхемы предназначены для ручной и автоматизированной сборки (монтажа) аппаратуры и соответствуют требованиям ГОСТ Р В 20.39.412:

- для микросхем 5529TP015 в корпусе 5123.28–1.01 установочная группа 7, вид исполнения 2;
- для микросхем 5529TP024 и для микросхем 5529TP034А в корпусе МК 4217.44–1, для микросхем 5529TP034 и для микросхем 5529TP044А в корпусе МК 4239.68–2, для микросхем 5529TP044 и для микросхем 5529TP054А в корпусе МК 4247.100–3, для микросхем 5529TP054 в корпусе МК 4248.144–3, для микросхем 5529TP064 и для микросхем 5529TP074А в корпусе МК 4249.176–2, для микросхем 5529TP074 и для микросхем 5529TP084А в корпусе МК 4250.208–2, для микросхем 5529TP084 в корпусе МК 4245.240–7, для микросхем 5529TP094 и для микросхем 5529TP104А в корпусе МК 4251.304–2, для микросхем 5529TP094А в корпусе МК 4244.256–4, для микросхем 5529TP104 в корпусе МК 4254.352–2 установочная группа 5, вид исполнения 8.

2.2.29 Внешний вид микросхем должен соответствовать описаниям образцов внешнего вида, указанным в таблице 1 и прилагаемым к ТУ.

2.2.30 Первый вывод микросхемы обозначен ключом, который:

- для микросхем 5529TP015 в корпусе МК 5123.28–1.01 находится на стороне корпуса, противоположной крышке (вид снизу), и является самым длинным выводом из всех выводов. Нумерация выводов на виде снизу – по часовой стрелке.
- для всех остальных микросхем серии 5529TP находится в левом нижнем углу корпуса. Левый нижний угол определяется по наибольшей фаске ребра корпуса. Первым выводом является левый нижний вывод корпуса. Нумерация выводов – против часовой стрелки.

2.2.32 Тепловое сопротивление кристалл-корпус не более:

- 15,0 °C/Вт для микросхем 5529TP015 в корпусе МК 5123.28–1.01;
- 15,0 °C/Вт для микросхем 5529TP024 и для микросхем 5529TP034А в корпусе МК 4217.44–1;
- 15,0 °C/Вт для микросхем 5529TP034 и для микросхем 5529TP044А в корпусе МК 4239.68–2;
- 15,0 °C/Вт для микросхем 5529TP044 и для микросхем 5529TP054А в корпусе МК 4247.100–3;

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. №	Подп. и дата
10512	Жуковский			

Изм	Лист	№ докум.	Подп.	Дата	Лист	11
					AEHB.431260.290ТУ	

- 20,0 °C/Вт для микросхем 5529TP054 в корпусе МК 4248.144–3;
- 20,0 °C/Вт для микросхем 5529TP064 и для микросхем 5529TP074А в корпусе МК 4249.176–2;
- 25,0 °C/Вт для микросхем 5529TP074 и для микросхем 5529TP084А в корпусе МК 4250.208–2;
- 25,0 °C/Вт для микросхем 5529TP084 в корпусе МК 4245.240–7;
- 30,0 °C/Вт для микросхем 5529TP094 и для микросхем 5529TP104А в корпусе МК 4251.304–2;
- 30,0 °C/Вт для микросхем 5529TP094А в корпусе МК 4244.256–4;
- 30,0 °C/Вт для микросхем 5529TP104 в корпусе МК 4254.352–2.

2.3 Требования к электрическим параметрам и режимам эксплуатации

2.3.1 Электрические параметры микросхем при приемке и поставке должны соответствовать нормам, установленным в таблице 2. Дополнительные электрические параметры, контролируемые при приемке и поставке микросхем, содержащих аналоговые блоки, должны быть указаны в карте заказа.

Микросхемы при всех допустимых значениях электрических режимов и внешних действующих факторов, указанных в настоящих ТУ, должны выполнять свои функции в соответствии с таблицами истинности при измерении электрических параметров и с алгоритмами контроля при функциональном контроле (ФК), приведенными в таблице норм ГАВЛ.431268.022ТБ и в картах заказа, указанных в таблице 1.1.

2.3.2 Электрические параметры микросхем в течение наработки до отказа при их эксплуатации в режимах и условиях, допускаемых настоящими ТУ, в пределах времени, равного сроку службы $T_{СЛ}$, должны соответствовать нормам при приемке и поставке, приведенным в таблице 2.

2.3.3 Электрические параметры микросхем в процессе и после воздействия специальных факторов должны соответствовать нормам, установленным в таблице 2 и в картах заказа для крайних значений рабочей температуры среды.

При этом в процессе и непосредственно после воздействия спецфактора 7.И с характеристиками 7.И₁, 7.И₆, 7.И₇ требования к значениям электрических параметров не предъявляют на время потери работоспособности, указанной в пункте 2.6.1.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. №	Подл. и дата
5529	Документ			

Изм	Лист	№ докум.	Подл.	Дата	Лист
					12

2.3.4 Электрические параметры микросхем в течение гамма-процентного срока сохраняемости при их хранении в условиях, допускаемых настоящими ТУ, должны соответствовать нормам при приемке и поставке, приведенным в таблице 2 и в картах заказа.

2.3.5 Диапазон напряжения питания U_{CC} микросхем должен быть от 2,70 до 3,63 В.

2.3.6 Значения предельно-допустимых и предельных режимов эксплуатации микросхем в диапазоне рабочих температур среды должны соответствовать нормам, установленным в таблице 3.

2.3.7 Порядок подачи и снятия напряжений питания U_{CC} и входных напряжений на микросхемы должен быть следующим:

- при включении на микросхемы сначала подается напряжение питания U_{CC} , а затем входные сигналы, или одновременно;
- при выключении напряжение питания U_{CC} снимается последним или одновременно с входными сигналами.

2.3.8 Микросхемы должны быть устойчивы к воздействию статического электричества (СЭ) с потенциалом не менее 2 000 В при использовании стандартных периферийных ячеек и не менее 1 000 В при использовании периферийных ячеек без верхнего защитного диода, что указывается в карте заказа.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. №	Подп. и дата
155/2	Григорьев А.Н.			

Изм	Лист	№ докум.	Подп.	Дата	Лист	13
					AЕНВ.431260.290ТУ	

Таблица 2 – Электрические параметры микросхем при приёмке и поставке

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. №	Подп. и дата
1574	Лист 02 из 10			

Наименование параметра, обозначение единицы физической величины, режим измерения	Буквенное обозначение параметра	Норма параметра		Температура среды ¹⁾ , °C
		не менее	не более	
1 Выходное напряжение низкого уровня, В при $U_{CC}=2,7$ В, I_{OL} от 1 до 12,0 мА	U_{OL}	-	0,3	+25±10 -60 +85
2 Выходное напряжение высокого уровня, В при $U_{CC}=2,7$ В, I_{OH} от 1 до 12,0 мА	U_{OH}	$U_{CC}-0,3$	-	+25±10 -60 +85
3 Ток потребления статический, мА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{CC}	-	10,0 ²⁾ 30,0 ²⁾	+25±10 -60 +85
4 Токи утечки низкого и высокого уровней на входе, мкА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{ILL}, I_{ILH}	-1,0 -3,0	1,0 3,0	+25±10 -60 +85
5 Выходной ток низкого и высокого уровней в состоянии «Выключено» на выводах выход (вход/выход), мкА при $U_{CC}=3,63$ В, $U_{OZH}(U_{IOZH})=U_{CC}$, $U_{OZL}(U_{IOZL})=0$ В	I_{OZL}, I_{OZH}	-1,0 -3,0	1,0 3,0	+25±10 -60 +85
6 Ток доопределения внешнего вывода до низкого уровня, мА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{RL}	0,01	2,0	+25±10 -60 +85
7 Ток доопределения внешнего вывода до высокого уровня, мА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{RH}	0,01	2,0	+25±10 -60 +85
8 Выходное напряжение низкого уровня при функциональном контроле, В при $U_{CC}=2,7$ В при $U_{CC}=3,63$ В	$U_{OL}^{ФК}$	-	0,4 0,4	+25±10 -60 +85
9 Выходное напряжение высокого уровня при функциональном контроле, В при $U_{CC}=2,7$ В при $U_{CC}=3,63$ В	$U_{OH}^{ФК}$	2,4 3,33	-	+25±10 -60 +85

AEHB.431260.290ТУ

Изм	Лист	№ докум.	Подп.	Дата	Лист
					14

Продолжение таблицы 2

Наименование параметра, обозначение единицы физической величины, режим измерения	Буквенное обозначение параметра	Норма параметра		Температура среды ¹⁾ , °C
		не менее	не более	
10 Время задержки на вентиль ³⁾ , пс при $U_{CC}=3,63$ В, $C_L \leq 150$ пФ	t_{DB}	-	60,0	+25±10
			100,0	-60 +85
11 Входная емкость, пФ	C_I	-	7,0	+25±10
			10,0	-60 +85
12 Выходная емкость, пФ	C_O	-	7,0	+25±10
			10,0	-60 +85
13 Емкость входа/выхода, пФ	$C_{I/O}$	-	7,0	+25±10
			10,0	-60 +85

¹⁾ Погрешность задания температуры составляет ± 3 °C.

²⁾ Значения могут быть уточнены в карте заказа.

³⁾ В карте заказа могут устанавливаться другие динамические параметры с указанием метода контроля.

П р и м е ч а н и е – Режимы измерения электрических параметров приведены в таблице 7.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
1517	Документ 12			

Изм	Лист	№ докум.	Подп.	Дата	Лист
					15

Т а б л и ц а 3 – Предельно-допустимые и предельные электрические режимы эксплуатации микросхем

Наименование параметра, обозначение единицы физической величины, режим измерения	Буквенное обозначение параметра	Предельно-допустимый режим		Предельный режим	
		не менее	не более	не менее	не более
1 Напряжение питания, В	U _{CC}	2,7	3,63	-0,4	4,0
2 Напряжение, прикладываемое к выводу закрытой микросхемы, В	U _{OZ}	0,0	U _{CC}	-0,4	U _{CC} +0,4, но не более 4,0
3 Входное напряжение низкого уровня, В	U _{IL}	0,0	0,4	-0,4	-
4 Входное напряжение высокого уровня, В	U _{IH}	U _{CC} -0,4	U _{CC}	-	U _{CC} +0,4, но не более 4,0
5 Выходной ток низкого уровня, мА	I _{OL}	-	12,0	-	24,0
6 Выходной ток высокого уровня, мА	I _{OH}	-	12,0	-	24,0
7 Емкость нагрузки, пФ	C _L	-	150,0	-	250,0

2.4 Требования по стойкости к воздействию механических факторов

Механические воздействия – по ОСТ В 11 0998.

Инв. № подл.	Подл. и дата	Инв. № дубл.	Подл. и дата
1517	Документ	1517	Документ

Изм	Лист	№ докум.	Подп.	Дата	AЕНВ.431260.290ТУ	Лист
						16

2.5 Требования по стойкости к воздействию климатических факторов

Климатические факторы – по ОСТ В 11 0998, в том числе:

- повышенная рабочая температура среды плюс 85 °C.
- повышенная предельная температура среды плюс 125 °C.
- пониженная рабочая температура среды минус 60 °C.
- пониженная предельная температура среды минус 60 °C.
- смена температур от пониженной предельной температуры среды минус 60 до повышенной предельной температуры среды плюс 125 °C.

Погрешность установки температуры при проведении испытаний – по ОСТ 11 073.013.

Требования по устойчивости к воздействию статической пыли не предъявляются.

2.6 Требования по стойкости к воздействию специальных факторов

2.6.1 Микросхемы должны быть стойкими к воздействию специальных факторов с характеристиками 7.И, 7.С, и 7.К в соответствии с ГОСТ Р В 20.39.414.2 с характеристиками по группам исполнения, приведенным в таблице 4.

Требования к специальным факторам с характеристиками 7.И₂–7.И₅, 7.И₈–7.И₁₁, 7.С₂, 7.С₃, 7.С₅, 7.С₆, 7.К₂, 7.К₃, 7.К₅–7.К₈ не предъявляются.

Инв. № подл.	Подп. и дата	Инв. № дубл.	Подп. и дата
15/32	Дарья Соколова		

Изм	Лист	№ докум.	Подп.	Дата	Лист
					17

Таблица 4 – Характеристики специальных факторов по группам исполнения

Виды специальных факторов	Характеристики специальных факторов	Значения характеристик специальных факторов
7.И	7.И ₁	5Y _C
	7.И ₆	0,5•5Y _C
	7.И ₇ -	0,2•5Y _C
	7.И ₈	4Y _C
7.С	7.С ₁	5Y _C
	7.С ₄	1,5•5Y _C
7.К	7.К ₁	1,5•2K
	7.К ₄	1,5•1K
	(7.К ₁ +7.К ₄)	1,5•1K
	7.К ₁₁ (7.К ₁₂)	64 МэВ•см ² /мг по катастрофическим отказам и тиристорному эффекту

Примечание – Требования по стойкости к воздействию специальных факторов с характеристиками по ГОСТ Р В 20.39.414.2, а также параметры-критерии годности к воздействию специальных факторов, для микросхем, содержащих аналоговые блоки, могут быть указаны в картах заказа.

Допускается в процессе и непосредственно после воздействия специальных факторов характеристики 7.И₆ времененная потеря работоспособности микросхем. По истечении 2,0 мкс от начала воздействия работоспособность восстанавливается. Отсчет времени потери работоспособности начинается с момента спада импульса воздействия до уровня 0,5 его амплитудного значения.

Параметрами-критериями годности микросхем к воздействию специальных факторов являются электрические параметры: выходное напряжение низкого и высокого уровня; статический ток потребления, токи утечки низкого и высокого уровней на входе; выходные токи низкого и высокого уровней в состоянии «Выключено», указанные в таблице 2 для крайних значений рабочей температуры, а также отсутствие отказов при функционировании в соответствии с таблицей работоспособности.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
157	2017.08.02	157	157	2017.08.02

Изм	Лист	№ докум.	Подп.	Дата	AЕНВ.431260.290ТУ	Лист
						18

2.6.2 Оценка соответствия микросхем требованиям стойкости к воздействию специальных факторов проводится по результатам определительных испытаний микросхем по ГОСТ РВ 20.57.415, ОСТ В 11 0998, ОСТ 11 073.013 (ч.10), РД В 319.03.22, РД В 319.03.24, РД В 319.03.31, РД В 319.03.37, РД В 319.03.58.

2.7 Требования по надежности

2.7.1 Наработка до отказа в режимах и условиях эксплуатации, допускаемых АЕНВ.431260.290ТУ, должна быть не менее 140 000 ч при температуре окружающей среды не более $(65 + 5)^\circ\text{C}$ и не менее 200 000 ч в облегченном режиме при $U_{CC} = 3,0 \text{ В} \pm 5\%$ и выходных токов I_{OL}, I_{OH} не более 50 % от предельно-допустимых значений, установленных в таблице 3.

2.8 Требования по стойкости к технологическим воздействиям при изготовлении радиоэлектронной аппаратуры

Требования по стойкости к технологическим воздействиям при изготовлении радиоэлектронной аппаратуры – по ОСТ В 11 0998.

2.9 Требования к совместимости микросхем

Требования к совместимости микросхем – по ОСТ В 11 0998.

2.10 Дополнительные требования к микросхемам

2.10.1 Микросхемы пожаробезопасны.

2.10.3 Содержание драгоценных металлов приводится в этикетке.

2.11 Требования к маркировке микросхем

Требования к маркировке микросхем – по ОСТ В 11 0998.

2.11.1 На каждой микросхеме должен быть нанесен регистрационный номер карты заказа. Допускается нанесение индивидуального номера микросхемы в партии, если это указано в договоре на поставку.

Для микросхем 5529TP015 на крышке вместо товарного знака указывается обозначение предприятия-изготовителя в виде квадрата с кодом «19».

Инв. № подл.	Подл. и дата	Подл. и дата	Инв. № дубл.	Взам. инв. №	Инв. №
5529	20.02.2018				

Изм	Лист	№ докум.	Подп.	Дата	AЕНВ.431260.290ТУ	Лист
						19

2.11.2 Чувствительность микросхем к статическому электричеству (СЭ) обозначается равносторонним треугольником.

2.12 Требования к упаковке

2.12.1 Микросхемы могут быть упакованы в спутники-носители для автоматизированной сборки (монтажа) аппаратуры по ГОСТ Р В 20.39.412 или в упаковочную тару для ручной сборки (монтажа) аппаратуры в соответствии с комплектом конструкторской документации, приведенным в таблице 1.

Конкретный вид упаковки указывается в договоре на поставку.

2.12.2 Маркировка упаковки должна содержать обозначение микросхем 5529TP015–X, 5529TP024–X, 5529TP034–X, 5529TP034A–X, 5529TP044–X, 5529TP044A–X, 5529TP054–X, 5529TP054A–X, 5529TP064–X, 5529TP074–X, 5529TP074A–X, 5529TP084–X, 5529TP084A–X, 5529TP094–X, 5529TP094A–X, 5529TP104–X, 5529TP104A–X, где X – регистрационный номер карты заказа в соответствии с таблицей 1.1.

Инв. № подл.	Подл. и дата	Инв. №	Взам. инв. №	Подл. и дата
ИБХ	27.02.04.19			

Изм	Лист	№ докум.	Подп.	Дата	АЕНВ.431260.290ТУ	Лист
						20

3 Требования к обеспечению и контролю качества

Требования к обеспечению и контролю качества – по ОСТ В 11 0998 с дополнениями и уточнениями, изложенными в настоящем разделе.

3.1 Общие положения

Общие положения – по ОСТ В 11 0998.

3.2 Требования к обеспечению и контролю качества в процессе разработки

Требования к обеспечению и контролю качества в процессе разработки – по ОСТ В 11 0998.

3.3 Требования к обеспечению и контролю качества в процессе производства

3.3.9.4 При проведении отбраковочных испытаний устанавливаются следующие требования:

а) термообработку микросхем после герметизации проводят при температуре среды плюс 125 °C;

б) испытание на воздействие изменения температуры среды проводят:

10 циклов от минус 60 до плюс 125 °C;

в) испытания на воздействие линейных ускорений проводят при значении ускорения:

– 294 200 м/с² (30 000 g) для микросхем 5529TP015 в корпусе МК 5123.28–1.01, для микросхем 5529TP024 и для микросхем 5529TP034A в корпусе МК 4217.44–1, для микросхем 5529TP034 и для микросхем 5529TP044A в корпусе МК 4239.68–2;

– 98 067 м/с² (10 000 g) для микросхем 5529TP044 и для микросхем 5529TP054A в корпусе МК 4247.100–3, для микросхем 5529TP054 в корпусе МК 4248.144–3, для микросхем 5529TP064 и для микросхем 5529TP074A в корпусе МК 4249.176–2, для микросхем 5529TP074 и для микросхем 5529TP084A в корпусе МК 4250.208–2, для микросхем 5529TP084 в корпусе МК 4245.240–7, для микросхем 5529TP094 и для микросхем 5529TP104A в корпусе МК 4251.304–2, для микросхем 5529TP094A в корпусе МК 4244.256–4, для микросхем 5529TP104 в корпусе МК 4254.352–2.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.
5529	Лист 02 из 10		

Изм	Лист	№ докум.	Подп.	Дата	АЕНВ.431260.290ТУ	Лист
						21

г) электрические испытания перед электротермотренировкой (ЭТТ) проводят при нормальных климатических условиях с проверкой параметров в соответствии с таблицей норм ГАВЛ.431268.022ТБ и с картами заказа;

д) ЭТТ проводят при повышенной рабочей температуре среды плюс 85 °С в течение 168 часов с использованием динамического режима по схеме включения микросхем и электрическом режиме выдержки, установленными в таблице норм ГАВЛ.431268.022ТБ. После окончания проведения ЭТТ проводят электрические испытания те же, что и в пункте 3.3.9.4 г);

е) электрические испытания и функциональный контроль:

1) проверку статических параметров при нормальных климатических условиях, при пониженной и повышенной рабочей температуре среды проводят в соответствии с таблицей норм ГАВЛ.431268.022ТБ и с картами заказа;

2) функциональный контроль при пониженной и повышенной рабочей температуре среды проводят в соответствии с таблицей норм ГАВЛ.431268.022ТБ и с картами заказа. Функциональный контроль проводят по методике, приведенной в пункте 3.6.7 настоящих ТУ;

ж) контроль внешнего вида проводят по образцам внешнего вида или по описаниям образцов внешнего вида.

Инв. № подл.	Подл. и дата	Инв. №	Подл. и дата
1547	Железнова Е.А. 20.07.2020		

Изм	Лист	№ докум.	Подп.	Дата	AЕНВ.431260.290ТУ	Лист
						22

3.4 Гарантии выполнения требований к изготовлению микросхем

Гарантии выполнения требований к изготовлению микросхем – по ОСТ В 11 0998.

3.5 Правила приемки

3.5.1 Общие требования

3.5.1.1 Для подгрупп испытаний В2, В4 и D3 допускается проведение испытаний на отдельной выборке из дефектных микросхем по электрическим параметрам из той же партии.

3.5.1.2 При испытаниях по подгруппам К7, К8 (последовательность 3), К9, К11 (последовательность 3 таблицы 5 и последовательности 3, 5, 6 таблицы 6), К12, К14 (последовательность 3), К16, К18, К22, К23, К24, К25, К26, С2, С3 (последовательность 3), С4, D4 (последовательности 1 и 3 таблицы 6) рекомендуется установку и крепление микросхем на платы проводить в соответствии с:

- рисунком 1.1 для микросхем 5529TP015 в корпусе МК 5123.28–1.01;
- рисунком 1.2 для микросхем 5529TP024 и для микросхем 5529TP034А в корпусе МК 4217.44–1, для микросхем 5529TP034 и для микросхем 5529TP044А в корпусе МК 4239.68–2, для микросхем 5529TP044 и для микросхем 5529TP054А в корпусе МК 4247.100–3, для микросхем 5529TP064 и для микросхем 5529TP074А в корпусе МК 4249.176–2, для микросхем 5529TP074 и для микросхем 5529TP084А в корпусе МК 4250.208–2, для микросхем 5529TP084 в корпусе МК 4245.240–7, для микросхем 5529TP094 и для микросхем 5529TP104А в корпусе МК 4251.304–2, для микросхем 5529TP094А в корпусе МК 4244.256–4, для микросхем 5529TP104 в корпусе МК 4254.352–2.

При испытаниях по подгруппам К8 (последовательность 2), К9 (последовательности 1, 2 и 3), К11 (последовательность 3 таблицы 6), С3 (последовательность 2), С4 (последовательности 1, 2 и 3), D4 (последовательность 1 таблицы 6) направления воздействия ускорений в соответствии с рисунками 1.1 и 1.2.

Если при испытаниях микросхемы необходимо разместить в камере, то делают это таким образом, чтобы микросхемы не касались друг друга.

Допускается по подгруппам К7, К11 (последовательность 3 таблицы 5, последовательности 5 и 6 таблицы 6), К14 (последовательность 3), К18, К22, К23, К24,

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. №	Подл. и дата
1523	Лист 02 из 10			

Изм	Лист	№ докум.	Подп.	Дата	Лист	23
					AEHB.431260.290ТУ	

K25, K26, C2, D4 проводить испытания микросхем без их распайки на печатные платы с использованием контактирующих устройств.

Степень интеграции:

- для микросхем 5529TP015, 5529TP024, 5529TP034A и 5529TP034 – ИС6;
- для микросхем 5529TP044A, 5529TP044, 5529TP054A, 5529TP054, 5529TP064, 5529TP074A, 5529TP074, 5529TP084A и 5529TP084 – ИС7;
- для микросхем 5529TP094, 5529TP104A, 5529TP094A и 5529TP104 – ИС8.

3.5.2 Квалификационные испытания (группа К)

3.5.2.1 Состав испытаний, деление состава испытаний на подгруппы, последовательность их проведения в пределах каждой подгруппы, методы и условия испытаний приведены в таблицах 5, 6 настоящих ТУ.

Планы контроля и приемочное число устанавливают в соответствии с графой 4 таблицы 9 ОСТ В 11 0998.

3.5.3 Приемо-сдаточные испытания (группы А и В)

3.5.3.1 Состав испытаний, деление состава испытаний на подгруппы, последовательность их проведения в пределах каждой подгруппы, методы и условия испытаний приведены в таблице 5 настоящих ТУ.

Планы контроля и приемочное число устанавливают в соответствии с графой 4 таблицы 10 ОСТ В 11 0998.

3.5.4 Периодические испытания (группы С и D)

3.5.4.1 Состав испытаний, деление состава испытаний на подгруппы, последовательность их проведения в пределах каждой подгруппы, методы и условия испытаний приведены в таблицах 5, 6 настоящих ТУ.

Планы контроля и приемочное число устанавливают в соответствии с графой 4 таблицы 11 ОСТ В 11 0998.

Периодичность проведения испытаний по подгруппам С3, С4, С5, С6, D1, D2, D3, D4 – по ОСТ В 11 0998, по подгруппам С1, С2 – 6 месяцев.

Планы контроля и приемочное число по подгруппам С1, С3, С4, С5, D1, D2, D3 – по ОСТ В 11 0998.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
1574	15.02.04.13			
Изм	Лист	№ докум.	Подп.	Дата

Лист

24

АЕНВ.431260.290ТУ

3.6 Методы контроля

3.6.1 Обобщенные схемы включения микросхем под электрической нагрузкой при испытаниях, электрические режимы выдержки в процессе испытаний, способы контроля и параметры-критерии контроля нахождения микросхем под этими режимами приведены на рисунках 2, 3, 4, 5. Схемы для конкретных типов микросхем приведены на рисунках 2.1 – 2.11, на рисунках 3.1 – 3.11 и на рисунках 4.1 – 4.11.

3.6.2 Методы измерений электрических параметров

3.6.2.1 Измерение выходного напряжения низкого U_{OL} и высокого U_{OH} уровня проводят согласно ГОСТ 18683.1 в режимах и условиях, указанных в таблице 7, по обобщенной схеме измерений, приведенной на рисунке 6.

3.6.2.2 Измерение тока потребления в статическом режиме I_{CC} проводят согласно ГОСТ 18683.1 в режимах и условиях, указанных в таблице 7, по обобщенной схеме измерений, приведенной на рисунке 7.

3.6.2.3 Измерение тока утечки низкого I_{IIL} и высокого I_{IILH} уровня на входе проводят согласно ГОСТ 18683.1 в режимах и условиях, указанных в таблице 7, по обобщённой схеме измерений, приведенной на рисунке 8.

3.6.2.4 Измерение выходного тока низкого I_{OZL} ($I_{I/OZL}$) и высокого I_{OZH} ($I_{I/OZH}$) уровня в состоянии «Выключено» на выводах выход (вход/выход) проводят согласно ГОСТ 18683.1 в режимах и условиях, указанных в таблице 7, по обобщенной схеме измерений, приведенной на рисунке 8.

3.6.2.5 Измерение времени задержки t_{DB} проводят согласно ГОСТ 18683.2 в режимах и условиях, указанных в таблице 7, по обобщенной схеме измерений, приведенной на рисунке 9. Методика контроля динамических параметров, нормы и режимы приводят в карте заказа.

3.6.2.6 Измерение ёмкостей

Измерение входной ёмкости C_I , выходной ёмкости C_O и ёмкости входа/выхода $C_{I/O}$ проводят в режимах и условиях, указанных в таблице 7, по обобщенной схеме измерений, приведенной на рисунке 10.

При измерении входной ёмкости C_I , выходной ёмкости C_O и ёмкости входа/выхода $C_{I/O}$ переключатель S последовательно подключают к контролируемому выводу микросхемы. Тип контролируемого вывода (вход, выход или вход/выход) указывают в карте заказа.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
1577	Документ			

Изм	Лист	№ докум.	Подп.	Дата	AЕНВ.431260.290ТУ	Лист
						25

Перед измерением входной ёмкости C_I , выходной ёмкости C_O и ёмкости входа/выхода $C_{I/O}$ необходимо измерить паразитную ёмкость C_{Pi} измерительного устройства без микросхемы.

Входную ёмкость C_I , пФ, выходную ёмкость C_O , пФ, или ёмкость входа/выхода $C_{I/O}$, пФ, вычисляют по формуле

$$C_I (C_O \text{ или } C_{I/O}) = C'_I (C'_O \text{ или } C'_{I/O}) - C_{Pi}, \quad (1)$$

где $C'_I (C'_O \text{ или } C'_{I/O})$ – входная ёмкость (выходная ёмкость или ёмкость входа/выхода), измеренная на средстве измерений (измерительном устройстве) с подключением микросхемы, пФ;

C_{Pi} – паразитная ёмкость средства измерений (измерительного устройства), измеренная без подключения микросхемы, пФ.

3.6.3 Параметры микросхем для всех видов испытаний, их нормы, условия, режимы и погрешности измерений этих параметров приведены в таблице 7.

3.6.4 Перечень стандартного испытательного оборудования и средств измерений, обеспечивающих испытания микросхем под электрической нагрузкой и измерение их параметров, приведен в приложении Г.

3.6.6 При испытаниях по подгруппам К22, К23, К24, К25 контроль параметров и работоспособности в процессе испытаний осуществляют по обобщенной схеме измерений, приведенной на рисунке 5.

Контроль работоспособности осуществляют:

- осциллографом, подключаемым к коммутатору выходов при контроле напряжений низкого U_{OL} и высокого U_{OH} уровня;
- измерителем постоянного тока в цепи питания U_{CC} при контроле тока потребления в статическом режиме I_{CC} .

Значения напряжения питания U_{CC} при испытании микросхем – в соответствии с п. 2.3.5.

3.6.7 Функциональный контроль (ФК) микросхем, в том числе на максимальной рабочей частоте, проводят согласно ОСТ 11 073.944 в режимах и условиях, указанных в таблице 7 и в картах заказа, по обобщенной схеме включения, приведенной на рисунке 6.

Критерием годности является выполнение микросхемой своих функций в соответствии с картой заказа.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
1574	ДОЛ РЕ.02.11.09			

Изм	Лист	№ докум.	Подп.	Дата	Лист
					AEHB.431260.290ТУ

3.7 Гарантии выполнения требований к микросхемам

Гарантии выполнения требований к микросхемам – по ОСТ В 11 0998.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
157	Дж. В. С. Ильин			

Изм	Лист	№ докум.	Подп.	Дата		Лист
					AЕНВ.431260.290ТУ	27

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1512	Жуковск 19			
Изм	Лист	№ докум.	Подп.	Дата

Таблица 5 – Квалификационные (К), приемо-сдаточные (А и В) и периодические испытания (С и D)

Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
		перед испытанием	в процессе испытания		
K1 (A1) C1	1() Проверка внешнего вида	-	по образцам внешнего вида и по описаниям образцов	-	405-1.3
K1 C1	2 Проверка статических параметров, отнесенных в ТУ к приемо-сдаточным и периодическим, при: – нормальных климатических условиях – пониженной рабочей температуре среды – повышенной рабочей температуре среды	- - -	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1 1.2, 2.2, 3.2, 4.2, 5.2, 6.2, 7.2 1.3, 2.3, 3.3, 4.3, 5.3, 6.3, 7.3	500-1 203-1 201-2.1 или 201-2.2	1

AEHB.431268.290TУ

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
1557	Ж/д 08.07.20			

Продолжение таблицы 5

Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11.073.013 (или НД)	Номер пункта примечания
		перед испытанием	в процессе испытания		
K1 (A2) C1	3 Проверка динамических параметров, отнесенных в ТУ к приемо-сдаточным и периодическим, при: – нормальных климатических условиях – пониженной рабочей температуре среды – повышенной рабочей температуре среды	10.1 10.2 10.3	– – –	500-1 203-1 201-2.1 или 201-2.2	2 2, 3 1, 2, 3
	4(3) Функциональный контроль, отнесенный в ТУ к приемо-сдаточным и периодическим, при: – нормальных климатических условиях – пониженной рабочей температуре среды – повышенной рабочей температуре среды	– – –	– – –	500-7 203-1 201-2.1 или 201-2.2	– 2, 3 1, 2, 3

АЕНВ.431260.290ТУ

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
1577	Документ			

Продолжение таблицы 5

Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
		перед испытанием	в процессе испытания		
A2	1 Проверка статических параметров, отнесенных в ТУ к группе А, при: – нормальных климатических условиях – пониженной рабочей температуре среды – повышенной рабочей температуре среды	- - -	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1 1.2, 2.2, 3.2, 4.2, 5.2, 6.2, 7.2 1.3, 2.3, 3.3, 4.3, 5.3, 6.3, 7.3	500-1 203-1 201-1.1 или 201-1.2	
	2 Проверка динамических параметров, отнесенных в ТУ к группе А, при: – нормальных климатических условиях – пониженной рабочей температуре среды – повышенной рабочей температуре среды	- - -	10.1 10.2 10.3	500-1 203-1 201-1.1 или 201-1.2	2 2, 3 2, 3

АЕНВ.431260.290ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
157.2	Лист 02 из 10			

Продолжение таблицы 5

Изм	Лист	№ докум.	Подп.	Дата	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
					Под-группы испытаний	Вид и последовательность испытаний		
			K1 (C1)		5(5) Проверка электрических параметров, отнесенных в ТУ к периодическим испытаниям, только при нормальных климатических условиях	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	500-1
					6 Проверка электрических параметров, отнесенных в ТУ к квалификационным, только при нормальных климатических условиях	-	11.1, 12.1, 13.1	500-1
					7 Переключающие испытания, отнесенные в ТУ к приемо-сдаточным при:		504-1	5
					– нормальных климатических условиях	-	-	4
					– пониженной рабочей температуре среды	-	-	4
					– повышенной рабочей температуре среды	-	-	4

АЕНВ.431260.290ТУ

Лист

31

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1512	Гарбов АУ 19			

Изм Лист № докум.

Продолжение таблицы 5

Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7			Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
		перед испытанием	в процессе испытания	после испытания		
A2	4 Переключающие испытания при: – нормальных климатических условиях – пониженной рабочей температуре среды – повышенной рабочей температуре среды	-	-	-	504-1 500-1 203-1	4 4
K2 (C6)	1 Испытание на чувствительность к разряду статического электричества (1) Испытание на подтверждение допустимых уровней статического электричества (2) Проверка статических параметров при нормальных климатических условиях	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	502-1, 502-1a или 502-1.1, 502-1.1a, или 502-1.2, 502-1.2a или 502-1, 502-16 или 502-1.1, 502-1.16, или 502-1.2, 502-1.26	6 7 4

АЕНВ.431260.290ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1517	Жир. В.И. 19			

Продолжение таблицы 5

Изм	Лист	№ докум.	Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7			Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
					перед испытанием	в процессе испытания	после испытания		
			K3 B1 (D3)	1 Проверка габаритных, установочных и присоединительных размеров	-	по габаритным чертежам	-	404-1	8
				2() Контроль содержания паров воды внутри корпуса	-	-	-	222-1 или 222-2 или 222-3	4 для В1
			K4 (B2)	1(1) Испытание на способность к пайке	внешний вид выводов по образцам	внешнего вида и по описаниям образцов	внешнего вида	402-1 или 402-2 или 402-4	9
				2 Испытание на теплостойкость при пайке	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1		1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	403-1 или 403-2	10
				(2) Проверка внешнего вида	-	-	внешний вид выводов по образцам	405-1.3	
							внешнего вида и по описаниям образцов		
							внешнего вида в соответствии с 403-1, 403-2		

АЕНВ.431260.290ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1512	Лист 07 07.19			

Продолжение таблицы 5

Изм	Лист	№ докум.	Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
					перед испытанием	в процессе испытания		
К5 В3 (С5)	1(1) Испытание выводов на воздействие растягивающей силы	-	-	-	внешний вид выводов по описаниям образцов внешнего вида	109-1	11, 40, 4 для В3	
					внешний вид выводов по описаниям образцов внешнего вида	110-3	12, 40, 4 для В3	
					внешний вид выводов по описаниям образцов внешнего вида	-		
					внешний вид выводов по описаниям образцов внешнего вида	-		
					внешний вид выводов по описаниям образцов внешнего вида	-		
-	2(2) Испытание гибких проволочных и ленточных выводов на изгиб	-	-	-	111-1	4		
					111-1	4		
					111-1	4		
					111-1	4		
					111-1	4		
-	3(3) Испытание гибких лепестковых выводов на изгиб	-	-	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	403-1 или 403-2	10	
					1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	403-1 или 403-2	10	
					1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	403-1 или 403-2	10	
					1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	403-1 или 403-2	10	
					1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	403-1 или 403-2	10	
-	(4) Испытание на теплостойкость при пайке	-	-	-	401-8, 401-4.2, 401-12, 401-2.1	401-8, 401-4.2, 401-12, 401-2.1	40, 4 для В3	
					401-8, 401-4.2, 401-12, 401-2.1	401-8, 401-4.2, 401-12, 401-2.1	40, 4 для В3	
					401-8, 401-4.2, 401-12, 401-2.1	401-8, 401-4.2, 401-12, 401-2.1	40, 4 для В3	
					401-8, 401-4.2, 401-12, 401-2.1	401-8, 401-4.2, 401-12, 401-2.1	40, 4 для В3	
					401-8, 401-4.2, 401-12, 401-2.1	401-8, 401-4.2, 401-12, 401-2.1	40, 4 для В3	

АЕНВ.431260.290ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
10712	Лит. 60 СУ 19			

Продолжение таблицы 5

Изм	Лист	№ докум.	Подп.	Дата	Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7			Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
							перед испытанием	в процессе испытания	после испытания		
					K5	5 Проверка качества маркировки 6 Испытание на воздействие очищающих растворителей	-	-	-	407-1 411-1 411-3	13
					K6 (B4)	(1) Проверка качества маркировки 1(2) Внутренний визуальный контроль 2(3) Контроль прочности сварного соединения 3(4) Испытание прочности крепления кристалла на сдвиг	-	-	-	407-1 405-1.1 109-4 115-1	14 14 14, 4 для В4

АЕНВ.431260.290ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
10724	Гарбовский			

Продолжение таблицы 5

Изм	Лист	№ докум.	Подп. дат	Подп. и дата	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7			Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания	
						Перед испытанием	В процессе испытания	После испытания			
					K7 (C2)	1(1) Кратковременные испытания на безотказность длительностью 1000 ч	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	контроль работо- способности по рисунку 2	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	700-1 1000 ч	15
						2 Кратковременные испытания на безотказность длительностью 4000 ч	-	контроль работо- способности по рисунку 2	-	700-2 1 3000 ч	15, 44
						3 Проверка электрических параметров по подгруппе K1 (последовательности 2, 3, 4, 5, 6)	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	-	500-1 203-1 201-2.1 или 201-2.2 500-7	1
					B5	Кратковременные испытания на безотказность длительностью 240 ч	-	-	-	700-1	4

АЕНВ.431260.290ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
16774	Дуб. 04.04.19			

Продолжение таблицы 5

Изм	Лист	№ докум.	Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
					перед испытанием	в процессе испытания		
			K8 (C3)	1(1) Испытание на воздействие изменения температуры среды	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	-	205-3 205-1	16
				2(2) Испытание на воздействие линейного ускорения	-	-	107-1	17
				3(3) Испытание на влагостойкость в циклическом режиме	-	-	207-4 без электрической нагрузки	18
				4(4) Испытание на герметичность	-	-	401-8, 401-2.1, 401-4.2, 401-12	
				5(5) Проверка внешнего вида	-	-	405-1.3 оценка герметичности по образцам внешнего вида и по описаниям образцов внешнего вида	
				6 Проверка электрических параметров по подгруппе K1 (последовательности 2, 3, 4, 5, 6) при нормальных климатических условиях	-	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	500-1 500-7

АЕНВ.431260.290ТУ

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
Изм	Лист	№ докум.	Подп.	Дата

Продолжение таблицы 5

Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7			Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
		перед испытанием	в процессе испытания	после испытания		
K8 (C3)	(6) Проверка электрических параметров по подгруппе С1 (последовательности 2, 3, 4, 5) при нормальных климатических условиях	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	-	500-1 500-7	
B6	1 Испытание на воздействие изменения температуры среды	-	-	-	205-1	4
	2 Испытания на воздействие линейного ускорения	-	-	-	107-1	4
	3 Испытания на герметичность	-	-	-	401-8, 401-4.2, 401-12 или 401-2.1	4
	4 Проверка электрических параметров по подгруппе испытаний А2 (последовательности 1, 2)	-	-	-	500-1, 203-1 201-1.1 или 201-1.2	4
K9 (C4)	1(1) Испытания на воздействие одиночных ударов	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	-	-	106-1	19
	2(2) Испытание на вибропрочность	-	-	-	103-1.1 или 103-1.3 103-1.6	19, 43
	3(3) Испытание на виброустойчивость	-	-	-	102-1	19, 20, 42
				Icc по рисунку 3		

АЕНВ.431260.290ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
3712	Жирбак А.Н. №			

Продолжение таблицы 5

Изм	Лист	№ докум.	Подп.	Дата	Обозначения (порядковые номера) параметров в соответствии с таблицей 7	Метод и условия испытания по ОСТ 11 073.013 (или НД)		Номер пункта примечания
						перед испытанием	в процессе испытания	
K9 (C4)	4(4) Испытание на воздействие повышенной влажности воздуха (кратковременное)		-	-	Icc по рисунку 3	208-2 4 суток без покрытия лаком или 207-2.1	19, 21	
	6 Проверка электрических параметров по подгруппе К1 (последовательности 2, 3, 4, 5, 6) при нормальных климатических условиях				1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	500-1 500-7	19	
	(6) Проверка электрических параметров по подгруппе С1 (последовательности 2, 3, 4, и 5) при нормальных климатических условиях		-	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	500-1 500-7	19	
K10 (D1)	Испытание упаковки:				по комплекту КД, указанному в таблице 1	404-2 ГОСТ Р В 20.57.416		
	1(1) Проверка габаритных размеров индивидуальной, групповой, дополнительной и транспортной тары		-	-		209-4 ГОСТ Р В 20.57.416	4	
	2 Испытание на воздействие пониженного атмосферного давления		-	-		408-1	22	
	3(2) Испытание на прочность при свободном падении		1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1			

АЕНВ.431260.290ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
КБГУ 2022.07.19	Подп. № 19			

Продолжение таблицы 5

Изм	Лист	Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
				перед испытанием	в процессе испытания		
		K11 (D4)	1 Определение теплового сопротивления (1) Подтверждение теплового сопротивления 2 Испытание по определению резонансной частоты 3 Испытание по определению точки росы	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1 1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1 -	-	-	414-13
						414-13	45
						100-1	45
						221-1	20
						422-1 таблица 1	
						422-1 таблица 3	
		(K12) [D2]	4 Определение запасов устойчивости к воздействию механических, тепловых и электрических нагрузок [граничные испытания] (2) Подтверждение запасов устойчивости к воздействию механических, тепловых и электрических нагрузок [граничные испытания] (1)[1] Испытание на воздействие повышенной влажности воздуха (длительное)	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	схема включения по рисунку 4	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	207-2 с покрытием лаком или 207-2.1 23, 27

АЕНВ.431260.290ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
Изм	Лист	№ докум.	Подп.	Дата
1512	Лист 002 из 10			

Продолжение таблицы 5

Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
		перед испытанием	в процессе испытания		
K13	Испытание на хранение при повышенной температуре	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	201-1.1 1000 ч
K14	1 Проверка массы микросхемы	-	масса	-	406-1
	2 Испытание на воздействие атмосферного повышенного давления	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	-	-	210-1
	3 Испытание на воздействие атмосферного пониженного давления	-	Icc по рисунку 3	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	209-1 или 209-3 или 209-2
K15	Испытание на воздействие плесневых грибов	-	-	рост грибов не превышает 2 балла	214-1
K16	Испытание на воздействие инея и росы	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	Icc по рисунку 4	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	206-1 с покрытием лаком
K17	Испытание на воздействие соляного тумана	-	-	внешний вид по образцам внешнего вида и по описаниям образцов	215-1 с покрытием лаком

АЕНВ.431260.290ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1513	Лист № 07.09			

Продолжение таблицы 5

Изм	Лист	№ докум.	Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
					перед испытанием	в процессе испытания		
			K18	Испытание на воздействие акустического шума	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	Icc по рисунку 3	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	108-2
			K19	Испытание на пожарную безопасность	-	-	-	409-1 409-2
			K20	Испытание на воздействие статической пыли	-	-	-	213-1 4
		(K21) [D6]		()[1] Проверка способности к пайке облученных выводов без дополнительного облучивания после хранения в течение 12 месяцев	-	-	-	402-1 4
			K22	Испытание на стойкость к воздействию одиночных импульсов напряжения (на импульсную электрическую прочность)	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	контроль работоспособности по рисунку 5	-	1000-13
			K23	1 Испытание на стойкость к воздействию специальных факторов 7.И с характеристиками 7.И ₆ , 7.И ₈ , 7.И ₁₀ , 7.И ₁₁ , 7.И ₁₃ (по эффектам мощности дозы) 2 Испытания на стойкость к воздействию специальных факторов 7.И с характеристиками 7.И ₇ , 7.И ₁₀ (по дозовым ионизационным эффектам)	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	контроль работоспособности по рисунку 5 контроль работоспособности по рисунку 5	1000-1 или 1000-2 - - - -	29, 30 1000-3 или 1000-4, или 1000-5 1000-3 или 1000-4, или 1000-5

АЕНВ.431260.290ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1614	Дуб. 04. 09			

Продолжение таблицы 5

Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7			Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания
		перед испытанием	в процессе испытания	после испытания		
K23	<p>3 Испытания на стойкость к воздействию специальных факторов 7.И с характеристиками 7.И₁, 7.И₄ (по эффектам структурных повреждений)</p> <p>4 Проверка электрических параметров и ФК в диапазоне рабочих температур среды</p>	-	контроль работоспособности по рисунку 5	-	1000-6 или 1000-7	29, 31, 32
K24	<p>1 Испытание на стойкость к воздействию специальных факторов 7.С с характеристикой 7.С₄ (по дозовым ионизационным эффектам)</p> <p>2 Испытания на стойкость к воздействию специальных факторов 7.С₁ (по эффектам структурных повреждений)</p>	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1 1.2, 2.2, 3.2, 4.2, 5.2, 6.2, 7.2, 8.2, 9.2 1.3, 2.3, 3.3, 4.3, 5.3, 6.3, 7.3, 8.3, 9.3	контроль работоспособности по рисунку 5	-	1000-3 или 1000-4, или 1000-5	29, 37
		1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1 -	контроль работоспособности по рисунку 5	-	1000-6 или 1000-7	29, 38

AERB 431260 290TV

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1513	Дир. Вс. ОУ АГ			

Продолжение таблицы 5

Изм	Лист	№ докум.	Подгруп-пы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания	
					перед испытанием	в процессе испытания			
			K24	3 Проверка электрических параметров и ФК в диапазоне рабочих температур среды	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1 1.2, 2.2, 3.2, 4.2, 5.2, 6.2, 7.2, 8.2, 9.2 1.3, 2.3, 3.3, 4.3, 5.3, 6.3, 7.3, 8.3, 9.3	201-2.1	1, 33, 36	
			K25	1 Испытание на стойкость к воздействию специальных факторов 7.К с характеристиками 7.К ₁ , 7.К ₃ , 7.К ₄ , 7.К ₆ (по дозовым ионизационным эффектам) 2 Испытания на стойкость к воздействию специальных факторов 7.К с характеристиками 7.К ₄ , 7.К ₆ (по эффектам структурных повреждений) 3 Испытания на стойкость к воздействию специальных факторов 7.К с характеристиками 7.К ₉ , 7.К ₁₀ , 7.К ₁₁ , 7.К ₁₂ (по одиночным эффектам)	- - -	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1 - -	контроль работоспособности по рисунку 5 контроль работоспособности по рисунку 5 контроль работоспособности по рисунку 5	1000-3 или 1000-4, или 1000-5 1000-6 или 1000-7, или 1000-8 1000-9 или 1000-10, или 1000-11, или 1000-12	29, 34 29, 35 1000-9 или 1000-10, или 1000-11, или 1000-12

АЕНВ.431260.290ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
Изм	Лист	№ докум.		

Продолжение таблицы 5

Под-группы испытаний	Вид и последовательность испытаний	Обозначения (порядковые номера) параметров в соответствии с таблицей 7		Метод и условия испытания по ОСТ 11 073.013 (или НД)	Номер пункта примечания	
		перед испытанием	в процессе испытания			
K25	4 Проверка электрических параметров и ФК в диапазоне рабочих температур среды	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1 1.2, 2.2, 3.2, 4.2, 5.2, 6.2, 7.2, 8.2, 9.2 1.3, 2.3, 3.3, 4.3, 5.3, 6.3, 7.3, 8.3, 9.3	-	201-2.1	1, 33, 36
K26	Длительные испытания на безотказность (на наработку)	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	контроль работоспособности по рисунку 2	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	п.3.5.6. ОСТ В 11 0998	
D5	1 Обобщенная оценка чис с периодичностью 2 или 3 года	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	по методам в соответствии с ГОСТ Р В 20.39.413, ГОСТ Р В 20.57.414, РД 22.12.191	
Cx	Испытания на гамма-процентный срок сохраняемости	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1		1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	п.3.5.7. ОСТ В 11 0998	39

АЕНВ.431260.290ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
15712 <i>А.Н. Рыб. 07.11.19</i>				

Изм

Лист

№ докум.

*Продолжение таблицы 5**П р и м е ч а н и я*

1 Допускается проводить испытания методом 201-1.1 под электрической нагрузкой при температуре среды на 15 °C выше повышенной рабочей температуры среды с временем выдержки микросхем в камере тепла не менее 10 мин.

2 Динамические параметры указаны в карте заказа.

3 По подгруппам А2 и С1 проводят проверку динамических параметров или ФК на максимальной рабочей частоте только в нормальных климатических условиях по нормам и режимам, обеспечивающим значения электрических параметров и ФК при пониженной и повышенной рабочей температуре среды, приведенным в картах заказа.

4 Испытания не проводят.

5 Параметры контролируют по подгруппе К1 (последовательность 6) на микросхемах 5529ГР015-674 и 5529ГР054-728.

6 Испытания проводят между выводами микросхем по методике главного конструктора изделия.

7 Испытания проводят:

- между выводом GND (0 В, «Общий вывод») и любым выводом «Вход» с электростатической защитой 2 000 В (при его наличии);
- между выводом GND (0 В, «Общий вывод») и любым выводом «Вход» с электростатической защитой 1 000 В (при его наличии).

Нумерация выводов GND (0 В, «Общий вывод») приведена в приложении Е; нумерация выводов с указанием типа электростатической защиты для соответствующих корпусов приведена в картах заказа.

8 Погрешность измерения ± 0,05 мм.

9 Перед испытанием проводят ускоренное старение по методу 3 метода 402-1 ОСТ 11 073.013. Для микросхем серии 5529ГР 4 типа проводят предварительную обработку обводной рамки.

10 Испытанию подвергают все выводы одной любой стороны корпуса микросхемы.

11 Испытанию подвергают по два крайних вывода с каждой стороны корпуса.

АЕНВ.431260.290ТУ

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
16772	Лист № СУ 19			

Продолжение таблицы 5

12 Расстояние от центра окружности изгиба выводов должно быть от 1,5 до 2,5 мм.
 13 Способ установки и крепления микросхем при испытаниях, время выдержки микросхем после их извлечения из растворителя приведены в программе испытаний (ПИ).

14 Испытания по подгруппе К6 допускается проводить на микросхемах, прошедших испытания по подгруппе К8.

15 Испытания проводят при повышенной рабочей температуре среды плюс 85 °C.

16 100 циклов от минус 60 до плюс 125 °C – для метода 205-1.

17 Испытания проводят при значении ускорения в соответствии с п.3.9.4 в).

18 Если не проводят испытания по последовательности 3 подгрупп K8 и C3, то проводят испытание по подгруппам K12 и D2.

19 Испытания по подгруппе С4 допускается проводить на микросхемах, прошедших испытания по подгруппе C3.

20 Испытания проводят под электрической нагрузкой.

21 Испытания проводят без электрической нагрузки. По окончании испытания не позднее 40 мин с момента извлечения микросхем из камеры, проводят измерение тока потребления в статическом режиме I_{CC} по обобщенной схеме рисунка 3 в нормальных климатических условиях и схемам для конкретных типов микросхем, приведенным на рисунках 3.1 – 3.11.

22 При испытании микросхемы, предназначенные для контроля параметров, укладываются у боковых стенок и на дно транспортной тары, на которые производят сбрасывание.

23 Испытания по подгруппам K12 и D2 проводят, если не проводят испытания по последовательности 3 подгрупп K8 и C3. Испытание по подгруппам K12 и D2 проводят в течение 56 суток под электрической нагрузкой по обобщенной схеме включения, приведённой на рисунке 4 и схемам для конкретных типов микросхем, приведённым на Допускается, проводить испытания в ускоренном режиме по методу 207-2 с покрытием лаком в течение 21 суток при $T = + 55$ °C. По рисунках 4.1 – 4.11. окончании испытания проводят измерение тока потребления в статическом режиме I_{CC} по обобщенной схеме включения рисунка 4 (и схемам для конкретных типов микросхем, приведённым на рисунках 4.1 – 4.11) не позднее 40 мин с момента извлечения микросхем из камеры в нормальных климатических условиях.

24 При повышенной предельной температуре среды плюс 125 °C.

АЕНВ.431260.290ТУ

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
15717 Лист 07 от 19				

Продолжение таблицы 5

25 Величина повышенного атмосферного давления равна 294 кПа, 15 мин.

26 Величина пониженного атмосферного давления равна $1,3 \cdot 10^{-4}$ Па, 15 мин.

27 При испытании микросхемы покрывают лаком марки УР-231 по ГОСТ 20824 в три слоя.

28 После изъятия микросхем из камеры холода испытание проводят в нормальных климатических условиях под электрической нагрузкой по обобщенной схеме включения, приведённой на рисунке 4 и схемам для конкретных типов микросхем, приведённым на рисунках 4.1 – 4.11, в течение времени, указанном в методе испытания. В течение этого времени через установленные в методе испытания промежутки времени проводят измерения тока потребления в статическом режиме I_{CC} по обобщенной схеме рисунка 4 и схемам для конкретных типов микросхем, приведённым на рисунках 4.1 – 4.11.

29 Программа и методика проведения испытаний согласованы с ФГУП «МНИИРИП».

30 Испытания с характеристиками 7.И₁₀, 7.И₁₁ не проводят.

31 Испытания с характеристикой 7.И₁₀ не проводят.

32 Испытания с характеристикой 7.И₁₄ не проводят.

33 Только при повышенной рабочей температуре среды.

34 Испытания с характеристиками 7.К₃, 7.К₆ не проводят.

35 Испытания с характеристикой 7.К₆ не проводят.

36 Требования к проведению функционального контроля в процессе испытаний в соответствии с требованиями п. 3.6.7.

37 Испытания с характеристикой 7.С₆ не проводят.

38 Испытания с характеристикой 7.С₃ не проводят.

39 По согласованию с ВП МО РФ испытания проводят на любом типе микросхем серии 5529ГР каждого конструктивного исполнения.

40 Для микросхем 5529ГР015 испытания не проводят.

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1514	15.02.02.19			
Изм	Лист	№ докум.	Подп.	Дата

Продолжение таблицы 5

41 Микросхему считают отказавшей при наличии следов коррозии на участке, превышающем 5 % площади поверхности покрытия или основного металла любой части корпуса или при наличии следов коррозии на всей поверхности корпуса.

42 Для микросхем 5529TP015, 5529TP024, 5529TP034A, 5529TP034, 5529TP044A испытания не проводят.

43 Для микросхем 5529TP015, 5529TP024, 5529TP034A, 5529TP034, 5529TP044A, 5529TP044, 5529TP054A испытания проводят по методу 103-1.6.

44 Для подтверждения наработки до отказа в течение не менее 140 000 часов кратковременные испытания на безотказность проводятся длительностью 4 000 часов.

45 Испытания по подгруппе D4 последовательность 1 не проводятся, т.к. значение теплового сопротивления гарантируется конструкцией микросхемы.

АЕНВ.431260.290ТУ

Лист

49

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1014	2017.02.17			

Лист

Таблица 6 – Границные испытания

Изм	№ докум.	Подгруппа испытаний	Вид и последовательность испытаний	Порядковые номера параметров в соответствии с таблицей 7		Метод испытания по ОСТ 11 073.013	Номер пункта метода 422-1	Примечания
				перед испытанием	в процессе испытания			
К11		1 Испытание на воздействие теплового удара	1.1.2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	205-3	5.1	1
			1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	205-1	5.2	2
			1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	106-1	5.3	4
			1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	201-1.1 или 9.1	5.4	5
			1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	201-1.2 или 9.1	5.5	6, 8
			1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	контроль работоспособности по рисунку 2	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	5.6	7, 8
		4 Определение предельной повышенной температуры среды (без воздействия электрической нагрузки)				1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1
		5 Определение (подтверждение) значений предельных электрических режимов				1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1
		6 Определение (подтверждение) значений предельных режимов при комбинированном воздействии электрической нагрузки и температуры				1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1

АЕНВ.431260.290ТУ

Копировал

Формат А4

Лист

50

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1577	Лист 000 из 10			

Продолжение таблицы 6

Изм	Лист	№ докум.	Подп.	Дата	Под-группа испытаний	Вид и последовательность испытаний	Порядковые номера параметров в соответствии с таблицей 7		Метод испытания по ОСТ 11 073.013	Номер пункта примечания	
							перед испытанием	в процессе испытания			
					D4	1 Испытание на воздействие одиночных ударов	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	-	1.1, 2.1, 3.1, 4.1, 5.1, 6.1, 7.1, 8.1, 9.1	106-1	5.3

3 Подтверждение значений предельных режимов при комбинированном воздействии электрической нагрузки и температуры

П р и м е ч а н и я

- 1 Испытания проводятся в объеме 2 ступени (минус 60 °C / плюс 150 °C, 20 циклов).
- 2 Испытания проводятся в объеме 1 ступени (минус 60 °C / плюс 150 °C, 20 циклов).
- 3 Предельный режим при комбинированном воздействии электрической нагрузки при $U_{CC} = 4,0$ В и температуры плюс 125 °C.
- 4 В направлении Y1 29 420 м/с² (3 000 g).
- 5 Конечная температура испытаний плюс 150 °C.
- 6 Испытания проводить до предельного значения напряжения питания $U_{CC} = 4,0$ В. Относительная погрешность установки напряжений питания U_{CC} составляет $\pm 1\%$. Напряжения входных сигналов микросхемы увеличиваются пропорционально увеличению напряжения питания микросхемы на каждой ступени электрической нагрузки.
- 7 Температура испытаний до плюс 150 °C.

АЕНВ.431260.290ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1577	Жуков А.Г. 10			
Изм	Лист	№ докум.	Подп.	Дата

Продолжение таблицы 6

8 Схемы включения – в соответствии с обобщенной схемой, приведённой на рисунке 2 и схемами для конкретных типов микросхем, приведёнными на рисунках 2.1 – 2.11.

АЕНВ.431260.290ТУ

Лист

52

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1543	Сергей Олег Григорьевич			

Лист

Таблица 7 – Нормы и режимы измерений электрических параметров и ФК микросхем при испытаниях

Наименование параметра, единица измерения	Норма параметра	Буквенное обозначение параметра	Погрешность при измерении, %	Режим измерения		Номер пункта примечания
				Входное напряжение	Выходной ток низкого (высокого) уровня, мА	
1 Выходное напряжение низкого уровня, В				+25±10		
1.1	U _{OL}	-	0,3	±1,0	2,7	0,3
1.2			-60			2,4
1.3			+85			от 1,0 до 12,0
2 Выходное напряжение высокого уровня, В				+25±10		
2.1	U _{OH}	2,4	-	±1,0	2,7	0,3
2.2			-60			2,4
2.3			+85			от 1,0 до 12,0
3 Ток потребления статический, мА				+25±10		
3.1	I _{CC}	-	10,0	±2,0	3,63	GND
3.2			30,0	-60		U _{CC}
3.3			+85			

АЕНВ.431260.290ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
Изм	Лист	№ докум.	Подп.	Дата

Продолжение таблицы 7

Наименование параметра, единица измерения	Буквенное обозначение параметра	Норма параметра	Погрешность при измерении	Режим измерения		Номер пункта примечания
				Входное напряжение	Выходной ток низкого уровня $I_{OL} (высокого)$	
4 Ток утечки низкого и высокого уровней на входе, мкА						
4.1	I_{IL}, I_{IH}	-1,0	$+25 \pm 10$			
4.2		-3,0	-60	$\pm 2,0$	3,63	GND
4.3		3,0	$+85$			
5 Выходной ток низкого и высокого уровней в состоянии «Выключено», мкА						
5.1	I_{OZL}, I_{OZH}	-1,0	$+25 \pm 10$			
5.2		-3,0	-60	$\pm 2,0$	3,63	GND
5.3		3,0	$+85$			
6 Ток доопределения внешнего вывода до низкого уровня, мА						
6.1	I_{RL}	0,01	$+25 \pm 10$			
6.2		2,0	-60	$\pm 2,0$	3,63	GND
6.3			$+85$			

АЕНВ.431260.290ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
Изм	Лист	№ докум.	Подп.	Дата

Продолжение таблицы 7

Наименование параметра, единица измерения	Буквенное обозначение параметра	Норма параметра	Погрешность при измерении	Режим измерения		Номер пункта примечания
				Напряжение питания U_{CC} , В	Выходной ток I_{OL} (высокого уровня U_{IH} , В)	
7 Ток доопределения внешнего вывода до высокого уровня, мА			+25±10			
7.1		0,01	2,0	±2,0	3,63	GND
7.2			-60			U_{CC}
7.3			+85			-
8 Выходное напряжение низкого уровня при функциональном контроле, В						
8.1		-	0,3	+25±10	2,7	2,4
8.2		-	0,3	-60	3,63	3,33
8.3		-	0,3	+85	3,63	2,4
					3,63	3,33

АЕНВ.431260.290ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1574	Лев С.С. 19			

Продолжение таблицы 7

AEHR 431260 290TW

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1572	Дир. СБ ВЧ ГД			

Продолжение таблицы 7

Наименование параметра, единица измерения	Буквенное обозначение параметра	Норма параметра	Погрешность при измерении	Режим измерения		Номер пункта примечания
				Температура среды ¹⁾ , °C	Напряжение питания U _{CC} , В	
11.1 Входная емкость, пФ	C ₁ ⁴⁾	-	7,0	+25±10	±20,0	
12.1 Емкость входа/выхода, пФ	C _{JO} ⁴⁾	-	7,0	+25±10	±20,0	
13.1 Выходная емкость, пФ	C _O ⁴⁾	-	7,0	+25±10	±20,0	

¹⁾ Погрешность задания температуры составляет ± 3 °C.

²⁾ С учетом паразитных емкостей.

³⁾ Конкретные значения времени задержки приводятся в карте заказа.

⁴⁾ Параметры гарантируются конструкцией.

⁵⁾ Относительная погрешность.

П р и м е ч а н и я

1 Относительная погрешность установки напряжений питания U_{CC} составляет ± 1 %. Допускаются выбросы входных напряжений низкого U_{IL} и высокого U_{IH} уровня амплитудой $\Delta U \leq 100,0$ мВ и длительностью $t_W \leq 20,0$ нс.

2 Для микросхем с изменённой схемой входных и/или выходных каскадов (триггерная петля, входы без «диодов на шину питания U_{CC}») параметры и режимы измерения приводят в карте заказа.

3 Проверку электрических параметров и проведение ФК проводят в соответствии с пунктами 3.6.2 и 3.6.7.

АЕНВ.431260.290ТУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1577	Дарья Сидорова	19		
Изм	Лист	№ докум.	Подп.	Дата

Продолжение таблицы 7

4 Напряжение на выводах выход (вход/выход) в состоянии «Выключено»: $U_{CZL} (U_{IOZH}) = 0$ В при измерении тока I_{OZH} ; $U_{OZH} (U_{IOZH}) = U_{CC}$ при измерении тока I_{OZH} .

5 Дополнительные электрические параметры с указанием методов их измерений и дополнительные алгоритмы контроля при проведении ФК приводят в картах заказа.

6 В карте заказа могут устанавливаться другие динамические параметры с указанием метода контроля.

АЕНВ.431260.290ТУ

Лист

58

4 Транспортирование и хранение

Транспортирование и хранение микросхем – по ОСТ В 11 0998.

5 Указания по применению и эксплуатации

5.1 Общие указания

Указания по применению и эксплуатации микросхем – по ОСТ В 11 0998 с дополнениями и уточнениями, приведенными в настоящем разделе.

5.2 Указания к этапу разработки аппаратуры

5.2.5 Порядок подачи и снятия напряжений питания и входных сигналов на микросхемы должен быть следующим:

- при включении на микросхемы сначала подается напряжение питания U_{CC} , а затем входные напряжения U_I , или одновременно;
- при выключении напряжение питания U_{CC} снимается последним или одновременно с входными напряжениями U_I .

5.2.6 Амплитудное значение напряжения пульсации, включая высокочастотные и импульсные наводки, на выводе питания V_{CC} микросхем не должно превышать диапазона напряжения питания U_{CC} .

5.2.7 Допускается работа микросхем при ёмкости нагрузки C_L до 250,0 пФ. При этом динамические параметры не гарантируются.

5.2.8 Нумерацию, обозначение и наименование выводов микросхем приводят в приложениях к картам заказа.

5.2.9 Неиспользуемые выводы микросхем допускается подключать к шине общего вывода GND (0 В) или к шине напряжения питания U_{CC} .

5.2.10 На печатной плате должны быть электрически объединены как выводы GND (0 В), так и выводы V_{CC} («Питание»). Нумерация выводов указана в приложении Е.

5.2.11 Дополнительные указания к этапу разработки аппаратуры приводят в картах заказа.

5.2.12 При разработке аппаратуры рекомендуется использовать методологию проектирования полузаказных микросхем с применением метода прототипирования на имитаторе БК средствами системы автоматизированного проектирования «Ковчег», которая приведена в описании САПР «Ковчег» (www.asic.ru).

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
15572	Документ	04.04.19		

Изм	Лист	№ докум.	Подп.	Дата	Лист	59
					AEHB.431260.290ТУ	

5.3 Указания по входному контролю микросхем

Указания по входному контролю микросхем – по ОСТ В 11 0998.

5.4 Указания к производству аппаратуры

5.4.9 Допустимое значение потенциала статического электричества (СЭ) – не более 2 000 В при использовании стандартных периферийных ячеек и не более 1 000 В при использовании периферийных ячеек без верхнего защитного диода, что указывается в карте заказа.

Для влагозащиты плат с микросхемами рекомендуется лак УР-231 по ТУ 6-21-14 или ЭП-730 по ГОСТ 20824 в 3 слоя.

5.4.10 Режим и условия монтажа микросхем в аппаратуре – по ОСТ 11 073.063.

Рекомендуется установку и крепление микросхем на платы проводить в соответствии с рисунком 1.1 для микросхем 5529TP015 и в соответствии с рисунком 1.2 для микросхем 5529TP024, 5529TP034A, 5529TP034, 5529TP044A, 5529TP044, 5529TP054A, 5529TP064, 5529TP074A, 5529TP074, 5529TP084A, 5529TP084, 5529TP094, 5529TP104A, 5529TP094A. Вид формовки – в соответствии с рисунком 11 для микросхем 5529TP024, 5529TP034A, 5529TP034, 5529TP044A, 5529TP044, 5529TP054A, 5529TP064, 5529TP074A, 5529TP074, 5529TP084A, 5529TP084, 5529TP094, 5529TP104A.

Способ установки микросхем на платы и их демонтажа должен обеспечивать отсутствие передачи усилий, деформирующих корпус.

Рекомендуется начинать пайку с выводов V_{CC} и GND (0 В). Пайку остальных выводов разрешается проводить в любой последовательности.

5.4.11 Устанавливать и извлекать микросхемы из контактных приспособлений, а также производить замену микросхем необходимо только при снятии напряжений со всех выводов микросхемы.

5.4.12 В непосредственной близости между выводами V_{CC} и выводами GND (0 В), указанными в картах заказа, должны быть подключены керамические конденсаторы емкостью не менее 0,3 мкФ и рабочим напряжением не менее 10 В. Необходимое количество и номиналы конденсаторов определяются разработчиком аппаратуры.

5.4.13 Дополнительные указания по производству аппаратуры приводят в картах заказа.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
1574	Ред 11.06.20			

1	Зам.	ГАВЛ.10-2020	<i>Лев</i>	<i>11.06.20</i>
Изм	Лист	№ докум.	Подп.	Дата

АЕНВ.431260.290ТУ

Лист

60

6 Справочные данные

Справочные данные – по ОСТ В 11 0998 с дополнениями и уточнениями, приведенными в настоящем разделе.

6.2.2 Значение собственной резонансной частоты:

- резонансные частоты в диапазоне от 100 до 20 000 Гц отсутствуют для микросхем 5529TP015 в корпусе МК 5123.28–1.01;
- не менее 17,8 кГц для микросхем 5529TP024 и для микросхем 5529TP034А в корпусе МК 4217.44–1;
- не менее 11,0 кГц для микросхем 5529TP034 и для микросхем 5529TP044А в корпусе МК 4239.68–2;
- не менее 7,8 кГц для микросхем 5529TP044 и для микросхем 5529TP054А в корпусе МК 4247.100–3;
- не менее 6,0 кГц для микросхем 5529TP054 в корпусе МК 4248.144–3;
- не менее 4,8 кГц для микросхем 5529TP064 и для микросхем 5529TP074А в корпусе МК 4249.176–2;
- не менее 3,7 кГц для микросхем 5529TP074 и для микросхем 5529TP084А в корпусе МК 4250.208–2;
- не менее 2,9 кГц для микросхем 5529TP084 в корпусе МК 4245.240–7;
- не менее 2,7 кГц для микросхем 5529TP094 и для микросхем 5529TP104А в корпусе МК 4251.304–2;
- не менее 2,6 кГц для микросхем 5529TP094А в корпусе МК 4244.256–4;
- не менее 2,4 кГц для микросхем 5529TP104 в корпусе МК 4254.352–2.

6.4 Стойкость микросхем к воздействию специальных факторов

6.4.1 Типовая зависимость тока потребления микросхем в статическом режиме I_{CC} от значения характеристики 7.И₇ для микросхем, реализованных на БК 5529TP054, приведена на рисунке 12.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
15572	Лист 02.02.20			

Изм	Лист	№ докум.	Подп.	Дата	Лист	61
					AEHB.431260.290TУ	

6.4.2 Параметры чувствительности фронтовых триггеров и ячеек оперативных запоминающих устройств библиотеки ячеек 5529TP к воздействию факторов с характеристиками 7.K₉ (7.K₁₀), 7.K₁₁ (7.K₁₂) по ГОСТ Р В 20.39.414.2 , установленные в результате испытаний микросхем, приведены ниже:

а) ячейки являются стойкими к воздействию факторов с характеристиками 7.K₁₁ (7.K₁₂):

1) по одиночным радиационным эффектам (ОРЭ) отказов (тиристорный эффект (ТЭ) и катастрофический отказ (КО)) при воздействии факторов при температуре 85 °С:

- пороговые ЛПЭ не менее 93 МэВ•см²/мг;
- сечение насыщения не более $6,2 \cdot 10^{-8}$ см²;

2) по одиночным сбоям исправляемые ошибки:

- пороговые ЛПЭ не менее 67 МэВ•см²/мг;
- сечение насыщения не более $1,5 \cdot 10^{-12}$ см²/бит;

3) по одиночным сбоям не исправляемые ошибки:

- пороговые ЛПЭ не менее 67 МэВ•см²/мг;
- сечение насыщения не более $2,9 \cdot 10^{-12}$ см²/бит.

б) ячейки являются стойкими к воздействию факторов с характеристиками 7.K₉ (7.K₁₀) по ОРЭ отказов (ТЭ и КО) и сбоев.

6.4.3 В результате испытаний установлено, что при воздействии на микросхему одиночных импульсов напряжения (ОИН) наблюдается следующее:

а) для входов, на которых применяется ячейка ITS1TTLM или ITS1TTLD6M библиотеки ячеек БК 5529TP, критичной является отрицательная полярность, при этом катастрофический отказ при воздействии на вход микросхемы ОИН длительностью:

- $\tau_1 = 0,1$ мкс наступает при амплитуде более 700 В (уровень стойкости 700 В);
- $\tau_2 = 1,0$ мкс наступает при амплитуде более 400 В (уровень стойкости 400 В);
- $\tau_3 = 10$ мкс наступает при амплитуде более 400 В (уровень стойкости 400 В);

б) для выходов, на которых применяется библиотечная ячейка ODEXLVDM критичной является положительная полярность, при этом катастрофический отказ при воздействии на вход микросхемы ОИН длительностью:

- $\tau_1 = 0,1$ мкс наступает при амплитуде более 500 В (уровень стойкости 500 В);
- $\tau_2 = 1,0$ мкс наступает при амплитуде более 400 В (уровень стойкости 400 В);
- $\tau_3 = 10$ мкс наступает при амплитуде более 300 В (уровень стойкости 300 В);

Инв. № подл.	Подл. и дата	Инв. № дубл.	Взам. инв. №	Инв. №	Подп. и дата
1574	2022.07.12	1574			

Изм	Лист	№ докум.	Подп.	Дата	Лист
					62

в) для выходов, на которых применяется библиотечная ячейка ODE8 критичной является отрицательная полярность, при этом катастрофический отказ при воздействии на вход микросхемы ОИН длительностью:

- $\tau_1 = 0,1$ мкс наступает при амплитуде более 700 В (уровень стойкости 700 В);
- $\tau_2 = 1,0$ мкс наступает при амплитуде более 500 В (уровень стойкости 500 В);
- $\tau_3 = 10$ мкс наступает при амплитуде более 400 В (уровень стойкости 400 В);

г) для цепи питания критичной является положительная полярность, катастрофический отказ при воздействии на цепь питания длительностью:

- $\tau_1 = 0,1$ мкс наступает при амплитуде более 700 В (уровень стойкости 700 В);
- $\tau_2 = 1,0$ мкс наступает при амплитуде более 500 В (уровень стойкости 500 В);
- $\tau_3 = 10$ мкс наступает при амплитуде более 25 В (уровень стойкости 25 В).

6.4.4 Зависимости выходных дифференциальных и синфазных напряжений от накопленной дозы для выходов микросхем, реализующих M-LVDS линию связи (стандарт ANSI/TIA/EIA-899), приведены на рисунках 13.1 – 13.8. Зависимости выходных дифференциальных и синфазных напряжений от накопленной дозы для выходов микросхем, реализующих LVDS/LVDM линию связи (стандарт ANSI/TIA/EIA-644), приведены на рисунках 14.1 – 14.6. При измерении между положительным и отрицательным выходами LVDS/LVDM линии последовательно подключены два резистора номиналом $50\text{ Ом} \pm 1\%$, а для M-LVDS линии связи – два резистора номиналом $25\text{ Ом} \pm 1\%$. На рисунках приведены значения высокого и низкого уровня выходного сигнала, а также значение средней точки между резисторами для нормальных климатических условий.

6.6 Предельная температура p-n-перехода кристалла плюс 150 °C.

6.7 Масса микросхем без обводной рамкой должна быть:

- не более 0,5 г для микросхем 5529TP015 в корпусе МК 5123.28-1.01;
- не более 0,8 г для микросхем 5529TP024 и для микросхем 5529TP034А в корпусе МК 4217.44-1;
- не более 2,5 г для микросхем 5529TP034 и для микросхем 5529TP044А в корпусе МК 4239.68-2;
- не более 2,7 г для микросхем 5529TP044 и для микросхем 5529TP054А в корпусе МК 4247.100-3;
- не более 4,3 г для микросхем 5529TP054 в корпусе МК 4248.144-3;

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
5529	Зав. 03.07.02			

Изм	Лист	№ докум.	Подп.	Дата	AЕНВ.431260.290ТУ	Лист
						63

- не более 7,6 г для микросхем 5529TP064 и для микросхем 5529TP074А в корпусе МК 4249.176–2;
- не более 13,7 г для микросхем 5529TP074 и для микросхем 5529TP084А в корпусе МК 4250.208–2;
- не более 10,1 г для микросхем 5529TP084 в корпусе МК 4245.240–7;
- не более 14,1 г для микросхем 5529TP094 и для микросхем 5529TP104А в корпусе МК 4251.304–2;
- не более 10,7 г для микросхем 5529TP094А в корпусе МК 4244.256–4;
- не более 23,0 г для микросхем 5529TP104 в корпусе МК 4254.352–2.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1573	Жуков 02.07.10			

Изм	Лист	№ докум.	Подп.	Дата

АЕНВ.431260.290ТУ

Лист

64

7 Гарантии предприятия-изготовителя. Взаимоотношения изготовитель – потребитель

Гарантии предприятия-изготовителя и взаимоотношения изготовитель (поставщик) – потребитель (заказчик) – по ОСТ В 11 0998.

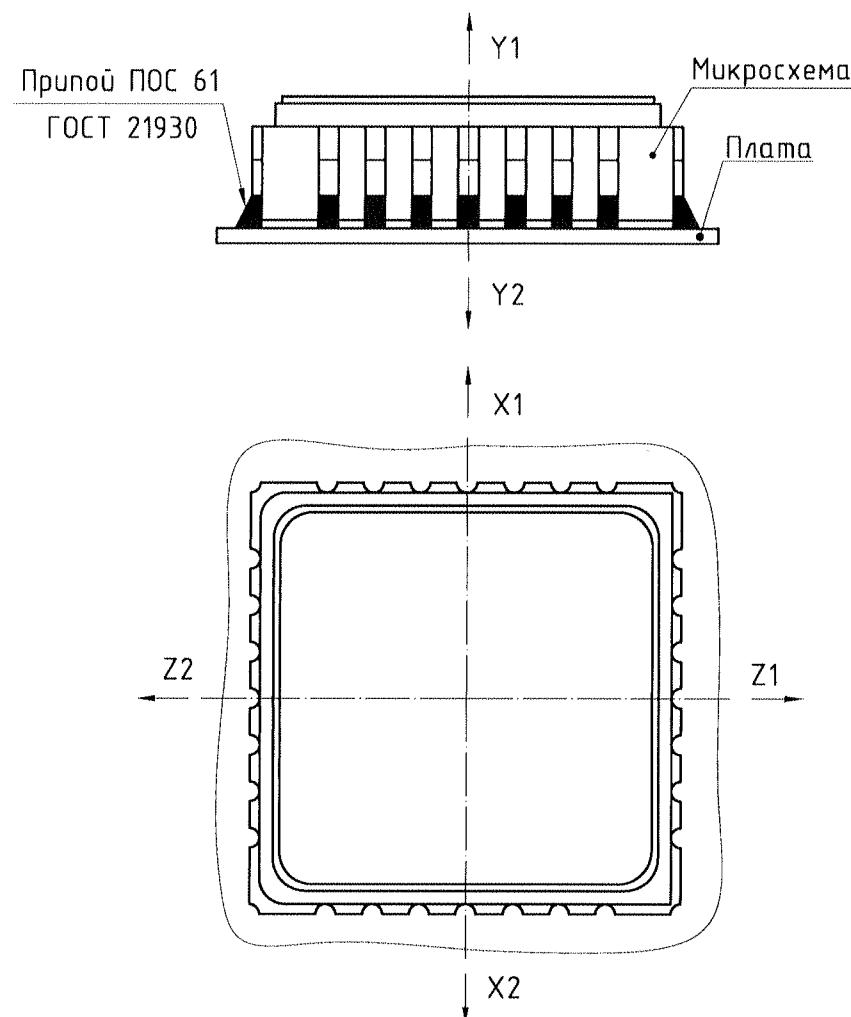
Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
1512	Л.А.О.И.Д.			

Изм	Лист	№ докум.	Подп.	Дата
-----	------	----------	-------	------

АЕНВ.431260.290ТУ

Лист

65



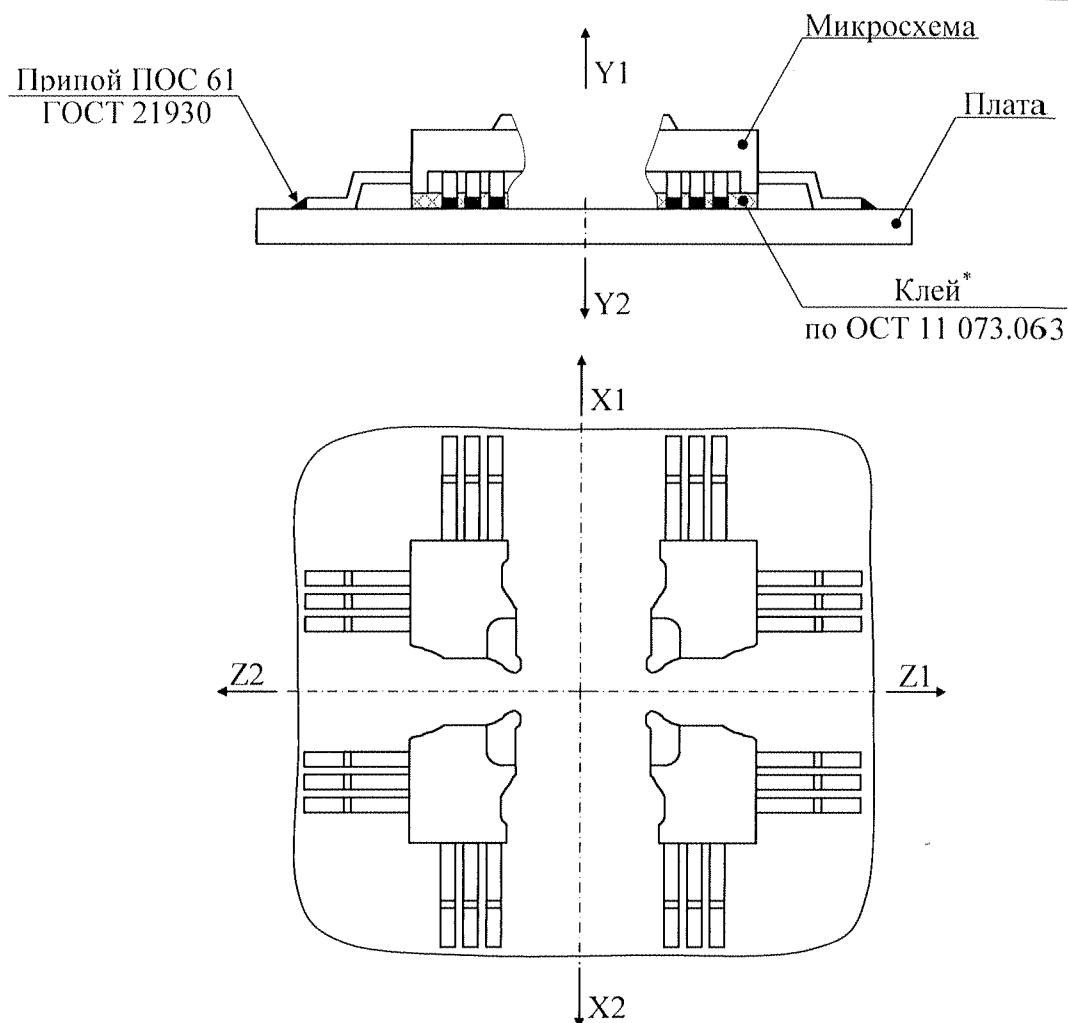
Направления воздействий ускорений:

- линейные ускорения – Y_1 (для К8 (последовательность 2) и С3 (последовательность 2));
- одиночные удары – X_1, Y_1, Z_1 (для К9 (последовательность 1) и С4 (последовательность 1)); Y_1 (для К11 (последовательность 3 таблицы 5) и D4 (последовательность 1 таблицы 5));
- вибропрочность и виброустойчивость – $X_1 (X_2), Y_1 (Y_2), Z_1 (Z_2)$ (для К9 (последовательность 2, 3) и С4 (последовательность 2, 3)).

Рисунок 1.1 – Пример установки микросхем 5529TP015 на плате и направления ускорений при испытании на механические воздействия

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
15714	Дул ОУ 13			

Изм	Лист	№ докум.	Подп.	Дата	Лист
					AЕНВ.431260.290ТУ



Направления воздействий ускорений:

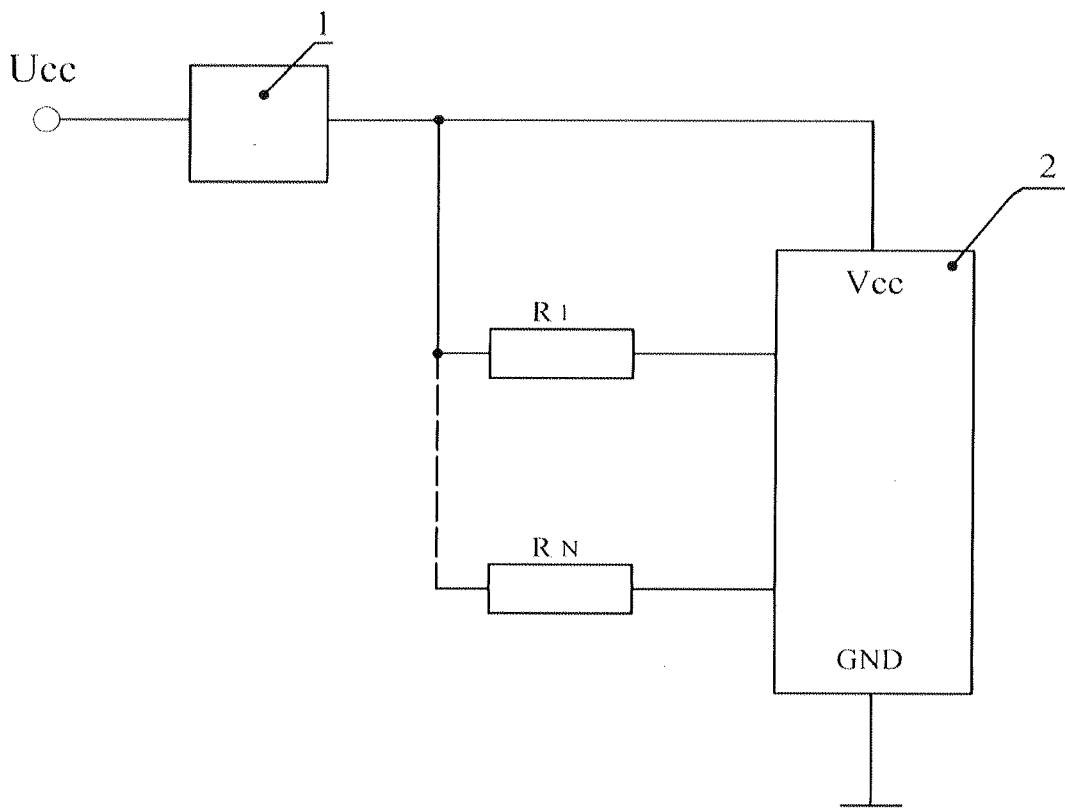
- линейные ускорения – Y1 (для K8 (последовательность 2) и C3 (последовательность 2));
- одиночные удары – X1, Y1, Z1 (для K9 (последовательность 1) и C4 (последовательность 1)); Y1 (для K11 (последовательность 3 таблицы 5) и D4 (последовательность 1 таблицы 5));
- вибропрочность ивиброустойчивость – X1 (X2), Y1 (Y2), Z1 (Z2) (для K9 (последовательность 2, 3) и C4 (последовательность 2, 3)).

Рисунок 1.2 – Пример установки микросхем 5529TP024, 5529TP034A, 5529TP034, 5529TP044A, 5529TP044, 5529TP054A, 5529TP064, 5529TP074A, 5529TP074, 5529TP084A, 5529TP084, 5529TP094, 5529TP104A, 5529TP094A, 5529TP104 на плате и направления ускорений при испытании на механические воздействия

* Допускается не производить приклейку микросхем при испытаниях, за исключением испытаний на виброустойчивость и воздействие акустического шума.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. №	Подп. и дата
10513	Жуков В.И. 12.07.19			

Изм	Лист	№ докум.	Подп.	Дата	Лист
					67



1 – устройство коммутации в составе стенда ЭТТ с частотой коммутации напряжения питания от $0,05 \pm 0,01$ до 60 ± 5 Гц со скважностью от 1,1 до 3;

2 – проверяемая микросхема.

Источник питания – $U_{CC} = 3,5$ В $\pm 0,1$ В.

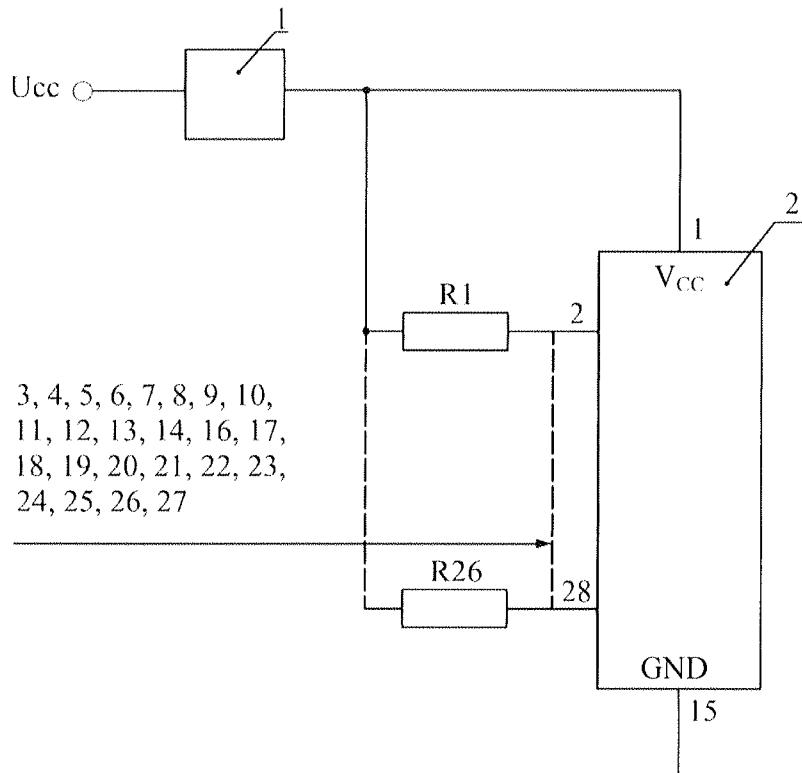
При граничных испытаниях $U_{CC} = 4,0$ В.

Номиналы резисторов $R_1 - R_N$ должны выбираться из диапазона значений от 1,5 до 2,7 кОм. N – количество информационных выводов микросхемы.

Критерием работоспособности является наличие импульсного напряжения, измеренного осциллографом без снятия с испытательного оборудования между выводами микросхемы GND (0 В, «Общий вывод») и V_{CC} («Питание»).

Рисунок 2 – Обобщенная схема включения микросхем серии 5529ТР при испытании на воздействие повышенной рабочей температуры среды, при испытаниях на кратковременную безотказность длительностью 1 000 и 4 000 ч, на длительные испытания на безотказность 140 000 ч (испытания на наработку до отказа), на граничные испытания

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. №	Подп. и дата
1512	Лихачев ОЧ 19			



1 – устройство коммутации в составе стенда ЭТТ с частотой коммутации напряжения питания от $0,05 \pm 0,01$ до 60 ± 5 Гц со скважностью от 1,1 до 3;

2 – проверяемая микросхема.

Источник питания – $U_{CC} = 3,5$ В $\pm 0,1$ В.

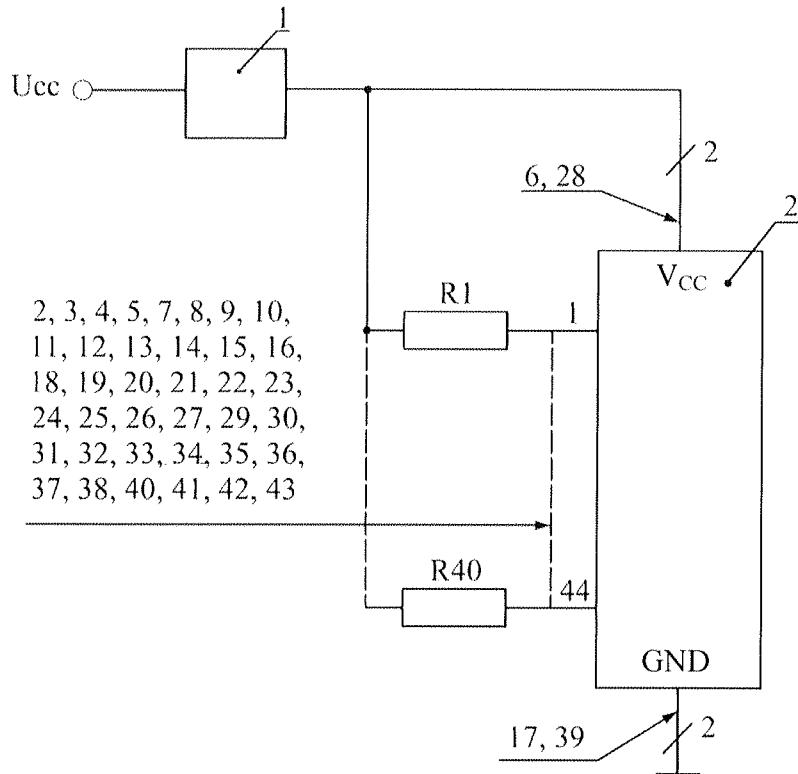
При граничных испытаниях $U_{CC} = 4,0$ В.

Номиналы резисторов R1 – R26 должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Критерием работоспособности является наличие импульсного напряжения, измеренного осциллографом без снятия с испытательного оборудования между выводами микросхемы GND (0 В, «Общий вывод») и V_{CC} («Питание»).

Рисунок 2.1 – Схема включения микросхем 5529TP015 при испытании на воздействие повышенной рабочей температуры среды, при испытаниях на кратковременную безотказность длительностью 1 000 и 4 000 ч, на длительные испытания на безотказность 140 000 ч (испытания на наработку до отказа), на граничные испытания

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. №	Подп. и дата
15529	Документ			



1 – устройство коммутации в составе стенда ЭТТ с частотой коммутации напряжения питания от $0,05 \pm 0,01$ до 60 ± 5 Гц со скважностью от 1,1 до 3;

2 – проверяемая микросхема.

Источник питания – $U_{CC} = 3,5$ В $\pm 0,1$ В.

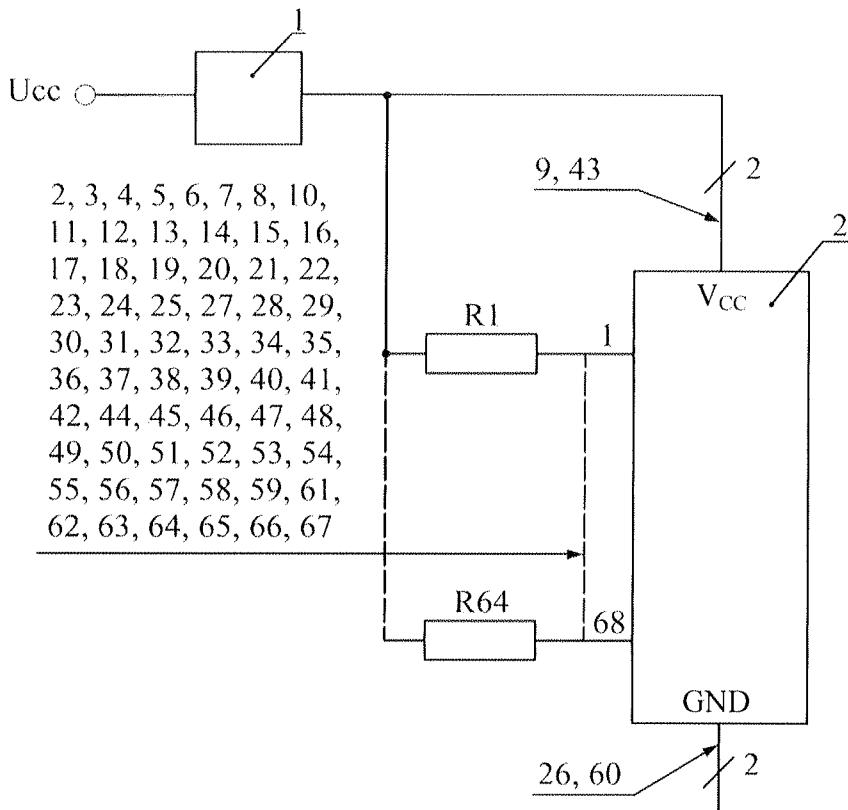
При граничных испытаниях $U_{CC} = 4,0$ В.

Номиналы резисторов R1 – R40 должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Критерием работоспособности является наличие импульсного напряжения, измеренного осциллографом без снятия с испытательного оборудования между выводами микросхемы GND (0 В, «Общий вывод») и V_{CC} («Питание»).

Рисунок 2.2 – Схема включения микросхем 5529TP024 и 5529TP034А при испытании на воздействие повышенной рабочей температуры среды, при испытаниях на кратковременную безотказность длительностью 1 000 и 4 000 ч, на длительные испытания на безотказность 140 000 ч (испытания на наработку до отказа), на граничные испытания

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. №	Подп. и дата
15712	Л.Д. ОУ 19			



1 – устройство коммутации в составе стенда ЭТТ с частотой коммутации напряжения питания от $0,05 \pm 0,01$ до 60 ± 5 Гц со скважностью от 1,1 до 3;

2 – проверяемая микросхема.

Источник питания – $U_{CC} = 3,5$ В ± 0,1 В.

При граничных испытаниях $U_{CC} = 4,0$ В.

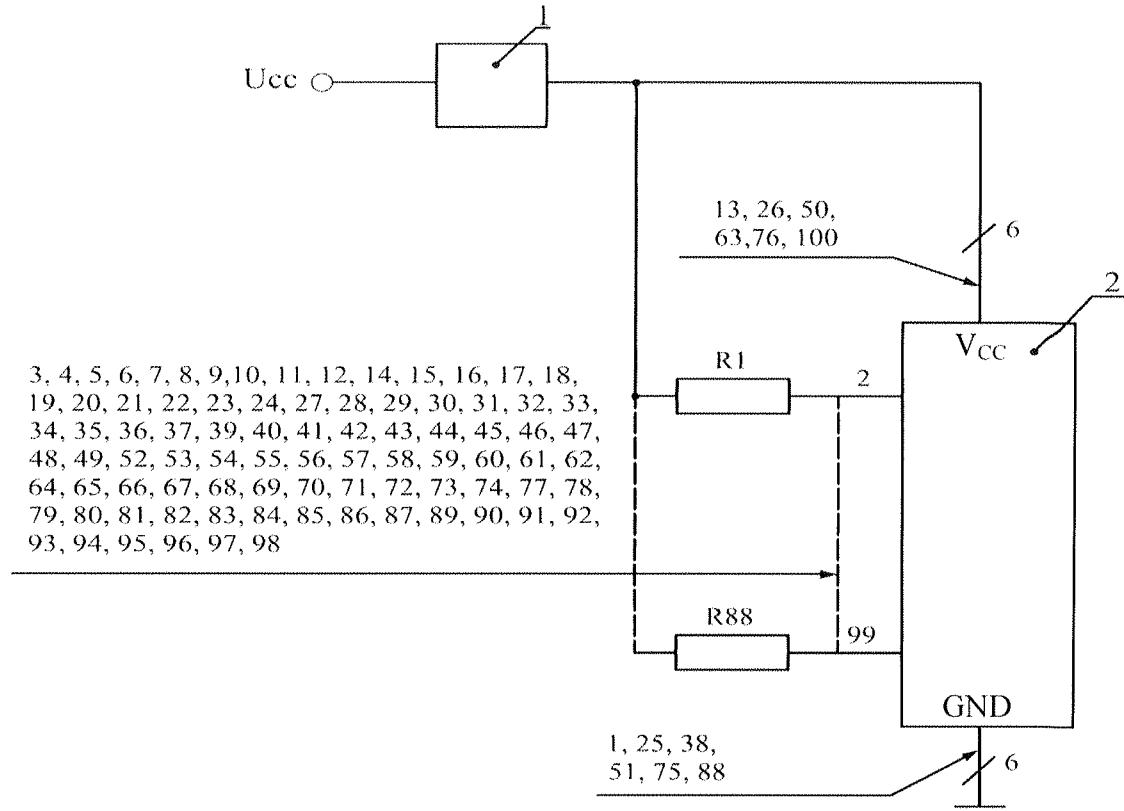
Номиналы резисторов R_1 – R_{64} должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Критерием работоспособности является наличие импульсного напряжения, измеренного осциллографом без снятия с испытательного оборудования между выводами микросхемы GND (0 В, «Общий вывод») и V_{CC} («Питание»).

Рисунок 2.3 – Схема включения микросхем 5529TP034 и 5529TP044А при испытании на воздействие повышенной рабочей температуры среды, при испытаниях на кратковременную безотказность длительностью 1 000 и 4 000 ч, на длительные испытания на безотказность 140 000 ч (испытания на наработку до отказа), на граничные испытания

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. №	Подп. и дата
157	22.02.2022			

Изм	Лист	№ докум.	Подп.	Дата	Лист	71
					AЕНВ.431260.290ТУ	



1 – устройство коммутации в составе стенда ЭТТ с частотой коммутации напряжения питания от $0,05 \pm 0,01$ до 60 ± 5 Гц со скважностью от 1,1 до 3;

2 – проверяемая микросхема.

Источник питания – $U_{CC} = 3,5$ В $\pm 0,1$ В.

При граничных испытаниях $U_{CC} = 4,0$ В.

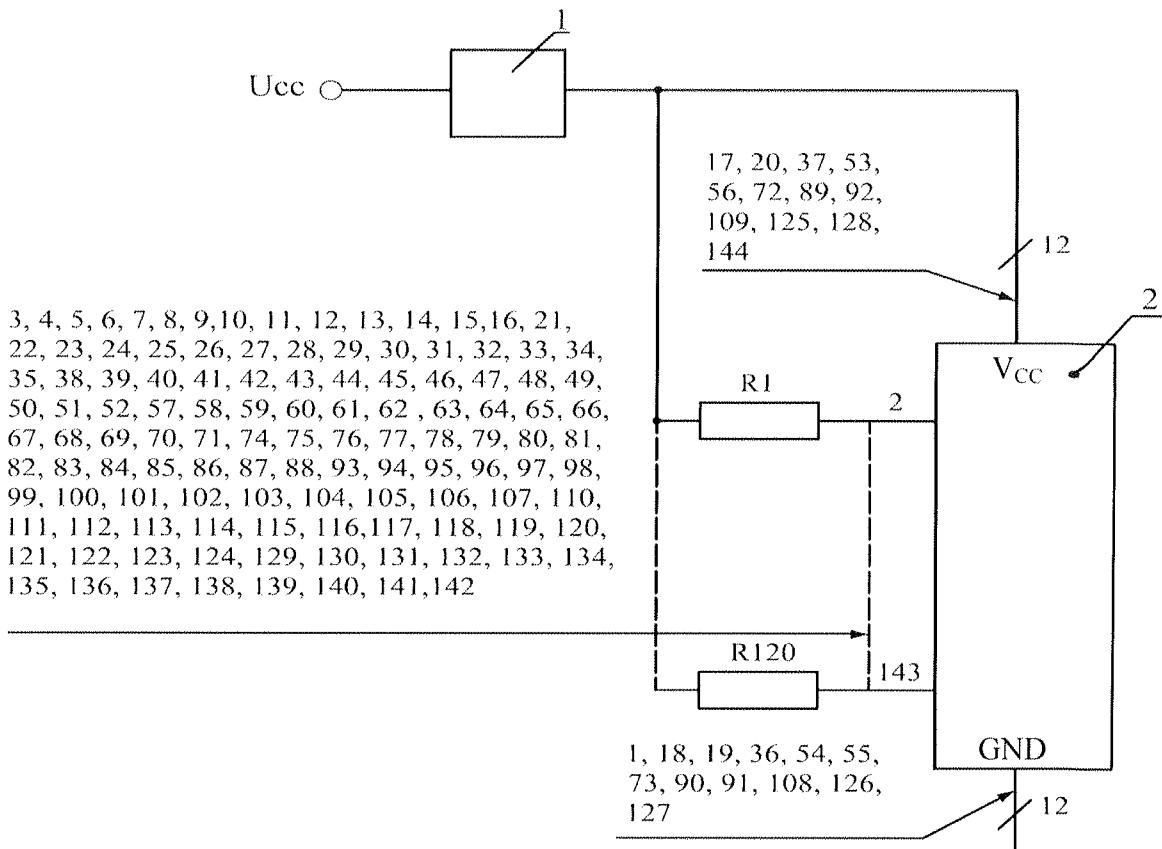
Номиналы резисторов R1 – R88 должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Критерием работоспособности является наличие импульсного напряжения, измеренного осциллографом без снятия с испытательного оборудования между выводами микросхемы GND (0 В, «Общий вывод») и V_{CC} («Питание»).

Рисунок 2.4 – Схема включения микросхем 5529TP044 и 5529TP054А при испытании на воздействие повышенной рабочей температуры среды, при испытаниях на кратковременную безотказность длительностью 1 000 и 4 000 ч, на длительные испытания на безотказность 140 000 ч (испытания на наработку до отказа), на граничные испытания

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. №	Подп. и дата
157	Гарбовская			

Изм	Лист	№ докум.	Подп.	Дата	Лист	72
					AЕНВ.431260.290ТУ	



1 – устройство коммутации в составе стенда ЭТТ с частотой коммутации напряжения питания от $0,05 \pm 0,01$ до 60 ± 5 Гц со скважностью от 1,1 до 3;

2 – проверяемая микросхема.

Источник питания – $U_{CC} = 3,5$ В ± 0,1 В.

При граничных испытаниях $U_{CC} = 4,0$ В.

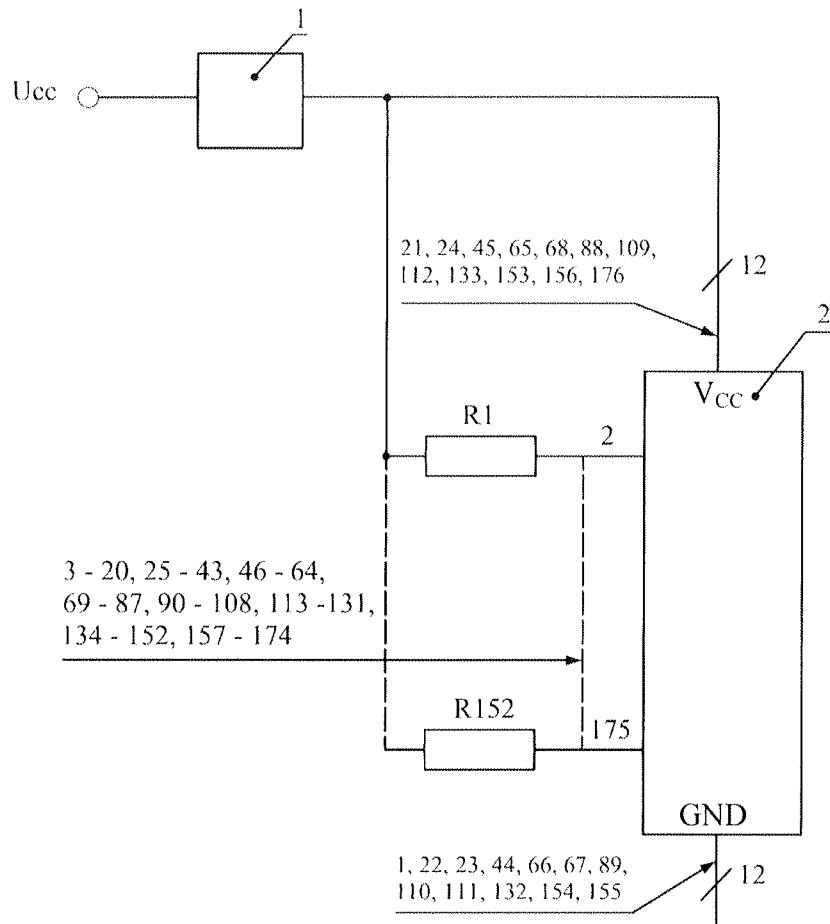
Номиналы резисторов R_1 – R_{120} должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Критерием работоспособности является наличие импульсного напряжения, измеренного осциллографом без снятия с испытательного оборудования между выводами микросхемы GND (0 В, «Общий вывод») и V_{CC} («Питание»).

Рисунок 2.5 – Схема включения микросхем 5529TP054 при испытании на воздействие повышенной рабочей температуры среды, при испытаниях на кратковременную безотказность длительностью 1 000 и 4 000 ч, на длительные испытания на безотказность 140 000 ч (испытания на наработку до отказа), на граничные испытания

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. №	Подп. и дата
1574	Дубл. 04.02.20			

Изм	Лист	№ докум.	Подп.	Дата	Лист	73
					AЕНВ.431260.290ТУ	



1 – устройство коммутации в составе стенда ЭТТ с частотой коммутации напряжения питания от $0,05 \pm 0,01$ до 60 ± 5 Гц со скважностью от 1,1 до 3;

2 – проверяемая микросхема.

Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$.

При граничных испытаниях $U_{CC} = 4,0 \text{ В}$.

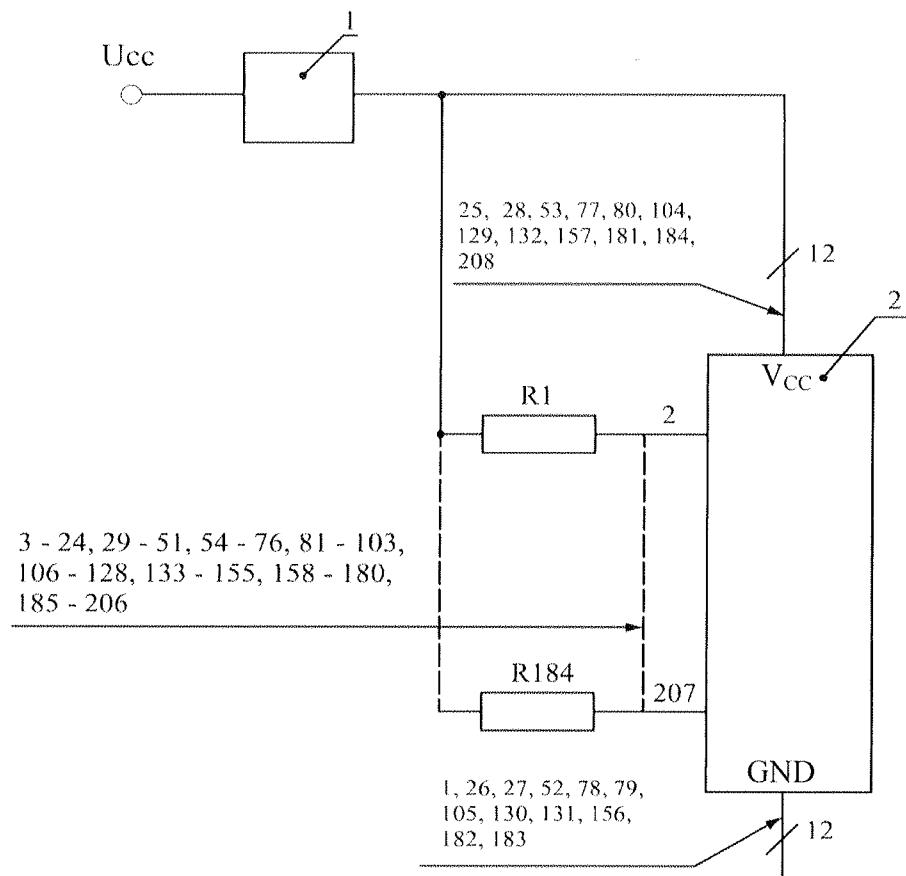
Номиналы резисторов R1 – R152 должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Критерием работоспособности является наличие импульсного напряжения, измеренного осциллографом без снятия с испытательного оборудования между выводами микросхемы GND (0 В, «Общий вывод») и V_{CC} («Питание»).

Рисунок 2.6 – Схема включения микросхем 5529TP064 и 5529TP074А при испытании на воздействие повышенной рабочей температуры среды, при испытаниях на кратковременную безотказность длительностью 1 000 и 4 000 ч, на длительные испытания на безотказность 140 000 ч (испытания на наработку до отказа), на граничные испытания

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. №	Подп. и дата
1514	15.02.04.19			

Изм	Лист	№ докум.	Подп.	Дата	Лист
					74



1 – устройство коммутации в составе стенда ЭТГ с частотой коммутации напряжения питания от $0,05 \pm 0,01$ до 60 ± 5 Гц со скважностью от 1,1 до 3;

2 – проверяемая микросхема.

Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$.

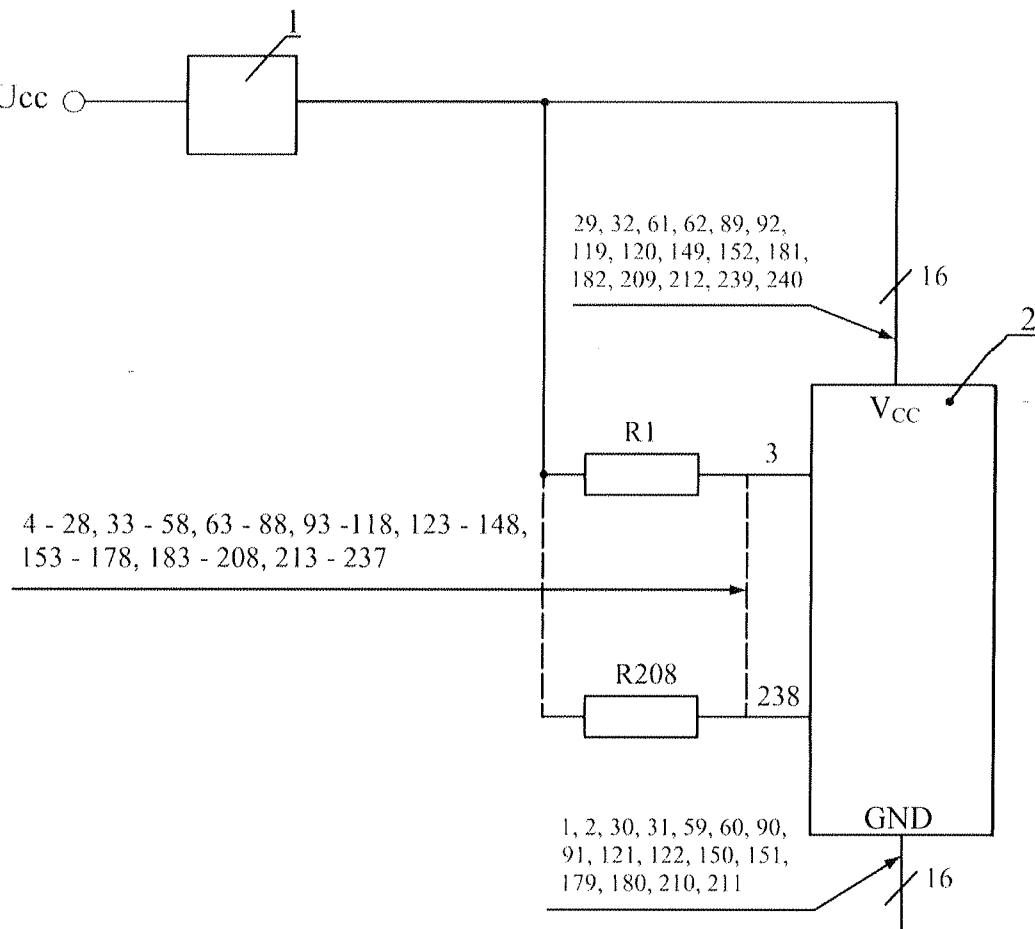
При граничных испытаниях $U_{CC} = 4,0$ В.

Номиналы резисторов R1 – R184 должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Критерием работоспособности является наличие импульсного напряжения, измеренного осциллографом без снятия с испытательного оборудования между выводами микросхемы GND (0 В, «Общий вывод») и V_{CC} («Питание»).

Рисунок 2.7 – Схема включения микросхем 5529TP074 и 5529TP084А при испытании на воздействие повышенной рабочей температуры среды, при испытаниях на кратковременную безотказность длительностью 1 000 и 4 000 ч, на длительные испытания на безотказность 140 000 ч (испытания на наработку до отказа), на граничные испытания

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1513	Чист. 02.02.19			



1 – устройство коммутации в составе стенда ЭТТ с частотой коммутации напряжения питания от $0,05 \pm 0,01$ до 60 ± 5 Гц со скважностью от 1,1 до 3;

2 – проверяемая микросхема.

Источник питания – $U_{CC} = 3,5$ В $\pm 0,1$ В.

При граничных испытаниях $U_{CC} = 4,0$ В.

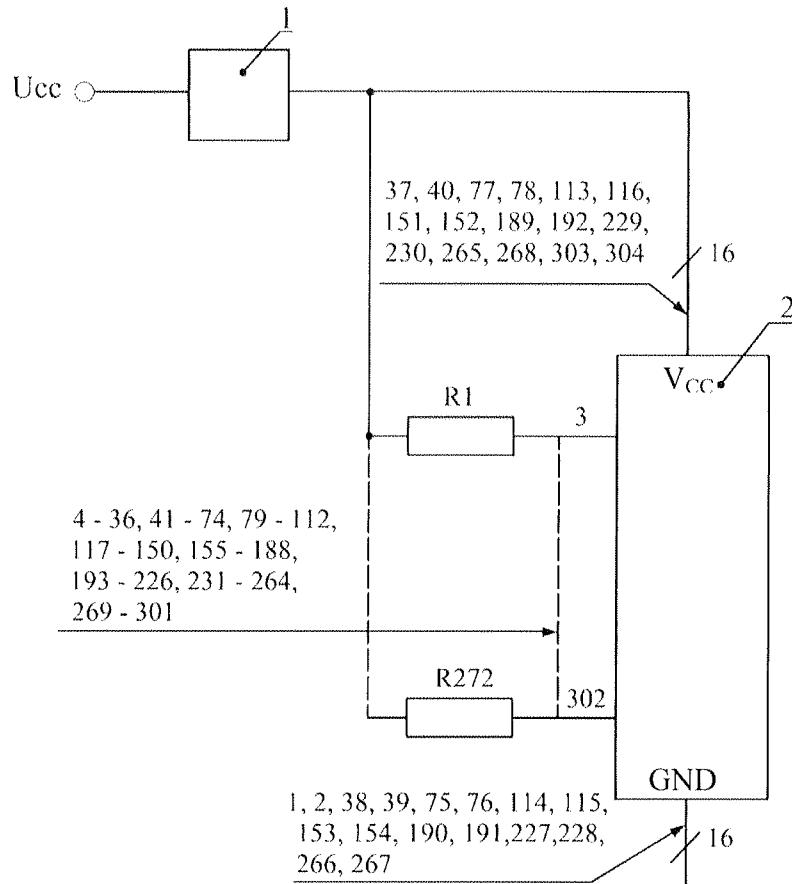
Номиналы резисторов R1 – R208 должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Критерием работоспособности является наличие импульсного напряжения, измеренного осциллографом без снятия с испытательного оборудования между выводами микросхемы GND (0 В, «Общий вывод») и V_{CC} («Питание»).

Рисунок 2.8 – Схема включения микросхем 5529TP084 при испытании на воздействие повышенной рабочей температуры среды, при испытаниях на кратковременную безотказность длительностью 1 000 и 4 000 ч, на длительные испытания на безотказность 140 000 ч (испытания на наработку до отказа), на граничные испытания

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
15712	Документ			

Изм	Лист	№ докум.	Подп.	Дата	Лист
					76



1 – устройство коммутации в составе стенда ЭТТ с частотой коммутации напряжения питания от $0,05 \pm 0,01$ до 60 ± 5 Гц со скважностью от 1,1 до 3;

2 – проверяемая микросхема.

Источник питания – $U_{CC} = 3,5$ В $\pm 0,1$ В.

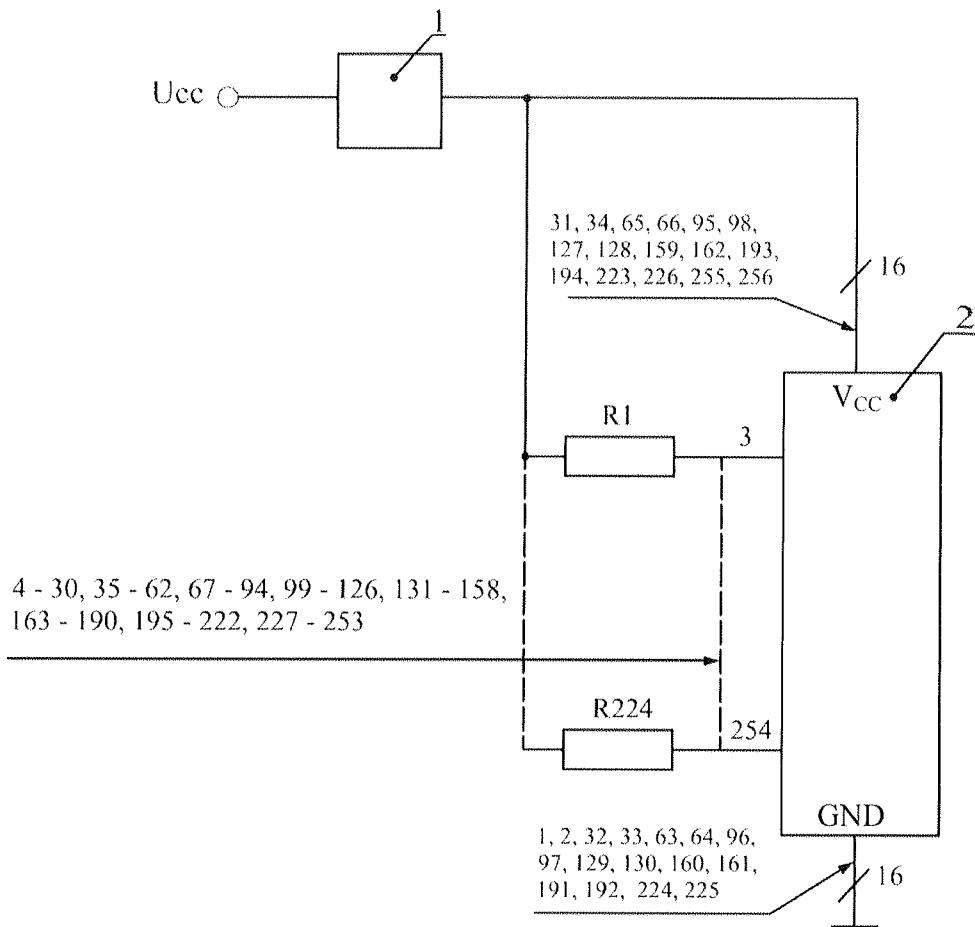
При граничных испытаниях $U_{CC} = 4,0$ В.

Номиналы резисторов R1 – R272 должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Критерием работоспособности является наличие импульсного напряжения, измеренного осциллографом без снятия с испытательного оборудования между выводами микросхемы GND (0 В, «Общий вывод») и V_{CC} («Питание»).

Рисунок 2.9 – Схема включения микросхем 5529TP094 и 5529TP104А при испытании на воздействие повышенной рабочей температуры среды, при испытаниях на кратковременную безотказность длительностью 1 000 и 4 000 ч, на длительные испытания на безотказность 140 000 ч (испытания на наработку до отказа), на граничные испытания

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. №	Подп. и дата
1573	Лист 2 из 2			



1 – устройство коммутации в составе стенда ЭТТ с частотой коммутации напряжения питания от $0,05 \pm 0,01$ до 60 ± 5 Гц со скважностью от 1,1 до 3;

2 – проверяемая микросхема.

Источник питания – $U_{CC} = 3,5$ В ± 0,1 В.

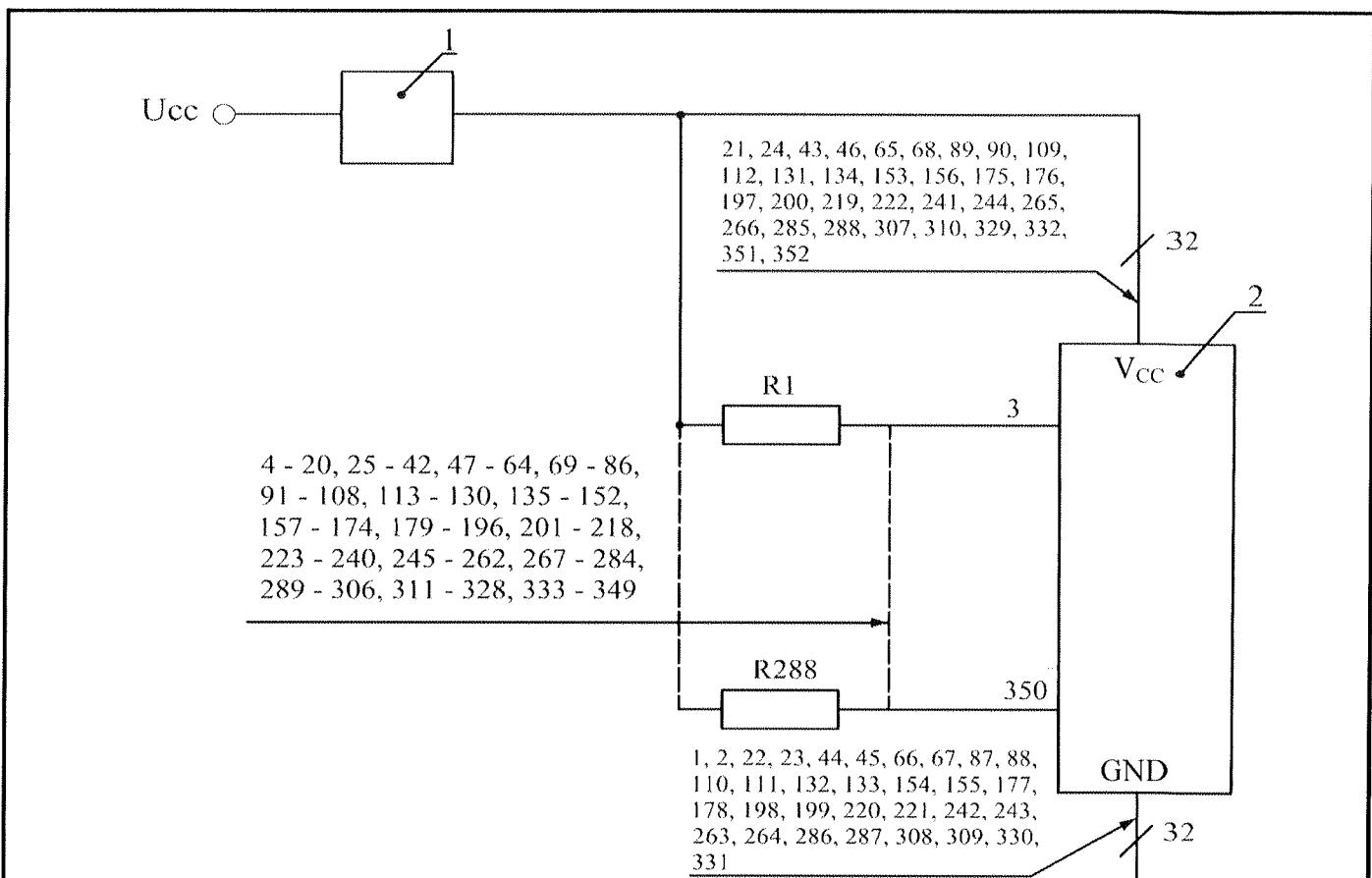
При граничных испытаниях $U_{CC} = 4,0$ В.

Номиналы резисторов R_1 – R_{224} должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

напряжения, измеренного осциллографом без снятия с испытательного оборудования между выводами микросхемы GND (0 В, «Общий вывод») и V_{CC} («Питание»).

Рисунок 2.10 – Схема включения микросхем 5529TP094А при испытании на воздействие повышенной рабочей температуры среды, при испытаниях на кратковременную безотказность длительностью 1 000 и 4 000 ч, на длительные испытания на безотказность 140 000 ч (испытания на наработку до отказа), на граничные испытания

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. №	Подп. и дата
1512	Лиц. Исп. № 24			



1 – устройство коммутации в составе стенда ЭТТ с частотой коммутации напряжения питания от $0,05 \pm 0,01$ до 60 ± 5 Гц со скважностью от 1,1 до 3;

2 – проверяемая микросхема.

Источник питания – $U_{CC} = 3,5$ В $\pm 0,1$ В.

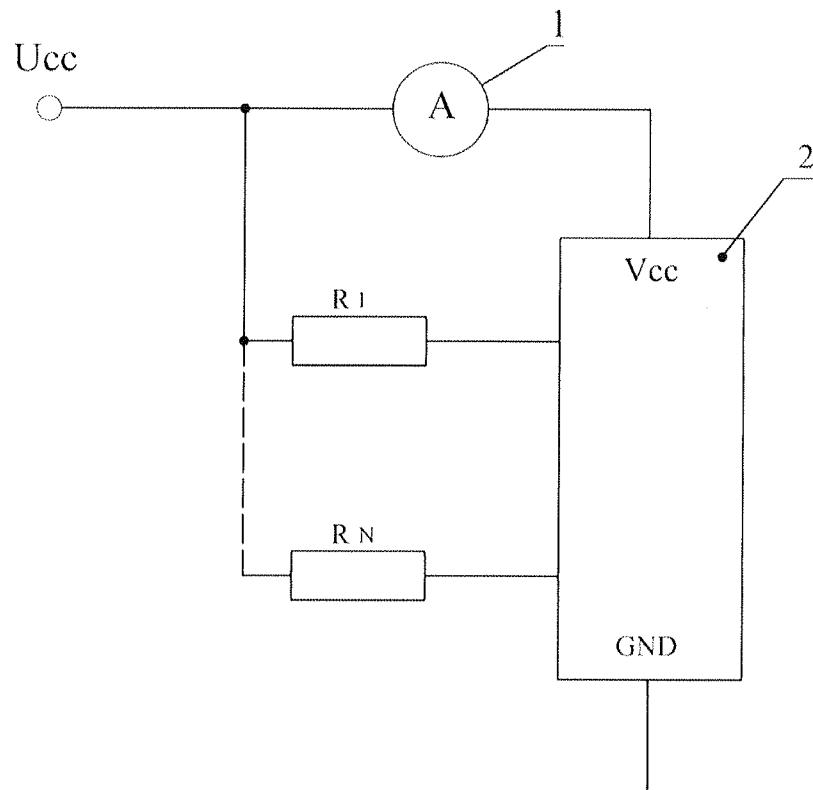
При граничных испытаниях $U_{CC} = 4,0$ В.

Номиналы резисторов R1 – R288 должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Критерием работоспособности является наличие импульсного напряжения, измеренного осциллографом без снятия с испытательного оборудования между выводами микросхемы GND (0 В, «Общий вывод») и V_{CC} («Питание»).

Рисунок 2.11 – Схема включения микросхем 5529TP104 при испытании на воздействие повышенной рабочей температуры среды, при испытаниях на кратковременную безотказность длительностью 1 000 и 4 000 ч, на длительные испытания на безотказность 140 000 ч (испытания на наработку до отказа), на граничные испытания

Инв. № подл.	Подл. и дата	Инв. №	Взам. инв. №	Подл. и дата
1573	Дубл. 02.07.12			



1 – измеритель постоянного тока;

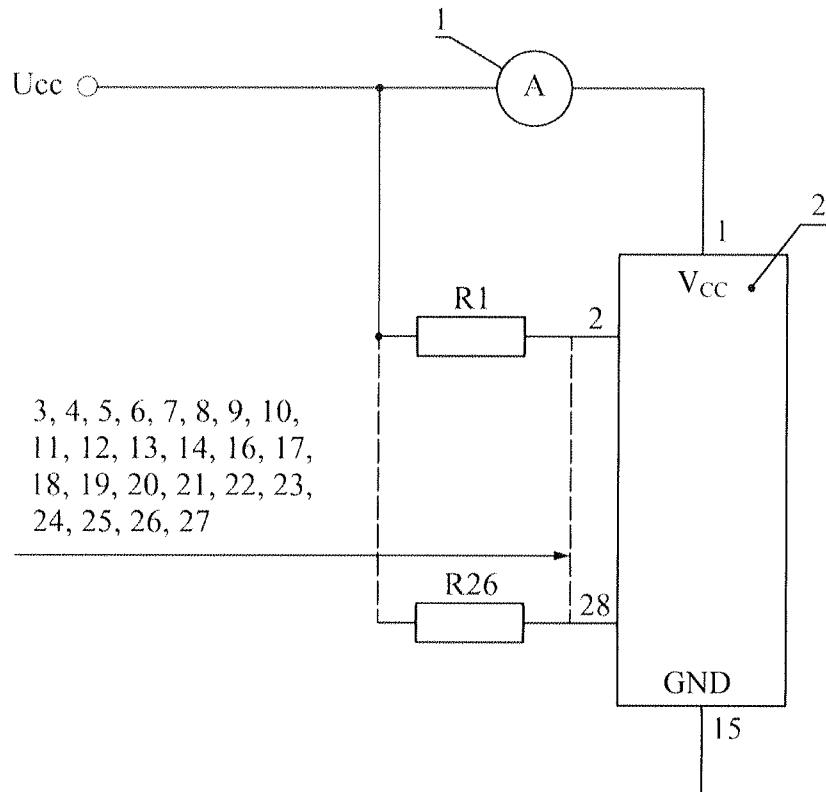
2 – проверяемая микросхема.

Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$;

Номиналы резисторов $R_1 - R_N$ должны выбираться из диапазона значений от 1,5 до 2,7 кОм. N – количество информационных выводов микросхемы.

Рисунок 3 – Обобщенная схема включения микросхем серии 5529ТР при испытаниях на воздействие пониженного атмосферного давления, виброустойчивость, акустический шум и при измерении I_{CC} после воздействия повышенной влажности воздуха (кратковременного)

Инв. № подл.	Подп. и дата	Инв. №	Взам. инв. №	Подп. и дата
15712	Лебедев Ю.Ю.			



1 – измеритель постоянного тока;

2 – проверяемая микросхема.

Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$;

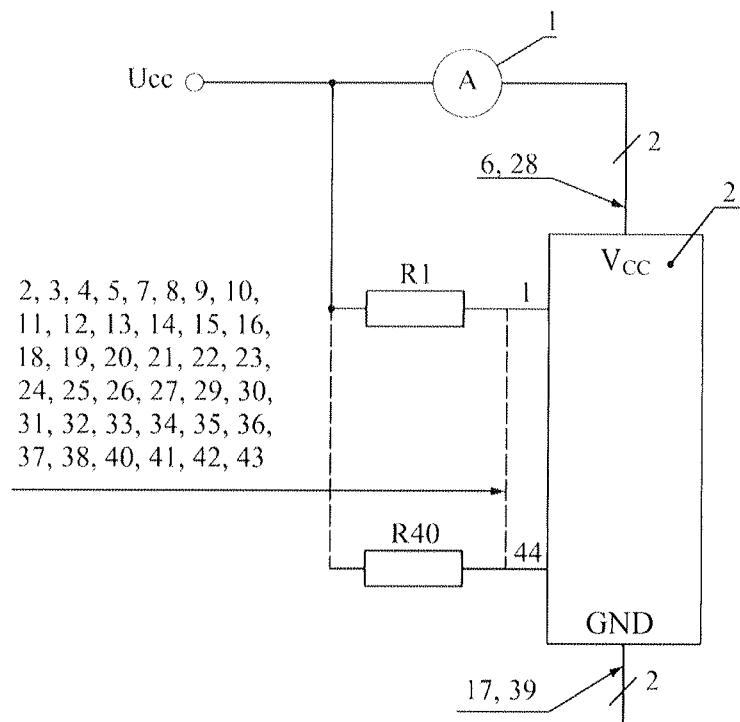
Значение тока потребления I_{CC} должно быть не более 10,0 мА.

Номиналы резисторов R1 – R26 должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Рисунок 3.1 – Схема включения микросхем 5529TP015 при испытаниях на воздействие пониженного атмосферного давления, виброустойчивость, акустический шум и при измерении I_{CC} после воздействия повышенной влажности воздуха (кратковременного)

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. №	Подп. и дата
1574	Изм. 02.02.20			

Изм	Лист	№ докум.	Подп.	Дата	Лист
					81



1 – измеритель постоянного тока;

2 – проверяемая микросхема.

Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$;

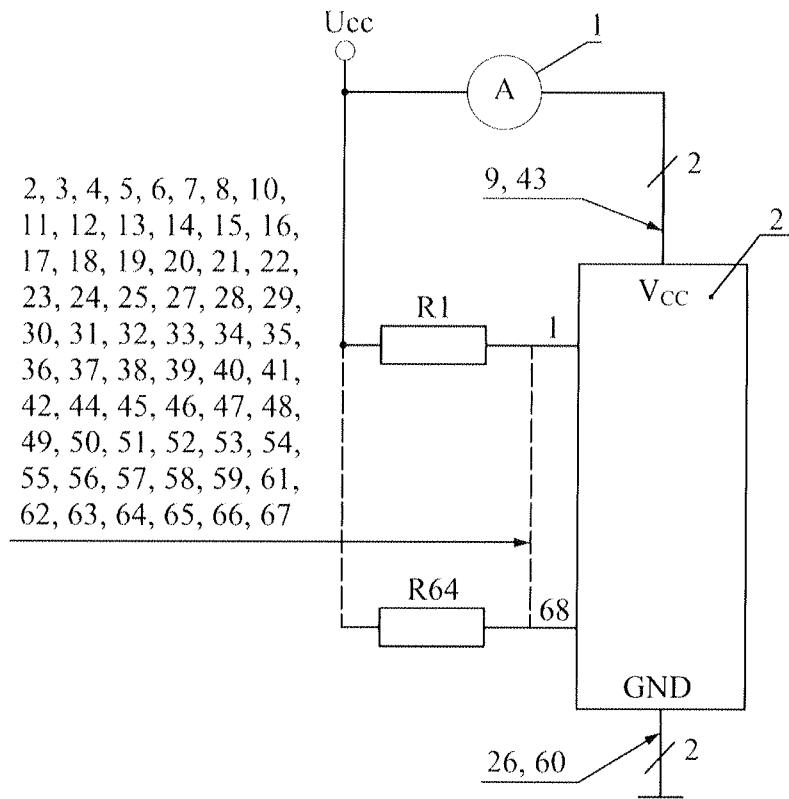
Значение тока потребления I_{CC} должно быть не более 10,0 мА.

Номиналы резисторов R1 – R40 должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Рисунок 3.2 – Схема включения микросхем 5529TP024 и 5529TP034А при испытаниях на воздействие пониженного атмосферного давления, виброустойчивость, акустический шум и при измерении I_{CC} после воздействия повышенной влажности воздуха (кратковременного)

Инв. № подл.	Подл. и дата	Инв. №	Взам. инв. №	Подп. и дата
15742	Рис. 3.2.04.12			

Изм	Лист	№ докум.	Подп.	Дата	Лист
					82



1 – измеритель постоянного тока;

2 – проверяемая микросхема.

Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$;

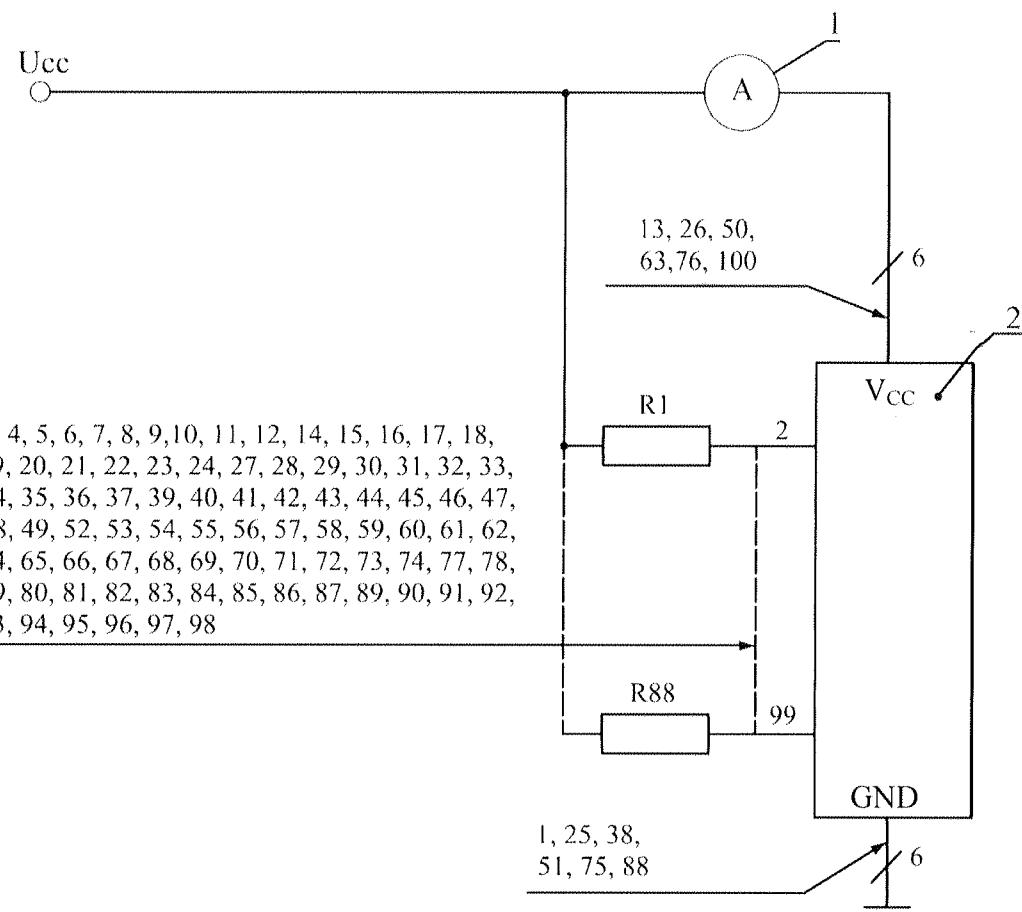
Значение тока потребления I_{CC} должно быть не более 10,0 мА.

Номиналы резисторов R1 – R64 должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Рисунок 3.3 – Схема включения микросхем 5529TP034 и 5529TP044А при испытаниях на воздействие пониженного атмосферного давления, виброустойчивость, акустический шум и при измерении I_{CC} после воздействия повышенной влажности воздуха (кратковременного)

Инв. № подп.	Подп. и дата	Инв. №	Взам. инв. №	Подп. и дата
1512	дат 02.04.19			

Изм	Лист	№ докум.	Подп.	Дата	Лист
					83



1 – измеритель постоянного тока;

2 – проверяемая микросхема.

Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$;

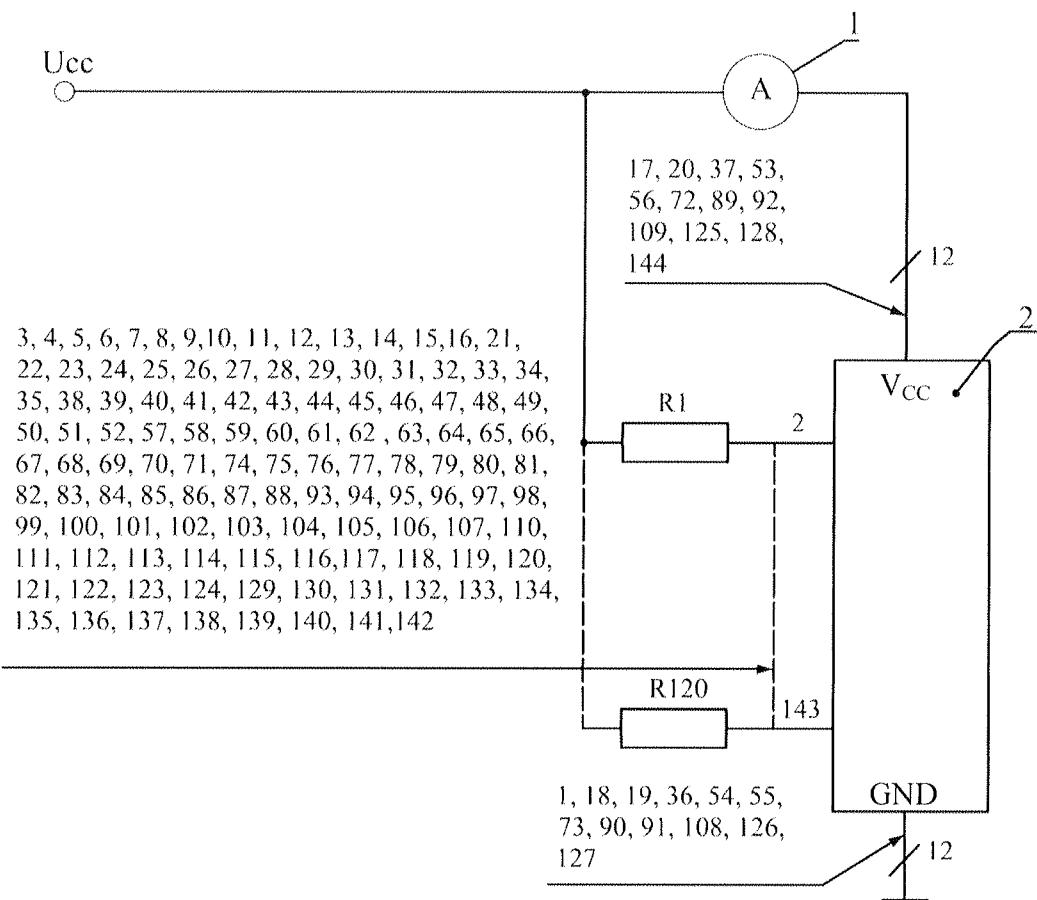
Значение тока потребления I_{CC} должно быть не более 10,0 мА.

Номиналы резисторов R1 – R88 должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Рисунок 3.4 – Схема включения микросхем 5529TP044 и 5529TP054А при испытаниях на воздействие пониженного атмосферного давления, виброустойчивость, акустический шум и при измерении I_{CC} после воздействия повышенной влажности воздуха (кратковременного)

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. №	Подп. и дата
1573	Григорьев А.Н.			

Изм	Лист	№ докум.	Подп.	Дата	Лист	84
					AЕНВ.431260.290ТУ	



1 – измеритель постоянного тока;

2 – проверяемая микросхема.

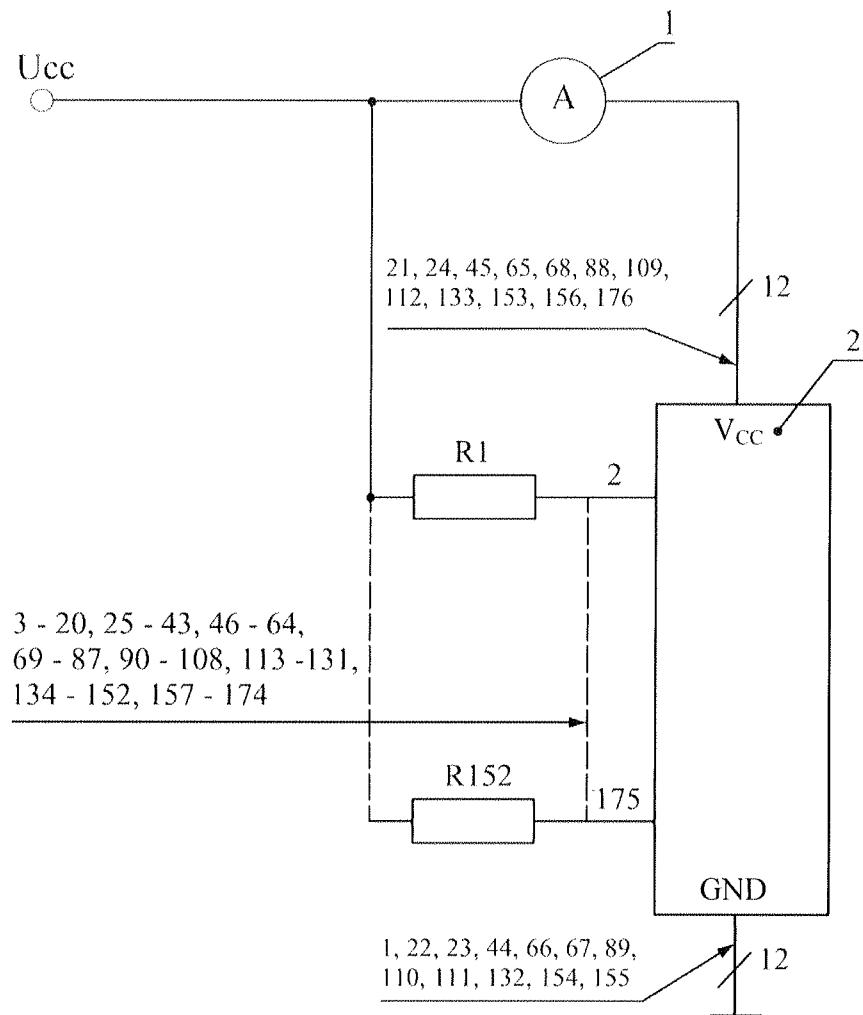
Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$;

Значение тока потребления I_{CC} должно быть не более 10,0 мА.

Номиналы резисторов R_1 – R_{120} должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Рисунок 3.5 – Схема включения микросхем 5529TP054 при испытаниях на воздействие пониженного атмосферного давления, виброустойчивость, акустический шум и при измерении I_{CC} после воздействия повышенной влажности воздуха (кратковременного)

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1512	Григорьев А.К. 12.12.19			



1 – измеритель постоянного тока;

2 – проверяемая микросхема.

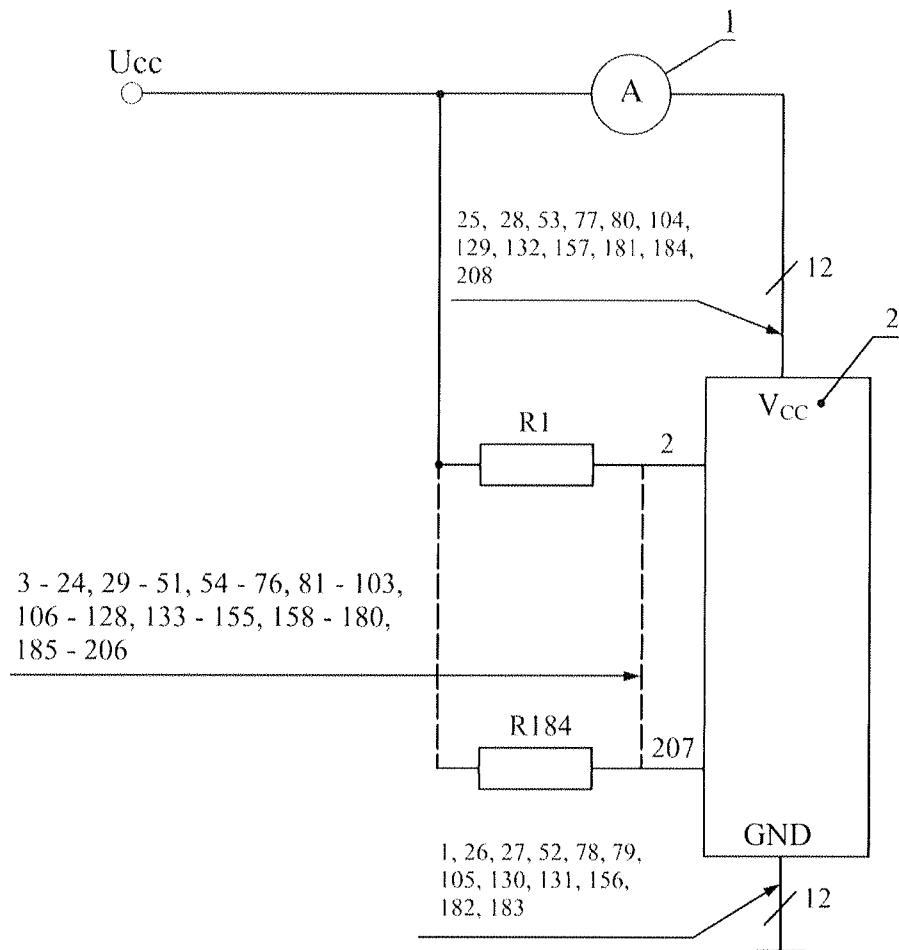
Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$;

Значение тока потребления I_{CC} должно быть не более 10,0 мА.

Номиналы резисторов $R1 - R152$ должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Рисунок 3.6 – Схема включения микросхем 5529TP064 и 5529TP074А при испытаниях на воздействие пониженного атмосферного давления, виброустойчивость, акустический шум и при измерении I_{CC} после воздействия повышенной влажности воздуха (кратковременного)

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
5529	Лист 02 из 02			



1 – измеритель постоянного тока;

2 – проверяемая микросхема.

Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$;

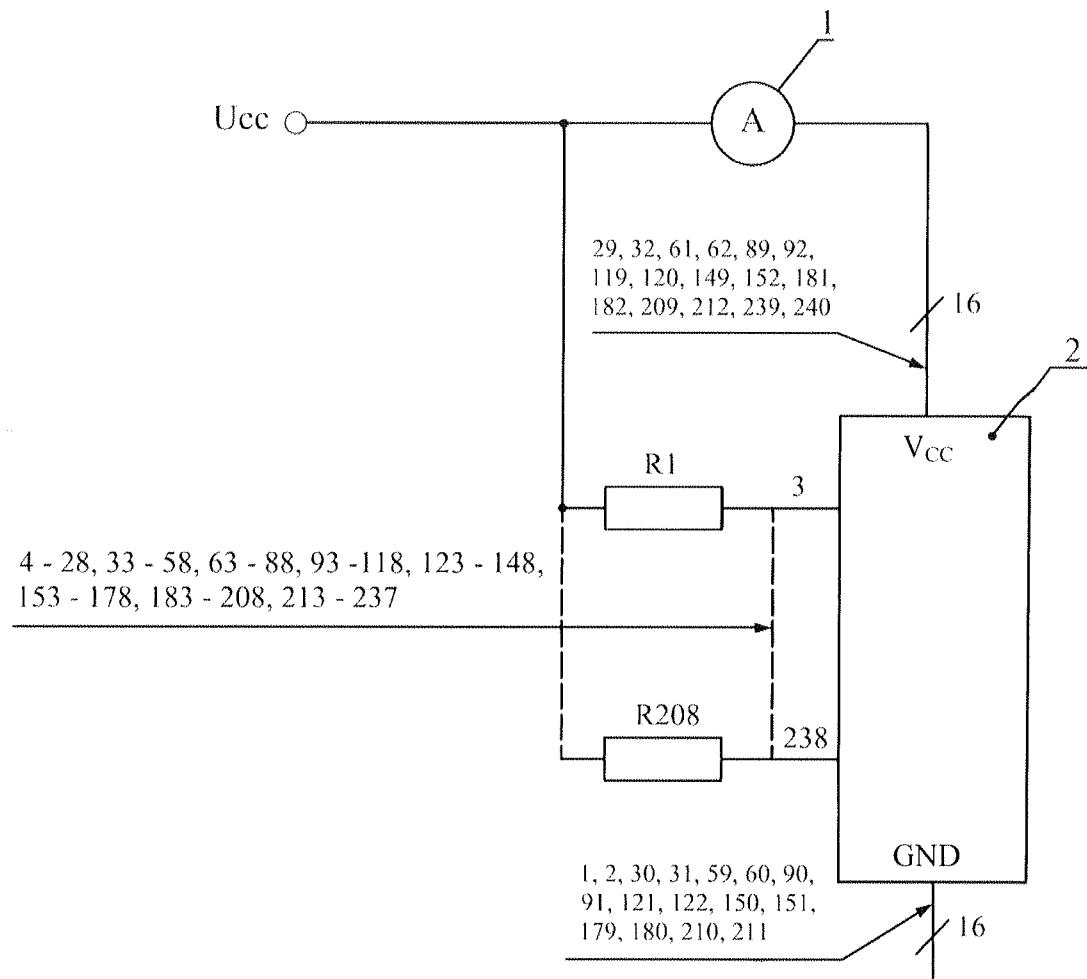
Значение тока потребления I_{CC} должно быть не более 10,0 мА.

Номиналы резисторов $R1 - R184$ должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Рисунок 3.7 – Схема включения микросхем 5529TP074 и 5529TP084А при испытаниях на воздействие пониженного атмосферного давления, виброустойчивость, акустический шум и при измерении I_{CC} после воздействия повышенной влажности воздуха (кратковременного)

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
157	Лист 1			

Изм	Лист	№ докум.	Подп.	Дата	Лист	87
					AЕНВ.431260.290ТУ	



1 – измеритель постоянного тока;

2 – проверяемая микросхема.

Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$;

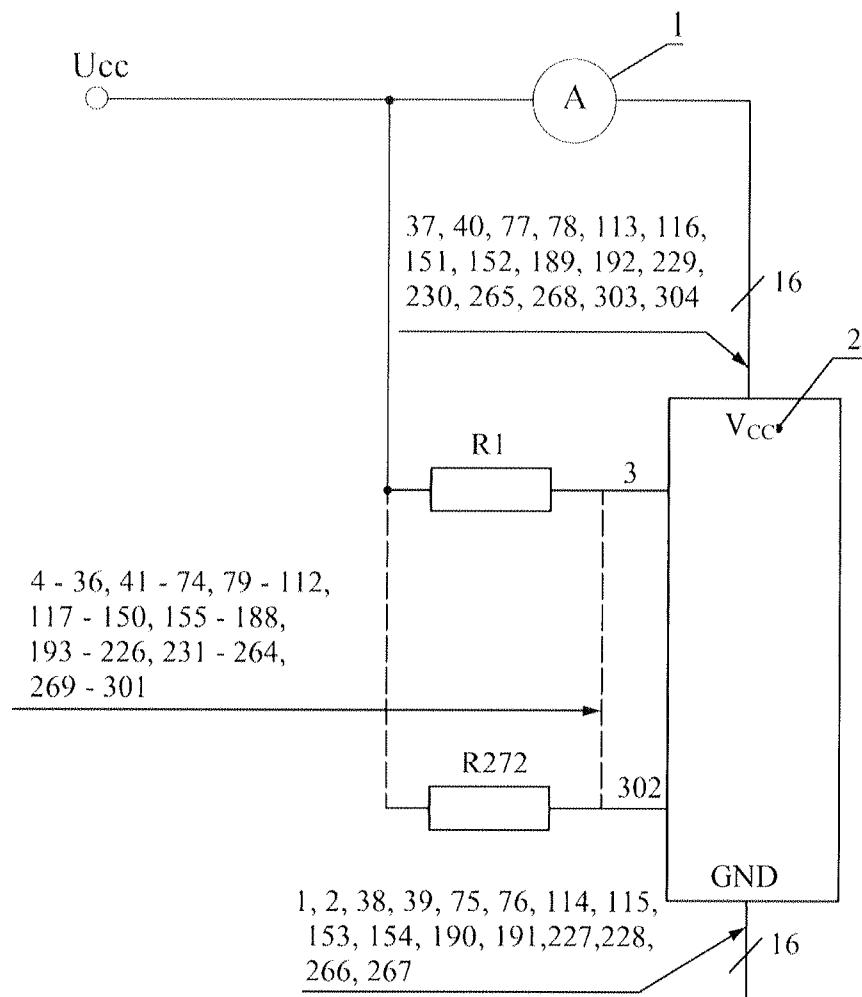
Значение тока потребления I_{CC} должно быть не более 10,0 мА.

Номиналы резисторов R_1 – R_{208} должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Рисунок 3.8 – Схема включения микросхем 5529TP084 при испытаниях на воздействие пониженного атмосферного давления, виброустойчивость, акустический шум и при измерении I_{CC} после воздействия повышенной влажности воздуха (кратковременного)

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. №	Подп. и дата
15132	Дарья Олег			

Изм	Лист	№ докум.	Подп.	Дата	Лист	88
					AЕНВ.431260.290ТУ	



1 – измеритель постоянного тока;

2 – проверяемая микросхема.

Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$;

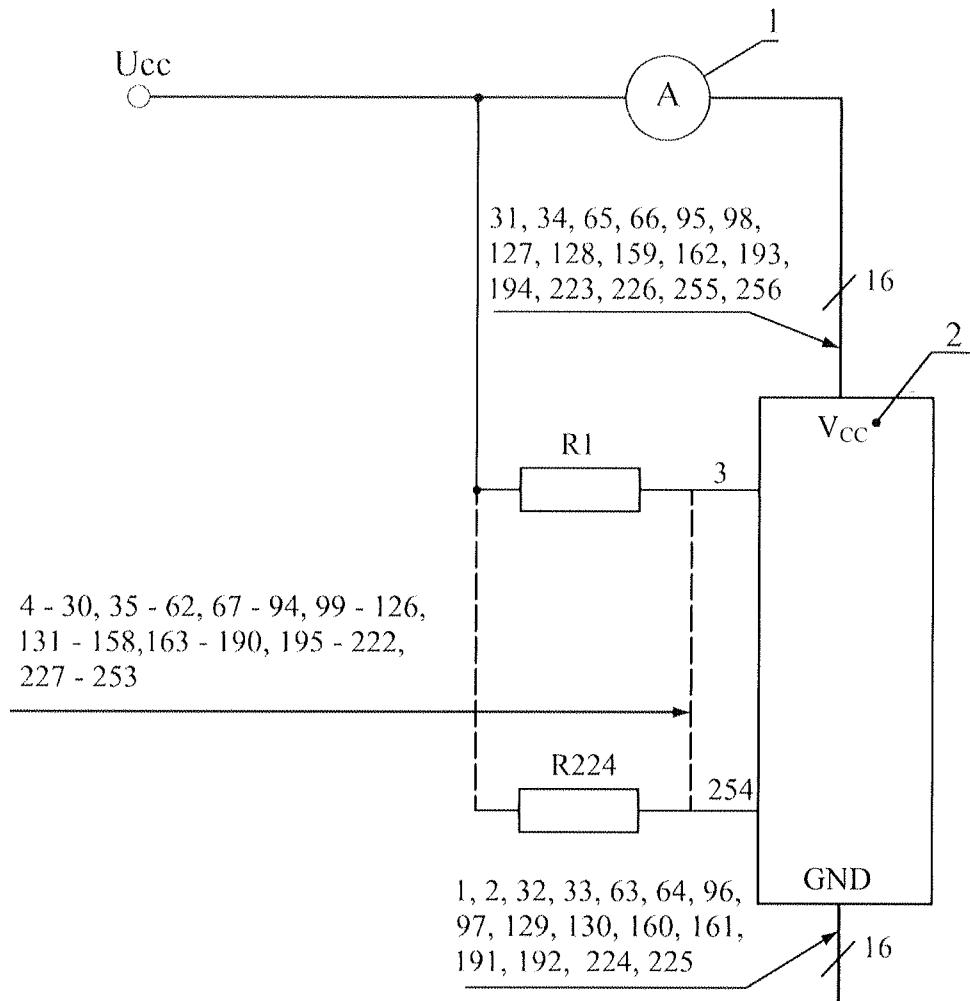
Значение тока потребления I_{CC} должно быть не более 10,0 мА.

Номиналы резисторов R_1 – R_{272} должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Рисунок 3.9 – Схема включения микросхем 5529TP094 и 5529TP104А при испытаниях на воздействие пониженного атмосферного давления, виброустойчивость, акустический шум и при измерении I_{CC} после воздействия повышенной влажности воздуха (кратковременного)

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1512	Григорьев			

Изм	Лист	№ докум.	Подп.	Дата	Лист	89
					AEHB.431260.290ТУ	



1 – измеритель постоянного тока;

2 – проверяемая микросхема.

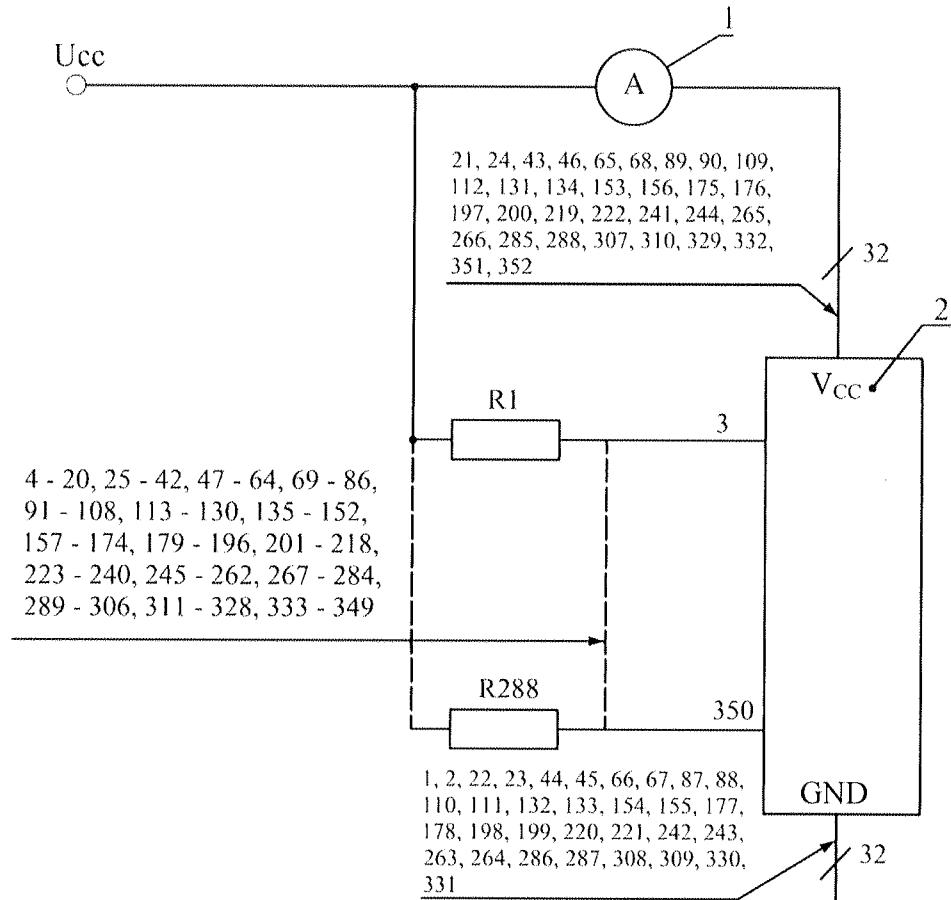
Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$;

Значение тока потребления I_{CC} должно быть не более 10,0 мА.

Номиналы резисторов $R1$ – $R224$ должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Рисунок 3.10 – Схема включения микросхем 5529TP094А при испытаниях на воздействие пониженного атмосферного давления, виброустойчивость, акустический шум и при измерении I_{CC} после воздействия повышенной влажности воздуха (кратковременного)

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. №	Подп. и дата
Изм	Лист	№ докум.	Подп.	Дата
1557	15.12.07			



1 – измеритель постоянного тока;

2 – проверяемая микросхема.

Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$;

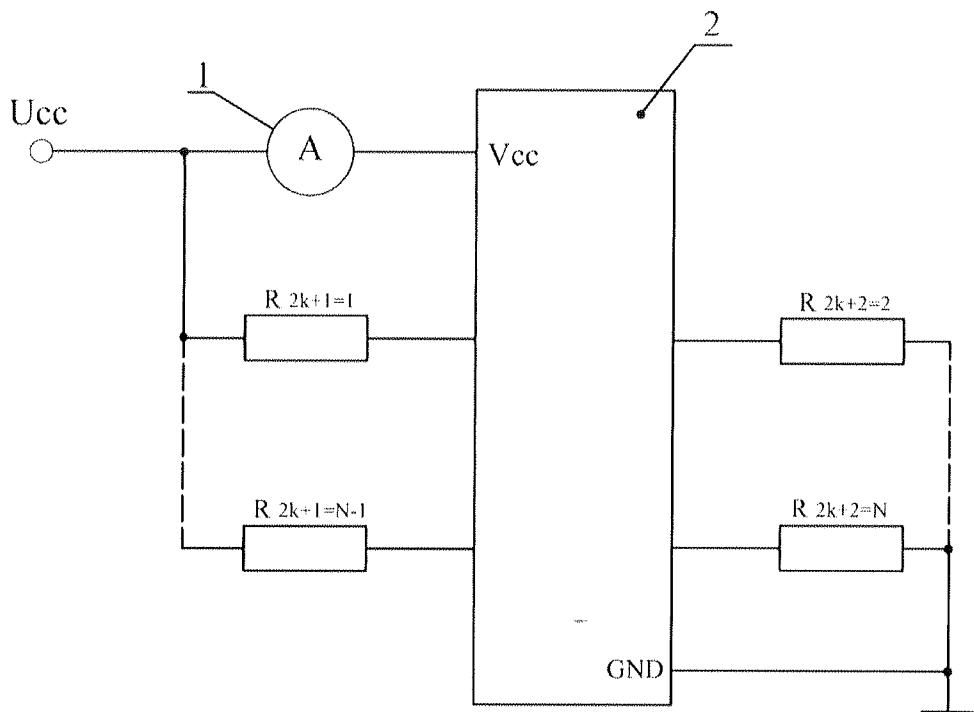
Значение тока потребления I_{CC} должно быть не более 10,0 мА.

Номиналы резисторов R1 – R288 должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Рисунок 3.11 – Схема включения микросхем 5529TP104 при испытаниях на воздействие пониженного атмосферного давления, виброустойчивость, акустический шум и при измерении I_{CC} после воздействия повышенной влажности воздуха (кратковременного)

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. №	Подп. и дата
1567	Лист 02 СХ 10			

Изм	Лист	№ докум.	Подп.	Дата	Лист
					AЕНВ.431260.290ТУ



1 – измеритель постоянного тока;

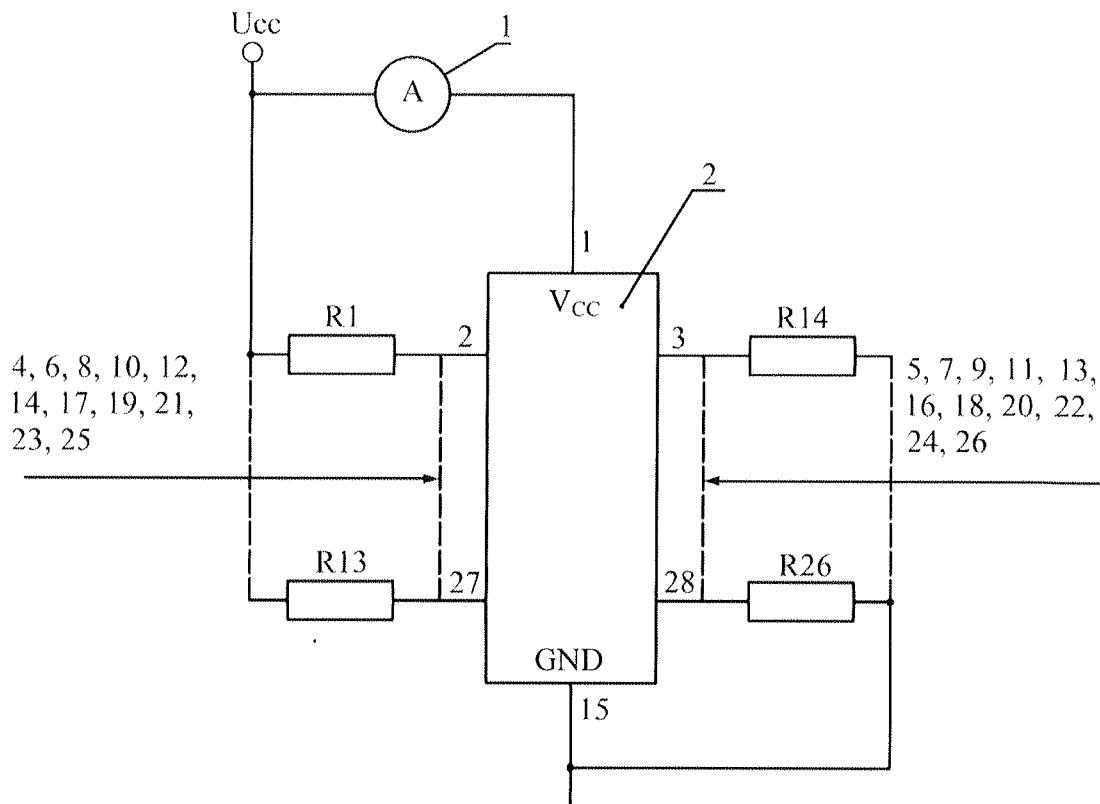
2 – проверяемая микросхема.

Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$;

Номиналы резисторов $R_1 - R_N$ должны выбираться из диапазона значений от 1,5 до 2,7 кОм. N – количество информационных выводов микросхемы.

Рисунок 4 – Обобщенная схема включения микросхем серии 5529ТР при испытаниях на воздействие инея и на воздействие повышенной влажности воздуха (длительного) и на определение точки росы (границные испытания)

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1574	Лиф О.С. 12.12.12			



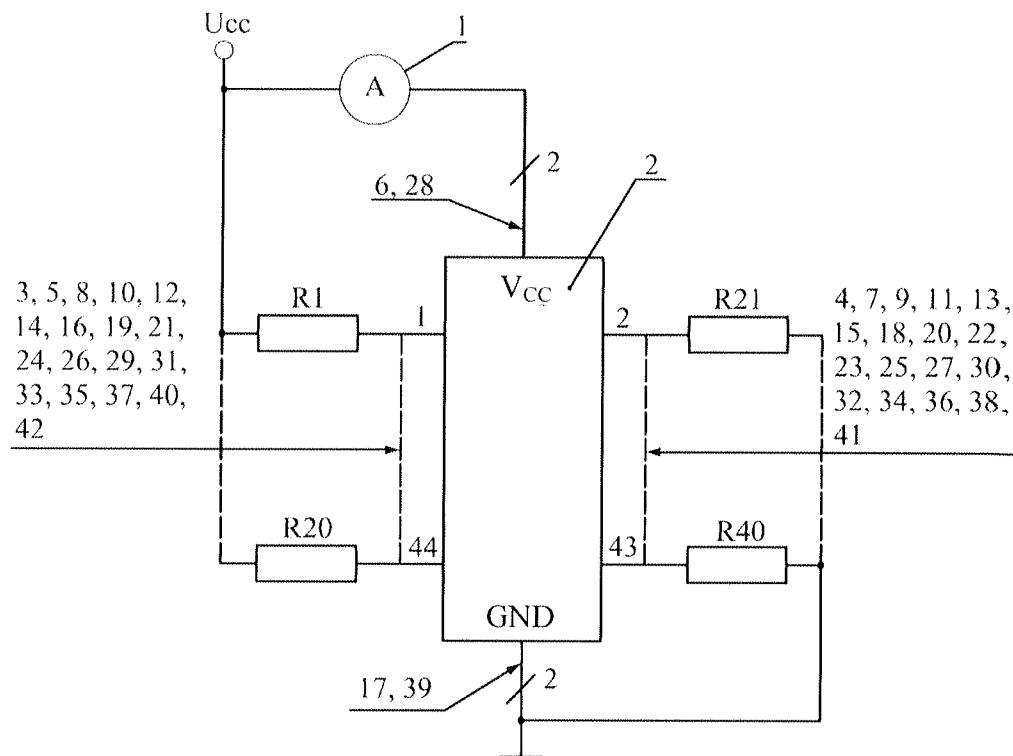
Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$;

Значение тока потребления I_{CC} должно быть не более 50,0 мА.

Номиналы резисторов R1 – R26 должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Рисунок 4.1 – Схема включения микросхем 5529TP015 при испытаниях на воздействие инея и росы, на воздействие повышенной влажности воздуха (длительного) и на определение точки росы (границные испытания)

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1514	Дж. Ох. 19.10			



1 – измеритель постоянного тока;

2 – проверяемая микросхема.

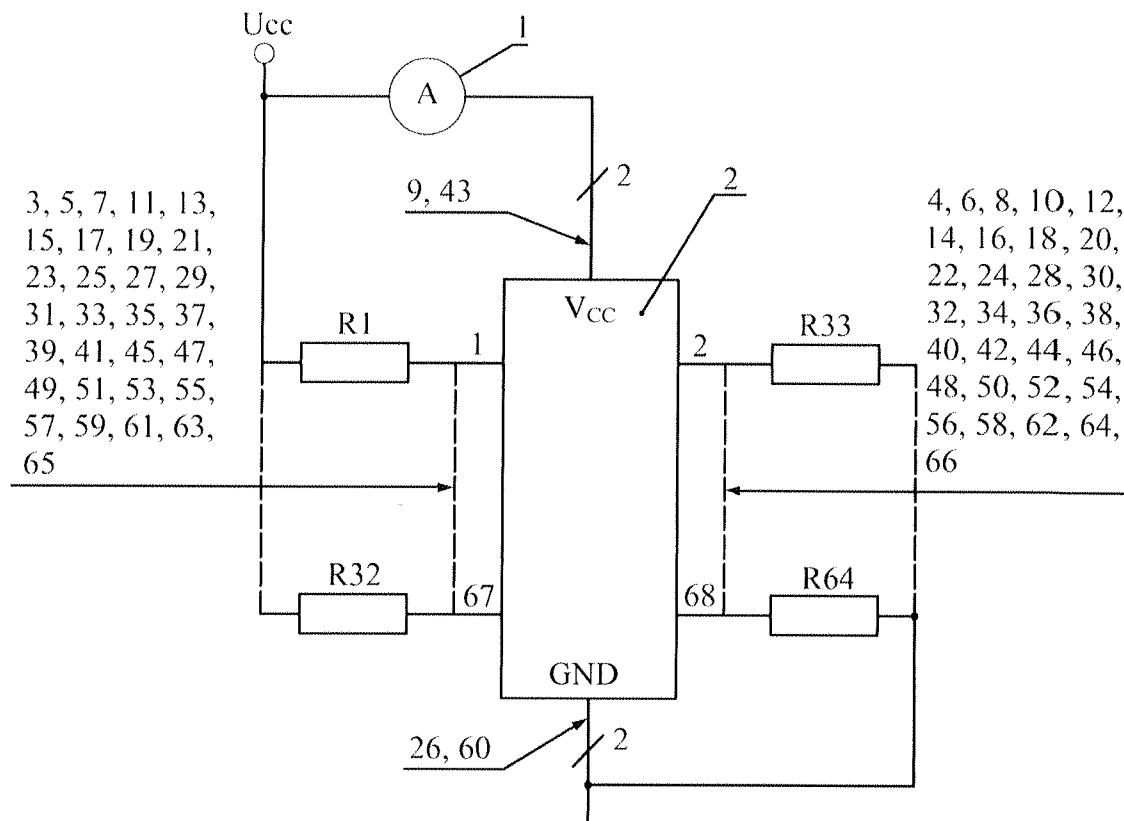
Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$;

Значение тока потребления I_{CC} должно быть не более 60,0 мА.

Номиналы резисторов R_1 – R_{40} должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Рисунок 4.2 – Схема включения микросхем 5529TP024 и 5529TP034А при испытаниях на воздействие инея и росы, на воздействие повышенной влажности воздуха (длительного) и на определение точки росы (границные испытания)

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
15772	Дзюк И.А. 27.02.2022			



1 – измеритель постоянного тока;

2 – проверяемая микросхема.

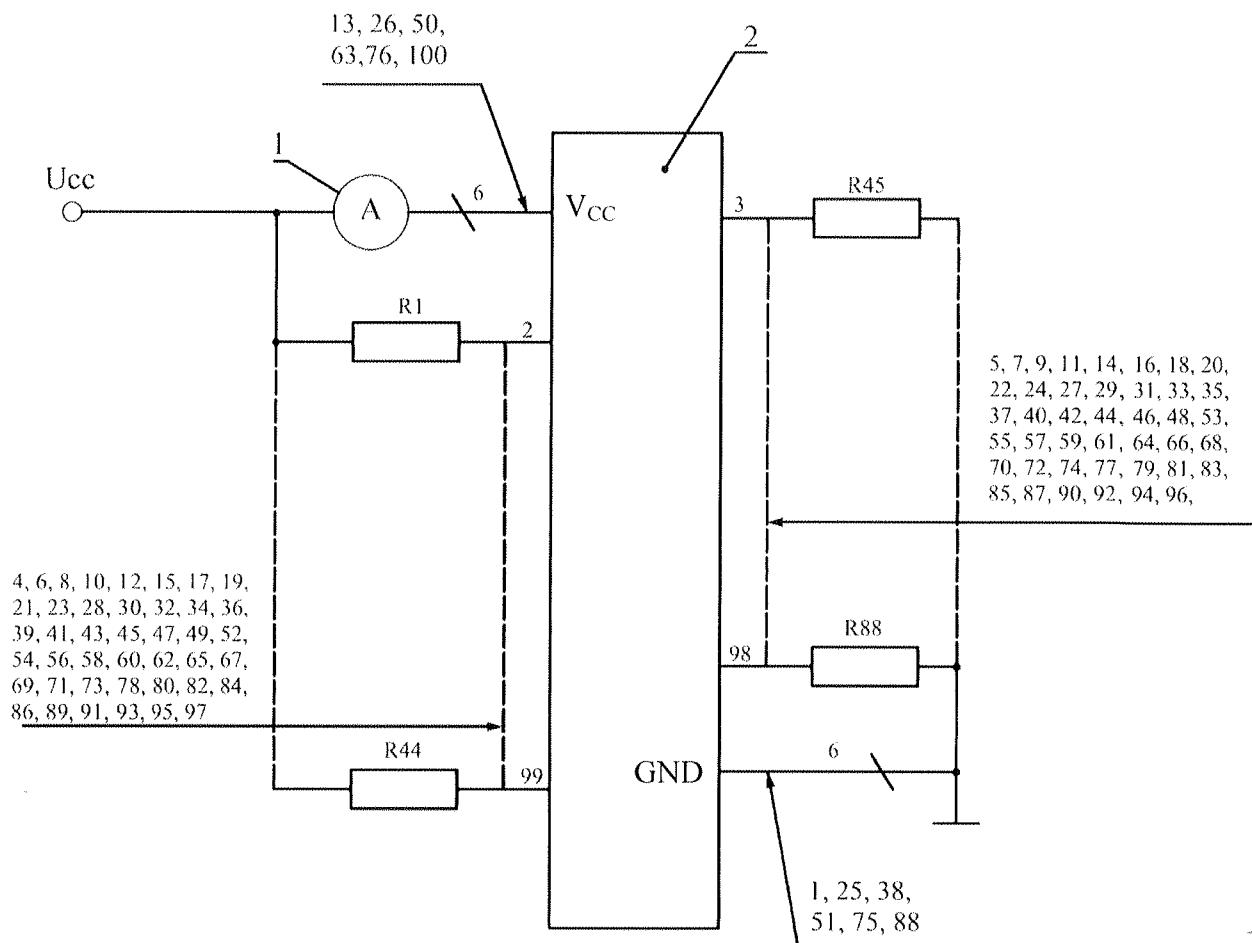
Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$;

Значение тока потребления I_{CC} должно быть не более 85,0 мА.

Номиналы резисторов R_1 – R_{64} должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Рисунок 4.3 – Схема включения микросхем 5529TP034 и 5529TP044А при испытаниях на воздействие инея и росы, на воздействие повышенной влажности воздуха (длительного) и на определение точки росы (границные испытания)

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
15772	25.02.04.12			



1 – измеритель постоянного тока;

2 – проверяемая микросхема.

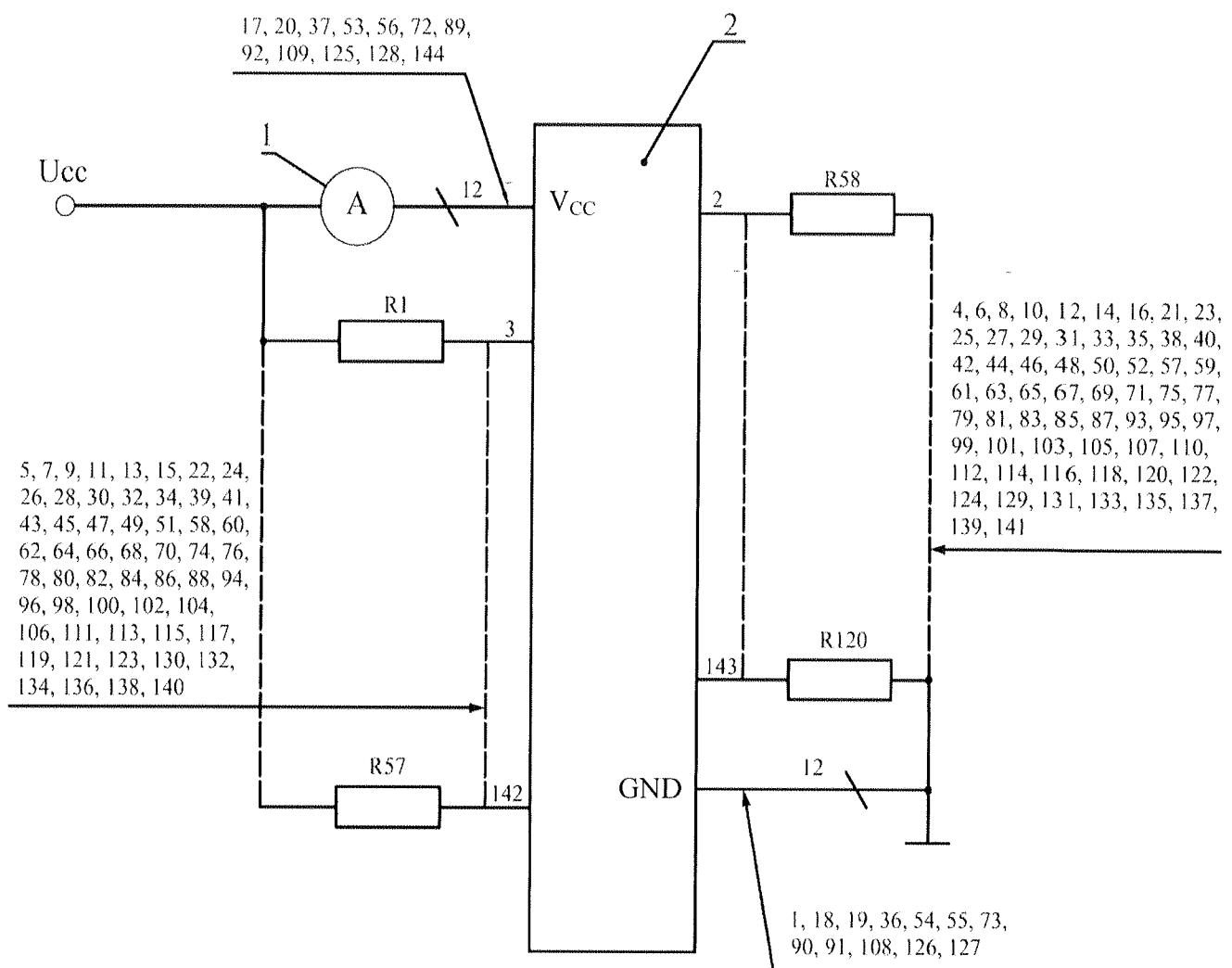
Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$;

Значение тока потребления I_{CC} должно быть не более 117,0 мА.

Номиналы резисторов R_1 – R_{88} должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Рисунок 4.4 – Схема включения микросхем 5529TP044 и 5529TP054А при испытаниях на воздействие инея и росы, на воздействие повышенной влажности воздуха (длительного) и на определение точки росы (границные испытания)

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1574	Жуков 07.07.2016			



1 – измеритель постоянного тока;

2 – проверяемая микросхема.

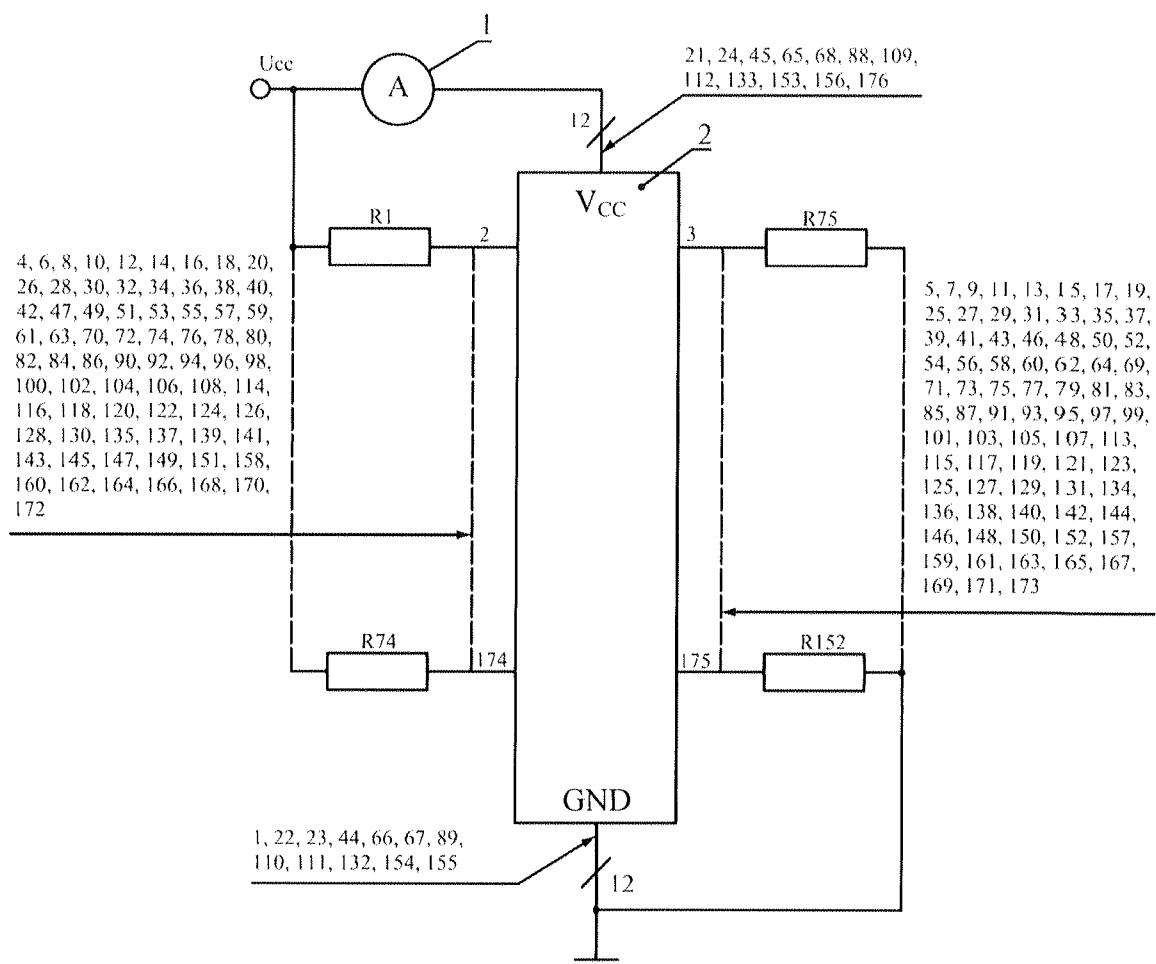
Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$;

Значение тока потребления I_{CC} должно быть не более 159,0 мА.

Номиналы резисторов R1 – R120 должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Рисунок 4.5 – Схема включения микросхем 5529TP054 при испытаниях на воздействие инея и росы, на воздействие повышенной влажности воздуха (длительного) и на определение точки росы (границные испытания)

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
15172	Лист 12 из 12			



1 – измеритель постоянного тока;

2 – проверяемая микросхема.

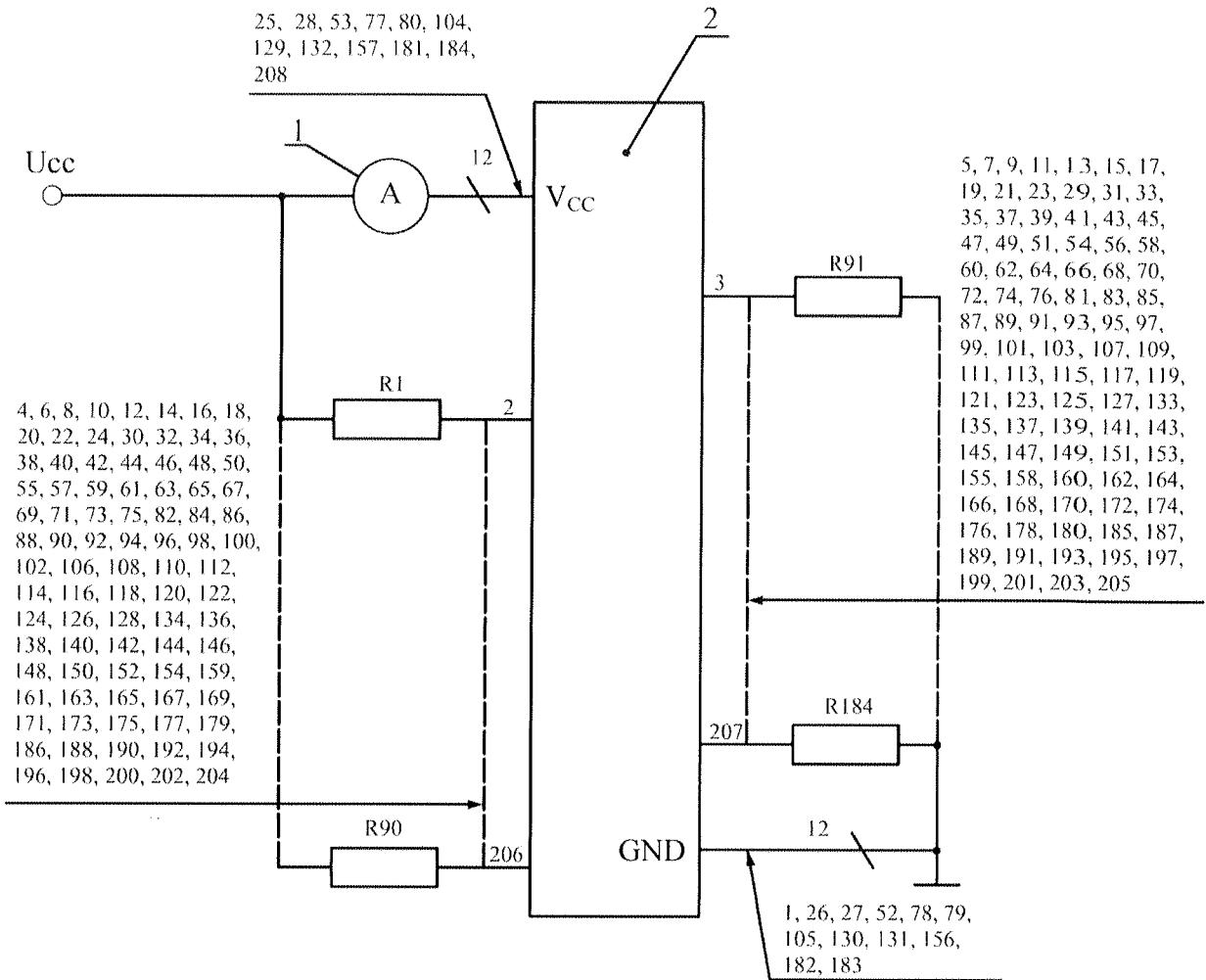
Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$;

Значение тока потребления I_{CC} должно быть не более 202,0 мА.

Номиналы резисторов R_1 – R_{152} должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Рисунок 4.6 – Схема включения микросхем 5529TP064 и 5529TP074А при испытаниях на воздействие инея и росы, на воздействие повышенной влажности воздуха (длительного) и на определение точки росы (границные испытания)

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
Изм	Лист	№ докум.	Подп.	Дата
16/12/2012	Лист 024 из 12			



1 – измеритель постоянного тока;

2 – проверяемая микросхема.

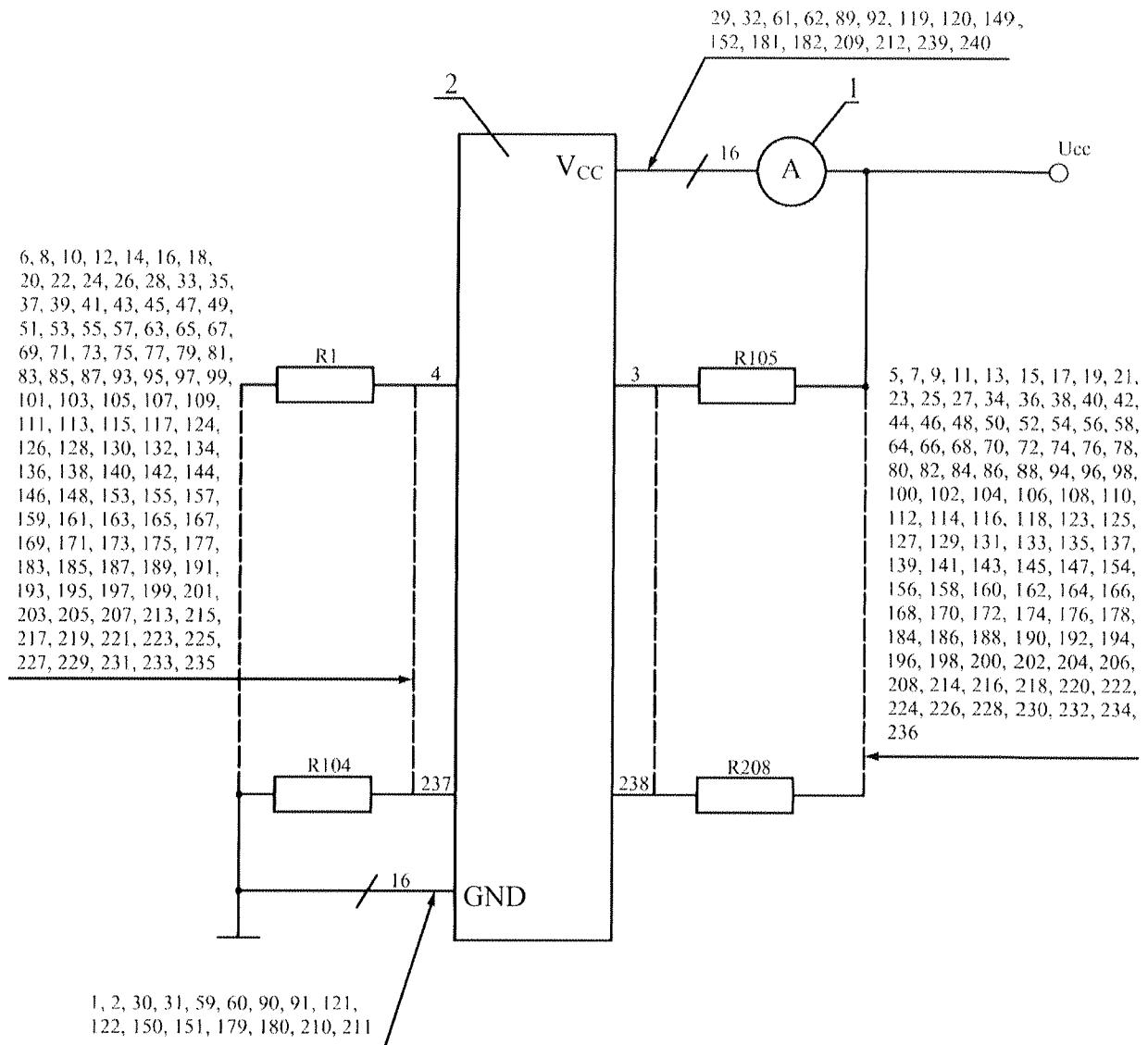
Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$;

Значение тока потребления I_{CC} должно быть не более 244,0 мА.

Номиналы резисторов $R1 – R184$ должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Рисунок 4.7 – Схема включения микросхем 5529TP074 и 5529TP084А при испытаниях на воздействие инея и росы, на воздействие повышенной влажности воздуха (длительного) и на определение точки росы (границные испытания)

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
15274	Документ	04.12.12		



1 – измеритель постоянного тока;

2 – проверяемая микросхема.

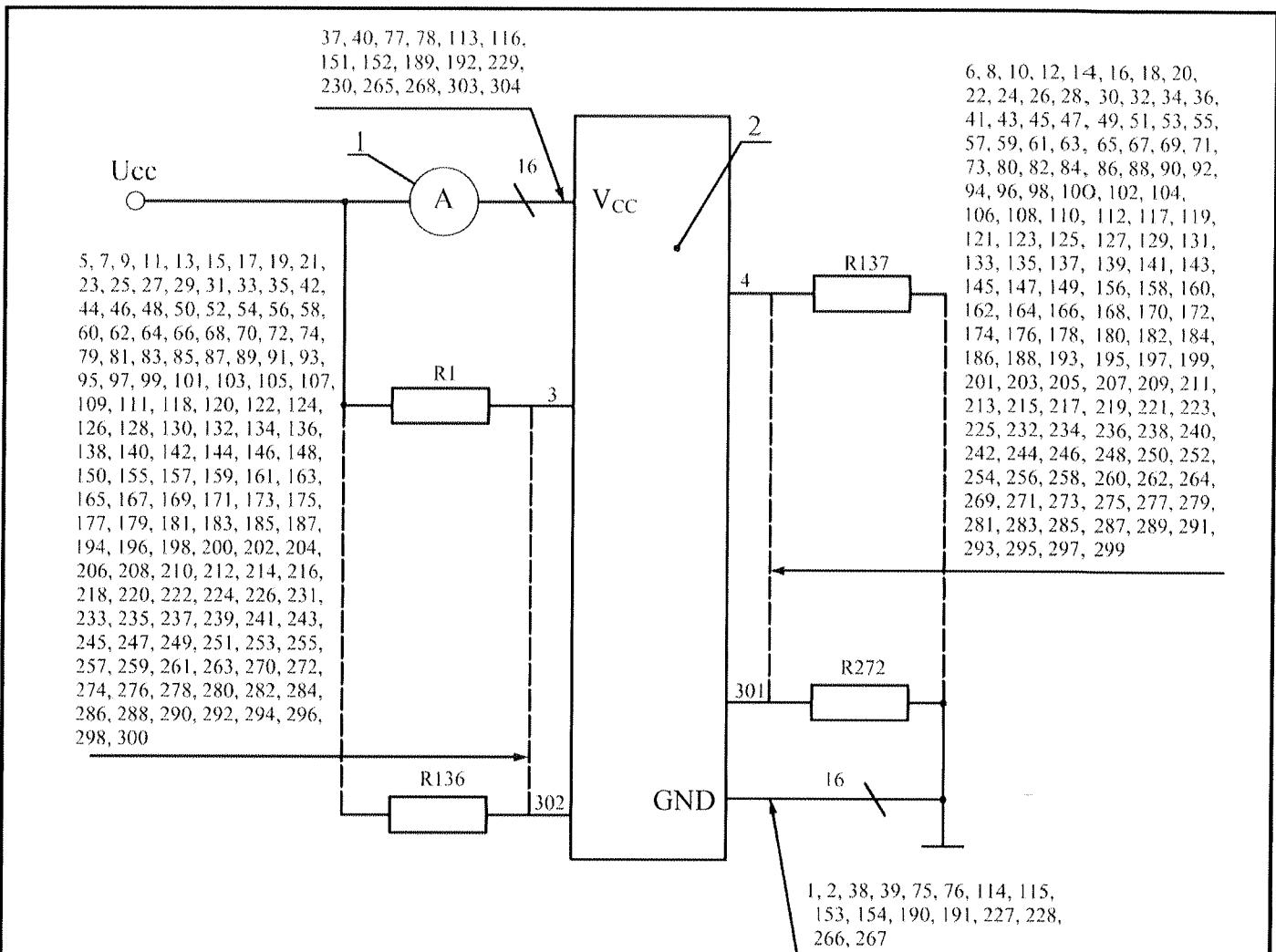
Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$;

Значение тока потребления I_{CC} должно быть не более 276,0 мА.

Номиналы резисторов R1 – R208 должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Рисунок 4.8 – Схема включения микросхем 5529TP084 при испытаниях на воздействие инея и росы, на воздействие повышенной влажности воздуха (длительного) и на определение точки росы (границные испытания)

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
157	Лист 1 из 12			



1 – измеритель постоянного тока;

2 – проверяемая микросхема.

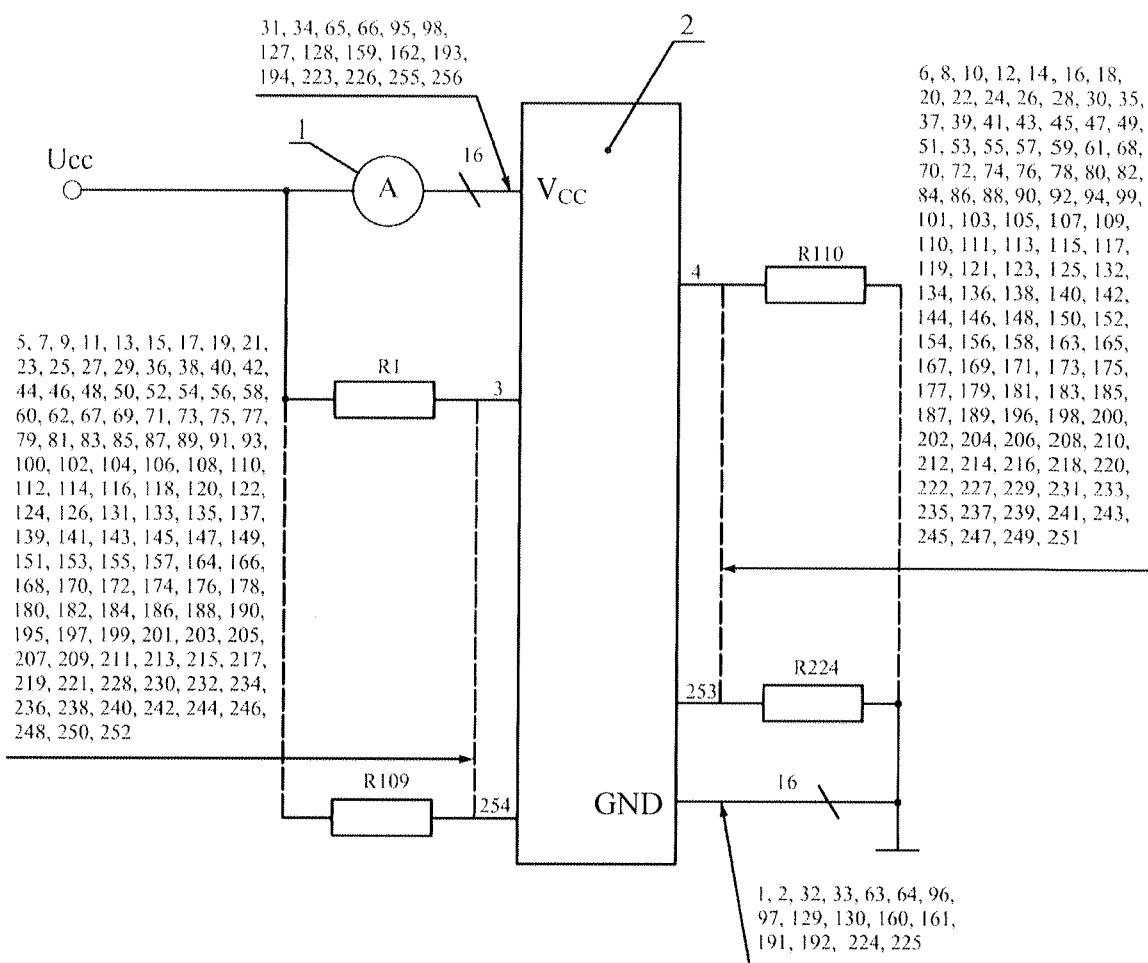
Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$;

Значение тока потребления I_{CC} должно быть не более 297,0 мА.

Номиналы резисторов R1 – R272 должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Рисунок 4.9 – Схема включения микросхем 5529TP094 и 5529TP104A при испытаниях на воздействие инея и росы, на воздействие повышенной влажности воздуха (длительного) и на определение точки росы (границные испытания)

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
15722	Документ			



1 – измеритель постоянного тока;

2 – проверяемая микросхема.

Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$;

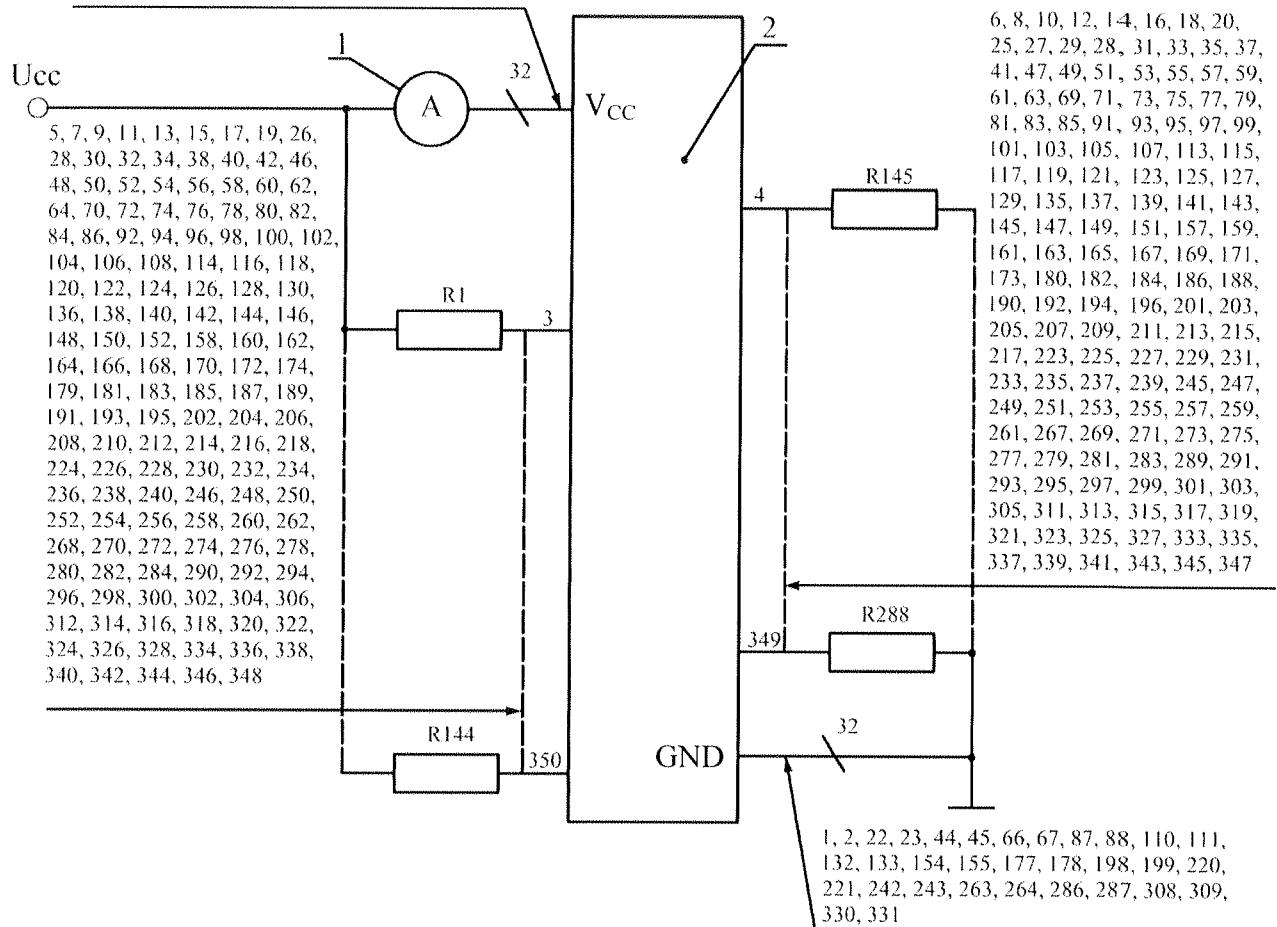
Значение тока потребления I_{CC} должно быть не более 361,0 мА.

Номиналы резисторов R1 – R224 должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Рисунок 4.10 – Схема включения микросхем 5529TP094А при испытаниях на воздействие инея и росы, на воздействие повышенной влажности воздуха (длительного) и на определение точки росы (границные испытания)

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1514	Лист 22 из 24			

21, 24, 43, 46, 65, 68, 89, 90, 109, 112, 131, 134, 153, 156, 175, 176, 197, 200, 219, 222, 241, 244, 265, 266, 285, 288, 307, 310, 329, 332, 351, 352



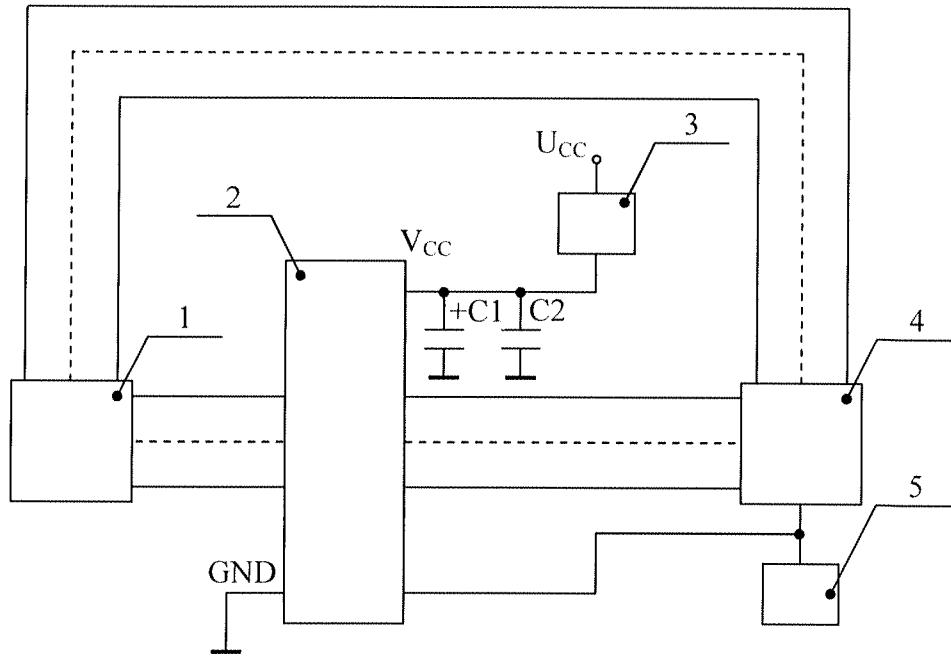
Источник питания – $U_{CC} = 3,5 \text{ В} \pm 0,1 \text{ В}$;

Значение тока потребления I_{CC} должно быть не более 383,0 мА.

Номиналы резисторов R1 – R228 должны выбираться из диапазона значений от 1,5 до 2,7 кОм.

Рисунок 4.11 – Схема включения микросхем 5529TP104 при испытаниях на воздействие инея и росы, на воздействие повышенной влажности воздуха (длительного) и на определение точки росы (границные испытания)

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
15747	Дул Ок ОУ.19			



- 1 – формирователь тестовых воздействий;
 2 – проверяемая микросхема;
 3 – измеритель постоянного тока;
 4 – коммутатор выходов и входов/выходов;
 5 – осциллограф.

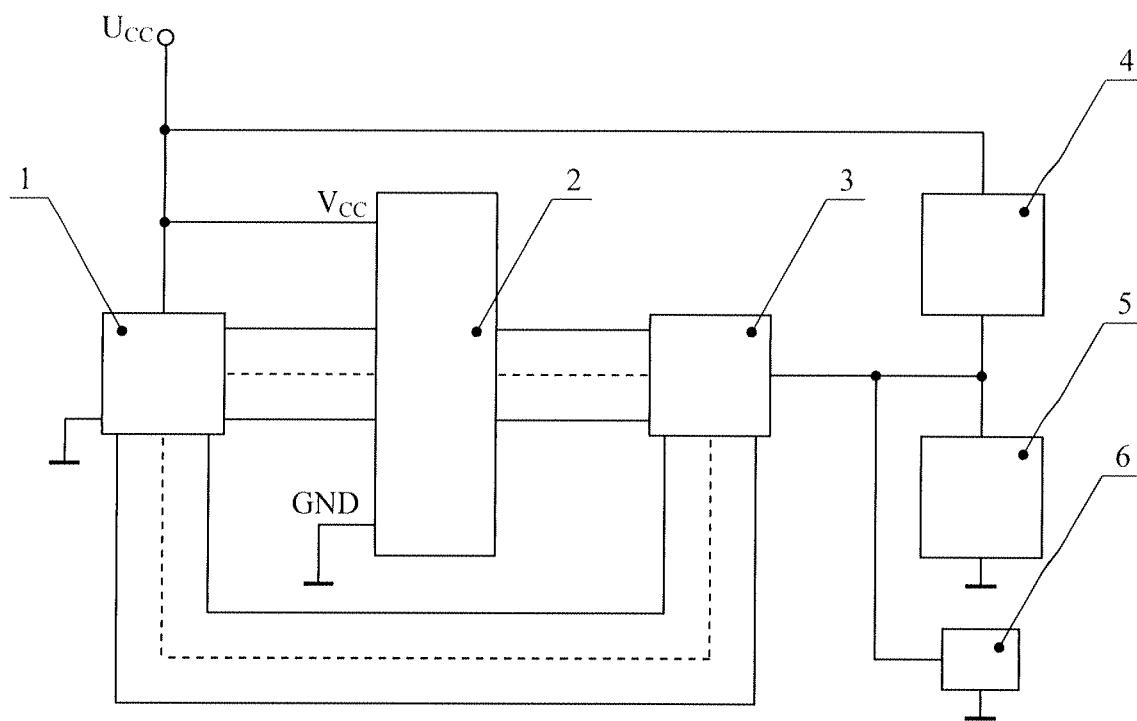
$$C1 = 100,0 \text{ мкФ} \pm 10 \%, \quad C2 = 0,47 \text{ мкФ} \pm 10 \text{ \%}.$$

Блоки 1, 3, 4, 5 входят в состав комплекса измерительного ГАВЛ.410174.001.

Нумерация выводов GND (0 В, «Общий вывод») и выводов V_{CC} («Питание») для соответствующих корпусов приведена в приложении Е.

Рисунок 5 – Обобщенная схема включения микросхем серии 5529TP при испытаниях на воздействие спецфакторов подгрупп испытаний К22, К23, К24, К25

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
10572	Дарья Олеговна			



- 1 – формирователь тестовых воздействий;
 2 – проверяемая микросхема;
 3 – коммутатор выходов и входов/выходов;
 4 – генератор выходного тока низкого уровня I_{OL} ;
 5 – генератор выходного тока высокого уровня I_{OH} ;
 6 – измеритель напряжения.

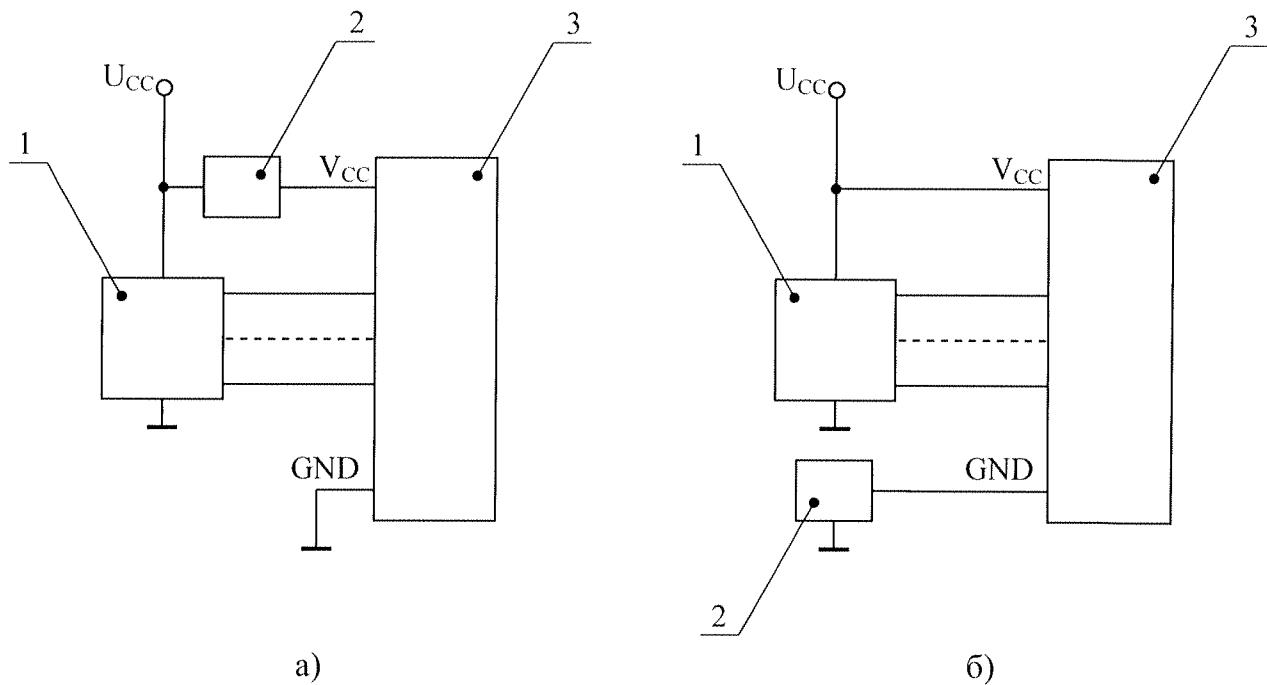
Блоки 1, 3, 4, 5, 6 входят в состав измерительных систем HP 82000, HP 83000, комплекса измерительного ГАВЛ.410174.001.

Нумерация выводов GND (0 В, «Общий вывод») и выводов V_{CC} («Питание») для соответствующих корпусов приведена в приложении Е.

Рисунок 6 – Обобщенная схема включения микросхем серии 5529ТР при измерении выходного напряжения низкого U_{OL} и высокого U_{OH} уровня по выводам выход и вход/выход и при измерении выходного напряжения низкого $U_{OL}^{ФК}$ и высокого $U_{OH}^{ФК}$ уровня по выводам выход и вход/выход и при проведении ФК (без генераторов тока I_{OL} (позиция 4) и I_{OH} (позиция 5))

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. №	Подп. и дата
15274	Жуков С.Ч. 12.02			

Изм	Лист	№ докум.	Подп.	Дата	Лист	105
					AЕНВ.431260.290ТУ	



Измерение тока потребления статического I_{CC} , измеренного между положительным выводом источника питания и выводами микросхемы, предназначенными для подключения положительного источника питания

Измерение тока потребления статического I_{CC} , измеренного между отрицательным выводом источника питания и выводами микросхемы, предназначенными для подключения отрицательного источника питания

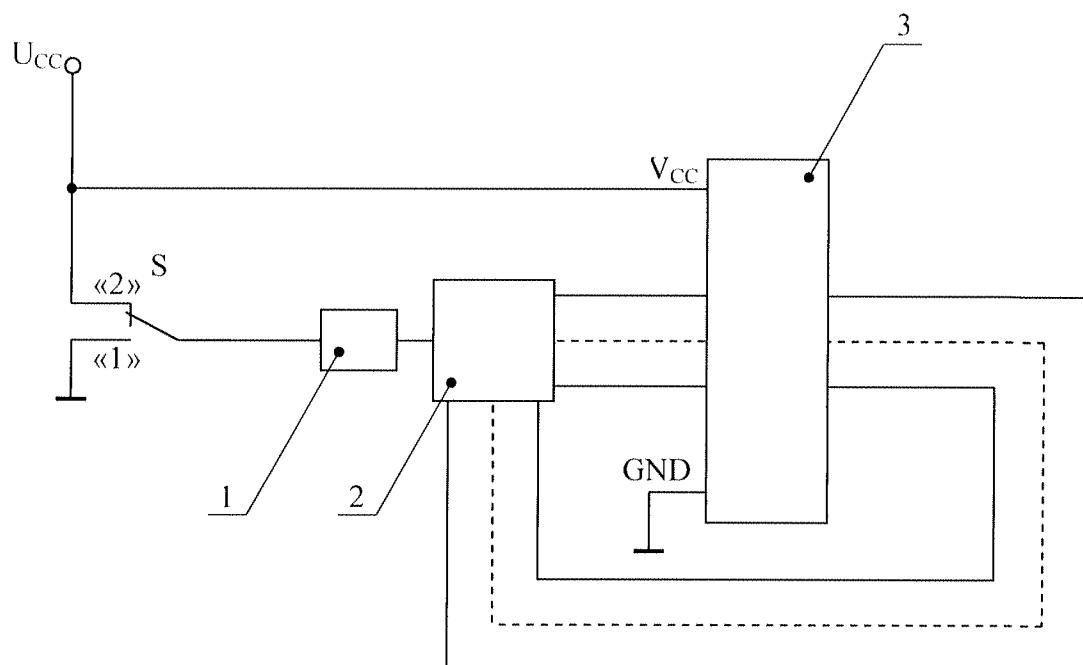
- 1 – формирователь тестовых воздействий;
- 2 – измеритель постоянного тока;
- 3 – проверяемая микросхема.

Блоки 1, 2 входят в состав измерительных систем HP 82000, HP 83000, комплекса измерительного ГАВЛ.410174.001.

Нумерация выводов GND (0 В, «Общий вывод») и выводов V_{CC} («Питание») для соответствующих корпусов приведена в приложении Е.

Рисунок 7 – Обобщенная схема включения микросхем серии 5529ТР при измерении тока потребления статического I_{CC}

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. №	Подп. и дата
1574	Документ			



- 1 – измеритель постоянного тока;
 2 – коммутатор входов, входов/выходов и выходов;
 3 – проверяемая микросхема;
 S – переключатель.

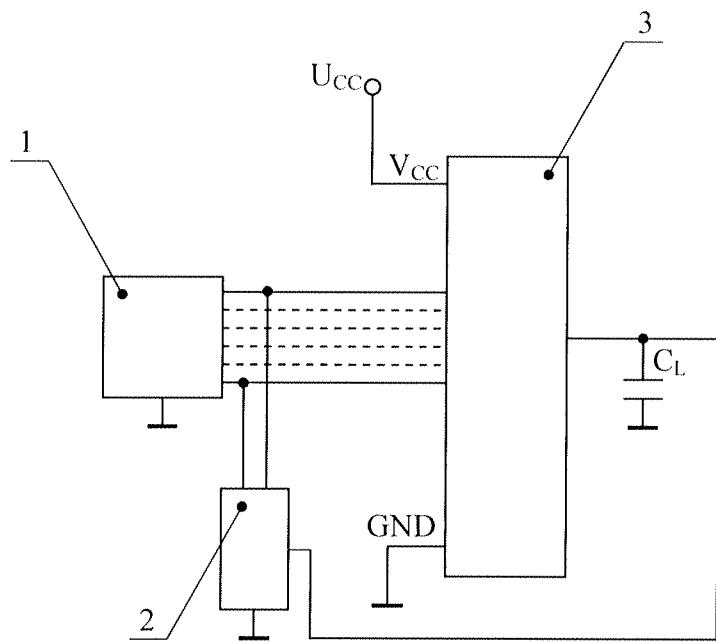
Блоки 1, 2 входят в состав измерительных систем НР 82000, НР 83000, комплекса измерительного ГАВЛ.410174.001.

Нумерация выводов GND (0 В, «Общий вывод») и выводов V_{CC} («Питание») для соответствующих корпусов приведена в приложении Е.

В положении «1» переключателя S проводят измерение I_{LL}, I_{OZL} и I_{RL}, а в положении «2» – I_{ILH}, I_{RH} и I_{OZH}.

Рисунок 8 – Обобщенная схема включения микросхем серии 5529ТР при измерении тока утечки низкого I_{LL} и высокого I_{ILH} уровней на входе, выходного тока низкого I_{OZL} (I_{IOZL}) и высокого I_{OZH} (I_{IOZH}) уровней в состоянии «Выключено» на выводах выход (вход/выход), а так же тока доопределения внешнего вывода до высокого уровня I_{RH} и тока доопределения внешнего вывода до низкого уровня I_{RL}

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
5529	Зав. под. О.И.И.О			



- 1 – формирователь входных воздействий;
 2 – измеритель временных интервалов;
 3 – проверяемая микросхема;

$C_L \leq 150,0 \text{ пФ}$, с учетом паразитных емкостей.

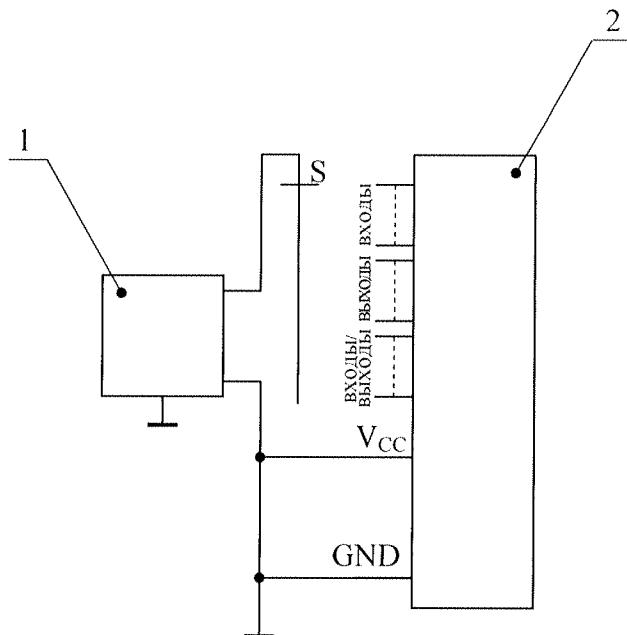
Блоки 1, 2 входят в состав измерительных систем HP 82000, HP 83000, комплекса измерительного ГАВЛ.410174.001.

Нумерация выводов GND (0 В, «Общий вывод») и выводов V_{CC} («Питание») для соответствующих корпусов приведена в приложении Е.

Рисунок 9 – Обобщенная схема включения микросхем серии 5529ТР при измерении времени задержки t_{DB}

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1574	ДСК 02.07.70			

Изм	Лист	№ докум.	Подп.	Дата	Лист	108
					AЕНВ.431260.290ТУ	



1 – измеритель ёмкости;

2 – проверяемая микросхема;

S – переключатель.

Нумерация выводов GND (0 В, «Общий вывод») и выводов V_{CC} («Питание») для соответствующих корпусов приведена в приложении Е.

Рисунок 10 – Обобщенная схема включения микросхем серии 5529ТР при измерении входной ёмкости C_l, выходной ёмкости C_o и ёмкости входа/выхода C_{l/o}

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. №	Подп. и дата
ИБИЧ	25.02.07.12			

Изм	Лист	№ докум.	Подп.	Дата	Лист	109
					AЕНВ.431260.290ТУ	

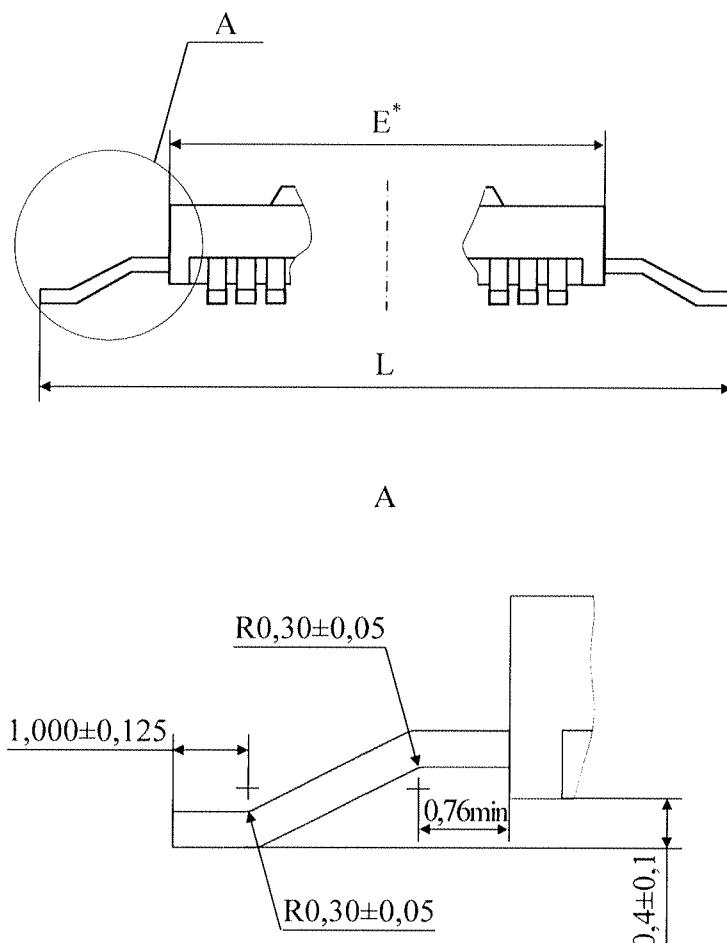


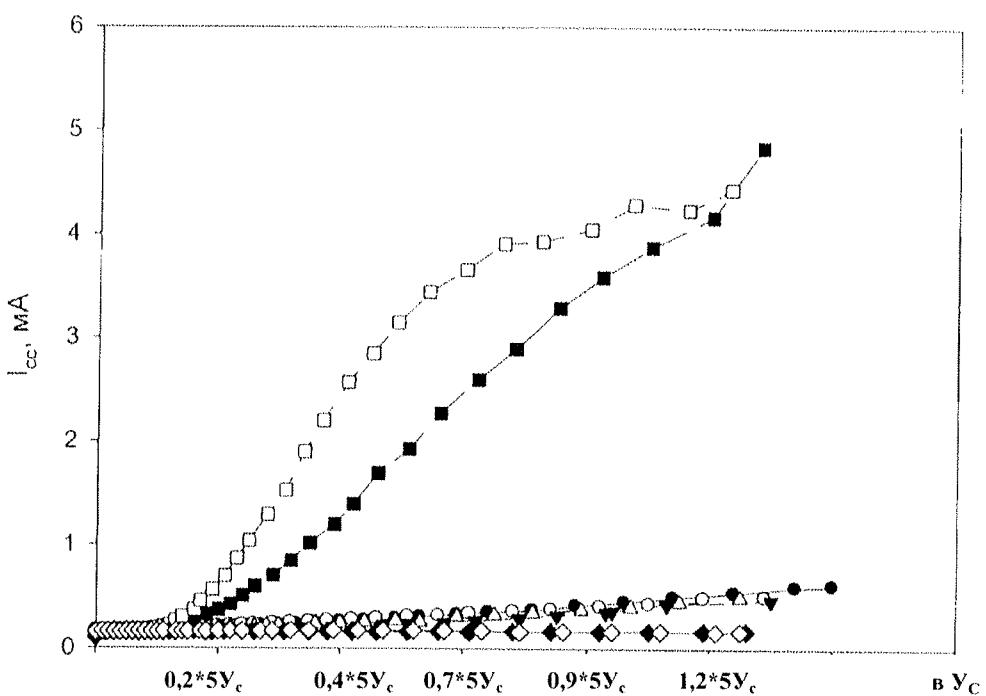
Таблица размеров формовки выводов микросхем

Тип корпуса	E^* , мм	L, мм	Допуск на размер L, мм
MK 4217.44-1	$10,0\pm0,2$	15,9	
MK 4239.68-2	$14,00\pm0,15$	19,9	
MK 4247.100-3	$18,00\pm0,18$	23,9	
MK 4248.144-3	$22,0\pm0,2$	27,9	
MK 4249.176-2	$26,00\pm0,25$	31,9	
MK 4250.208-2	$29,00\pm0,29$	34,9	
MK 4245.240-7	$34,00\pm0,34$	39,9	
MK 4244.256-4	$36,00\pm0,36$	41,9	
MK 4251.304-2	$42,00\pm0,42$	47,9	
MK 4254.352-2	$48,00\pm0,48$	53,9	

* Размер для справок.

Рисунок 11 – Рекомендуемый вид формовки и обрезки выводов микросхем 5529TP024, 5529TP034A, 5529TP034, 5529TP044A, 5529TP044, 5529TP054A, 5529TP054, 5529TP064, 5529TP074A, 5529TP074, 5529TP084A, 5529TP084, 5529TP094, 5529TP104A, 5529TP094A, 5529TP104

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1512	Лит. 02.07.19			



Уровень воздействия фактора с характеристикой 7.И₇, В*10³

- | | |
|---|---------------------|
| ● | Обр. 8_T=+25 |
| ○ | Обр. 2_T=+25 |
| ▼ | Обр. 17_T=+25 |
| △ | Обр. 4_T=+25 |
| ■ | Обр. 13_T=+85 |
| □ | Обр. 14_T=+85 |
| ◆ | Обр. 15_T= минус 60 |
| ◇ | Обр. 16_T= минус 60 |

Рисунок 12 – Типовая зависимость тока потребления микросхем в статическом режиме I_{CC} от значения характеристики 7.И₇ для микросхем, реализованных на БК 5529TP054

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
15772	Лист 1 из 17			

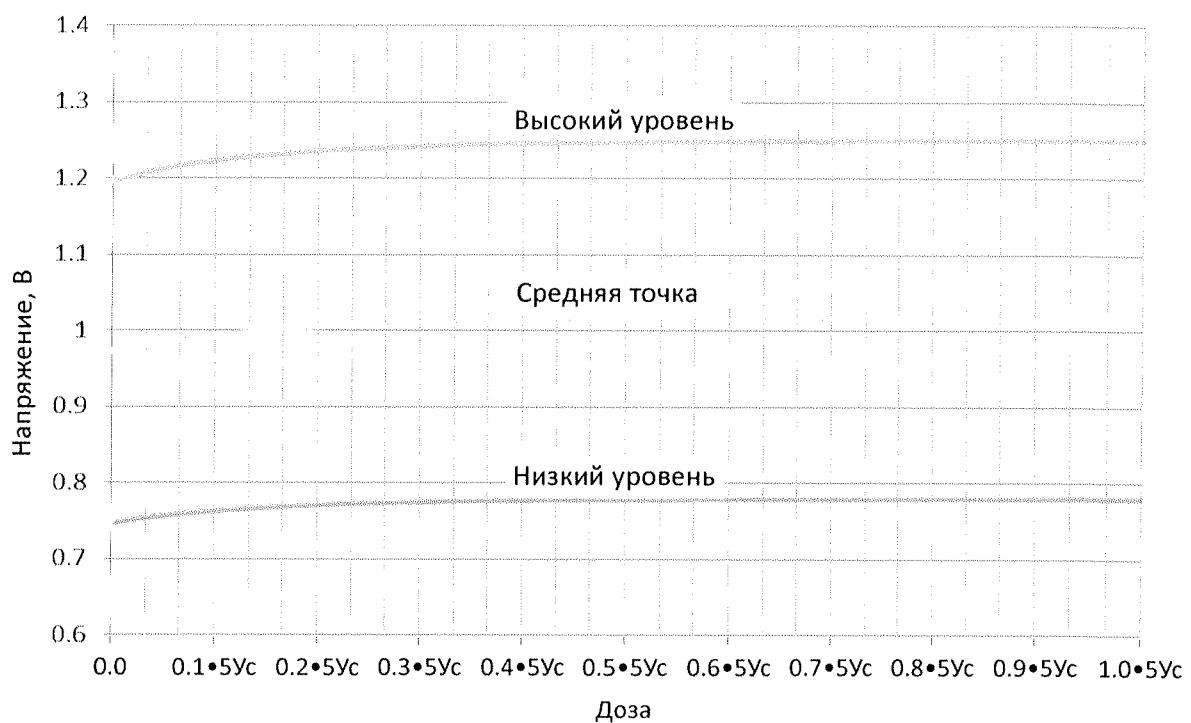


Рисунок 13.1 – Зависимости уровней выходного сигнала M-LVDS от накопленной дозы при $V_{CC} = 2,7$ В

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
Изм	Лист	№ докум.	Подп.	Дата

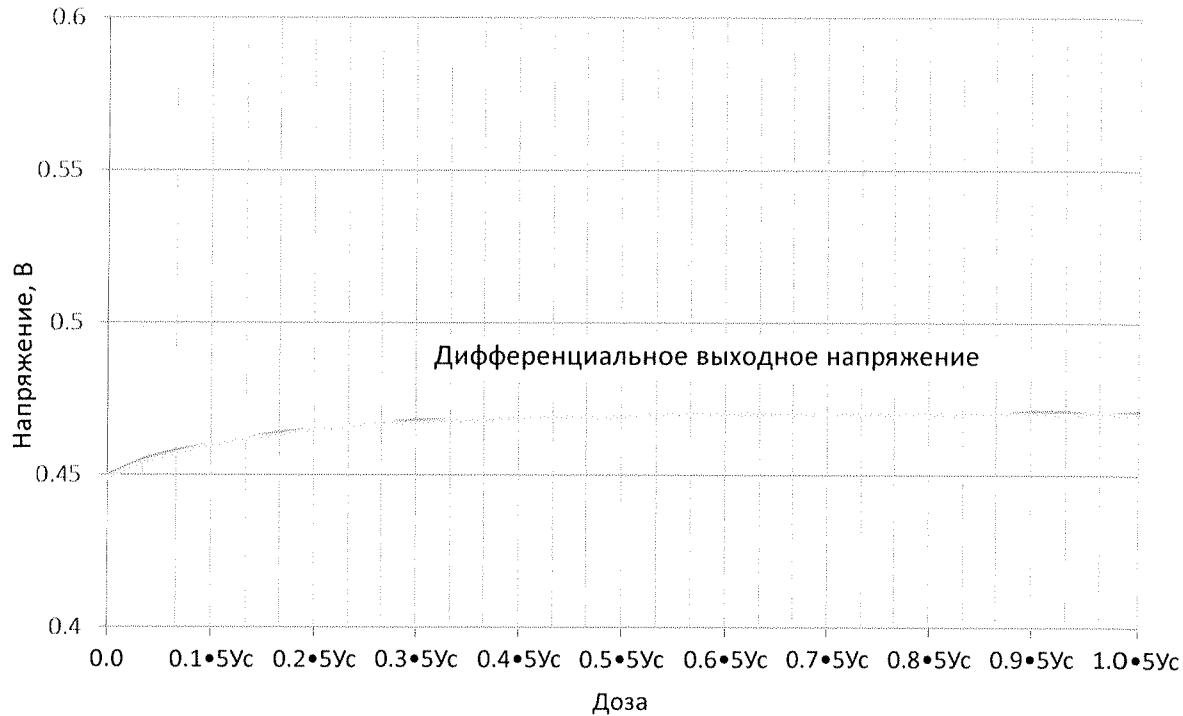


Рисунок 13.2 – Зависимости дифференциального выходного сигнала M-LVDS от накопленной дозы при $V_{CC} = 2,7$ В

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. №	Подп. и дата
1374	А.Н. Ож. 12.07.13			

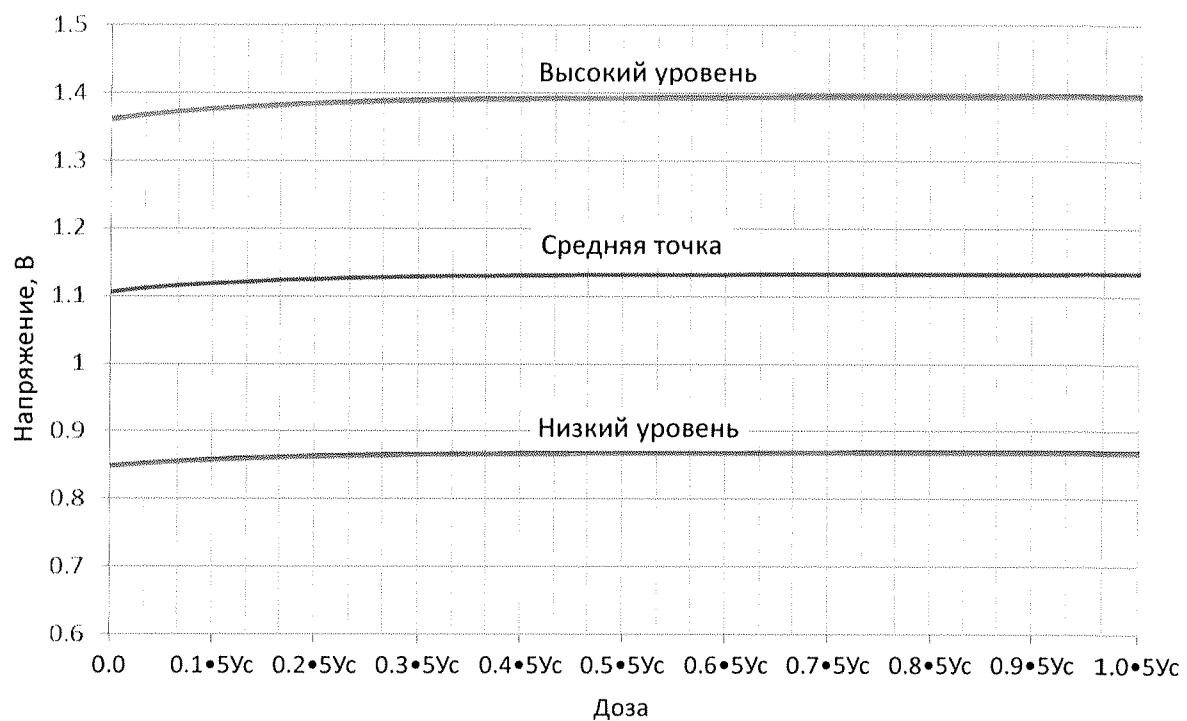


Рисунок 13.3 – Зависимости уровней выходного сигнала M-LVDS от накопленной дозы при $V_{CC} = 3,0$ В

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1512	Гарифов Р.Р. 27.07.2017			

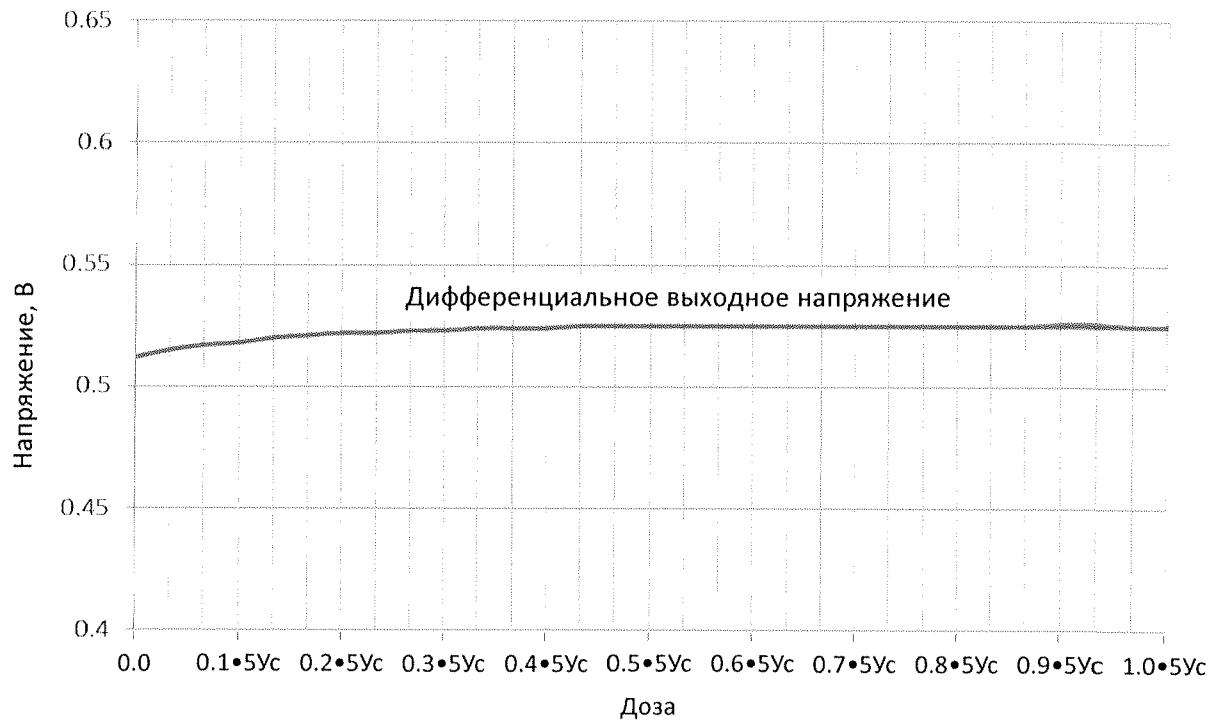


Рисунок 13.4 – Зависимости дифференциального выходного сигнала M-LVDS от накопленной дозы при $V_{CC} = 3,0$ В

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
15772	Лев Вл. О.К. № 14			

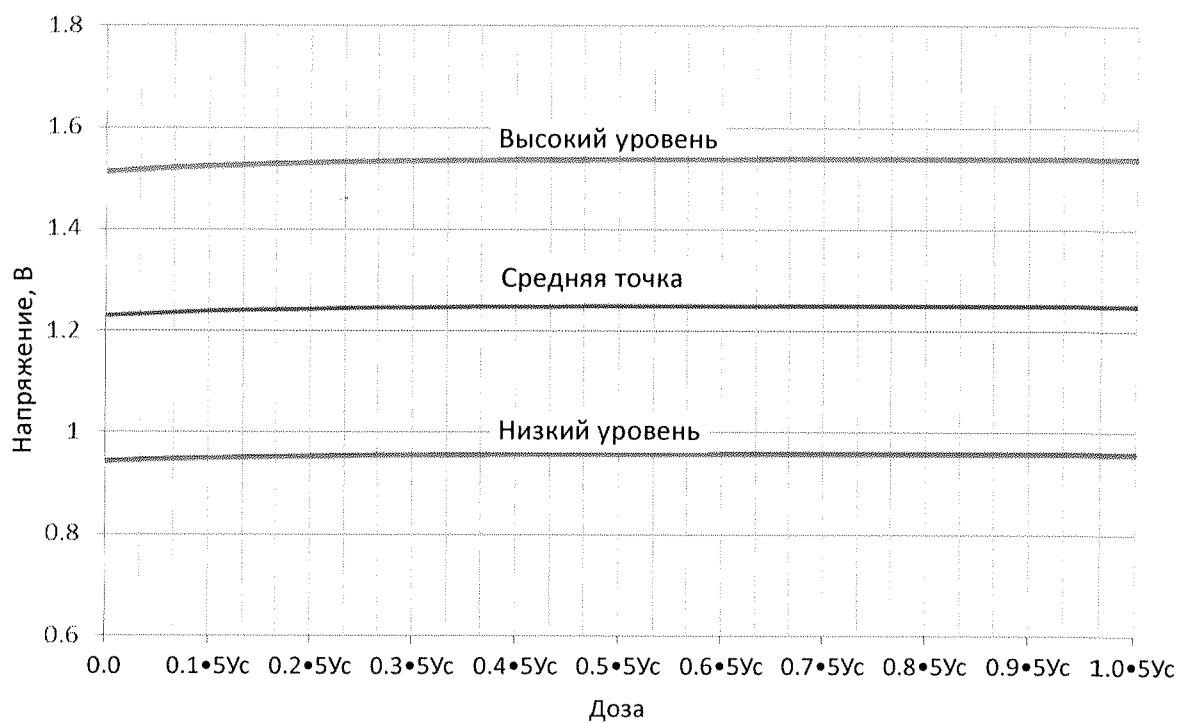


Рисунок 13.5 – Зависимости уровней выходного сигнала M-LVDS от накопленной дозы при $V_{CC} = 3,3$ В

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
ИГЛХ	Григорьев А.Н.			

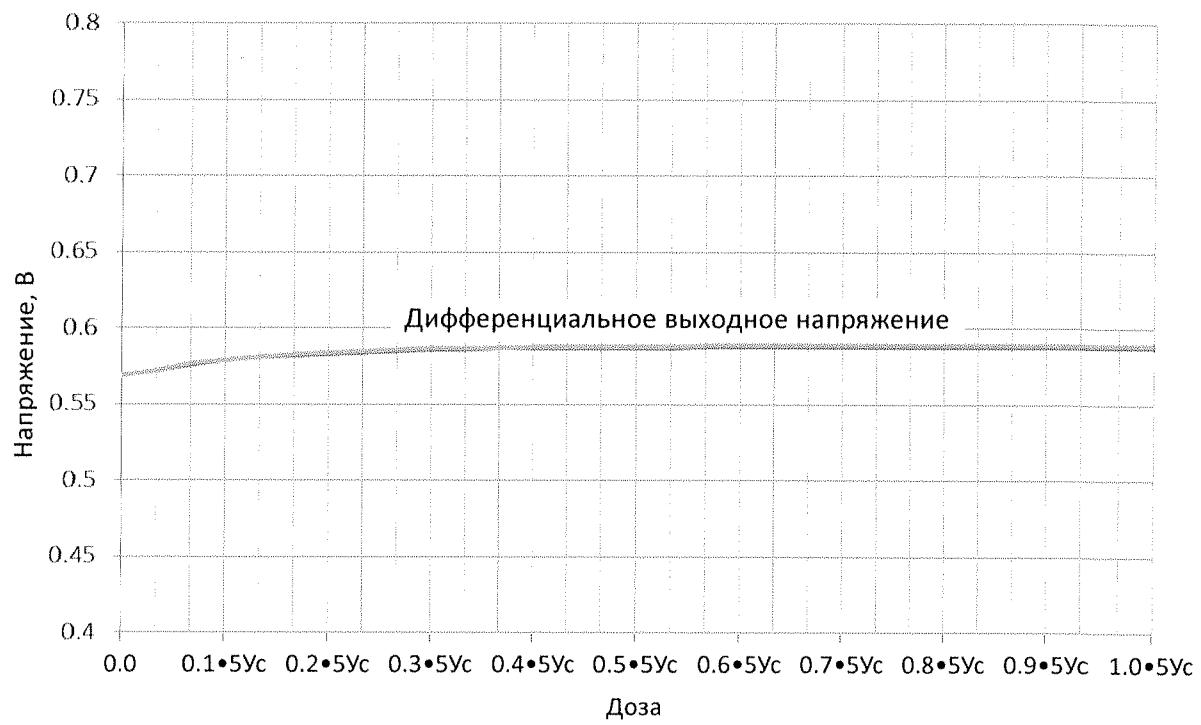


Рисунок 13.6 – Зависимости дифференциального выходного сигнала M-LVDS от накопленной дозы при $V_{CC} = 3,3$ В

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
10713	Жуков О.Г. 10.12.10			



Рисунок 13.7 – Зависимости уровней выходного сигнала M-LVDS от накопленной дозы при $V_{CC} = 3,63$ В

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1517	Жуков 04.19			

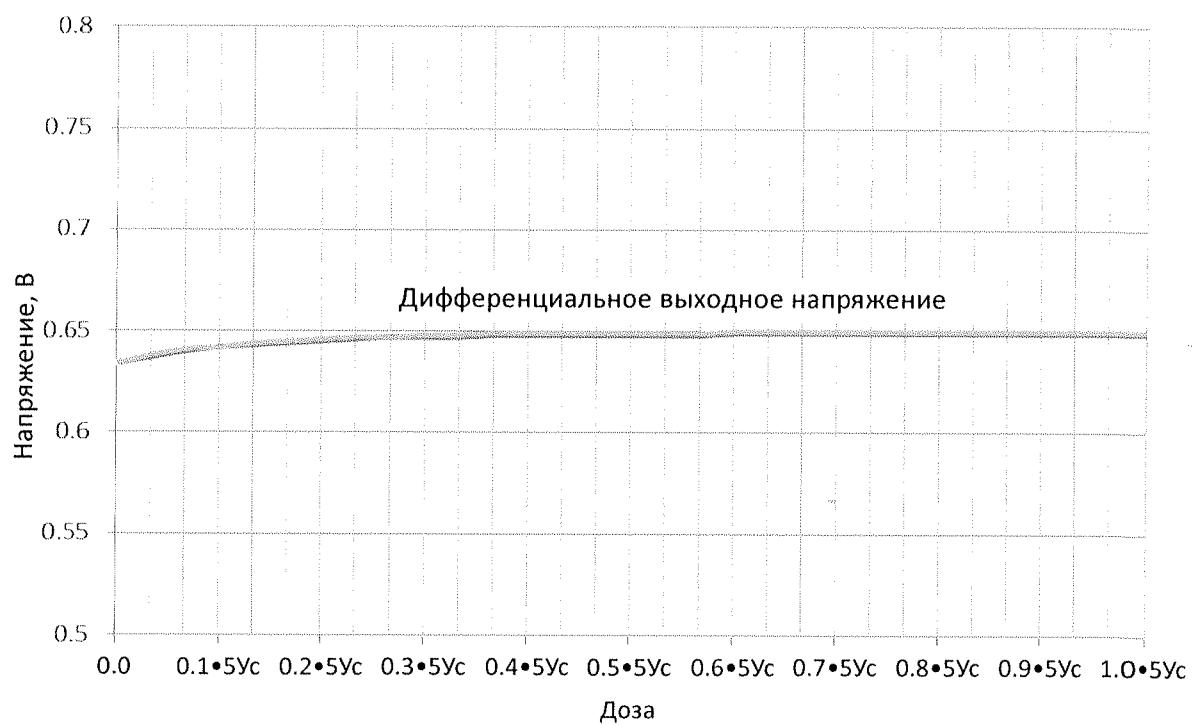


Рисунок 13.8 – Зависимости дифференциального выходного сигнала M-LVDS от накопленной дозы при $V_{CC} = 3,63$ В

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1512	Грик А.В. 04.12			

Изм	Лист	№ докум.	Подп.	Дата

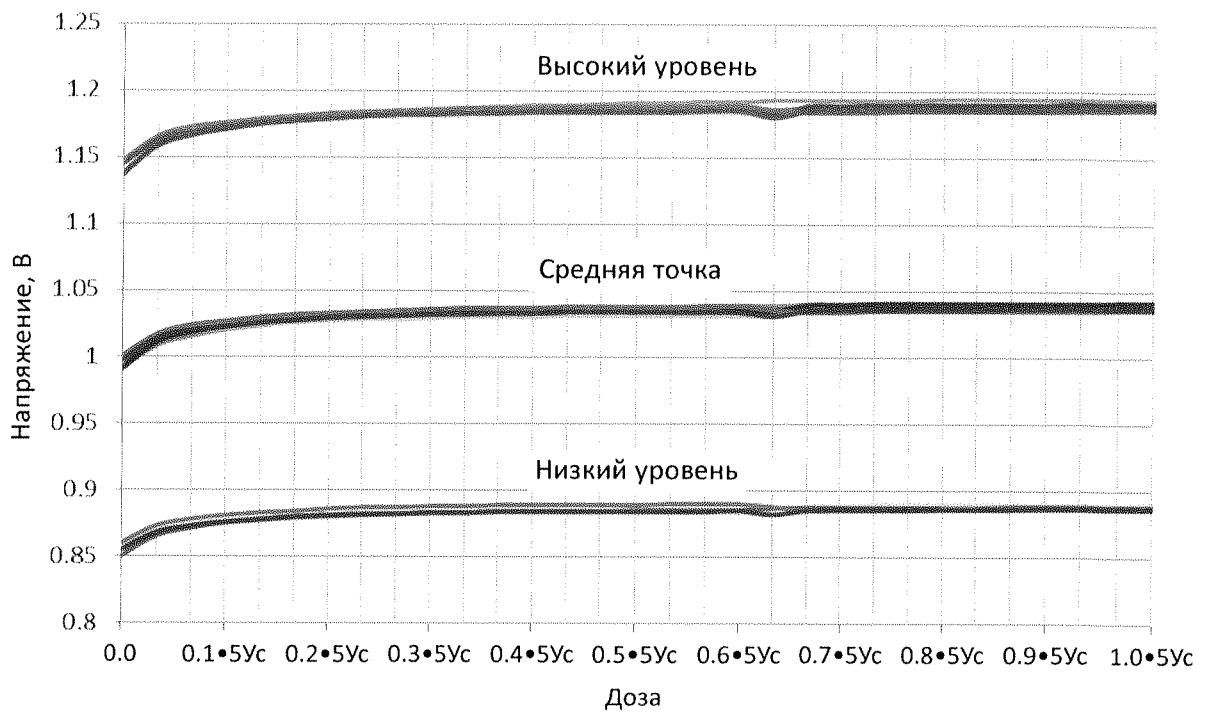


Рисунок 14.1 – Зависимости уровней выходного сигнала LVDS от накопленной дозы при $V_{CC} = 2,7$ В

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1572	Гарифов А.Ч. 19.12.19			

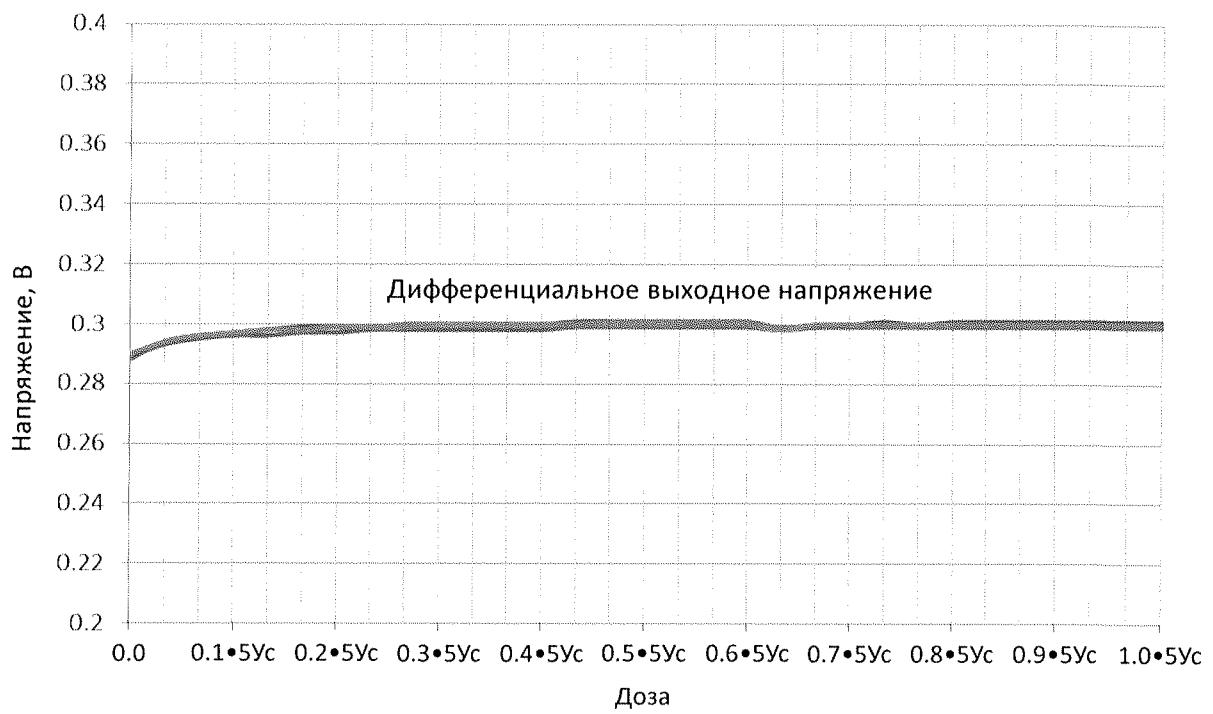


Рисунок 14.2 – Зависимости дифференциального выходного сигнала LVDS от накопленной дозы при $V_{CC} = 2,7$ В

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
15734	Гарик ОЗ 29.12.2019			

Изм	Лист	№ докум.	Подп.	Дата	Лист	АЕНВ.431260.290ТУ	121

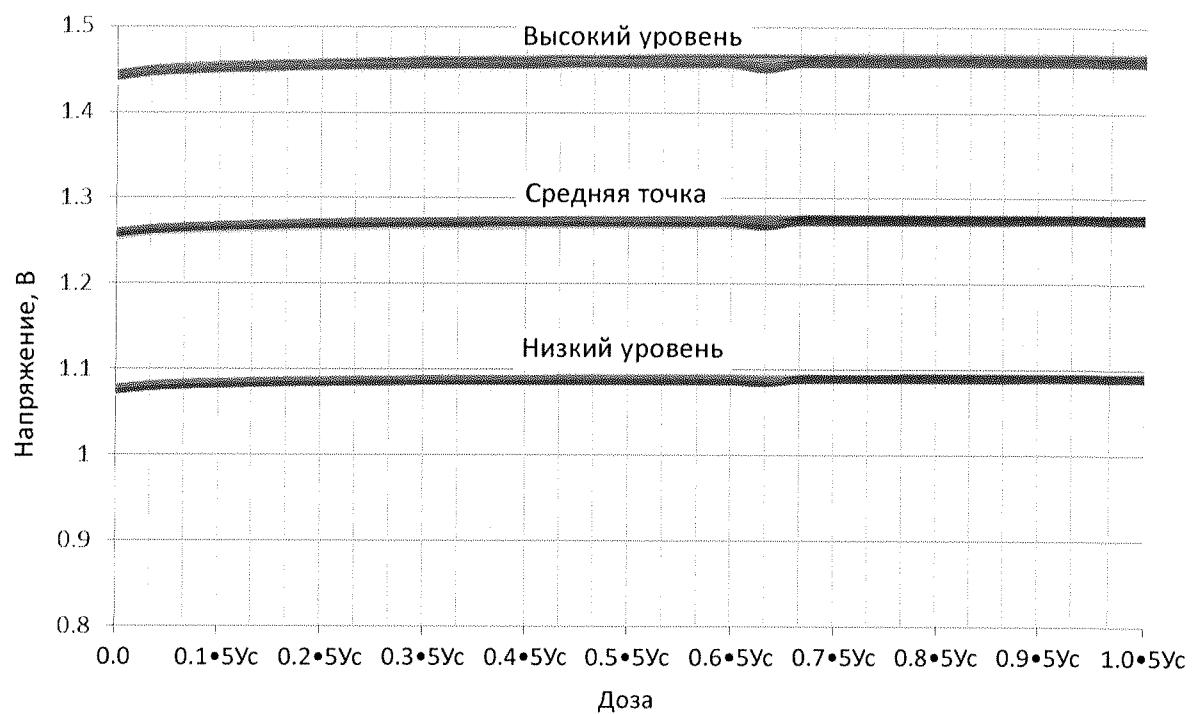


Рисунок 14.3 – Зависимости уровней выходного сигнала LVDS от накопленной дозы при $V_{CC} = 3,3$ В

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1512	Лист 26 от 19			

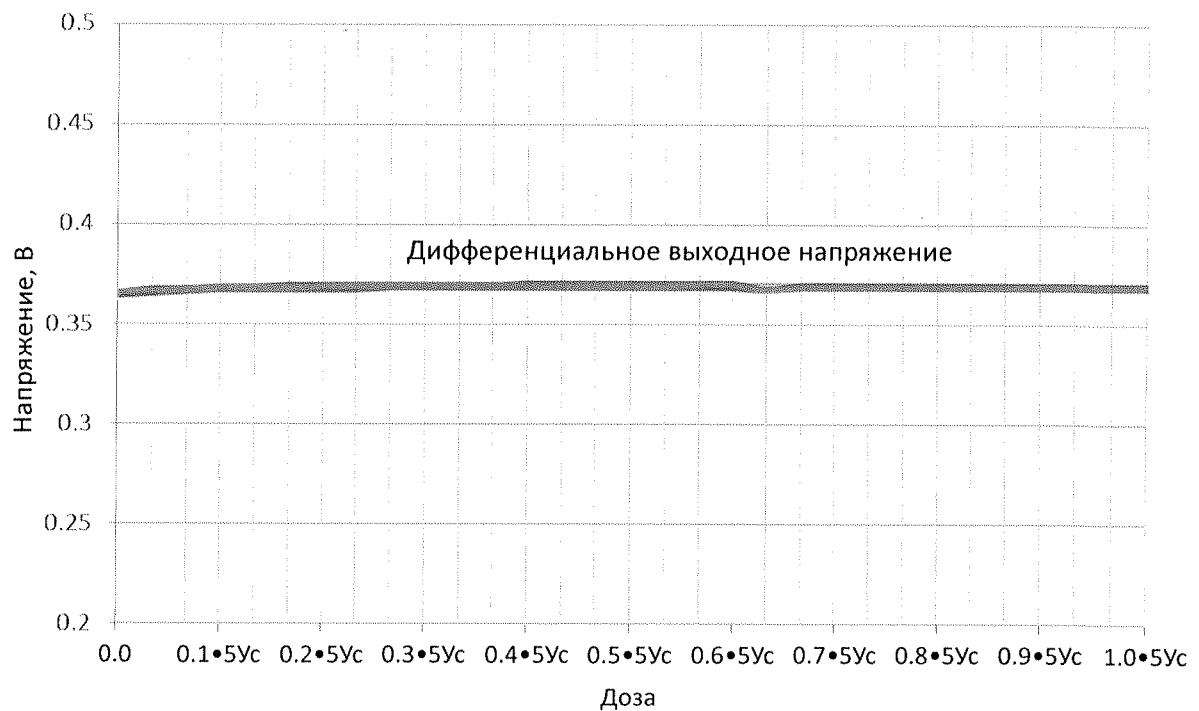


Рисунок 14.4 – Зависимости дифференциального выходного сигнала LVDS от накопленной дозы при $V_{CC} = 3,3$ В

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1572	Лев ВЛ 02.07.13			

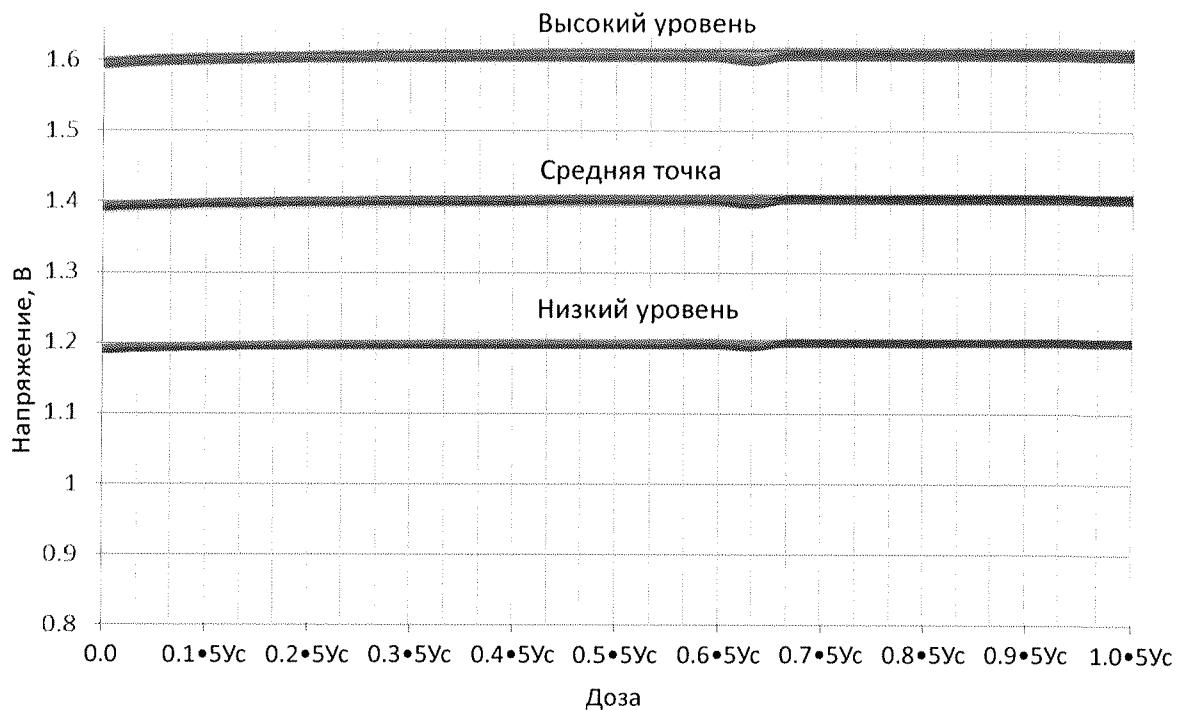


Рисунок 14.5 – Зависимости уровней выходного сигнала LVDS от накопленной дозы при $V_{CC} = 3,63$ В

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1517	Лев Об Ог. 12.12			

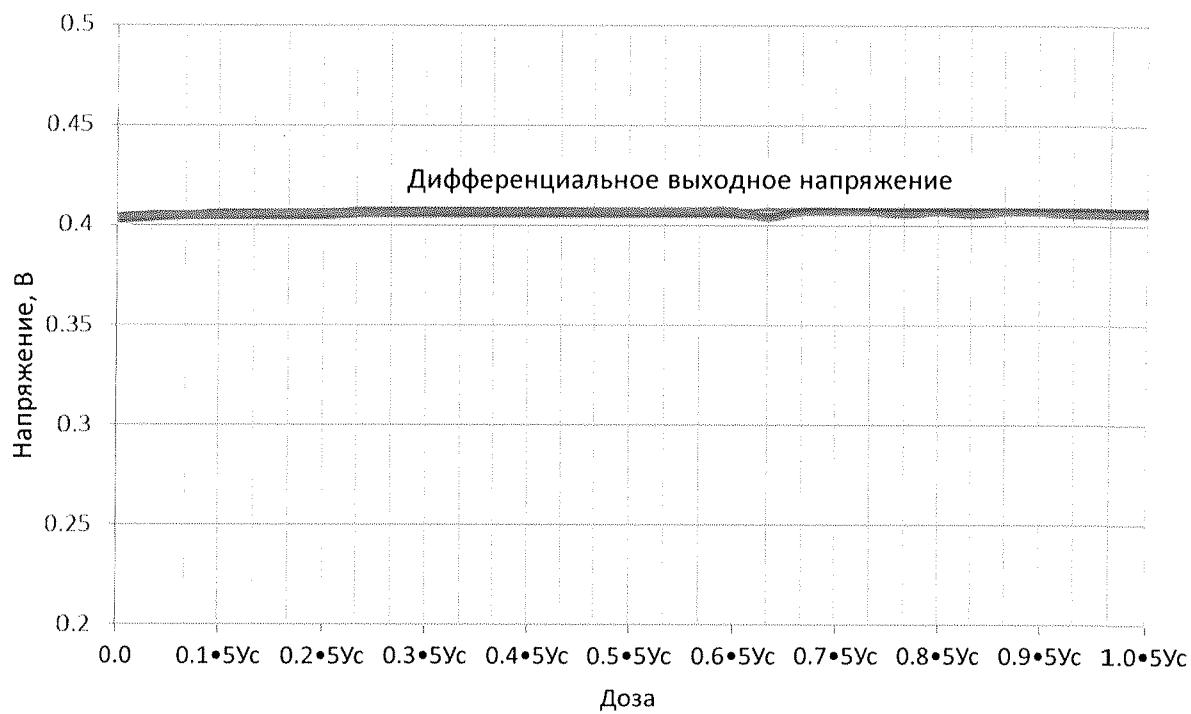


Рисунок 14.6 – Зависимости дифференциального выходного сигнала LVDS от накопленной дозы при $V_{CC} = 3,63$ В

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
15777	Лифов А.Г. 10.07.10			

Изм	Лист	№ докум.	Подп.	Дата	Лист	АЕНВ.431260.290ТУ	125

Приложение А (обязательное)

Уточнение ТУ при поставке микросхем в бескорпусном исполнении на общей пластине в соответствии с требованиями РД 11 0723

Настоящее приложение к АЕНВ.431260.290ТУ содержит уточнение ТУ при поставке заказных микросхем в бескорпусном исполнении 5529TP01H4-X¹⁾, 5529TP02H4-X¹⁾, 5529TP03H4-X¹⁾ 5529TP04H4-X¹⁾, 5529TP05H4-X¹⁾ 5529TP06H4-X¹⁾, 5529TP07H4-X¹⁾ 5529TP08H4-X¹⁾, 5529TP09H4-X¹⁾ и 5529TP10H4-X¹⁾ на общей пластине, неразделенных, модификации 4 (далее – микросхем) в соответствии с требованиями РД 11 0723.

А.1 Типы БК в бескорпусном исполнении указаны в таблице А.1. Типы (типономиналы) поставляемых полуузаказных микросхем в бескорпусном исполнении на основе БК приведены в таблице А.1.

Таблица А.1 – Типы БК в бескорпусном исполнении

Условное обозначение БК	Обозначение чертежа кристалла	Код ОКП
5529TP01H4	ГАВЛ.431432.022	
5529TP02H4	ГАВЛ.431432.013	
5529TP03H4	ГАВЛ.431432.014	
5529TP04H4	ГАВЛ.431432.015	
5529TP05H4	ГАВЛ.431432.016	
5529TP06H4	ГАВЛ.431432.017	
5529TP07H4	ГАВЛ.431432.018	
5529TP08H4	ГАВЛ.431432.019	
5529TP09H4	ГАВЛ.431432.020	
5529TP10H4	ГАВЛ.431432.021	

А.2 Пример обозначения микросхем при заказе (в договоре на поставку) приведен в подпункте 1.5.5 ТУ.

¹⁾ X – Регистрационные номера карт заказа (цифровые или буквенно-цифровые коды).

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. №	Подп. и дата
15714	Ред. 1.06.06.			
1	Зам.	ГАВЛ.10-2020	ГАВЛ.431432.022	
Изм	Лист	№ докум.	Подп.	Дата

А.2 Пример обозначения микросхем при заказе (в договоре на поставку) приведен в подпункте 1.5.5 ТУ.

¹⁾ Х – Регистрационные номера карт заказа (цифровые или буквенно-цифровые коды).

A.3 Общий вид, контактные площадки, габаритные и присоединительные размеры кристаллов микросхем, к которым допускается производить сварку, указаны на чертеже кристалла (таблица А.1). Чертёж высыпают по запросу потребителей.

Первая контактная площадка микросхем обозначена цифрой «1». Нумерация контактных площадок против часовой стрелки.

A.4 Описание образцов внешнего вида приведено в ГАВЛ.431432.006Д2.

A.5 Электрические параметры микросхем при приемке и поставке соответствуют нормам при нормальных климатических условиях, указанным в таблице 2 настоящих ТУ.

A.6 Допустимое значение потенциала статического электричества (СЭ) – не более 2 000 В при использовании стандартных периферийных ячеек и не более 1 000 В при использовании периферийных ячеек без верхнего защитного диода, что указывается в карте заказа.

A.7 На упаковочной этикетке (ярлыке) необходимо указывать конкретное обозначение микросхемы 5529TP01H4–X¹⁾, 5529TP02H4–X¹⁾, 5529TP03H4–X¹⁾, 5529TP04H4–X¹⁾, 5529TP05H4–X¹⁾, 5529TP06H4–X¹⁾, 5529TP07H4–X¹⁾, 5529TP08H4–X¹⁾, 5529TP09H4–X¹⁾ или 5529TP10H4–X¹⁾ и децимальный номер карты заказа в соответствии с таблицей А.1.1, децимальный номер ТУ, децимальный номер чертежа кристалла, количество пластин и количество годных кристаллов микросхем и наносить знак чувствительности к СЭ в виде равностороннего треугольника.

A.8 Не допускается транспортирование микросхем в негерметизированных отсеках самолетов.

A.9 Нумерацию, обозначение и наименование контактных площадок микросхем приводят в карте заказа.

A.10 Масса кристалла должна быть не более:

- 0,1 г для микросхем 5529TP01H4, 5529TP02H4, 5529TP03H4, 5529TP04H4, 5529TP05H4, 5529TP06H4;
- 0,3 г для микросхем 5529TP07H4, 5529TP08H4, 5529TP09H4, 5529TP10H4.

A.11 Указания по применению и эксплуатации в соответствии с разделом 4 РД 11 0723.

¹⁾ X – Регистрационные номера карт заказа (цифровые или буквенно-цифровые коды).

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. №	Подп. и дата
15122	Лист 02.07.19			

Изм	Лист	№ докум.	Подп.	Дата	Лист	127
					АЕНВ.431260.290ТУ	

А.12 При разработке технологического процесса монтажа микросхем необходимо руководствоваться указаниями по условиям и режимам монтажа, используемыми на предприятии-изготовителе микросхем и согласованными с ВП МО РФ предприятия-изготовителя.

А.13 Для приклейки микросхем рекомендуется использовать клей ТОК 2 ШКФЛО.028.002ТУ.

А.14 Допускается не более двух контактирований («отпечатков») на контактных площадках кристаллов микросхем при условии сохранения соответствия их внешнего вида требованиям метода 405-1.1 ОСТ 11 073.013 и описанию внешнего вида кристаллов ГАВЛ.431432.006Д2.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
15112	Лев Илья Геннадьевич			

Изм	Лист	№ докум.	Подп.	Дата	АЕНВ.431260.290ТУ	Лист
						128

Таблица А.1.1 – Типы (типономиналы) поставляемых полузаизданных бескорпусных микросхем серии 5529TP

Инв. № подл.
1514

Подп. и дата

ЛНВ. № дубл. Подп. и дата

1	Зам.	ГАВЛ.10-2020	<i>Печать Ильиной</i>	Лист
Изм	Лист	№ докум.	Подп.	Дата

Приложение Б
(обязательное)
Сылочные нормативные документы

Обозначение документа, на который дана ссылка	Номер раздела, подраздела, пункта, подпункта, приложения ТУ, в котором дана ссылка
ГОСТ Р 57435	1.3
ГОСТ 18683.1	3.6.2.1, 3.6.2.2, 3.6.2.3, 3.6.2.4
ГОСТ 18683.2	3.6.2.5
ГОСТ 20824	таблица 5, 5.4.9
ГОСТ 21930	рисунки 1.1, 1.2
ГОСТ РВ 20.39.412	2.2.28, 2.11.1
ГОСТ РВ 20.39.413	таблица 5
ГОСТ РВ 20.39.414.2	2.6.1, 6.4.2
ГОСТ РВ 20.57.412	1.3
ГОСТ РВ 20.57.414	таблица 5
ГОСТ РВ 20.57.415	2.6.2
ГОСТ РВ 20.57.416	таблица 5
ОСТ В 11 0998	1, 1.1, 1.3, 1.4, 2, 2.4, 2.5, 2.6.2, 2.8, 2.10, 3, 3.1, 3.2, 3.4, 3.4, 3.5.2.1, 3.5.3.1, 3.5.4.1, 3.7, таблица 5, 4, 5.1, 5.3, 6, 7
ОСТ 11 073.013	2.5, 2.6.2, таблица 5, таблица 6, А.14 приложения А
ОСТ 11 073.063	5.4.10, рисунок 1.2
ОСТ 11 073.944	3.6.7
РД 11 0723	1.1, 1.5.5, приложение А, А.11 приложения А
РД 22.12.191	таблица 5
РД В 319.03.22	2.6.2
РД В 319.03.24	2.6.2
РД В 319.03.31	2.6.2
РД В 319.03.37	2.6.2
РД В 319.03.58	2.6.2
ТУ 6-21-14	5.4.9, таблица 5
ШКФЛО.028.002ТУ	А.13 приложения А

Инв. № подл.	Подл. и дата	Подл. и дата	Инв. № дубл.	Инв. № дубл.	Подп. и дата
1577	Лист 132. СЧ. 19				

Изм	Лист	№ докум.	Подп.	Дата	Лист
					130

Приложение В

(обязательное)

Термины, определения, сокращения и буквенные обозначения параметров, не установленные действующими стандартами

Термины	Буквенное обозначение параметра	Определение
Ток доопределения внешнего вывода до низкого уровня	I_{RL}	Значение тока, протекающего через внутренний резистор, подключенный между общей шиной GND и внешним выводом микросхемы, и обеспечивающего формирование потенциала низкого уровня на внешнем выводе
Ток доопределения внешнего вывода до высокого уровня	I_{RH}	Значение тока, протекающего через внутренний резистор, подключенный между шиной напряжения питания U_{CC} и внешним выводом микросхемы, и обеспечивающего формирование потенциала высокого уровня на внешнем выводе
Напряжение низкого уровня, подаваемое на выход микросхемы в состоянии «Выключено»	U_{OZL}	Значение напряжения низкого уровня, подаваемое на выход микросхемы при измерении выходного тока I_{OZL} в состоянии «Выключено»
Напряжение высокого уровня, подаваемое на выход микросхемы в состоянии «Выключено»	U_{OZH}	Значение напряжения высокого уровня, подаваемое на выход микросхемы при измерении выходного тока I_{OZH} в состоянии «Выключено»

Инв. № подл.	Подп. и дата	Подп. и дата	Инв. № дубл.	Взам. инв. №
1512	Лист 02	02.12.20		

Изм	Лист	№ докум.	Подп.	Дата	AЕНВ.431260.290ТУ	Лист
						131

Приложение Г
(обязательное)
Контрольно-измерительные приборы и оборудование

Наименование прибора (оборудования)	Тип прибора (оборудования)	Номер пункта примечания
Измерительная система	HP 82000	
Измерительная система	HP 83000	
Комплекс измерительный	ГАВЛ.410174.001	
Вольтметр универсальный цифровой	GDM-8135	
Измеритель емкостей	E7-12	
Осциллограф	C1-68	
Дозиметр термолюминесцентный универсальный	ДТУ-01	
Весы лабораторные равноплечевые	ВЛР-200	
Акустическая установка	АУ-1	
Камера тепла и холода	МС-811Р	
Стенд ЭТТ	СЭТТ.ИМЭ-2400-040-М	
Камера пониженного атмосферного давления	Turbopack	
Импульсный ускоритель электронов	APCA	
Лазерный источник	РАДОН-8 или РАДОН-5М	
Ускоритель электронов	У-31/33 или РЭЛУС	
Рентгеновский источник	РИК-0401	
Изотопная установка	Гамма Панорама МИФИ	
Стенд для испытания в диапазоне температур	СЗТМ-0201	
Генератор одиночных импульсов напряжения	ЭМИ-0501	
Испытательное рабочее место	№ 426ИРМ2	
Лабораторный блок питания	SPS-3610	
Камера тепла и холода	ESPEC MC-811 Р	
Камера тепла и холода	Tabay MC-71	
Испытательный стенд на воздействие статэлектричества	СИСЭ-5,0	
Установка вибрационная электродинамическая	V650 НРАК-СЕ	

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1574	24.04.19			

Изм	Лист	№ докум.	Подп.	Дата	AЕНВ.431260.290ТУ	Лист
						132

Наименование прибора (оборудования)	Тип прибора (оборудования)	Номер пункта примечания
Детектор лазерного излучения	БКЛИ-2М	

П р и м е ч а н и е – Допускается применять аналогичные измерительные приборы, обеспечивающие определение метрологических характеристик с требуемой точностью.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
105773	Лиц. 02.02.19			

Изм	Лист	№ докум.	Подп.	Дата

Приложение Д
(обязательное)
Перечень прилагаемых документов

1 Габаритные чертежи¹⁾

УКВД.430109.535ГЧ
 УКВД.430109.564ГЧ
 УКВД.430109.571ГЧ
 УКВД.430109.575ГЧ
 УКВД.430109.581ГЧ
 УКВД.430109.595ГЧ
 УКВД.430109.596ГЧ
 УКВД.430109.558ГЧ
 УКВД.430109.559ГЧ
 УКВД.430109.537ГЧ
 УКВД.430109.560ГЧ

2 Чертежи кристалла¹⁾

ГАВЛ.431432.022
 ГАВЛ.431432.013
 ГАВЛ.431432.014
 ГАВЛ.431432.015
 ГАВЛ.431432.016
 ГАВЛ.431432.017
 ГАВЛ.431432.018
 ГАВЛ.431432.019
 ГАВЛ.431432.020
 ГАВЛ.431432.021

3 Схемы электрические¹⁾:

– БК

ГАВЛ.431268.022Э1
 ГАВЛ.431268.013Э1
 ГАВЛ.431268.014Э1
 ГАВЛ.431268.015Э1
 ГАВЛ.431268.016Э1
 ГАВЛ.431268.017Э1
 ГАВЛ.431268.018Э1
 ГАВЛ.431268.019Э1
 ГАВЛ.431268.020Э1
 ГАВЛ.431268.021Э1

– карт заказа¹⁾

ГАВЛ.431268.674Э2
 ГАВЛ.431268.675Э2
 ГАВЛ.431268.742Э2

¹⁾ Документы высыпают предприятиям, стоящим на абонентском учёте, по специальному запросу.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
15794	Жуков А.Н.			

Изм	Лист	№ докум.	Подп.	Дата	AЕНВ.431260.290ТУ	Лист
						134

ГАВЛ.431268.696Э2
ГАВЛ.431268.695Э2
ГАВЛ.431268.682Э2
ГАВЛ.431268.677Э2
ГАВЛ.431268.739Э2
ГАВЛ.431268.740Э2
ГАВЛ.431268.741Э2
ГАВЛ.431268.728Э2
ГАВЛ.431268.678Э2
ГАВЛ.431268.680Э2
ГАВЛ.431268.681Э2
ГАВЛ.431268.688Э2
ГАВЛ.431268.689Э2
ГАВЛ.431268.697Э2
ГАВЛ.431268.698Э2
ГАВЛ.431268.699Э2

4 Описание образцов внешнего вида:

– в корпусе

ГАВЛ.431260.460Д2
ГАВЛ.431269.045Д2
ГАВЛ.431432.006Д2

– в бескорпусном исполнении¹⁾

5 Карты заказа¹⁾

ГАВЛ.431268.674Д16
ГАВЛ.431268.675Д16
ГАВЛ.431268.742Д16
ГАВЛ.431268.696Д16
ГАВЛ.431268.695Д16
ГАВЛ.431268.682Д16
ГАВЛ.431268.677Д16
ГАВЛ.431268.739Д16
ГАВЛ.431268.740Д16
ГАВЛ.431268.741Д16
ГАВЛ.431268.728Д16
ГАВЛ.431268.678Д16
ГАВЛ.431268.680Д16
ГАВЛ.431268.681Д16
ГАВЛ.431268.688Д16
ГАВЛ.431268.689Д16
ГАВЛ.431268.697Д16
ГАВЛ.431268.698Д16
ГАВЛ.431268.699Д16

¹⁾ Документы высылают предприятиям, стоящим на абонентском учёте, по специальному запросу.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
15773	Лист 02 10			

Изм	Лист	№ докум.	Подп.	Дата

АЕНВ.431260.290ТУ

Лист

135

Приложение Е
Нумерация выводов GND (0 В, «Общий вывод») и выводов V_{CC} («Питание»)
для корпусов микросхем серии 5529TP.

Условное обозначение БК	Условное обозначение корпуса	Номер вывода GND (0 В)	Номер вывода V _{CC} «Питание»
5529TP015	MK 5123.28-1.01	15	1
5529TP024, 5529TP034A	MK 4217.44-1	17, 39	6, 28
5529TP034, 5529TP044A	MK 4239.68-2	26, 60	9, 43
5529TP044, 5529TP054A	MK 4247.100-3	1, 25, 38, 51, 75, 88	13, 26, 50, 63, 76, 100
5529TP054	MK 4248.144-3	1, 18, 19, 36, 54, 55, 73, 90, 91, 108, 126, 127	17, 20, 37, 53, 56, 72, 89, 92, 109, 125, 128, 144
5529TP064, 5529TP074A	MK 4249.176-2	1, 22, 23, 44, 66, 67, 89, 110, 111, 132, 154, 155	21, 24, 45, 65, 68, 88, 109, 112, 133, 153, 156, 176
5529TP074, 5529TP084A	MK 4250.208-2	1, 26, 27, 52, 78, 79, 105, 130, 131, 156, 182, 183	25, 28, 53, 77, 80, 104, 129, 132, 157, 181, 184, 208
5529TP084	MK 4245.240-7	1, 2, 30, 31, 59, 60, 90, 91, 121, 122, 150, 151, 179, 180, 210, 211	29, 32, 61, 62, 89, 92, 119, 120, 149, 152, 181, 182, 209, 212, 239, 240
5529TP094, 5529TP104A	MK 4251.304-2	1, 2, 38, 39, 75, 76, 114, 115, 153, 154, 190, 191, 227, 228, 266, 267	37, 40, 77, 78, 113, 116, 151, 152, 189, 192, 229, 230, 265, 268, 303, 304
5529TP094A	MK 4244.256-4	1, 2, 32, 33, 63, 64, 96, 97, 129, 130, 160, 161, 191, 192, 224, 225	31, 34, 65, 66, 95, 98, 127, 128, 159, 162, 193, 194, 223, 226, 255, 256
5529TP104	MK 4254.352-2	1, 2, 22, 23, 44, 45, 66, 67, 87, 88, 110, 111, 132, 133, 154, 155, 177, 178, 198, 199, 220, 221, 242, 243, 263, 264, 286, 287, 308, 309, 330, 331	21, 24, 43, 46, 65, 68, 89, 90, 109, 112, 131, 134, 153, 156, 175, 176, 197, 200, 219, 222, 241, 244, 265, 266, 285, 288, 307, 310, 329, 332, 351, 352
Примечание – На печатной плате должны быть электрически объединены как выводы GND (0 В, «Общий вывод»), так и выводы V _{CC} («Питание»).			

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
--------------	--------------	--------------	--------------	--------------

2	Зам.	ГАВЛ.31-2021		
Изм	Лист	№ докум.	Подп.	Дата

AEHB.431260.290ТУ

Лист
136

ЛИСТ РЕГИСТРАЦИИ ИЗМЕНЕНИЙ

Изм.	Номера листов (страниц)					Всего листов (страниц)	№ документа	Входящий № сопроводительного документа и дата	Подпись	Дата
	Измененных	Замененных	Новых	Аннулированных						
1	—	60, 186, 189	—	—	137	ТАВЛ. 10-2020	—	Рост	11.06.2020	

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1577	Рост	10	10	

Изм	Лист	№ докум.	Подп.	Дата	Лист
					137

АЕНВ.431260.290ТУ