

Техническое описание.

1. БИС формирователя команд обеспечивает формирование внутренней тактовой частоты 10МГц.

2. БИС имеет в своём составе резисторы с номиналом 30 - 50кОм, обеспечивающие подключение к источнику питания выводов БИС 1 - 17.

3. БИС формирует сигналы включения и отключения на основании изменения информации на любом из 16 входных источников потенциального сигнала через время не менее 100мс.

4. Длительность сигналов включения и отключения составляет 25 мс в рабочем режиме и 400мкс в тестовом режиме, задаваемом низким уровнем на 26 выводе БИС.

5. Выбор одного из 16 источников сигнала БИС формирователя команд осуществляется в соответствии с входным 4-х разрядным адресом.

6. Формирование сигнала отключения после начальной инициализации не производится.

7. В отличие от БИС Н5503ХМ1-088 сигналы отключения и включения формируются не последовательно друг за другом, а произвольно в зависимости от входных данных.



Рисунок 1. Структурная схема БИС

Таблица 1. Внешние выводы МБИС

Выводы		Используемые состояния		Нагрузка	Назначение
Но-мер	Условное обозначение	Вход	Выход		
1.	P0	10			Входной 0-ой потенциальный сигнал
2.	P1	10			Входной 1-ой потенциальный сигнал
3.	P2	10			Входной 2-ой потенциальный сигнал
4.	P3	10			Входной 3-ой потенциальный сигнал
5.	P4	10			Входной 4-ой потенциальный сигнал
6.	P5	10			Входной 5-ой потенциальный сигнал
7.	P6	10			Входной 6-ой потенциальный сигнал
8.	P7	10			Входной 7-ой потенциальный сигнал
9.	P8	10			Входной 8-ой потенциальный сигнал
10.	P9	10			Входной 9-ой потенциальный сигнал
11.	P10	10			Входной 10-ой потенциальный сигнал
12.	P11	10			Входной 11-ой потенциальный сигнал
13.	P12	10			Входной 12-ой потенциальный сигнал
15.	P13	10			Входной 13-ой потенциальный сигнал
16.	P14	10			Входной 14-ой потенциальный сигнал
17.	P15	10			Входной 15-ой потенциальный сигнал
18.	X0	10			0-ой разряд адреса входного сигнала
19.	X1	10			1-ой разряд адреса входного сигнала
20.	X2	10			2-ой разряд адреса входного сигнала
21.	X3	10			3-ой разряд адреса входного сигнала
22.	Y		HL		Прямой выход формирователя команды
23.	YB		HL		Инверсный выход формирователя команды
24.	I10M	0			Вход генератора
25.	O10M		H		Выход генератора
26.	KONT		10		Вход контроля
27.	INIT		10		Начальная инициализация БИС