

РОССИЙСКАЯ ФЕДЕРАЦИЯ



СВИДЕТЕЛЬСТВО

о государственной регистрации
топологии интегральной микросхемы

№ 2010630006

**Топология быстродействующего компаратора напряжения
АСМФУ с верхним диапазоном входных сигналов
в базе серии 5503**

Правообладатель(ли): **Федеральное государственное учреждение
«Научно-производственный комплекс «Технологический
центр» Московского государственного института
электронной техники» (RU)**

Автор(ы): **Федоров Роман Александрович,
Басаева Татьяна Сергеевна, Коняхин Валерий Вячеславович (RU)**

Заявка № **2009630044**

Дата поступления **8 декабря 2009 г.**

Зарегистрировано в Реестре топологий
интегральных микросхем **1 февраля 2010 г.**

Дата начала срока действия исключительного права
1 февраля 2010 г.

*Руководитель Федеральной службы по интеллектуальной
собственности, патентам и товарным знакам*



Б.П. Симонов