

НПК "ТЦ"	Извещение		Обозначение			Причина		Код	Лист	Листов
		ГАВЛ.23-2021		см. ниже			Устранение ошибок		7	
ОИМ	Дата выпуска		Срок изм.			Обозначение ПИ (ДПИ, ПР)		Срок действия ПИ		
Указание о заделе	Не отражается									Указание о внедрении
Изм.	Содержание изменения									
1										Применяемость
<p><u>АЕНВ.431260.412ТУ, АЕНВ.431260.413ТУ, ГАВЛ.431268.574Д16, ГАВЛ.431268.774Д16</u> Лист 93 заменить Лист 93 заменить Лист 3 заменить Лист 3 заменить</p>										Разослать
										Согласно абонентскому учету
										Приложение
										АЕНВ.431260.412ТУ 1 лист "Изм.1", АЕНВ.431260.413ТУ 1 лист "Изм.1", ГАВЛ.431268.574Д16 1 лист "Изм.1", ГАВЛ.431268.774Д16 1 лист "Изм.1".
Составил	Проверил	Т.контр	Н.контр	Утвердил	512 ВП МО РФ					
Белов	15.09 2021	Тикашкин	15.09 2021	Казаков	16.09 2021	Сницар	Захаров			
Изменения внес				Контр. копию исправил		22.09.21				

Приложение Л
(справочное)

Нумерация выводов GND (0 В, «Общий вывод») и выводов V_{CC} («Питание») для корпусов микросхем серии 5521

Условное обозначение БК	Условное обозначение корпуса	Номер вывода GND (0 В)	Номер вывода V _{CC} «Питание»
5521TP015	МК 5123.28-1.01	15	1
5521TP024	МК 4217.44-1	17, 39	6, 28

Примечание – На печатной плате должны быть электрически объединены как выводы GND (0 В, «Общий вывод»), так и выводы V_{CC} («Питание»).

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2212	<i>Лев</i> 28.09.21.			

1	Зам.	ГВЛ.23-2021	<i>Лев</i>	28.09.21
Изм	Лист	№ докум.	Подп.	Дата

АЕНВ.431260.412ТУ

Лист

93

Приложение Л
(справочное)

Нумерация выводов GND (0 В, «Общий вывод») и выводов V_{CC} («Питание») для корпусов микросхем серии 5543

Условное обозначение БК	Условное обозначение корпуса	Номер вывода GND (0 В)	Номер вывода V _{CC} «Питание»
5543ТР015	МК 5123.28-1.01	15	1
5543ТР024	МК 4217.44-1	17, 39	6, 28

Примечание – На печатной плате должны быть электрически объединены как выводы GND (0 В, «Общий вывод»), так и выводы V_{CC} («Питание»).

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
2214	<i>Дж</i> 28.09.21.			

1	Зам.	ГВЛ.23-2021	<i>Дж</i>	28.09.21
Изм	Лист	№ докум.	Подп.	Дата

АЕНВ.431260.413ТУ

Лист

93

1.8 Проверку контроля функционирования и проверку электрических параметров микросхем 5521ТР015-574 выполнять в соответствии с программами контроля ГАВЛ.431268.574ПМ2.

2 ТЕХНИЧЕСКОЕ ОПИСАНИЕ

2.1 Наименование микросхемы: Многофункциональная цифровая микросхема (далее МФЦМ).

2.2 Функциональное назначение микросхемы.

Многофункциональная цифровая микросхема 5521ТР015-574 предназначена для реализации по выбору функций двоичной логики, мультиплексоров, триггеров, регистров и счетчиков различной организации (всего 127 функций) и замены указанных устройств, выполненных в виде микросхем малой и средней степени интеграции, в аппаратуре специального назначения.

2.3 Структурная схема приведена в Приложении А. Техническое описание структурной схемы представлено в Приложении А к настоящей карте заказа.

2.4 Микросхема должна удовлетворять требованиям технических условий АЕНВ.431260.412ТУ (далее по тексту – ТУ) с дополнениями и уточнениями, изложенными в настоящей карте заказа.

2.4.1 Общее количество задействованных выводов микросхемы – 28.

Состав, нумерация, обозначение и назначение задействованных выводов должны соответствовать таблице 1.

Состав и нумерация общего, питающего и незадействованных выводов:

номер общего вывода 15
 номер питающего вывода 1
 номера незадействованных выводов нет

Инь. № подл.	2223
Подп. и дата	<i>Сев</i> 28.09.21.
Взам. инв. №	
Инь. № дубл.	
Подп. и дата	

					ГАВЛ.431268.574Д16	Лист
1	ЗАМ.	ГАВЛ.23-2021	<i>Сев</i>	28.09.21		3
Изм	Лист	№ докум.	Подп.	Дата		

2 ТЕХНИЧЕСКОЕ ОПИСАНИЕ

2.1 Наименование микросхемы: Многофункциональная цифровая микросхема (далее МФЦМ).

2.2 Функциональное назначение микросхемы.

Многофункциональная цифровая микросхема 5543ТР015-774 предназначена для реализации по выбору функций двоичной логики, мультиплексоров, триггеров, регистров и счетчиков различной организации (всего 127 функций) и замены указанных устройств, выполненных в виде микросхем малой и средней степени интеграции, в аппаратуре специального назначения.

2.3 Структурная схема приведена в Приложении А. Техническое описание структурной схемы представлено в Приложении А к настоящей карте заказа.

2.4 Микросхема должна удовлетворять требованиям технических условий АЕНВ.431260.413ТУ (далее по тексту – ТУ) с дополнениями и уточнениями, изложенными в настоящей карте заказа.

2.4.1 Общее количество задействованных выводов микросхемы – 28.

Состав, нумерация, обозначение и назначение задействованных выводов должны соответствовать таблице 1.

Состав и нумерация общего, питающего и незадействованных выводов:

номер общего вывода 15

номер питающего вывода 1

номера незадействованных выводов нет

2.4.2 Выводы микросхемы, в периферийных ячейках которых отсутствуют верхние защитные диоды, что обеспечивает возможность использования микросхемы в режиме «холодного резерва» (отключение от питания в составе аппаратуры) 02,03,04,05,07, 24,25,26,27,28.

2.5 Микросхема должна выполнять тестовую последовательность элементарных проверок (ТПЭП), представленную в Таблице 2, в режимах и условиях, приведенных в ТУ и в настоящей карте заказа.

Инд. № подл.	2241
Подп. и дата	28.09.21
Взам. инв. №	
Инв. № дубл.	
Подп. и дата	

Изм	Лист	№ докум.	Подп.	Дата	Г АВЛ.431268.774Д16	Лист
1	ЗАМ.	Г АВЛ.23-2021	<i>Лит</i>	28.09.21		3